**Pre-Project**

1. 思考設計一個SPI訊號的generator，其功能如下：
   1. 內含一個24(bits) X 16(words)的ROM
   2. 將16組24-bit SPI data設定於ROM中
   3. 給定一個”SPI\_sent\_st” pulse訊號，當SPI\_sent\_st=1 was asserted, SPI generator開始依序送出16組SPI data (含SPI\_wdata與 SPI\_en的控制)
   4. 16組SPI data送完後即停止。等待下一個SPI\_sent\_st被asserted才會啟動。



1. 思考設計一個SPI訊號的讀取機制

