FET

1.3 TRIAC

Nguyên lí cấu tạo

Đặc tính, thông số

Kết cấu

4. Mở tiristor

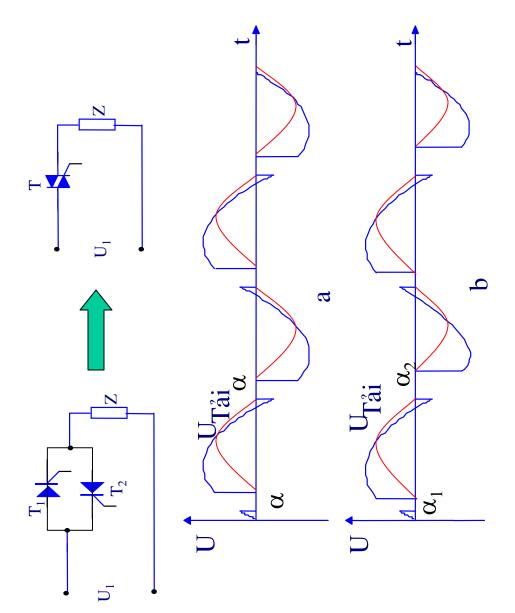
5. Kiểm tra

FET

GTO

1. Nguyên lí cấu tạo

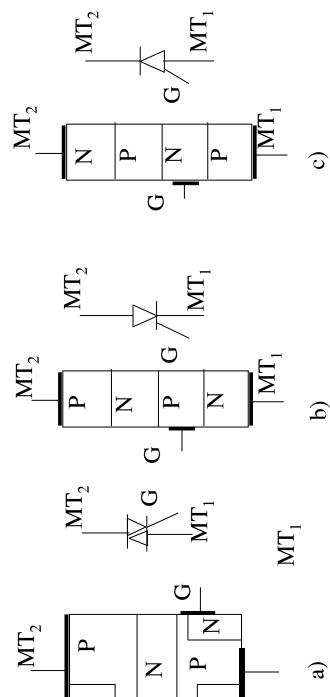
Xuất xứ cấu tạo triac

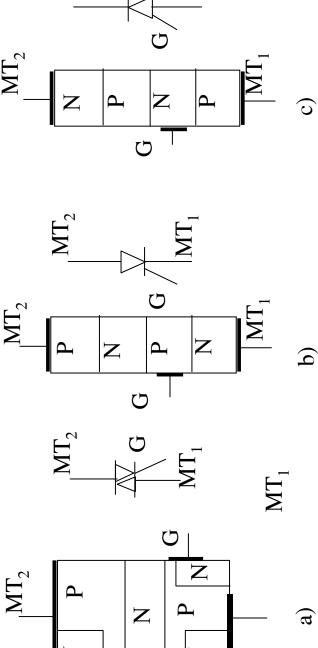


Tiristo

Nguyên lí cấu tạo

ᇤ





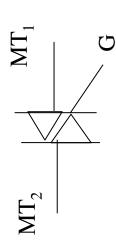
Các trường hợp điều khiển triac

IGBT

ᆵ

BJT

GT0

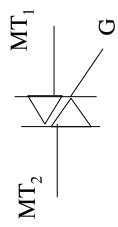


탪

BJT

GTO





Diot

Tiristo

2. Đặc tính và thông số

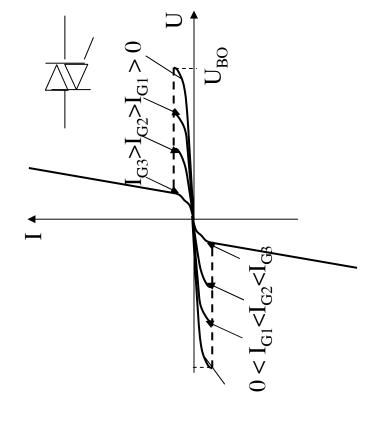
IGBT

FET

BJT

GT0

Triac



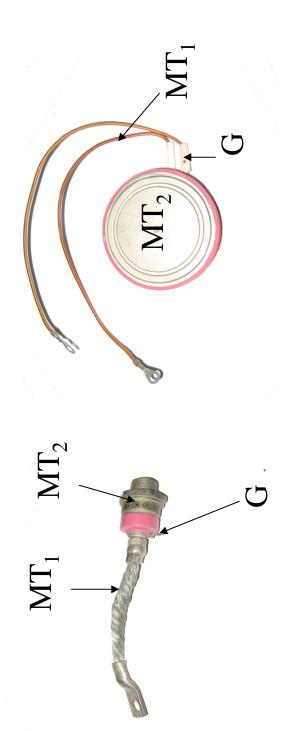
FET

BJT

GTO

Triac

3. Kết cấu



4. Sơ đô mở triac

IGBT

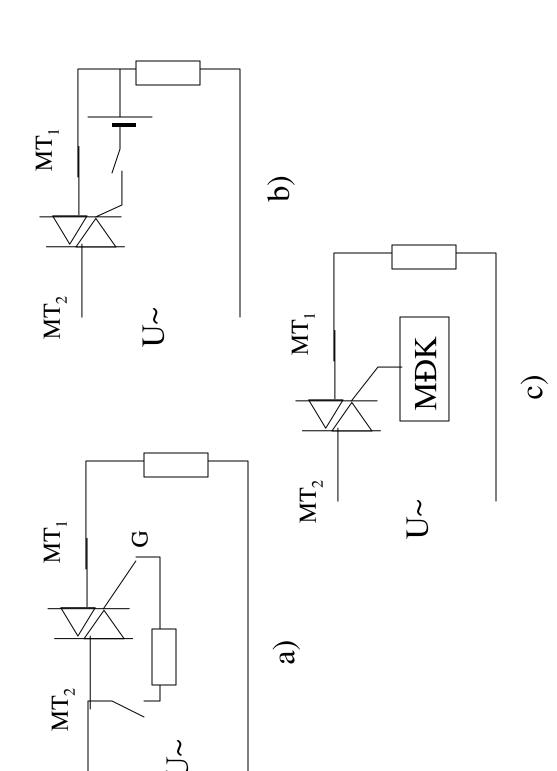
탪

BJT

GTO

Triac

Tiristo

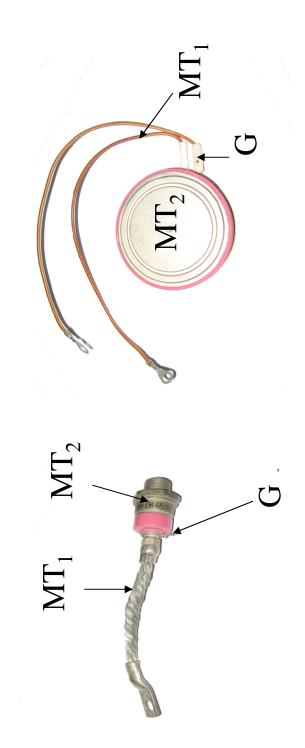


FET

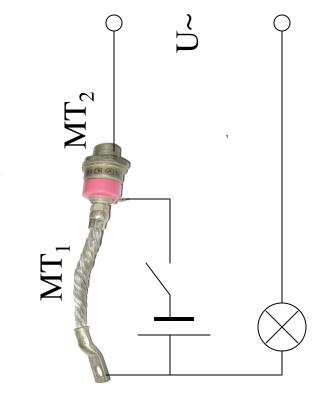
GTO

5. Kiểm tra, phân biệt triac với tiristor

• Bước I:



Buóc 2:



Diot

Tiristo

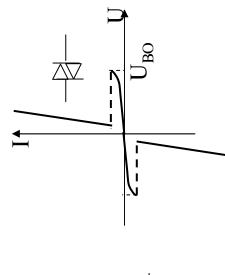
IGBT

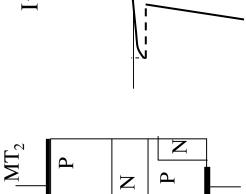
ᆵ

GT0

6. Diac (linh kiện có cùng đặc tính SBS - Silicon Bilateral

Switch)





Z

Z

Tiristo

4

Ứng dụng điển hình của diac

