**Gem5综合仿真实验**

实验内容：编写一个应用程序（机器学习，压缩，加密，重复数据删除…）。在gem5中构建一个单CPU系统，并运行应用程序，分析m5out下的stats.txt文件，将其用图表形式展现出来，分析性能瓶颈所在。提出优化方法，**重新在gem5中设计计算机系统**改进性能。

**MIPS编译器实验**

实验内容：为组成实验中实现的mips cpu设计一个编译器。

**Vitis实验**

以下任选一个

实验内容：

1）优化ssd中FTL控制器任一流程；

2）用FPGA加速某种算法，例如：重复数据删除、机器学习、压缩。

**实验要求**

1）以上3个实验中选择一个；

2）按照论文格式书写实验报告，参见附件：

3）不得抄袭！