≡ CATÉGORIES



NOUVEAUTÉS PROMOTIONSchercher un produit, une



RECONDITIONNÉS

MARQUES BLOG

Module ADC Stéréo WM8782 I2S 24bit 192kHz



Ce petit module ADC stéréo permet de convertir un signal analogique en numérique. La sortie se fait ainsi en I2S. Équipé d'une puce Cirrus Logic WM8782, le module supporte des taux d'échantillonnages PCM jusqu'au 24bit 192kHz. L'horloge peut être réglée en mode Maître, le module utilisera alors les oscillateurs 22.579M et 24.576M intégrés, ou en mode Esclave, pour utiliser une horloge externe.

• Lire la description complète







5.0 / 5

Basée sur 1 avis clients.

 $\overset{\bullet}{\mathbb{H}}$ En achetant ce produit vous obtenez 1 point de fidélité

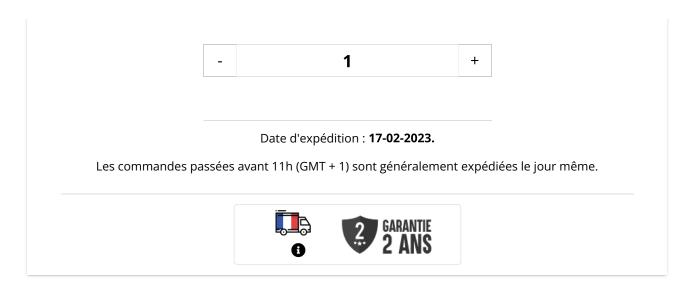
Référence: 14897

13.25 € н









Informations Caractéristiques Livraison Avis (1)

Informations

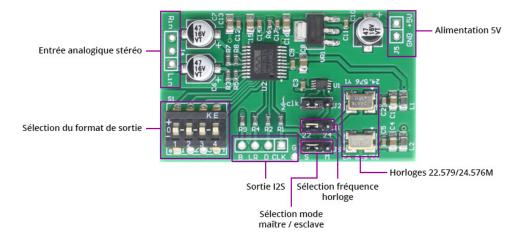
MODULE ADC

- Stéréo WM8782 I2S 24bit 192kHz -



Ce petit module ADC stéréo permet de convertir un signal analogique en numérique. La sortie se fait ainsi en I2S. Équipé d'une puce Cirrus Logic WM8782, le module supporte des taux d'échantillonnages PCM jusqu'au 24bit 192kHz. L'horloge peut être réglée en mode Maître, le module utilisera alors les oscillateurs 22.579M et 24.576M intégrés, ou en mode Esclave, pour utiliser une horloge externe. Il est également possible de sélectionner un format de sortie parmi I2S, Left Justified ou Right Justified.

♣♣♠PrécédentSuivantHaut



| Switch | Status | | | Description |
|--|--------------------------------|----------------|---------------------------------|------------------------------------|
| SWITCH | + | 0 | - | Description |
| KE | M Main Mode | | S Slave Mode | Clock Master/Slave mode setting |
| KE 0 | LJ Left Justified | I2S | RJ Right Justified | Data transfer formats |
| 1 E | 88.2K 96K | 176.4K 192K | 44.1K 48K | Sampling frequency |
| K E | 20bit | 24bit | 16bit | Number of output bits |
| Main mode supports 128fs, 256fs local clocks | | | | |

Slave mode supports 128fs, 192fs, 256fs, 384fs, 512fs, 768fs clock input

| Master Mode | | | | |
|---------------|------------------------------|----------|------------------------------------|--|
| Campling rate | Master Clock frequency (MHz) | | | |
| Sampling rate | 128fs | 256fs | | |
| 44.1K | 5.6448M | 11.2896M | On-board clocks in this module are | |
| 48K | 6.144M | 12.288M | 22.579M and 24.576M | |
| 88.2K | 11.2896M | 22.5792M | | |
| 96K | 12.288M | 24.576M | The main mode output | |
| 176.4K | 22.5792M | | sampling frequency is 88.2K - 192K | |
| 192K | 24.576M | | | |

| Slave Mode | | | | | | |
|---------------|------------------------------|----------|----------|----------|----------|----------|
| Sampling rate | Master Clock frequency (MHz) | | | | | |
| | 128fs | 192fs | 256fs | 384fs | 512fs | 768fs |
| 44.1K | 5.6448M | 8.4672M | 11.2896M | 16.9344M | 22.5792M | 33.8688M |
| 48K | 6.144M | 9.216M | 12.288M | 18.432M | 24.576M | 36.864M |
| 88.2K | 11.2896M | 16.9344M | 22.5792M | 33.8688M | | |
| 96K | 12.288M | 18.432M | 24.576M | 36.864M | | |
| 176.4K | 22.5792M | 33.8688M | | | | |
| 192K | 24.576M | 36.864M | | | | |

♣♣♣PrécédentSuivantHaut

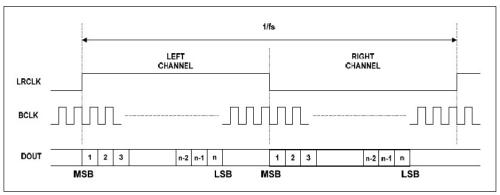


Figure 8 Left Justified Audio Interface (assuming n-bit word length)

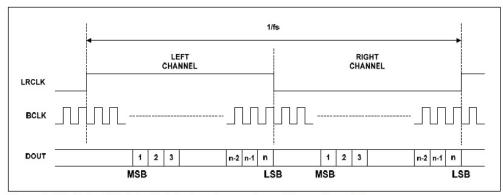


Figure 9 Right Justified Audio Interface (assuming n-bit word length)

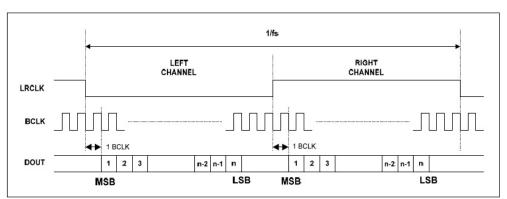


Figure 10 12S Audio Interface (assuming n-bit word length)

Caractéristiques techniques

SPÉCIFICATIONS

| Type de produit | Module ADC | |
|-----------------|------------|------|
| + | → | ^ |
| Précédent | Suivant | Haut |

| Sortie | I2S |
|---|--|
| Taux d'échantillonnages supportés | PCM jusqu'à 24bit 192kHz |
| Horloges | 22.579M 24.576M |
| SNR | 100dB |
| THD | -93dB |
| Amplitude d'entrée de la tension du signal analogique | 1Vrms |
| Mode d'horloge | Sélectionnable : Master Slave |
| Format de sortie | I2S Left Justified Right Justified |

GÉNÉRAL

| Dimensions | 50 x 30mm |
|------------------------|-----------|
| Tension d'alimentation | 5V |

Caractéristiques

Livraison

+ Précédent



