**第二章 整数与浮点数**

**第三章 汇编代码**

**第四章 处理器体系结构**

**第五章 程序性能优化**

**第六章 存储器层次结构**

|  |
| --- |
| cache需要尽量短的命中时间，DRAM的不命中处罚高，因此需要尽量低的命中率 |
|  |
|  |

**第七章 链接**

**第八章 异常控制流**

|  |
| --- |
| signal函数会改变整个程序处理信号的行为，必要时需要恢复为默认行为 |
|  |
|  |

**第九章 虚拟内存**

|  |
| --- |
| 问每路有多少行等价于问有多少组 |
| 在64位机器上malloc返回值16字节对齐（低4位为0） |
|  |

**第十章 I/O**

|  |
| --- |
|  |
|  |

**第十一章 网络**

|  |
| --- |
| TCP可靠有连接，UDP不可靠无连接 |
| proxy发送代理请求时也用自己的IP地址和临时端口号，需要发送Host |
| 数字数据可以通过数字信号/模拟信号传输 |

**第十二章 并发**

|  |
| --- |
| pthread\_exit函数显示终止线程；主线程调用则等待其他线程终止+终止主线程和进程。返回thread\_return |
| C标准I/O是线程安全的，不是异步信号安全的 |