

Министерство науки и высшего образования Российской Федерации Федеральное государственное автономное образовательное учреждение высшего образования

«Московский государственный технический университет имени Н.Э. Баумана

(национальный исследовательский университет)» (МГТУ им. Н.Э. Баумана)

ФАКУЛЬТЕТ ИНФОРМАТИКА И СИСТЕМЫ УПРАВЛЕНИЯ

КАФЕДРА КОМПЬЮТЕРНЫЕ СИСТЕМЫ И СЕТИ (ИУ6)

НАПРАВЛЕНИЕ ПОДГОТОВКИ 09.03.01 Информатика и вычислительная техника

ОТЧЕТ

по лабораторной работе № 2

Название:	<u>Обработка</u>	внешних прер	<u>)ываний в м</u>	икроконтр	<u>оллерах AVR</u>

Дисциплина: Микропроцессорные системы

Студент	ИУ6-63Б		В.К. Залыгин
	(Группа)	(Подпись, дата)	(И.О. Фамилия)
Преподаватель			Е.Ю. Гаврилова
•		(Подпись, дата)	(И.О. Фамилия)

Цель работы:

- изучение системы прерываний микроконтроллеров AVR;
- освоение системы команд микроконтроллеров AVR;
- ознакомление с работой стека при вызове подпрограмм и обработчиков прерываний.

Практическая часть

Задание 1

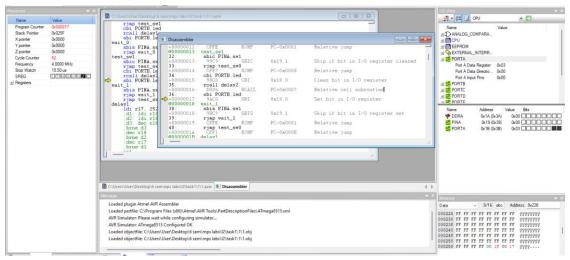


Рисунок 1 – указатель SP,PC (верхний левый угол), состояние стека (нижний правый угол), дизасемблер (по центру)

Как видно, в стеке находится 2 адреса возврата – следующей команды после rcall delay2 и адрес команды ret в delay2.

Задание 2

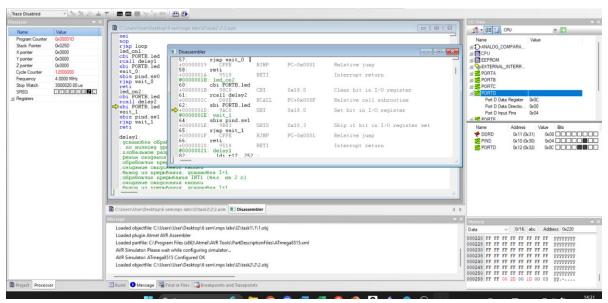


Рисунок 2 – указатель SP,PC (верхний левый угол), состояние стека (нижний правый угол), дизасемблер (по центру)

Как видно, в стеке находится 3 адреса возврата, для delay2, для ret внутри delay2 и для INIT.

Задание 3

Результат выполнения задания представлен ниже в листинге 1.

Листинг 1 – Код программы

```
.include "m8515def.inc"
.def job = r25
.def reg led = r24
.def temp = r19
.equ START BUTTON = 3
.equ STOP BUTTON = 0
.equ WORKING = 1
.equ WAITING = 0
.def lupa = r21
.equ A = 1
.equ LUPA1 = 1
.equ LUPA2 = 7
.org $000
rjmp INIT
nop
rjmp start
nop
rjmp stop
INIT:
     ldi job, WAITING
     ldi temp, high (RAMEND)
     out SPH, temp
     ldi temp, low(RAMEND)
     out SPL, temp
     ser temp
     out DDRC, temp
     out PORTC, temp
     ldi reg led, 0b10000000
     out PORTC, reg led
     clr temp
     out DDRD, temp
     out DDRE, temp
     ldi temp, 0b00001000
```

```
out PORTD, temp
     ldi temp, 0b0000001
     out PORTE, temp
     ldi temp,((1<<INT1)|(1<<INT2))</pre>
     out GICR, temp
     ldi temp, 0
     out MCUCR, temp
     ldi reg led, 1
     sei
wait:
     cpi job, WAITING
     brne work
     rjmp wait
work:
     cpi job, WORKING
     brne wait
     ;***От 7 до 1 один выключен, от 1 до 7 один включен***
     sbrs lupa, A
     rjmp nex
     sbrs reg led, LUPA1
     rjmp left
     clr lupa
     ldi reg led, 0b11111101
     rjmp next
left:
     ror reg led
     ror reg led
     rjmp next
nex:
     sbrc reg led, LUPA2
     rjmp right
     ser lupa
     ldi reg led,0b10000000
     clc
     rjmp next
right:
     rol reg led
     rol reg led
next:
     out PORTC, reg led ;вывод содержимого регистра в порт
     rjmp work
start:
     ldi job, WORKING
```

```
wait start:
          sbis pind, START BUTTON
          rjmp wait start
     reti
stop:
     ldi job, WAITING
     wait stop:
          sbis pine, STOP BUTTON
          rjmp wait stop
     reti
delay:
     ldi r16,250
     d0:
          ldi r17,250
          d1:
                ldi r18,8
                d2: dec r18
                     brne d2
                dec r17
                brne d1
          dec r16
          brne d0
     ret
```

Задание 4

Полученный код программы представлен ниже в листинге 2.

Листинг 2 – Код программы

```
.include "m8515def.inc"
.def temp = r16
.equ led = 0
.equ sw0 = 0
.equ sw1 = 1
.org $000
rjmp INIT
nop
rjmp led_on
```

```
INIT:
     ldi temp,high(RAMEND)
     out SPH, temp
     ldi temp, low(RAMEND)
     out SPL, temp
     ser temp
     out DDRB, temp
     out PORTB, temp
     clr temp
     out DDRE, temp
     out DDRA, temp
     ldi temp, 0b00000001
     out PORTE, temp
     ldi temp, 0b00000011
     out PORTA, temp
     ldi temp, (1<<INT2)</pre>
     out GICR, temp
     ldi temp, 0
     out MCUCR, temp
     sei
loop:
     nop
     rjmp loop
led on:
     sei
     sbis PINA, sw0
     rjmp led on1
     sbis PINA, sw1
     rjmp led on2
     rjmp led on
led on1:
     cbi PORTB, led
     rcall delay1
     sbi PORTB, led
wait 0:
     sbis pina, sw0
     rjmp wait 0
     reti
led on2:
```

```
cbi PORTB, led
     rcall delay2
     sbi PORTB, led
wait 1:
     sbis pina,sw1
     rjmp wait 1
     reti
delay1:
     ; start delay
     ldi r16,255
     d0:
          ldi r17,255
          d1:
               ldi r18,20
                d2: dec r18
                     brne d2
                dec r17
               brne d1
          dec r16
          brne d0
     ; end delay
     ret
delay2:
     rcall delay1
     rcall delay1
     ret
```

Собранная схема в Proteus приведена на рисунке 3.

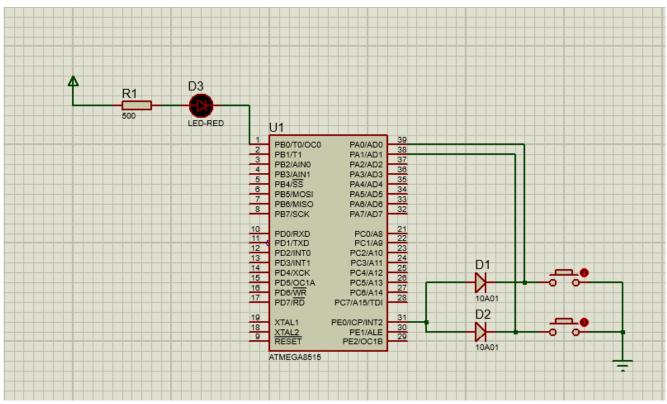


Рисунок 3 — Собранная схема в Proteus

Выводы

В ходе выполнения лабораторной работы были освоены навыки работы с прерываниями микроконтроллера Atmega8515. Была модифицирована программа из первой ЛР под прерывания. Получили практические навыки отладки программы (просмотр содержимого стека, дизасемблера, РС и SP), а также работы с подпрограммами и стеком.