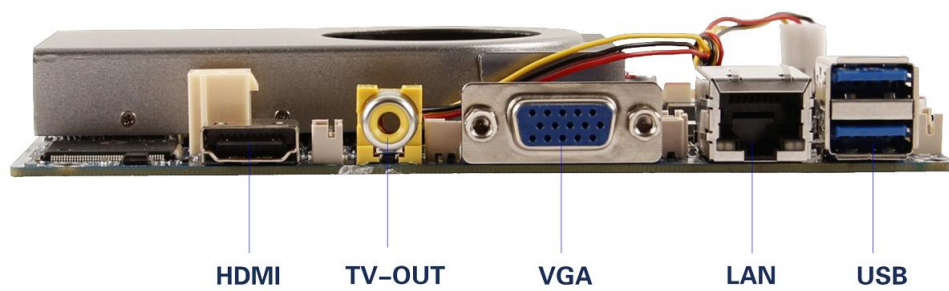
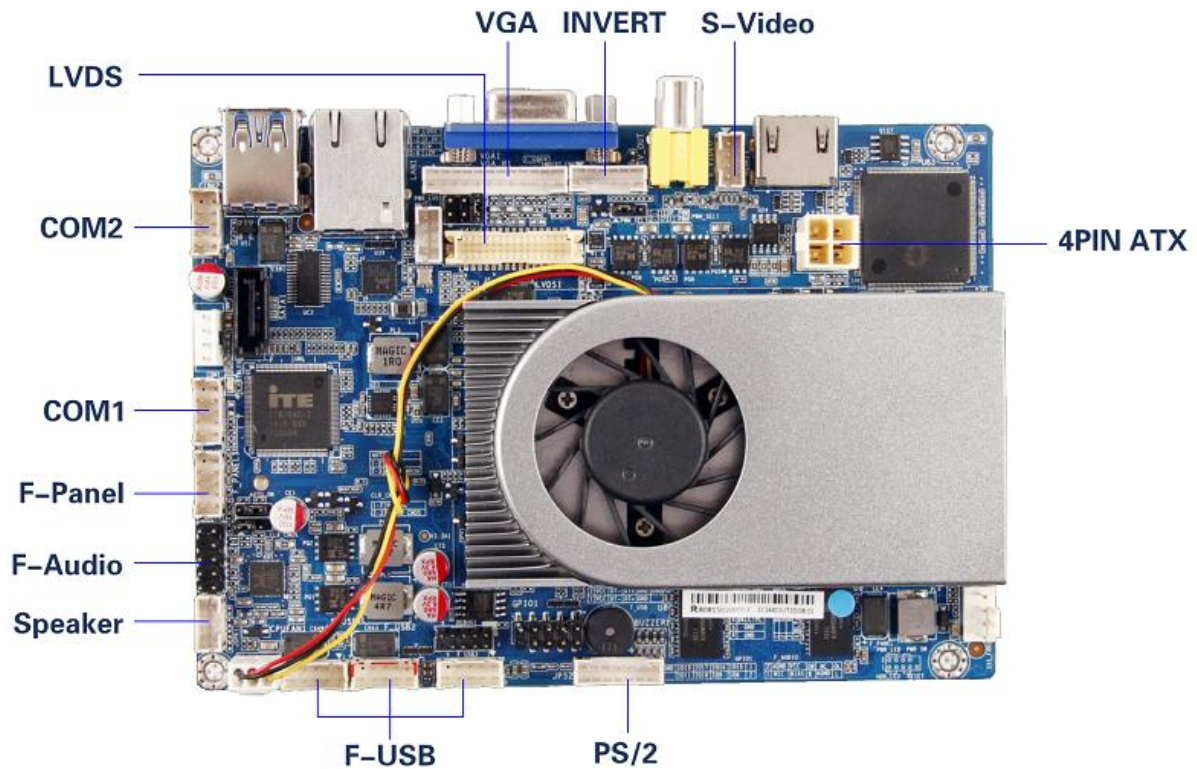


MT-3855UT32G

产品图片:



第1章、 规格参数

处理器	Intel Skylake-U 系列处理器 (Celeron 3855U, I3-6100U, I5-6200U)
芯片组	SOC
显示芯片	集成 Intel HD Graphics 核心显卡
显示输出	VGA、内置 VGA 插针、HDMI、LVDS、TV-OUT
内存	板载 2GB DDR3 内存, 可支持 4G
音效	板载 Realtek ALC662 HD 音频解码控制器
网卡	板载 Realtek RT8111F 千兆网卡
存储	1*SATA III
扩展插槽	1*MINI-PCIE (for M-SATA/WIFI)
USB	6*USB2.0 (需扩展), 2*USB3.0
COM	2* COM
后置 I/O 接口	2*USB3.0 端口 1*VGA 端口 1*HDMI 端口 1*TV-OUT 端口 1*RJ-45 网卡端口
内部 I/O 接口	1* LVDS 插针 1*12pin VGA 插针 2*COM 1*4PIN SPEAKER 1*6PIN INVERT 3*USB2.0 插针 (可扩展 6 个 USB 端口) 1*8PIN F-AUDIO 插针 1*GPIO 插针 1*PS/2 插针
BIOS	AMI 32M BIOS
供电	DC-IN, 4pin ATX 供电接口
散热系统	主板自带 CPU 散热器和风扇
工作环境	-15~60℃; 0% ~ 95% 相对湿度, 无冷凝
板型	146*102MM
系统	Windows7/Windows8/ Windows10/Linux
定制服务	可定制 BIOS, 系统加密, 一键还原

第 2 章、主板安装

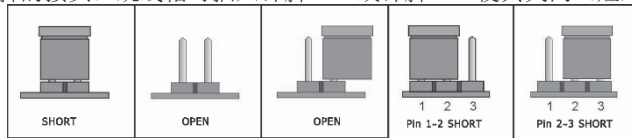
安全注意：

- 安装前请勿任意撕毁主板上的序列号及代理商保修贴纸等, 否则会影响到产品保修期限的认定标准。
- 要安装或移除主板以及其他硬件设备之前请务必先闭电源, 并且将电源线处插座中拔除。
- 拿取主板时请尽量不要触碰金属接线部份以避免线路发生短路。
- 拿取主板、中央处理器 (CPU) 或内存条时, 最好戴上防静电手环。若无防静电手环, 请确保双手干燥, 并先碰触金属物以消除静电。
- 主板在未安装之前, 请先置放在防静电垫或防静电袋内。
- 当您拔除主板电源插座上的插头时, 请确认电源供应器是关闭的。
- 在开启电源前请 确定电源供应器的电压值是设定在所在窗口的电压标准值。
- 在开启电源前请 确定所有硬件设备的排线及电源线都已正确地连接。
- 请勿让螺丝接触到主板上的线路或零件, 避免造成主板损坏或故障。
- 如果您对执行安装不熟悉, 或使用本产品发生任何技术性问题时, 请咨询专业技术人员。

2.1、跳线说明

2针脚的接头：将跳线帽插入两个针脚将使其关闭（短路）。

3针脚的接头：跳线帽可插入针脚1~2或针脚2~3使其关闭（短路）。



怎么辨认跳线的第1脚位置？

1. 请仔细查看主板，凡有标明“1”或是有白色粗线标记的接脚即为1脚位置。
2. 观看背板的焊盘，通常方型焊盘为第一脚。

2.2、各插针及跳线设置

内置 VGA 显示接口：JVGA_H1

主板提供 1 个 1*12 Pin VGA 插针接口（脚距：2.0mm），管脚定义如下：



管脚	定义	管脚	定义
1	GND	2	VGA_VSYNC（场同步）
3	VGA_HSYNC（行同步）	4	GND
5	VGA_RED（红）	6	GND
7	VGA_GRN（绿）	8	GND
9	VGA_BLUE（蓝）	10	GND
11	DDC_DATA（数据）	12	DDC_CLK（时钟）

前置音频接口：F_AUDIO

主板提供 1 个 2*5 PIN 脚距：2.54MM 的前置音频接口，管脚定义如下：



管脚	定义	管脚	定义
1	FP_MIC_L	2	GND
3	FP_MIC_R	4	VCC
5	FP_OUT_R	6	OR
7	GND	8	NC
9	FP_OUT_L	10	OL

前开关面板接口：F_PANEL

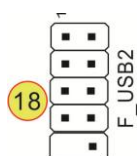
本板提供1个2*5 Pin 的F-PANEL接口（脚距：2.00mm），电脑机箱的电源开关、复位开关硬盘指示灯及电源指示灯可以接此接脚：



管脚	定义	管脚	定义
1	HDD LED+(硬盘灯+)	2	PWR LED +
3	HDD LED-(硬盘灯-)	4	PWR LED -
5	RESET-SW（复位）	6	POWER-SW（开关）
7	GND	8	GND
9	GND		

内置USB接口：F_USB1、F_USB2、F_USB3

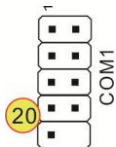
主板提供3个 2*5 pin插针形式的USB接口（脚距：2.0mm）。管脚定义如下：



管脚	定义	管脚	定义
1	VCC	2	VCC
3	USB1Data-	4	USB2Data-
5	USB1 Date+	6	USB2 Date+
7	GND	8	GND
9		10	OC

内置串口：COM

主板提供 1 个 9Pin 内置普通 COM 插针(脚距：2.00mm) ,普通 2*5Pin 管脚定义如下：



管脚	定义	管脚	定义
1	DCD	2	RXD
3	TXD	4	DTR
5	GND	6	DSR
7	RTS	8	CTS
9	RI	10	NC

散热风扇电源插座：CFAN1、SFAN1

主板提供 2 个散热风扇接口（脚距：2.54mm），管脚定义如下：



管脚	1	2	3	4
CFAN	Ground	+12V	Sense	Control
SFAN	Ground	+12V	Sense	N/A

Auto_On 硬件上电跳针

主板提供 1 个 1*3PinAuto_On 跳针(脚距：2.00mm)，管脚定义如下：



管脚	定义
1-2(Default)	Normal
2-3	AUTO PWRON

Clear CMOS 跳针：CLR_CMOS

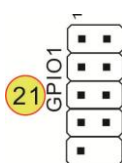
主板提供 1 个 1*3PIN 的 CLR_CMOS 接头，CLR_CMOS：CMOS 内容清除/保持设置（脚距：2.00 mm）CMOS 由板上钮扣电池供电。清 CMOS 会导致永久性消除以前系统配置并将其设为原始（工厂设置）系统设置。其步骤：(1)关闭计算机，断开电源；(2)短接 JBAT2-3pin 约 5 秒；(3)开启计算机；(4)启动时按屏幕提示按键进入 BIOS 设置，重新加载最优缺省值；(5)保存并退出设置。管脚定义如下：



管脚	定义
1-2(Default)	Normal
2-3	Clear CMOS

GPIO

主板提供 1 个 2*5pin GPIO(脚距 2.54mm)插针,管脚定义如下：



管脚	定义	管脚	定义
1	GPIO15	2	GPIO8
3	GPIO16	4	GPIO9
5	GPIO17	6	GPIO10
7	GPIO19	8	GPIO11
9	GND	10	NC

LVDS屏电压板接口：INVERT_CN1

主板提供1个1*6PIN INVERT 接口,间距=2.0MM，管脚定义如下：

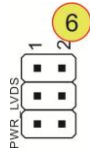


管脚	定义	管脚	定义
1	+12V	2	+12V
3	BKLEN	4	BKLCTRL
5	GND	6	GND

联系人：熊强 电话：15811807697
深圳市宝安区石岩街道应人石吉安工业园 4 栋 3 楼

LVDS 屏电压控制跳针：PWR_LVDS

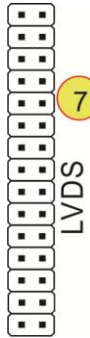
主板提供1个2*3pin PWR_LVDS接口，（脚距：2.54mm）。管脚定义如下：



管脚（短接）	定义
1-2	3.3V
3-4	5V
5-6	12V

LVDS 接口：

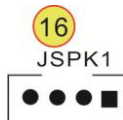
主板提供1个2*15Pin LVDS 插针接口，管脚定义如下：



管脚	定义	管脚	定义	管脚	定义
1	VCC	2	VCC	3	VCC
4	GND	5	LVDS_DET	6	GND
7	LVDS_A_DATA0-	8	LVDS_A_DATA0+	9	LVDS_A_DATA1-
10	LVDS_A_DATA1+	11	LVDS_A_DATA2-	12	LVDS_A_DATA2+
13	GND	14	GND	15	LVDS_A_CLK-
16	LVDS_A_CLK+	17	LVDS_A_DATA3-	18	LVDS_A_DATA3+
19	LVDS_B_DATA0-	20	LVDS_B_DATA0+	21	LVDS_B_DATA1-
22	LVDS_B_DATA1+	23	LVDS_B_DATA2-	24	LVDS_B_DATA2+
25	GND	26	GND	27	LVDS_B_CLK-
28	LVDS_B_CLK+	29	LVDS_B_DATA3-	30	LVDS_B_DATA3+

Speaker 内置功放端口

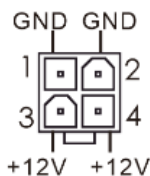
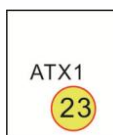
主板提供 1 个 1*4Pin JSPK1 内置功放插针端口，管脚定义如下



管脚	定义
1	AMP_Out_RN
2	AMP_Out_RP
3	AMP_Out_LN
4	AMP_Out_LP

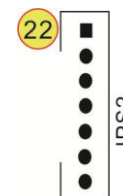
ATX12 电源输入接口

主板提供一个 4Pin ATX12V 电源接口。



内置 PS2 键鼠接口：JPS2

主板提供1个1*7PIN PS/2接头(脚间距：2.0mm)，管脚定义如下：



管脚	定义	管脚	定义
1	KB_DATA	2	KB_CLK
3	GND	4	MS_DATA
5	MS_CLK	6	GND
7	+V5S		

LVDS 屏亮度调节控制方式跳针：PWM_SEL

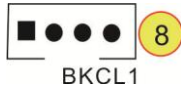
主板提供1个1*3PIN PWM_SEL1插针(脚间距：2.0mm)，管脚定义如下：



管脚	定义
1-2 (Default)	OS
2-3	CH7511 Control

LVDS 屏控制开关及亮度调节控制：BKCL

主板提供 1 个 1*4pin LVDS 屏亮度调节跳针，(脚距：2.00mm)，跳针定义如下：



管脚	定义
1-2	打开关闭LVDS
2-3	亮度增加
3-4	亮度减少

视频接口插针：S_VIDEO

主板提供1个1*4PIN S_VIDEO插针(脚间距：2.0mm)，管脚定义如下：



管脚	定义	管脚	定义
1	S_VIDEO_Y	2	GND
3	GND	4	S_VIDEO_C

诊断卡接口插针：DEBUG1

主板提供1个2*5PIN DEBUG1插针(脚间距：2.0mm)，管脚定义如下：



管脚	定义	管脚	定义
1	LPC_FRAME_N	2	LPC_AD3
3	LPC_AD2	4	LPC_AD1
5	LPC_AD0	6	GND
7	BUF_RST1_N	8	LPC_CLK0
9	+V3.3S		