# 電子制御工学実験報告書

実験題目 : トランジスタの増幅回路と R-L-C 共振回路

**報告者** : 4年42番 鷲尾 優作

提出日 : 2022年6月16日

**実験日** : 2022年5月26日,6月2日,6月9日

**実験班** : A 班

共同実験者 :

## ※ 指導教員記入欄

| 評価項目            | 配点 | 一次チェック・・・・ | 二次チェック・・・・・ |
|-----------------|----|------------|-------------|
| 記載量             | 20 |            |             |
| 図・表・グラフ         | 20 |            |             |
| 見出し、ページ番号、その他体裁 | 10 |            |             |
| その他の減点          | _  |            |             |
| 合計              | 50 |            |             |

## コメント:

### 1 背景・目的

電子制御工学科 4 年前期(4 年 42 番)のトランジスタの増幅回路と R-L-C 共振回路実験について報告する.

半導体を用いて製造される能動素子であるトランジスタは、「増幅作用」をもつが、信号を増幅させる際、周辺回路の構成によって増幅特性に変化を生じる.一方受動素子であるインダクタとコンデンサを用いる、LC 回路は特定の周波数の信号を生成したり、複雑な信号から特定の周波数の信号だけを抽出するのに使用できる.

このレポートでは等価回路による理論値の算出,バイポーラトランジスタを用いた増幅回路の実験, R-L-C 回路共振回路の動作実験をそれぞれ行い,理論値と実測値を比較しそれぞれの特性を確認した.

## 2 トランジスタの増幅回路とその特性

今回の実験では、エミッタ増幅回路をトランジスタの周辺回路として用いる。トランジスタに直流バイアス成分を加え活性領域に動作点を設定し、コンデンサ C1 を介して交流信号を重ねてトランジスタのベース端子に入力増幅された交流信号をコレクタ端子に接続されたコンデンサ C2 を介して取り出す仕組みである。

図??にエミッタ増幅回路を示す.

回路図上の各定数は以下のように設定した.

 $R_1 = 22 \text{ k}\Omega, R_2 = 100 \text{ k}\Omega, R_3 = 2 \text{ k}\Omega, R_4 = 10 \text{ k}\Omega, R_L = 10 \text{ k}\Omega, C_1 = 0.1 \text{ }\mu\text{F}, C_2 = 10 \text{ }\mu\text{F}, E = 15 \text{ V}R_1 = 22 \text{ k}\Omega, R_2 = 100 \text{ k}\Omega, R_3 = 2 \text{ k}\Omega, R_4 = 10 \text{ k}\Omega, R_L = 10 \text{ k}\Omega, C_1 = 0.1 \text{ }\mu\text{F}, C_2 = 10 \text{ }\mu\text{F}, E = 15 \text{ V}$ 

### 2.1 増幅回路の理論特性

エミッタ増幅回路がどのような特性を示すか推定するため、電気的等価回路を作成し、代表的な理論値を等価回路 から導かれる計算式を用いて計算した.

#### 2.1.1 バイアス値

トランジスタにおけるバイアス値は、交流信号を出力する際に基準となる電位の値であり、動作点を決定する重要なパラメータである。バイアス値を導出する際には回路内の直流分のみを抽出した、「バイアス回路」を考える。

以下図 に実験で使用した回路をバイアス回路化したものを示す.

ここで、動作点を決定するために必要な各電圧  $V_{BE}$ ,  $V_{E}$ ,  $V_{C}$  を求める計算式は以下のとおりである.

#### 2.1.2 電圧利得

電圧利得は、入力信号に対して出力信号の比が何 dB 上昇したかを表す。増幅回路そのものの性能を示すうえで重要なパラメータである。電圧利得を算出するためには、まず結合コンデンサのインピーダンスを 0 とした交流分の等価回路を考える。

以下図 に実験で使用した回路の結合コンデンサのインピーダンスを 0 とした交流分の等価回路を示す.

#### 2.1.3 低域カットオフ周波数

低域カットオフ周波数は,入力信号の周波数が減少した際に増幅が正常に行われなくなる現象において,その下限周波数の目安となるパラメータである.低域カットオフは結合コンデンサ $C_1$ によって生じるため,算出するためには $C_2$ を無視した簡易等価回路を考える.

以下図  $C_2$  を無視した簡易等価回路を示す.

### 2.1.4 入力インピーダンス

回路全体の入力インピーダンスを算出する.

#### 2.1.5 出力インピーダンス

回路全体の出力インピーダンスを算出する.

- 2.1.6 出力波形の歪み
- 2.2 増幅回路の作成と実測
- 2.2.1 バイアス電圧の測定

2.2 増幅回路の作成と実測

- 2.2.2 電圧利得の測定
- 2.2.3 増幅率の周波数特性
- 2.2.4 入力インピーダンスの測定
- 2.2.5 出力インピーダンスの測定
- 2.2.6 増幅率の測定と波形歪みの観測
- 3 R-L-C 共振回路とその特性
- 3.1 定数と理論特性
- 3.1.1 アドミッタンスと共振周波数
- 3.1.2 アドミッタンスループ
- 3.1.3 品質係数 Q 値の算出
- 3.1.4 R, L, C 値の算出方法
- 3.2 R-L-C 回路のアドミッタンス特性測定と定数の算出
- 3.2.1 アドミッタンス特性の測定
- 3.2.2 定数の算出
- 3.2.3 グラフの追記

### 4 課題

- 4.0.1 エミッタ接地、ベース接地、コレクタ接地の各増幅回路の特徴についてまとめよ.
- 4.0.2 共振回路の応用用途にはどのようなものがあるか調査し、それぞれについてまとめよ.
- 感想

# 参考文献

[1] 梅田 幹雄、実験テキスト「トランジスタの増幅回路と R-L-C 共振回路」、(2022 年)