

電子制御工学実験報告書

実験題目 : OP アンプの基礎・応用
報告者 : 4 年 42 番 鷺尾 優作
提出日 : 2022 年 12 月 22 日
実験日 : 2022 年 11 月 24 日, 12 月 1 日, 12 月 8 日
実験班 :
共同実験者 : 39 番 宮崎 来
40 番 吉田
43 番 渡辺 あかり

※ 指導教員記入欄

| 評価項目 | 配点 | 一次チェック ． ． | 二次チェック ． ． |
|-------------------|----|---------------|---------------|
| 記載量 | 20 | | |
| 図・表・グラフ | 20 | | |
| 見出し, ページ番号, その他体裁 | 10 | | |
| その他の減点 | － | | |
| 合計 | 50 | | |

コメント：

1 目的

本実験では、OP アンプを用いた増幅回路・演算回路の特性を測定し、理解することを目的とする。

2 OP アンプによる負帰還増幅

OP アンプ (Operational Amplifier) は、負帰還によって入力電圧の増幅や演算を行うための素子である。負帰還増幅についての理解を深めるため、技術的背景・歴史について述べる。

■負帰還増幅理論の形成

一般的にアンプは、内部に使用される真空管（現代ではトランジスタ）周波数に対して非線形な特性を示すため、非線形な増幅となる。したがって中長距離の電気通信ネットワークなど回路内で何十回も増幅を行う場合、ノイズや歪みによって伝送信号が劣化してしまう。デジタル通信が発展する前の電気通信では、この問題は致命的であった。

オペアンプは、この問題が顕著に現れる 1900 年代前半のアメリカ大陸横断通信線の建設過程に開発された。

1927 年、アメリカ ベル研究所のハロルド・スティーブン・ブラックがゲインを犠牲にし増幅後の電圧を帰還させ比較しながら増幅することで増幅の線形性を高める着想をして以来、第二次世界大戦中の火器管制ネットワークの設計過程等を得て OP アンプの基礎技術が形成されることとなる。

OP アンプは外部に接続する負帰還・入力素子を設計者が適切に選定することで線形な増幅を得られるよう設計されており、OP アンプを安定して使用方法が負帰還と勘違いされがちであるが、歴史的には逆のようである。

この研究はハリー・ナイキストやヘンドリック・ボードの研究成果と合わせて制御工学などの他分野へと展開していくこととなる。

■IC オペアンプの誕生

テキサスインスツルメンツ社とアメリカ陸軍通信部隊との電子回路小型化のニーズによって 1959 年、半導体チップに全ての回路を詰め込む IC 技術が発明されるとさまざまな電気素子に IC 化による小型化、高機能化が図られることとなった。OP アンプも例外ではなく、IC 設計基礎技術の発展を得て 1963 年、フェアチャイルドセミコンダクター製 $\mu A702$ が IC オペアンプとして初めて市場に提供された。非対称電源特性やゲインの低さ等の問題を抱え市場に受け入れられなかったが、10 年以上にわたるトランジスタの性能向上、内部構造の見直しによって特性・使いやすさが向上し、現在の OP アンプの基礎技術が発展した。

3 オペアンプによる演算

OP アンプは以上のとおり、OP アンプは外部に接続する素子を設計者が適切に選定することで線形な演算増幅を可能とする IC である。R（抵抗）を用いる単純な増幅回路・反転増幅回路から、R（抵抗）C（キャパシタ）を組み合わせ設計する微分・積分回路、フィルタ回路、バッファ回路など、さまざまな応用が存在する。

本実験では、反転増幅回路、微分・積分回路、バンドパスフィルタを扱う。

■反転増幅回路

■微分回路

■積分回路

■バンドパスフィルタ

4 演算回路の特性測定

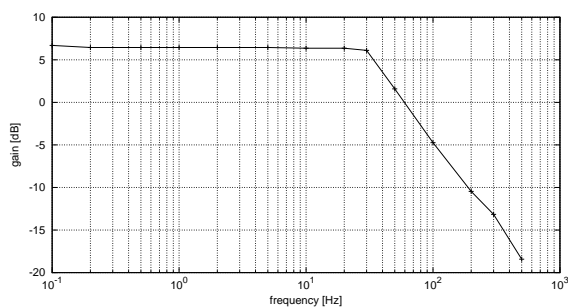
反転増幅回路 (case 1)、微分回路 (case 2.1)、実用微分回路 (case 2.2)、積分回路 (case 3.1)、実用積分回路 (case 3.2)、バンドパスフィルタ (case 4) とし、各回路の閉ループ利得、入力に対する出力の位相差を測定する。

4.1 測定機器

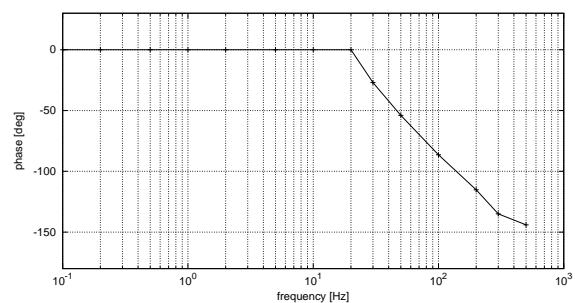
1. ブレッドボード No.20
2. 直流電源装置 TRACO POWER No.5
3. 交流電源装置 KENWOOD AG-203 分類 L151 帳 1 番号 99
4. オシロスコープ GWINSTEK GDS-1022 No.19

4.2 case 1

図 1 に case 1 の回路特性測定結果をグラフで示す。



(a) 周波数対閉ループ利得特性



(b) 周波数対位相差特性

図 1: case 1 における回路特性測定結果

4.3 case 2

図 2 に case 2.1 2.2 の回路特性測定結果をグラフで重ねて示す。

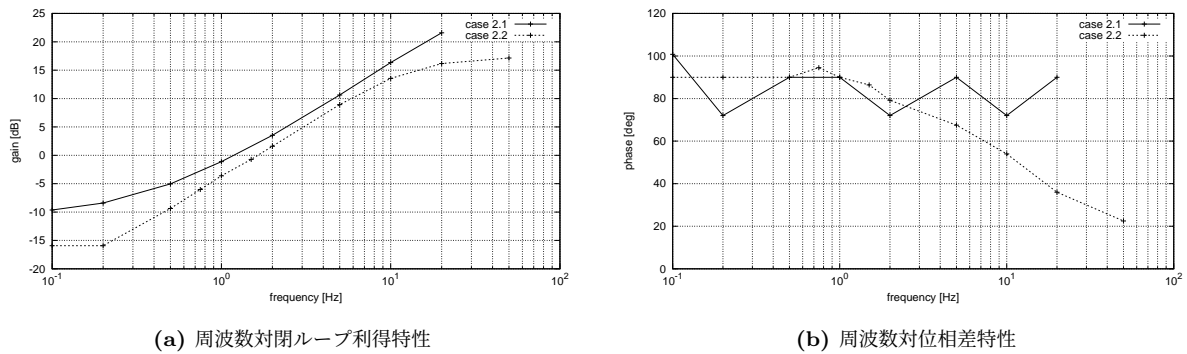


図 2: case 2.1 2.2 における回路特性測定結果

4.4 case 3

図 3 に case 3.1 3.2 の回路特性測定結果をグラフで重ねて示す。

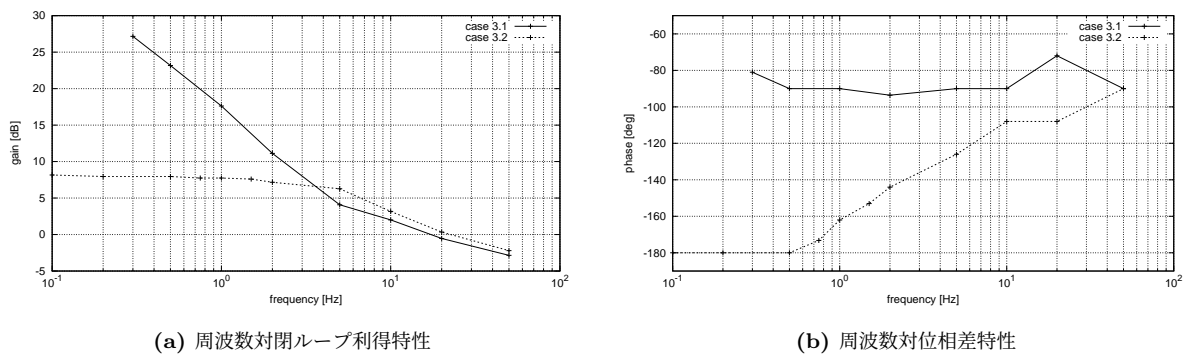
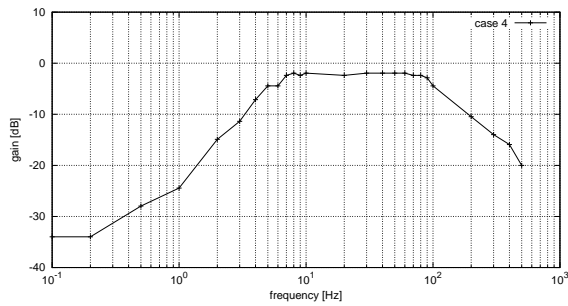


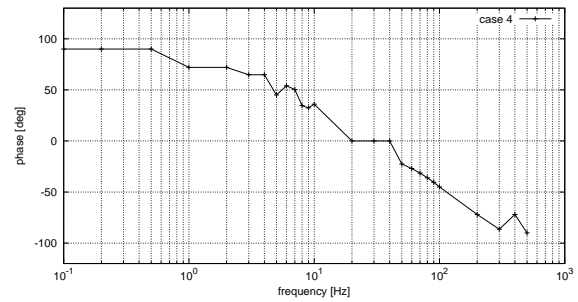
図 3: case 3.1 3.2 における回路特性測定結果

4.5 case 4

図 4 に case 4 の回路特性測定結果をグラフで示す。



(a) 周波数対閉ループ利得特性



(b) 周波数対位相差特性

図 4: case 4 における回路特性測定結果

参考文献

- [1] 高橋 章、実験テキスト「信号処理プログラミング」、(2022 年) ,
- [2] 高橋 章、Wikipedia「標本化定理」、<https://ja.wikipedia.org/wiki/標本化定理>、(2021 年 12 月 15 日 (水) 12:16)