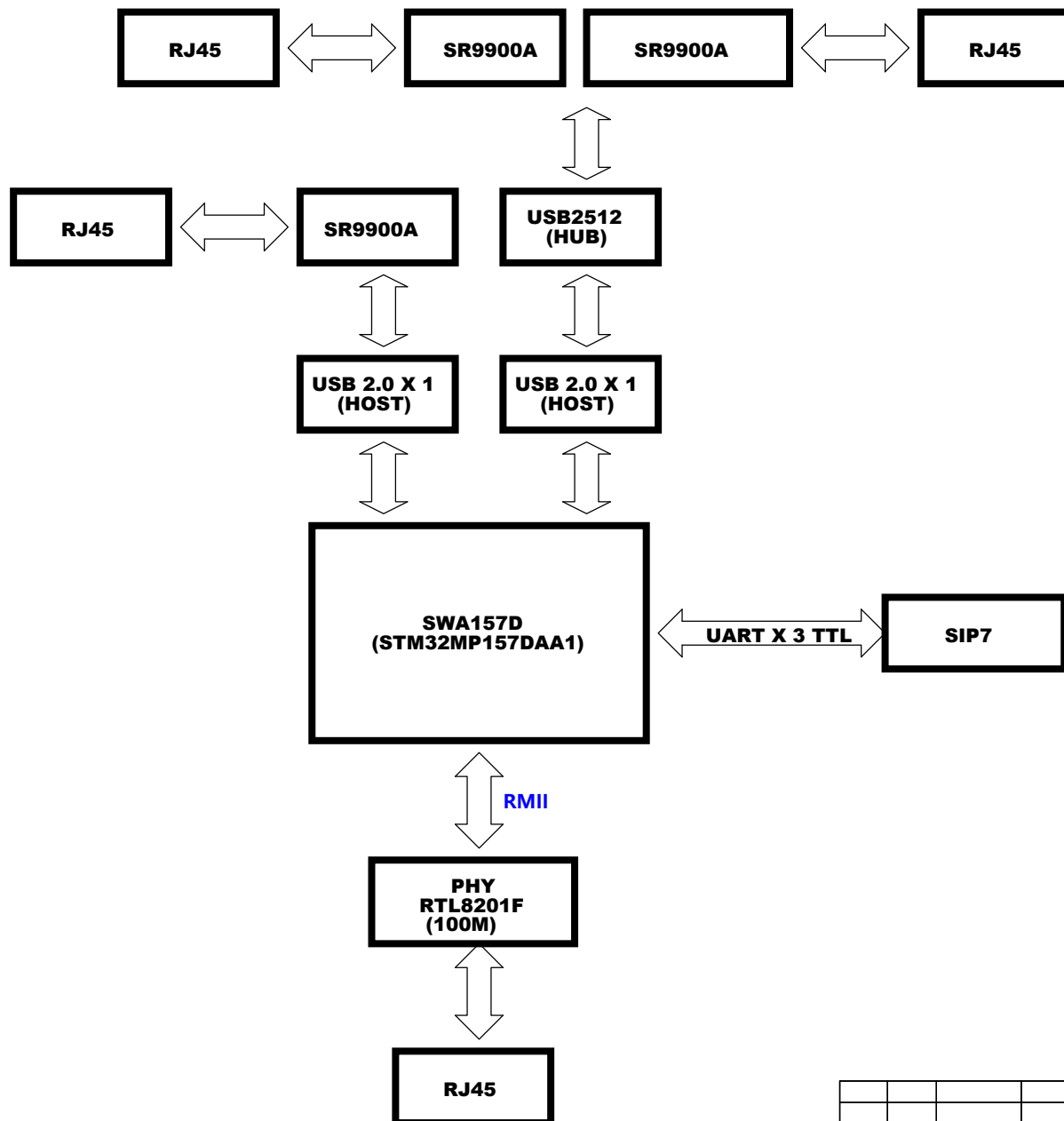




PAGE NO.	SCHEMATIC PAGE
1	封面
2	系统逻辑框图
3	核心板对底板接插件1
4	核心板对底板接插件2
5	USB HUB，将CPU第2路USB HOST扩展为4路输出
6	第1路以太网PHY：采用RTL8201F PHY芯片
7	第1路以太网RJ45接口电路
8	第2路以太网：采用USB扩展SR9900AI
9	第2路以太网RJ45接口电路
10	第3路以太网：采用USB扩展SR9900AI
11	第3路以太网RJ45接口电路
12	第4路以太网：采用USB扩展SR9900AI
13	第4路以太网RJ45接口电路
14	其它设计
15	主5V和主3.3V电源电路
16	
17	
18	
19	
20	
21	
22	
23	
24	
25	
26	
27	
28	
29	
30	
31	
32	
33	
34	
35	
36	

REV	DESCRIPTION	DATE	BY
1.0	FEATURE CHANGES 1、完成1.0版本原理图设计。	01/13/26	RAY
1.1			RAY
2.1			
2.2			

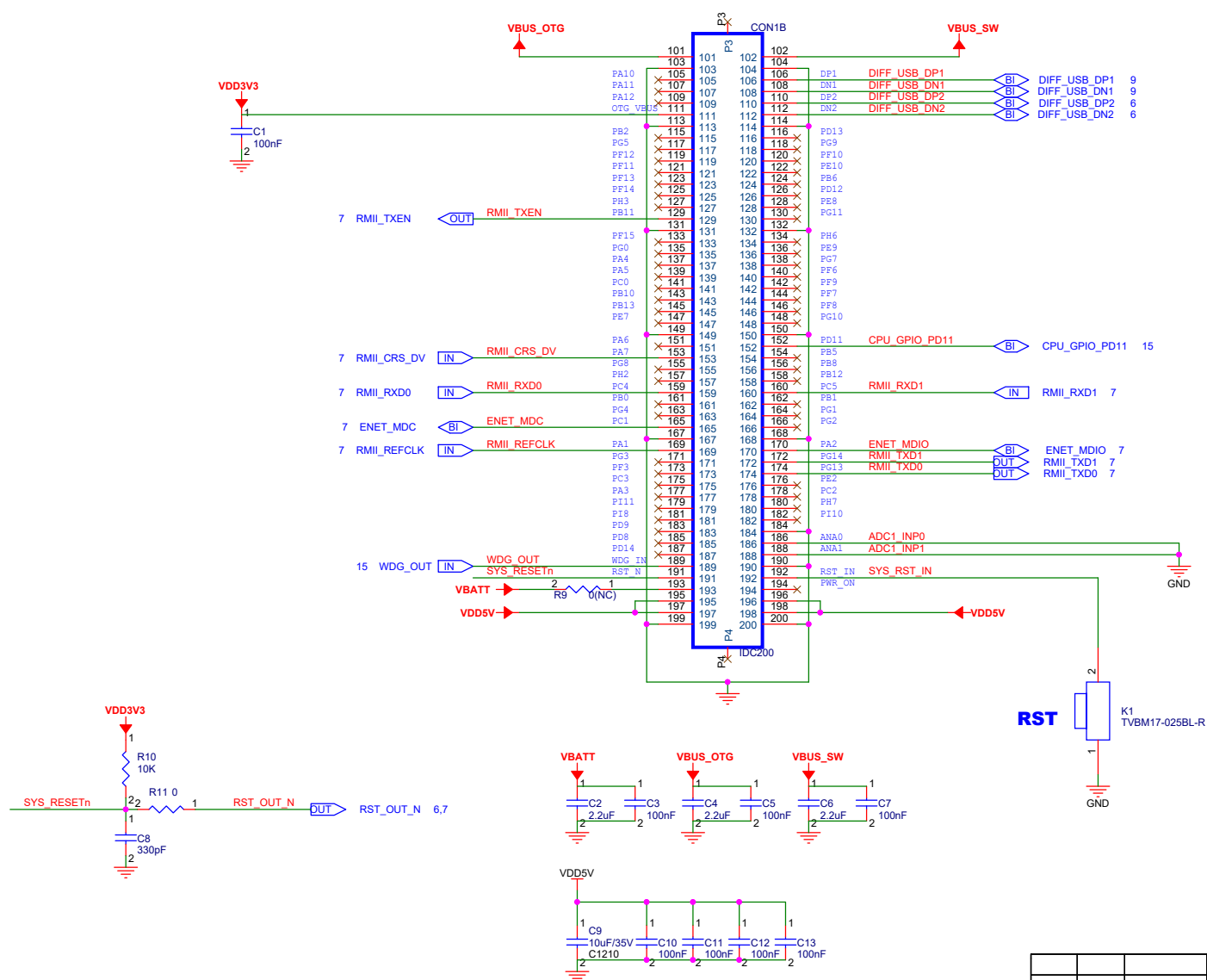
更改 标记	数量	更改单号	签名	日期	更改 标记	数量	更改单号	签名	日期	更改 标记	数量	更改单号	签名	日期					
拟制			RAY.Wang												SWM3310				
审核			<审核>																
标准化																			
批准			<批准>												版本	第	张	共	张
															V1.0	2		16	



更改 标记	数量	更改单号	签名	日期	更改 标记	数量	更改单号	签名	日期	更改 标记	数量	更改单号	签名	日期								
拟制	RAY.Wang		SYSTEM_LOGIC												SWM3310							
审核	<审核>																					
标准化																						
批准	<批准>														版本		第      张		共      张			
			V1.0		3		16															

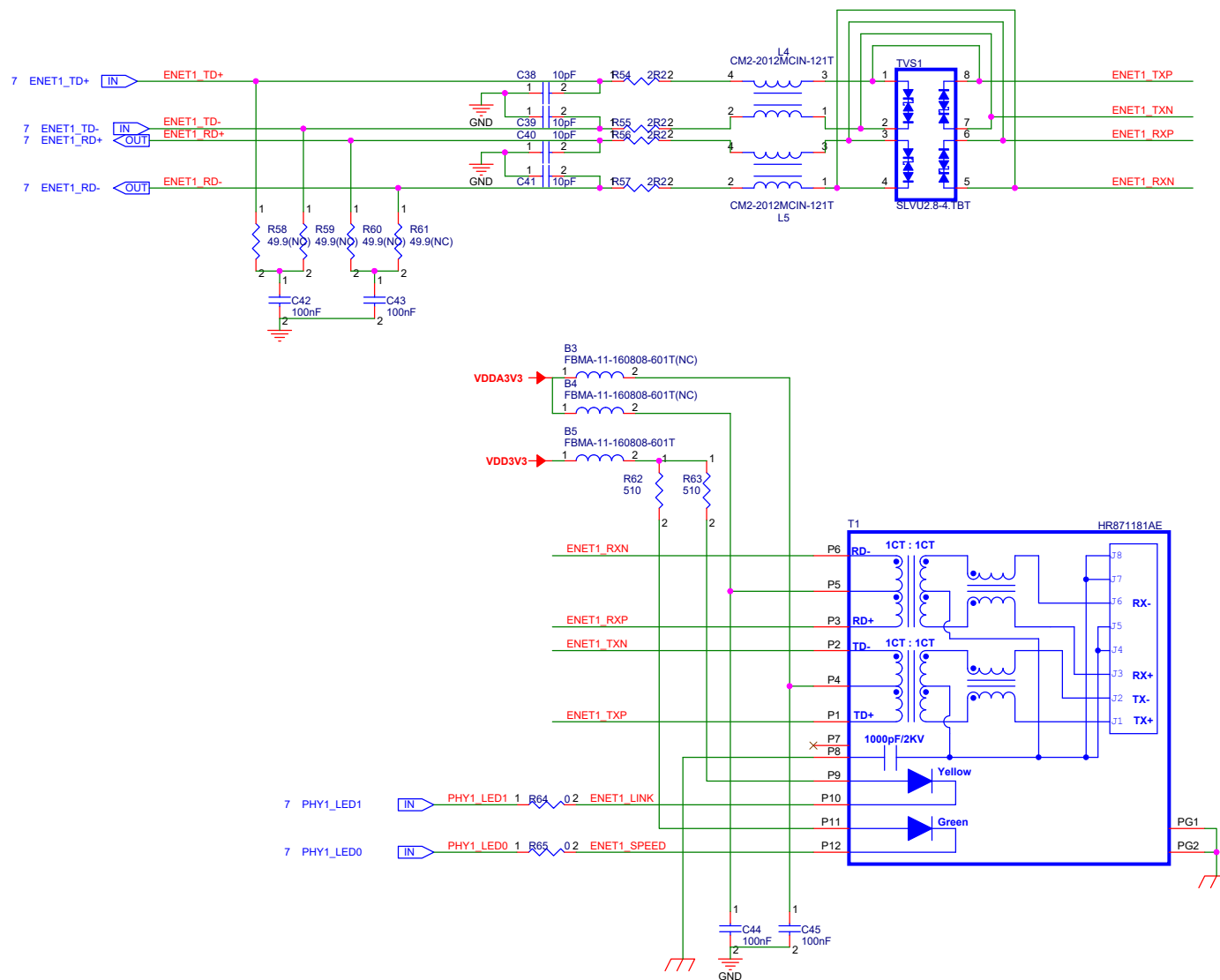


说明：  
1、以太网采用RMII模式。

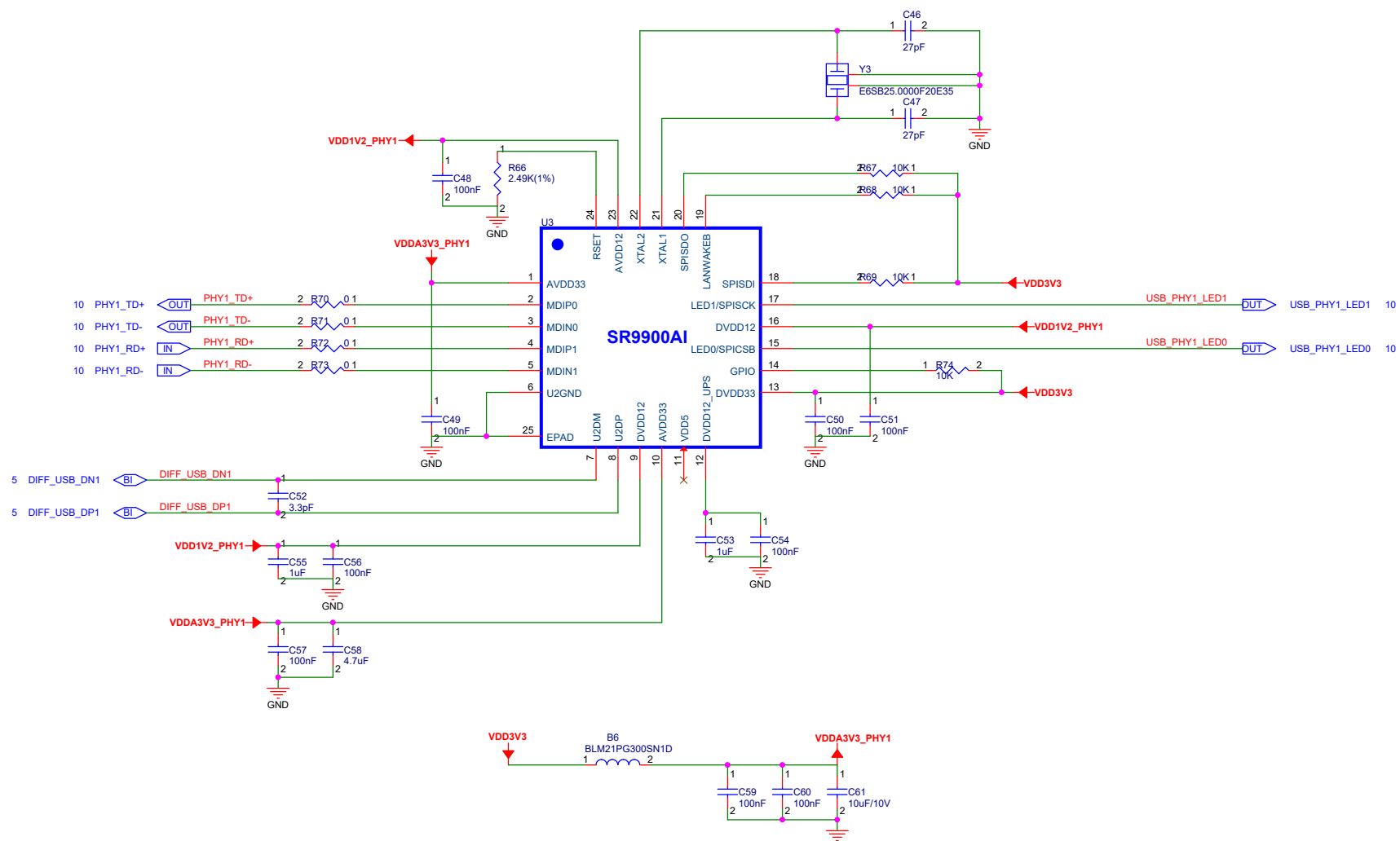
[illegible]

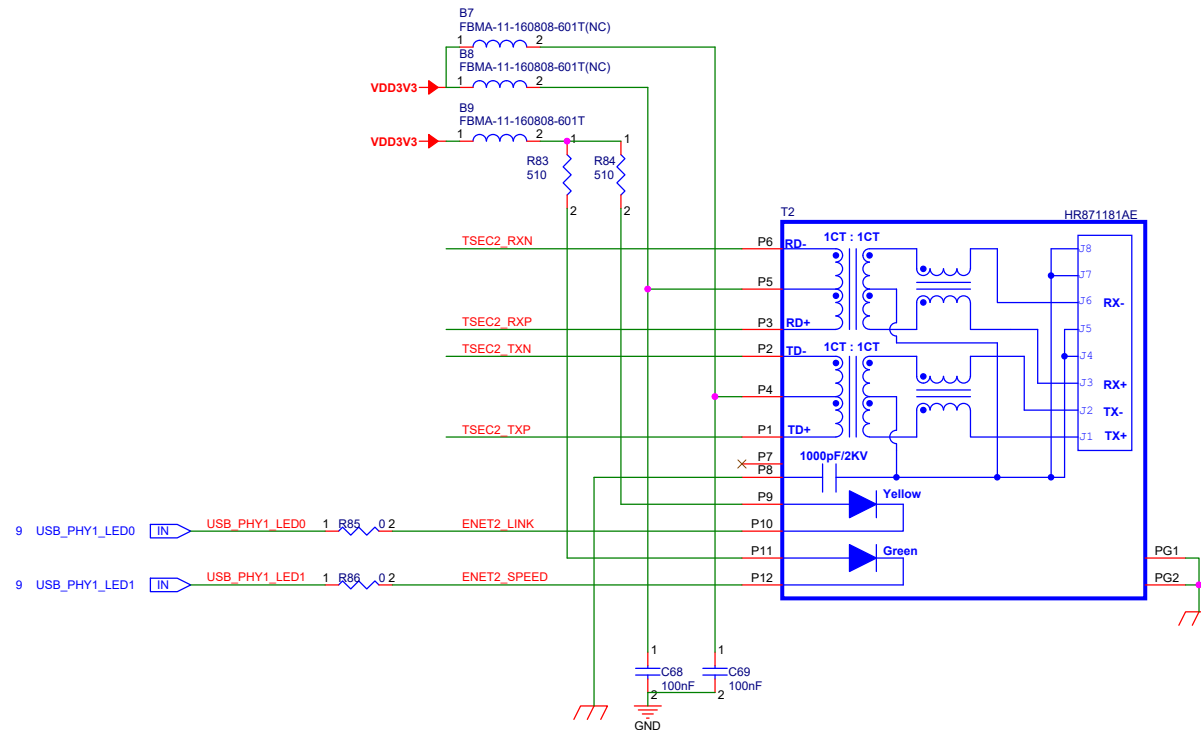
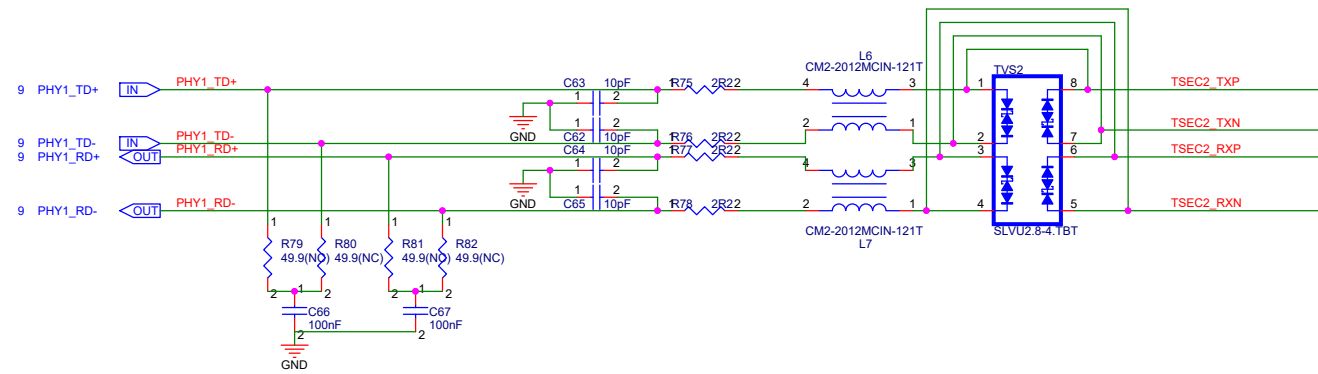


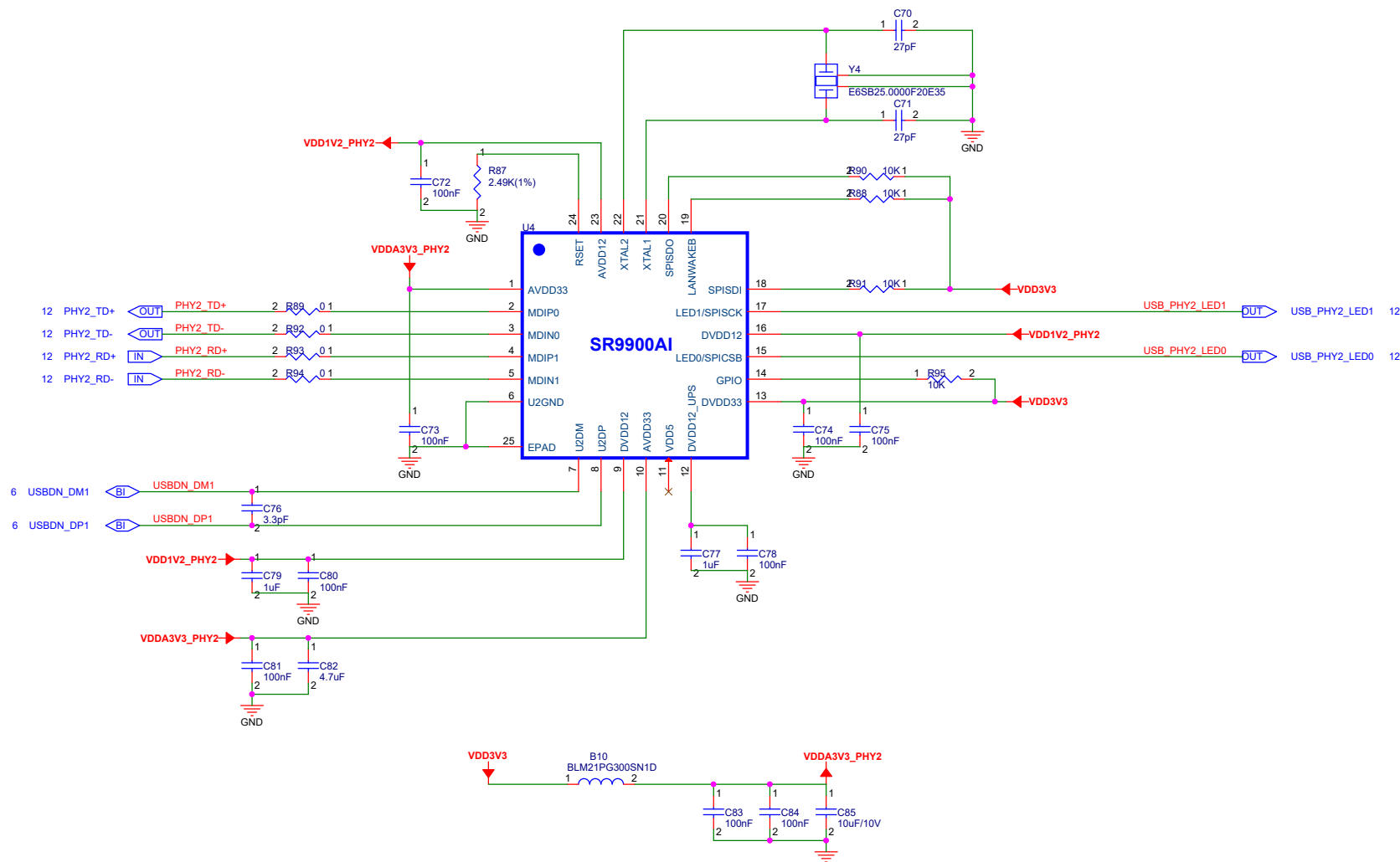


[illegible]

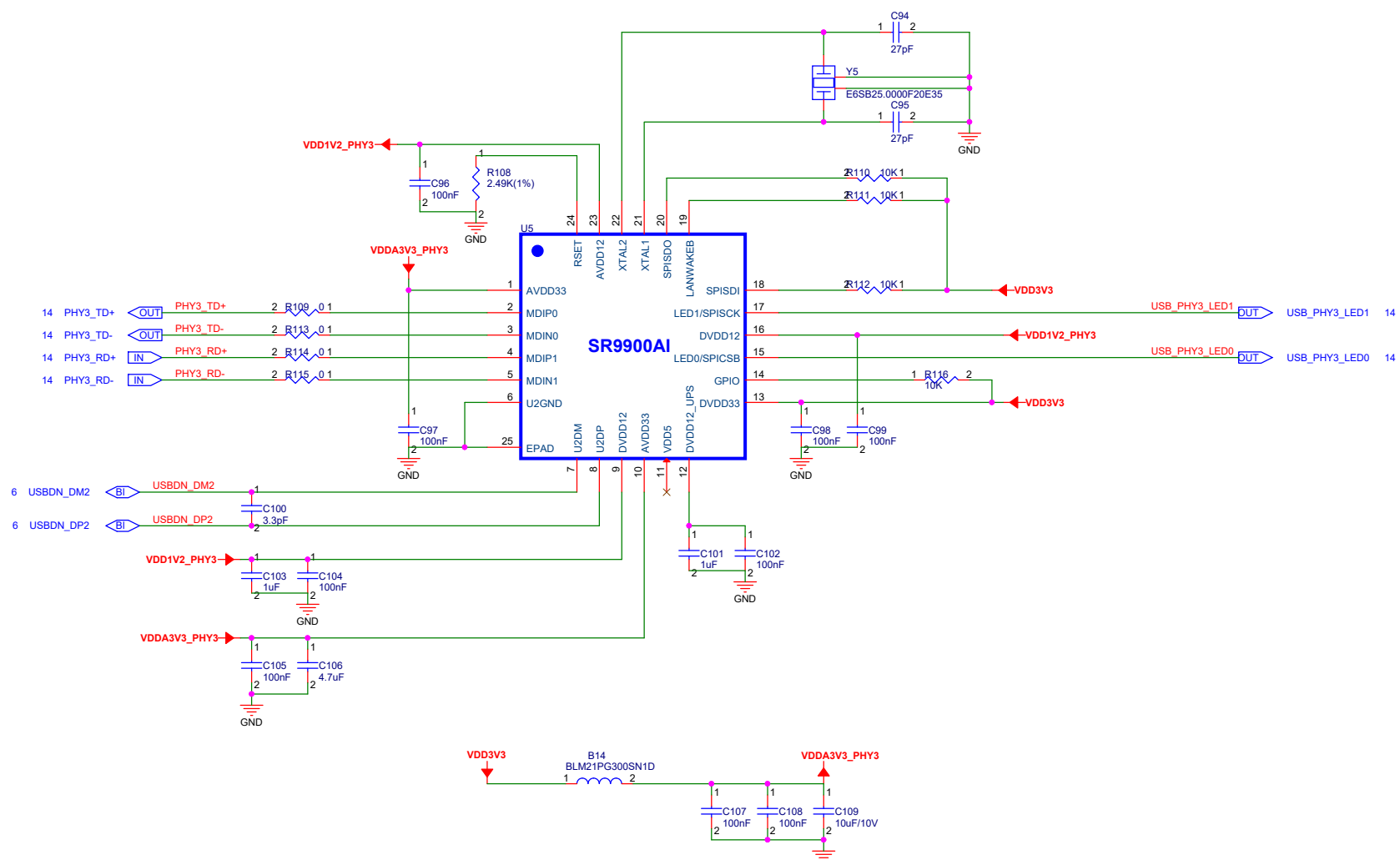


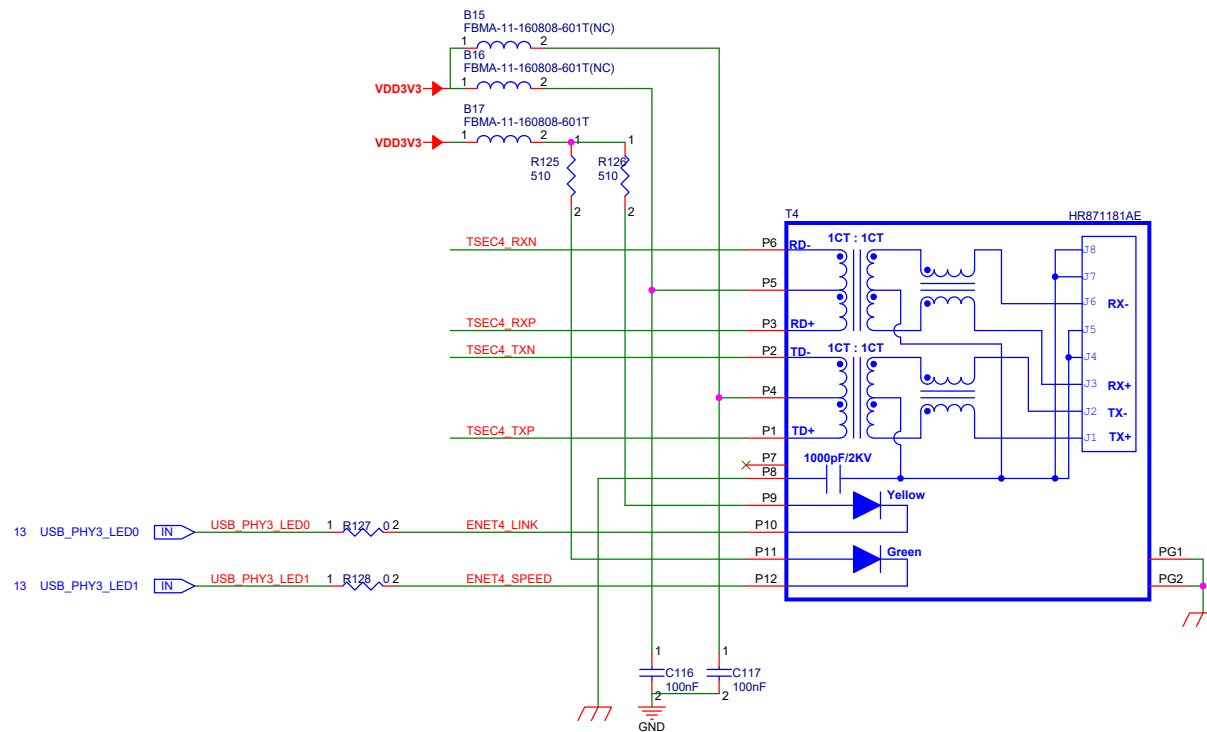
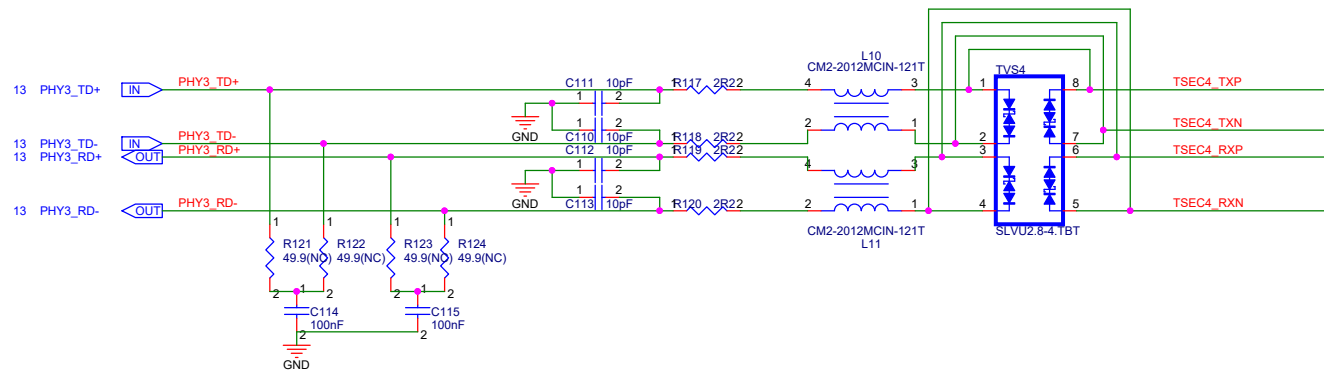
[illegible]

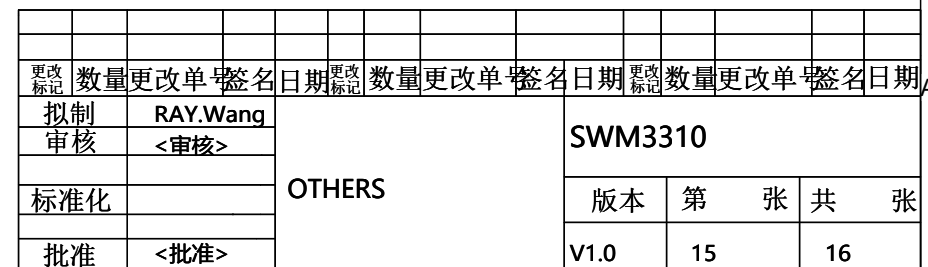
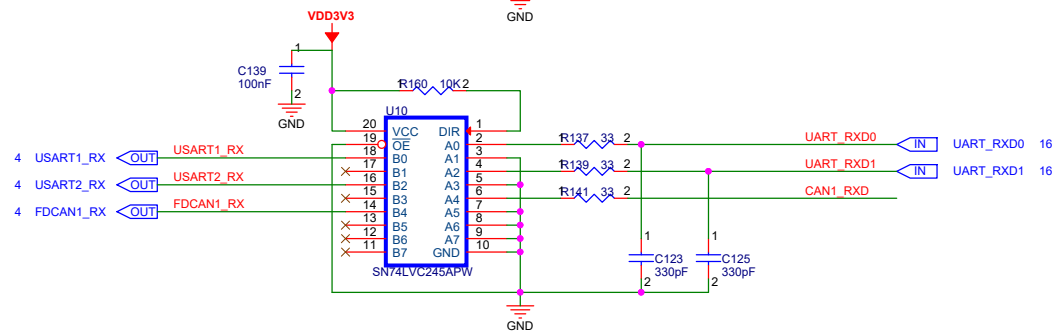
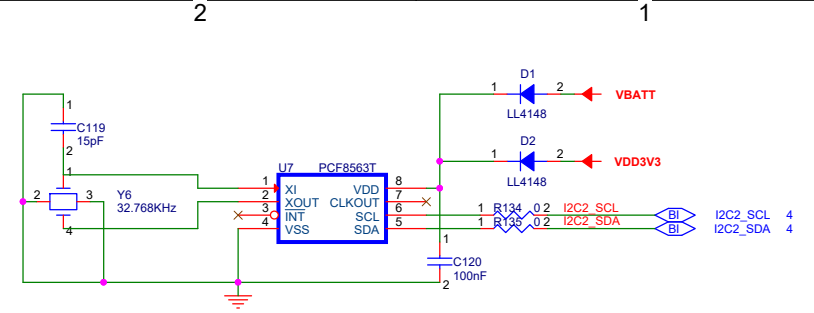
[illegible]

[illegible]



[illegible]

[illegible]



更改 标记	数量	更改单号	签名	日期	更改 标记	数量	更改单号	签名	日期	更改 标记	数量	更改单号	签名	日期					
拟制	RAY.Wang									SWM3310									
审核	<审核>																		
标准化										版本	第	张	共	张					
批准	<批准>									V1.0	16		16						