

Avignon 22/03/2021
Belhadj Walid
TP1,

Nom des ports : and, or et xor

And

A	B	A and B
0	0	0
0	1	0
1	0	0
1	1	1

Or

A	B	A or B
0	0	0
0	1	1
1	0	1
1	1	1

Xor

A	B	A xor B
0	0	0
0	1	1
1	0	1
1	1	0

Par rapport à l'emplacement des leds et les sw

A (SW[0])	B (SW[1])	A XOR B LED[2]	A AND B LED[1]	A OR B LED[0]
0	0	Éteint (0)	Éteint (0)	Éteint (0)
0	1	Allumé (1)	Éteint (0)	Allumé (1)
1	0	Allumé (1)	Éteint (0)	Allumé (1)
1	1	Éteint (0)	Allumé (1)	Allumé (1)