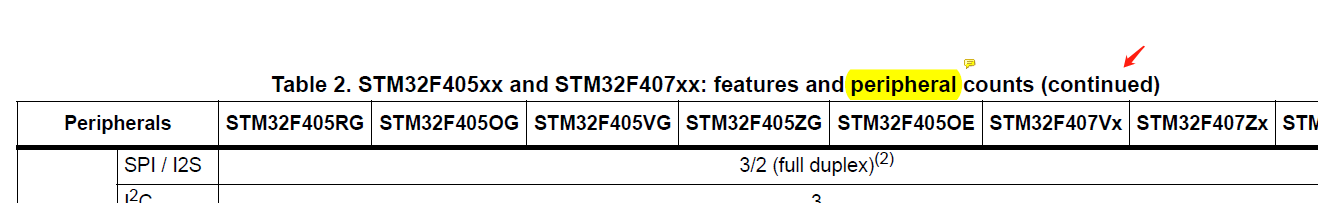
**5.6**

1. 设计不能太简单，需要考虑未来需要添加的功能
2. 在设计的时候需要留好测试口，为了方便在机器故障的时候去检测出问题的地方
3. 设计完电路以后，需要仿真电路怎么弄
4. 在设计电路的时候电压一般在芯片手册中都有告诉，**电流需要考虑到什么程度呢？是不用去管它还是说有的芯片手册上明确标明就去考虑没有标明就不去考虑**？
5. 1 mm **height profile** 这是什么意思 在ADP2504芯片手册中
6. **Compact** PCB Footprint
7. quiescent current 静态电流
8. **typical** quiescent current
9. Low-Dropout Regulator 低压差稳压器
10. APOWER中的DAC\_LV和HPOWER中的DAC\_HV是做什么的——先去看LMR62014XMF中的电路去理解
11. 查找CPU芯片中的ADC端口
12. 什么是看门狗？
13. 芯片手册上ADC123，ADC12和ADC3为什么要分为这三个名字呢
14. Oscillator mode 震荡模式
15. FSMC是什么——总线控制器
16. 晶振的频率——2^15=32768Hz
17. NRST是异步复位引脚
18. Camera interface 视频接口 在这里interface是接口的意思
19.  图中标题是什么意思，箭头指的地方是接上一个表格的意思，“继续”
20. 单精度和双精度（single precision and double precision）的差别：表明单精度和双精度精确的范围不一样，单精度，也即float，一般在计算机中存储占用4字节，也32位，有效位数为7位；双精度（double）在计算机中存储占用8字节，64位，有效位数为16位。

原因：不管float还是double 在计算机上的存储都遵循IEEE规范，使用二进制科学计数法，都包含三个部分：符号位，指数位和尾数部分。其中float的符号位，指数位，尾数部分分别为1, 8, 23. 双精度分别为1, 11, 52。精度主要取决于尾数部分的位数，float为23位，除去全部为0的情况以外，最小为2的-23次方，约等于1.19乘以10的-7次方，所以float小数部分只能精确到后面6位，加上小数点前的一位，即有效数字为7位。 类似，double 尾数部分52位，最小为2的-52次方，约为2.22乘以10的-16次方，所以精确到小数点后15位，有效位数为16位。

1. MSPS 和 KSPS转换速率的单位 每秒采样百万次，后者是每秒采样千次
2. USB协议：<https://blog.csdn.net/k331922164/article/details/53349360>
3. LSB 最低有效位 MSB 最高有效位 <https://zhidao.baidu.com/question/155072477.html>
4. 20个基础电路<https://www.bilibili.com/video/BV1T4411G7Kj?p=16>
5. 自制单片机最小系统 <https://www.bilibili.com/video/BV1Ab411K7yp?p=8>
6. 焊接<https://www.zhihu.com/question/22556498>
7. 单片机最小系统详解

<https://blog.csdn.net/alala120/article/details/81266148?utm_medium=distribute.pc_relevant.none-task-blog-BlogCommendFromBaidu-1&depth_1-utm_source=distribute.pc_relevant.none-task-blog-BlogCommendFromBaidu-1>