谈一下对各个模块的理解，设计的原理是什么

CPU

485+FLASH+SD

**SEND**

该部分的模块功能是为了发送电压，引爆雷管。该部分的输入信号大都为控制信号，比如LUX\_TX(认为是起爆信号，因为它和KEY模块中的双键1，3相连)，IO\_TR\_SW这也是一个使能信号，“TR”就不知道是什么了，IO\_PROTECT是电路保护信号，HV\_SW是高压室能信号，也是控制信号。输出信号主要是为雷管的输出电压，LINE\_A和LINE\_B这两个。其余输出的有AD\_LINA和AD\_LINB这两个是测量信号，发送到CPU进行模数转换。还有INPUT+，HIGH\_IIN.

不懂的地方

1. INPUT+是做什么用的，他的产生是和NMOS管相关，由于不懂MOS管，所以该部分待定
2. 该部分原理图中有一个，LINEA\_IN和LINEB\_IN这两个信号，但是呢，这两个信号在图中都是输出的符号，所以就不太明白

**RECIVE**

这部分就完全不明白，由于输入信号是SEND中的INPUT+，所以就没法分析她的逻辑是什么，这部分最后的输出信号RISE和FALL，这两个信号我在程序中见到过。还有一个更奇怪的信号ADJUST\_G信号，更不清楚是做什么的了。

**ITEST**

对外部输入的信号进行放大，然后输入到CPU中，这里还设置了两个档位，以防止电流过大，

KEY

LCD

**DPOWER**

**APOWER**

**HPOWER**

CHARGE

USB+SOUND

BLUETOOTH+WIFI

SCAN

GPS