Stm32采用的是多时钟源

不同的外设对时钟频率的需求是不一样的，为了防止浪费或者频率太高造成的抗电磁干扰能力的减弱，所以采取了多时钟树的做法。

STM32有三个时钟源：HIS——内部8MHz HSE——外部 LSE——外部32.768KHz

AHB上的时钟最大可倍频到72MHz

之后AHB分频后给APB1和APB2，这两个外设，APB1的外设时钟最大是36MHz，而APB2外设时钟最大是72MHz。

HCLK ：AHB总线时钟，由系统时钟SYSCLK 分频得到，一般不分频，等于系统时钟

RCC通过AHB时钟(HCLK)8分频后作为Cortex**系统定时器(SysTick)**的外部时钟。通过对SysTick控制与状态寄存器的设置，可选择上述时钟或Cortex(HCLK)时钟作为SysTick时钟

SysTick 一般用于操作系统的时钟节拍，也可以用做普通的定时