1. 单周期乘法
2. 硬件除法
3. Flash与SRAM配合使用。FLASH是掉电不丢失数据的ROM，缺点是读写速度慢，且有写入次数限制，常作为软件程序存放的地方。SRAM是掉电就丢失数据的RAM，优点是读写速度快。每次CPU工作先从FLASH中读到程序到SRAM中。
4. 时钟——晶体振荡器，提供方波信号
5. 内嵌 8MHZ的RC振荡器给
6. ADC的转换范围是0-3.6V，所以在供给ADC去转换的电压都需要分压。
7. ADC有扫描模式，这个功能很有用
8. DMA是硬件层面完成的，可以用软件触发每个通道
9. GPIO的工作模式一共有八种，且是分组的，每组16个端口，PA PB PC PD PE
10. 自己画一个引脚定义图
11. 调试模式：串行单线调试（SWD）和JTAG接口。所谓的调试模式就是在写代码的时候，运行软件然后可以查看对应寄存器内部的存储情况。（需要相应的调试软件配合）
12. 定时器简单来说就是计数器：从0-65535，作用精准计时，作用在程序中
13. 输出电平为TTL电平，如果需要输出其他电平则需要电平转换芯片