所谓驱动能力，是指百前级电路的输出信号可以使得后级电路有效响应，这个有效的包含两层意思：第一是前级输出信号能被后级电路识别，度第二是在规定的时间内被后级电路识别。因此驱动能力不够，通常是两种情况，第一种是输出电流不够，导致信号状态问异常，这常常发生在后级电路对输入电流有要求的时候，另答一种则是输出电流不够，导致信号上升下降沿太差，这常常发生在后级电路的输入电容专较大的情况。  
所谓增加[BUFFER](https://www.baidu.com/s?wd=BUFFER&tn=SE_PcZhidaonwhc_ngpagmjz&rsv_dl=gh_pc_zhidao)，[buffer](https://www.baidu.com/s?wd=buffer&tn=SE_PcZhidaonwhc_ngpagmjz&rsv_dl=gh_pc_zhidao)一般是几级器件尺寸逐步增大的反相器或类似结构的电路，以使得电阻在获得所需的驱动能力时，在功耗延时积上也达到最优属。前后级的最佳驱动比例在2.718左右。

Buffer在电路中起缓冲，增加驱动能力