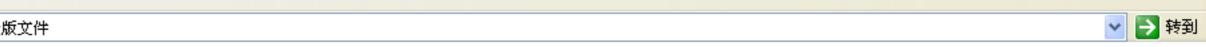




地址 @) 🛅 E:\project\JG10008\DESIGN\MAINBOARD\CADENCE\4907投版文件



ART 文件

LAYERS, art

OUTLINE, art

ART 文件

ART 文件

62 KB

39 KB

BOTTOMSOLDER, art

















DRL 文件

3 KB



16 KB

59 KB

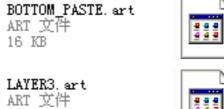
LAYERS, art

Topsilk, art

ART 文件

ART 文件 198 KB

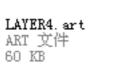
50 KB



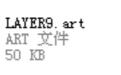








60 KB





ART 文件 43 KB



AQ7.820.4907投板要 求. txt



MAINBOARD4907-1-... DRL 文件 4 KB



nc_param.txt 文本文档



drill, art ART 文件 222 KB



46 KB







ncdrill.log 文本文档 4 KB



13:45



文本文档





























