#### - Allegro PCB Layout (1) 高越電路級鐵矿

#### 在本附录中将列出所有菜单的命令,并简述其功能:

功能表	第一层命令	第二层命令	说明
File	New		开启新档案
	Open		开启旧档案
	Save		储存档案
	Save As		另存盘案
	Import	Logic	输入线路信息
		Artwork	输入底片档案
		Stream	输入 Stream 档案
		IPF	输入 IPF 档案
		DXF	输入 DXF 档案
		IDF	输入 IDF 档案
		IFF	输入 IFF 档案
		SPECCTRA	输入 SPECCTRA 档案
		Redac	输入 Redac 档案
		Visula	输入 Visula 档案
		PADS	输入 PADS 档案
		PCAD	输入 PCAD 档案
		Sub-Drawing	输入 Sub-Drawing 档案
		Techfile	输入 Tech 档案
		Active Times	输入 Active Times 档案
		Placement	输入 Placement 档案
		Annotations	输入 Annotations 档案
	Export	Logic	输出线路信息
		Netlist w/Properties	输出讯号接点表/属性档案
		IPF	输出 IPF 档案
		DXF	输出 DXF 档案
		IDF	输出 IDF 档案
		SPECCTRA	输出 SPECCTRA 档案
		Sub-Drawing	输出 Sub-Drawing 档案
		Libraries	输出零件库档案

功能表	第一层命令	第二层命令	说 明
		Techfile	输出 Tech 档案
		Placement	输出 Placement 档案
		Annotations	输出 Annotations 档案
		IPC 356	输出 IPC 356 档案
		ODB++ inside	输出 ODB++档案
		Save design to 14.0	输出 14.0 版档案
	Viewlog		查看 LOG 档案
	File Viewer		档案浏览器
	Plot Setup		设定印表输出的参数
	Plot Preview		印表预览
	Plot		送至打印机
	Properties		设定档案属性
	Change Editor		更换软件工具
	Script		编修 Script 档案
	Exit		离开 Allegro
Edit	Move		搬移对象
	Сору		复制对象
	Mirror		对象反面
	Spin		旋转对象
	Change		更改对象
	Delete		删除对象
	Shape		编修 Shape
	Z-Copy		复制 Shape 到其它层面
	Delete Unconnected Shapes		删除没有连接的 Shape
	Split Plane	Parameters	设定分割 Shape 参数
		Create	建立分割 Shape
		Locate Islands	找出孤立的 Shape
	Compose Shape		线段转成 Shape
	Decompose Shape		Shape 转成线段
	Vertex		改变转角

### - Allegro PCB Layout (1) 高趣電路級設計

功能表	第一层命令	第二层命令	说明
	Delete Vertex		删除线段之转角
	Text		编修文字的内容
	Groups		编修群组
	Properties		编修属性
View	Zoom By Points		以两点定出画面大小
	Zoom Fit		显示整块板子
	Zoom In		画面放大
	Zoom Out		画面缩小
	Zoom World		显示整个工作区域
	Zoom Center		画面移至正中央
	Zoom Previous		回到上一个画面
	Color View Save		储存 View 档案
	Color View Restore Last		回到上一个 View 的画面
	Refresh		更新画面
	Customization	Display	设定控制面板
		Toolbar	设定工具列
Add	Line		增加线段
	Arc w/Radius		以半径增加圆弧
	3pt Arc		以3个定点增加圆弧
	Circle		增加空心圆
	Rectangle		增加空心的长方形
	Frectangle		增加实心的长方形
	Text		增加文字
	Shapes	Solid Fill	增加实心的 Shape
		UnFilled	增加空心的 Shape
		Cross Hatch Fill	增加网状的 Shape
Display	Color/Visibility		设定层面的颜色
	Color Priority		设定颜色的显示顺序
	Element		查看对象的相关信息
	Measure		测量对象的距离

功能表	第一层命令	第二层命令	说明
	Parasitic		查看线段的阻抗/容抗/感抗
	Property		查看属性
	Highlight		设定被 Highlight 的对象
	Dehighlight		设定被 Dehighlight 的对象
	Show Rats	All	显示全部的鼠线
		Components	显示零件的相关鼠线
		Net	显示讯号线的相关鼠线
	Blank Rats	All	关掉全部的鼠线
		Components	关掉零件的相关鼠线
		Nets	关掉讯号线的相关鼠线
Setup	Drawing Size		设定图文件的工作区域
	Drawing Options		设定图档的参数
	Text Sizes		设定文字大小
	Grids		设定格点
	Subclasses		设定层面
	Cross-section		设定走线的层面
	Vias	Define B/B Via	人工定义盲埋孔
		Auto Define B/B Via	自动定义盲埋孔
	Constraints		设定规范
	Electrical Constraint Spreadsheet		设定电子规范的工作表
	Property Definitions		定义属性
	Define Lists		定义文字列表档案
	Areas	Package Keepin	设定放置零件的许可区
		Package Keepout	设定放置零件的禁止区
		Package Height	设定放置零件的高度限制
		Route Keepin	设定拉线的许可区
		Route Keepout	设定拉线的禁止区
		Via Keepout	设定贯穿孔的禁止区
		Probe Keepout	设定测试点的禁止区
		Gloss Keepout	设定自动修线的禁止区

#### Allegro PCB Layout (1) 高越電路振設計

功能表	第一层命令	第二层命令	说明
		Photoplot Outline	设定底片的外框
	User Preferences		设定使用者的环境参数
Logic	Net Logic		编修讯号线的联机关系
	Net Schedule		编修讯号线的连接顺序
	Assign Differential Pair		指定配对的差动讯号线
	Identify DC Nets		定义直流电压属性
	Assign RefDes		指定零件序号
	Auto Rename Refdes	Rename	设定更改零件序号
		Design	设定范围为整个板子
		Room	设定范围为 Room
		Window	设定范围为 Window
		List	查看设定的范围
	Change Parts		更换线路图的零件
	Terminator Assignment		指定终端组件
Place	Manually		人工放置零件
	Quickplace		自动放置零件于板外
	SPECCTRA		激活 SPECCTRA 放置零件
	Autoplace	Insight	激活 Insight 放置零件
		Parameters	设定自动放置零件的参数
		Top Grids	设定 Top 层面的格点
		Bottom Grids	设定 Bottom 层面的格点
		Design	设定范围为整个板子
		Room	设定范围为 Room
		Window	设定范围为 Window
		List	查看设定的范围
	Interactive		交互式放置零件
	Swap	Pins	互换零件脚
		Functions	互换 Gate
		Components	互换零件
	Autoswap	Parameters	设定自动互换的参数

功能表	第一层命令	第二层命令	说明
		Design	设定范围为整个板子
		Room	设定范围为 Room
		Window	设定范围为 Window
		List	查看设定的范围
	Evaluate	Parameters	评估放置零件的参数
		Design	设定范围为整个板子
		Room	设定范围为 Room
		Window	设定范围为 Window
		List	查看设定的范围
	Update Symbols		更新零件
	Replace SQ Temporary	Devices	重新放置暂存的 Device
		Symbols	重新放置暂存的零件
Route	Connect		人工拉线
	Slide		人工修线
	Custom Smooth		自订化修整走线
	SPECCTRA	Run Router Checks	执行自动拉线前的检查
		Route by Pick	点选自动拉线的讯号线
		Route Automatic	执行自动拉线
		Interactive Editor	交互式自动拉线
	Gloss	Parameters	设定自动修线的参数
		Design	设定范围为整个板子
		Room	设定范围为 Room
		Window	设定范围为 Window
		Highlight	设定范围为被 Highlight 的对象
		List	查看设定的范围
	Testprep	Auto	设定自动测试点的参数
		Create Probe	建立新的测试点
		Delete Probe	删除新的测试点
		Swap Probe	互换测试点
		NC Tape Probes	产生测试点的 NC Tape 档案

## Allegro PCB Layout (1) 高遊電路微觀計

功能表	第一层命令	第二层命令	说明
Analyze	SI/EMI Sim	Initialize	起始 SI 分析仿真
		Library	设定分析的零件库
		Model	设定分析的模块
		Model Dump/Refresh	列出/更新分析的模块
		Preferences	设定分析的参数
		Audit/ Design Audit	检查被分析的设计图档
		Audit/ Net Audit	检查被分析的讯号线
		Audit/ Audit One Library	检查分析的单一零件库
		Audit/ Audit List Of Libraries	检查列出的分析零件库
		Probe	测量分析的结果
		Xtalk Table	设定 Xtalk 表格
	EMI Rules	Initialize	起始 EMI 分析仿真
		Auto Setup	自动设定
		Manual Setup	手动设定
		Rule Select	选择规范
		Audit	检查
		Execute	执行
		Results	查看执行结果
		Audit Report	产生检查的报表
		Execute Report	产生执行结果的报表
Manufacture	Dimension/Draft	Parameters	设定标示尺寸的参数
		LineFont	设定线段的型式
		Linear Dim	标示线性尺寸
		Datum Dim	标示 Datum 尺寸
		Angular Dim	标示角度尺寸
		Leader Lines	标示线段的 Leader
		Diametral Leader	标示圆直径的 Leader
		Radial Leader	标示圆半径的 Leader
		Balloon Leader	标示球形的 Leader

功能表	第一层命令	第二层命令	说明
		Chamfer Leader	标示斜角的 Leader
		Chamfer	变更为斜角
		Fillet	变更为圆弧
		Create Detail	建立细部的说明图
	Artwork		设定底片
	Stream Out		产生 Stream 档案
	NC	Drill Parameters	设定钻孔图档的参数
		Drill Legend	产生钻孔图形及统计表
		Drill Tape	产生钻孔 Tape 档案
		Route	产生钻孔 Route 档案
	Cut Marks		产生板边的角落标示
	DFA Check		零件组装的检查
	Silkscreen		产生文字面
	Variants	Create Assembly Drawing	建立组装的图面
		Create Bill of Materials	建立零件列表
Tools	Create Module		建立模块
	Padstack	Modify Design Padstack	修改板内的 Pad
		Modify Library Padstack	修改零件库的 Pad
		Replace	更换成其它的 Pad
		Group Edit	以群组的方式修改 Pad
		Refresh	自零件库重新更新 Pad
	Pad	Boundary	修改 Pad 的外形
		Restore	回复 Pad 的外形
		Restore ALL	全部回复 Pad 的外形
	Derive Connectivity		将 Line 变成 Cline
	Reports		产生报表
	Technology File Compare		比较不同的 Tech 档案
	Setup Advisor		设定 SI 的精灵
	Database Check		图文件资料的检查

# Allegro PCB Layout (1) 高遊電路微鐵計

功能表	第一层命令	第二层命令	说明
	Update DRC		更新图档的 DRC
Help	Allegro Help		线上辅助说明
	Product Notes		产品需知
	Known Problems and Solutions		已知问题及解决方案
	Web Resources	Sourcelink	原厂的技术支持网站
		Education Services	原厂的教育训练服务
		pcb.cadence.com	原厂的产品网站
	Manuals		使用手册
	Design Flow		设计流程说明
	Constraint Manager		规范总管的使用手册
	About Allegro Expert		关于 Allegro

附录 C 工具列说明



#### Allegro PCB Layout (1) 高越電路被設計

在本章节中列出 Allegro 所有的工具列,如下图所示,并说明它所代表的命令:



图示	命令	说明
	New	开启新档案
	Open	开启旧档案
	Save	储存档案
103	Move	搬移对象
<b>**</b>	Сору	复制对象
$\times$	Delete	删除对象
	Zoom By Points	以两点定出画面大小
0	Zoom Fit	显示整块板子
•	Zoom In	画面放大
2	Zoom Out	画面缩小
	Zoom Previous	回到上一个画面
	Add Line	增加线段
	Add Rectangle	增加空心的长方形
*abc	Add Text	增加文字
abc acb	Text Edit	编修文字的内容
	Color	设定层面的颜色
	Shadow Toggle	切换阴影的显示
i	Show Element	查看对象的相关信息

图示	命令	说 明
*	Highlight	设定被 Highlight 的对象
	Dehighlight	设定被 Dehighlight 的对象
#	Grid Toggle	切换阴影的显示
	Define Xsection	设定走线的层面
<b>7</b>	Cmgr	设定电子规范的工作表
<u> </u>	Cns	设定规范
	Keepin Router	设定拉线的许可区
	Keepin Package	设定放置零件的许可区
<b>F</b>	Place Manual	人工放置零件
<b>**</b>	Unrats All	关掉全部的鼠线
<b>S</b>	Rats All	显示全部的鼠线
<b>\</b>	Add Connect	人工拉线
TL.	Slide	人工修线
<b>₹→1</b>	Custom Smooth	自订化修整走线
<b>&gt;</b>	Vertex	编修线段之转角
	Auto_Route	执行自动拉线
lib .r.r.	Signal Library	设定分析的零件库
mdl	Signal Model	设定分析的模块
aud	Signal Audit	检查被分析的设计图档
prb	Signal probe	测量分析的结果
	Create Detail	建立细部的说明图

### Allegro PCB Layout (1) 高遊電路級設計

图示	命令	说明
$ \rightarrow $	Linefont	设定线段的型式
<del> </del> ←×→	Dimension Linear	标示线性尺寸
<del>⟨×× </del>  0,0	Dimension Datum	标示 Datum 尺寸
	Dimension Angular	标示角度尺寸
$\searrow$	Leader Only	标示线段的 Leader
Ø	Leader Diametral	标示圆直径的 Leader
K	Leader Radial	标示圆半径的 Leader
®>₃	Leader Balloon	标示球形的 Leader
lacksquare	Leader Chamfer	标示斜角的 Leader
odb + +	Odb_out	输出 ODB++档案
	Ncdrill Legend	产生钻孔图形及统计表
	Ncdrill Param	设定钻孔图档的参数
	Film Param	设定底片
	Reports	产生报表
S	Help	线上辅助说明