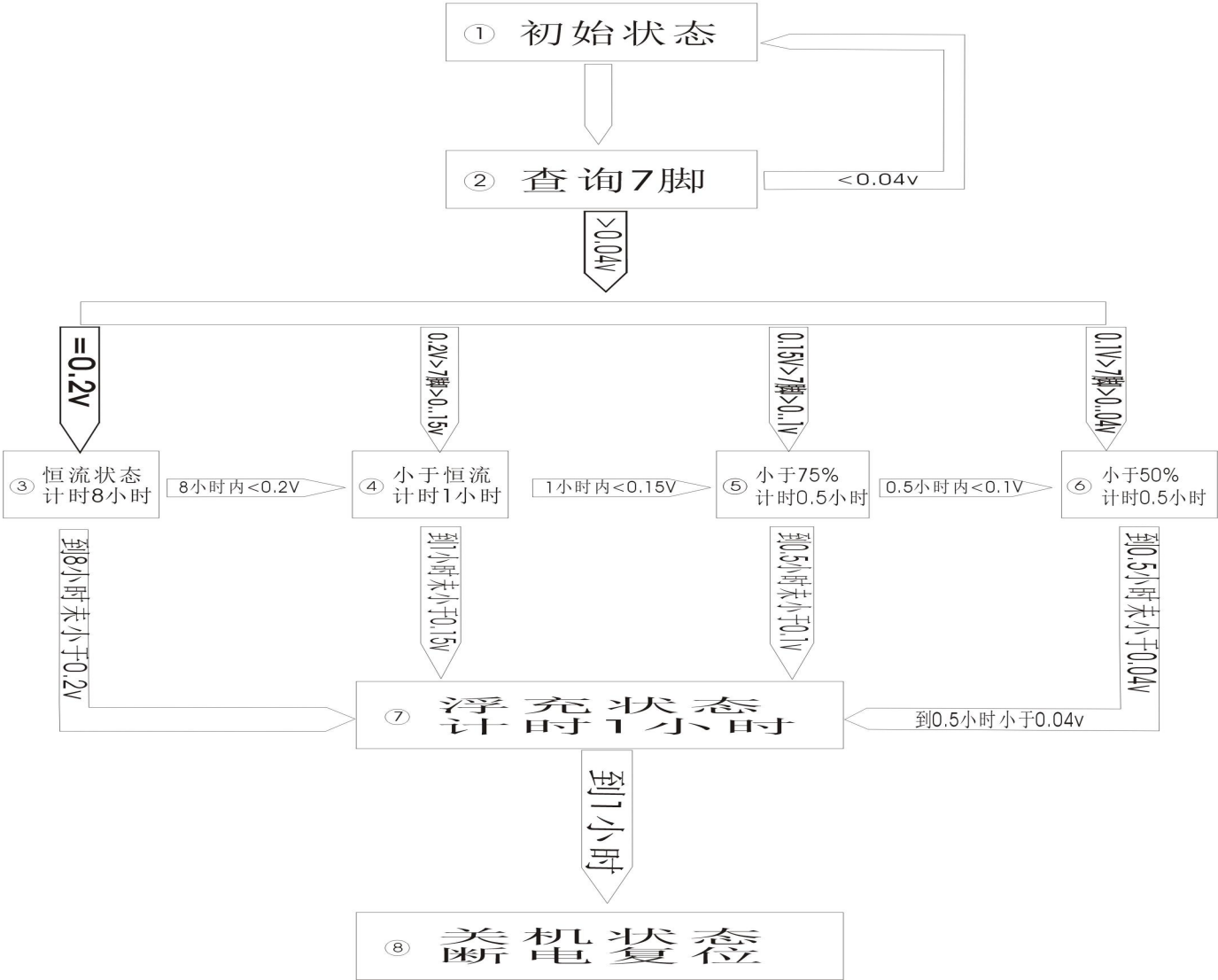


存货编号	存货全名	版本号:	供应商全名	供应商料号
	B16AD-8-1	V.02		
制作:	审核:	批准:	存档:	日期:
				2016.05..05

一、`程序流程说明：  
(一) 流程图。

B16AD定时芯片流程图



(二) 流程图说明。

1. 初始状态单片机输出：2 脚低，3 脚低，4 脚悬空，5 脚低，6 脚高。
2. 查询 7 脚小于 0.04V 转 1；大于 0.04V 进入充电状态。
3. 充电状态分为：恒流充电；大于恒流 75%小于恒流充电；大于恒流 50%小于 75%充电；小于恒流 50%。
4. 充电状态单片机输出：2 脚高，3 脚低，4 脚低，5 脚高，
5. 浮充状态单片机输出：7 脚大于 0.04V ； 5 脚高，7 脚小于 0.04V ； 5 脚低，2 脚悬空，3 脚低，4 脚低。
6. 整个过程中 7 脚大于 0.2V ， 6 脚输出 PMW 信号占空比减小 7 脚嵌位在 0.2V。
7. 整个过程中 7 脚大于 0.04V ， 5 脚高，7 脚小于 0.04V ； 5 脚低。
8. 关机状态单片机 3 脚输出高，设置断电复位。

## 二、短时模拟序说明:

恒流状态计时 8 分钟; 小于恒流状态计时 2 分钟; 小于 75%计时 1 分钟;小于 50%计时 30 秒。