

r0	a1	1° arg y salida	caller save	Instrucciones de 4 bytes Thumb => inst. De 16 bits
r1	a2	2° arg y salida		
r2	a3	3° arg		
r3	a4	4° arg		
r4	v1	variables	callee save	
r5	v2			
r6	v3			
r7	v4			
r8	v5			
r9	v6	Especial, cuidado		
r10	v7			
r11	v8			
r12		IP	Para saltos largos	
r13		SP		
r14		LR	Link Register, return address	
r15		PC	Program counter	

s0 a s15 argumentos y retorno de punto flotante  
s16 a s31

caller save

callee save

CPSR	(Current Program Status Register)		S0:S1	d0
Bits:	V	Overflow	s2:s3	d1
	C	Carry		...
	Z	Zero	s30:s31	d15
	N	Negative		

ADD r0, r1, r2	R0 =	r1	+	r2
MOV r0, r1	R0 =	r1		
ADD r7, r6, r5 LSR #10	R7=	r6	+	R5 << 10

		[rn]	(%rn)
bl destino	Branch and link	[rn,rm]	(%rn,%rm,1)
		[rn,#i]	i(%rn)