

Fachbereich Ingenieurwissenschaften Angewandte Pyhsik

Praktikumsbericht

Versuch 3

LV: Elektronik 1 Praktikum

Versuchsdurchführung: 11. Januar 2021

Studierende Cassel, Niclas (1110348) Wechler, Tim-Jonas (1137877)

Rüsselsheim am Main, 11. Januar 2021



Inhaltsverzeichnis

Al	obilo	lungsverzeichnis	II			
1	Versuchsvorbereitung					
	1.1	Ziele des Versuchs	1			
	1.2					
		1.2.1 Eingangskennlinie	1			
		1.2.2 Stromsteuerkennlinie	1			
		1.2.3 Ausgangskennlinienschar	1			
		1.2.4 differentieller Eingangswiderstand	2			
		1.2.5 differentieller Ausgangswiderstand	2			
	1.3	Versuchsaufbau	2			
2	Versuchsdurchführung					
	2.1	Aufnahme der Eingangskennlinie	3			
	2.2	Bestimmung des differentiellen Eingangswiderstands	4			
	2.3	Aufnahme der Stromsteuerkennlinie	5			
	2.4	Bestimmung der Stromverstärkung	5			
	2.5	Aufnahme der Ausgangskennlinienschar	7			
	2.6	Bestimmung des differentiellen Ausgangswiderstands	8			
3	Faz	zit	10			
4	Qıı	ellen	11			

Abbildungsverzeichnis

1.1	Schaltung zur Aufnahme der Kennlinien eines NPN-Transistor	2	
2.1	Schaltung zur Aufnahme der Eingangskennlinie	3	
2.2	Messwerte des Eingangssignals eines NPN-Transistors (Typ BC547B)		
2.3	Schaltung zur Aufnahme des Eingangswiderstandes		
2.4	Messwerte für $r_{BE} = f(I_B)$	4	
2.5			
2.6	Stromverstärkung als Funktion des Kollektorstroms doppellogarithmisch		
	dargestellt	5	
2.7	Graph aus dem Datenblatt des Transistors BC547B [B 2.7]	6	
2.8	Ausgangskennlinien der verschiedenen Basisstromstärken	7	
2.9	Graph aus dem Datenblatt von BC547B [B 2.9]	7	
2.10	Verlustleistungshyperbel	7	
2.11	Verhalten des Ausgangswiderstandes zum Basisstrom	9	

Versuchsvorbereitung | 1

Für eine zielorientierte Durchführung des Versuchs 3 in Elektronik 1 Praktikum haben wirdas Ziel definiert.

1.1 Ziele des Versuchs

Das Ziel in diesem Versuch ist es, die Aufnahme der Kennlinie eines NPN-Transistor vom Typ BC547 kennen zu lernen. Darüber hinaus soll man seine chrakteristischen Größen bestimmmen können.

1.2 Begriffserklärung

1.2.1 Eingangskennlinie

Die Eingangskennlinie stellt den Zusammenhang zwischen der Basis-Emitter-Spannung U_{BE} und dem Basisstrom I_B dar. Sie entspricht auch der Kennlinie einer Diode.

1.2.2 Stromsteuerkennlinie

Die Stromsteuerkennlinie beschriebt die Abhängigkeit des Kollektorstroms I_C vom Basisstrom I_B .

1.2.3 Ausgangskennlinienschar

Der Basisstrom regelt den Strom I_C im Hauptstromkreis zwischen Kollektor und Emitter. Außerdem spielt die Spannung zwischen diesen zwei kaum eine Rolle. Der Transistor verhält sich an der Ausgangsseite wie eine Stromquelle. So mit der der Kollektor-Emitterwiderstand abhängig von der Spannung.

1.2.4 differentieller Eingangswiderstand

Durch den nicht linearen Kurvenverlauf ist der Eingangsleitwert immer unterschiedlich und abhänging von der Ansteuerung. Die Steigung eines auf der Kurve liegender Arbeitspunkt kann durch seine Tangente ermittelt werden. Aus seinem Kehrwert errechnet sich dann der **differentieller Eingangswiderstand**. Der Wert des Widerstands ändersich wenn die Spannung U_{CE} nicht konstant ist. Im Standard fall bei Transistoren liegt dieser Bereich zwischen 100 Ω bis 50 $k\Omega$. [Quelle: https://www.elektroniktutor.de/bauteilkunde/transkl.html 08.01.2021]

1.2.5 differentieller Ausgangswiderstand

Wie bei dem differentiellen Eingangswiderstand steht der differentieller Ausgangswiderstand auch für den Anstieg an einem bestimmmen Punkt in der Kennlinie. Dieser Widerstand ändert sich wenn der Strom I_B nicht konstant ist auf einen bestimmten Arbeitspunkt bezogen.

1.3 Versuchsaufbau

Um den Versuch durchführen zu können wird eine Schaltung verwendet die man auch im Skript von Herrn Dörr aus Elektronik 1 finden ist (Seite 79).

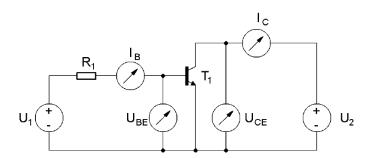


Abbildung 1.1: Schaltung zur Aufnahme der Kennlinien eines NPN-Transistor

Versuchsdurchführung

2.1 Aufnahme der Eingangskennlinie

Für die Aufnahme der Eingangskennlinie eines Transistors wird folgende Schaltung benötigt (siehe Abb. 2.1). Dabei wurde die Schaltung aus dem Versuchsaufbau etwas vereinfacht.

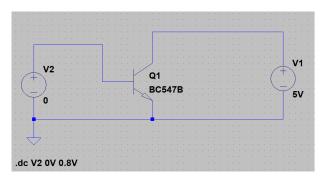


Abbildung 2.1: Schaltung zur Aufnahme der Eingangskennlinie

Für $V1(U_{CE})$ werden 5V verwendet und $V2(U_{BE})$ wird im Intervall zwischen 0V und 0,8V verwendet. Bei der Messung des Basisstrom I_B kamen folgende Werte heraus, welche in einem Graph dargestellt sind.

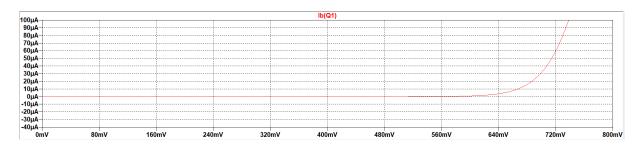


Abbildung 2.2: Messwerte des Eingangssignals eines NPN-Transistors (Typ BC547B)

Der Basisstrom eines NPN-Transistors liegt bei 0A bis bis er circa bei einer Spannung von 640 mV stark ansteigt.

2.2 Bestimmung des differentiellen Eingangswiderstands

Zur Bestimmung des differentiellen Eingangswiderstandes (r_{BE}) wird die Schaltung aus 2.1 leicht verändert. Die Spannungsquelle V2 wird durch eine Stromquelle I1 ersetzt. Die Spannungsquelle V1 bleibt bei 5V und I1 (I_B) wird im Intervall von 10nA bis $100\mu A$ eingesetzt.

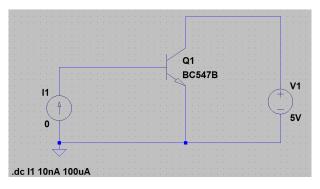


Abbildung 2.3: Schaltung zur Aufnahme des Eingangswiderstandes

Durch das Simulieren mit LT-Spice erhalten wir folgenden Graphen für den Eingangswiderstand. Die Werte sind doppellogarithmisch aufgetragen.

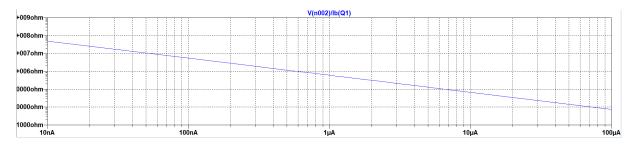


Abbildung 2.4: Messwerte für $r_{BE} = f(I_B)$

Im Graphen ist zu erkennen, das der Eingangswiderstand mit steigender Stromstärke sinkt.

2.3 Aufnahme der Stromsteuerkennlinie

Um die Stromsteuerkennlinie $I_C = f(I_B)$ zu ermitteln wird die selbe Schaltung verwendet (siehe Abb. 2.3). Die Spannungsquelle V1 wird wieder mit 5V versorgt. I_B wird dabei im Intervall von $1\mu A$ bis 1mA in der Simulation mit LT-Spice verändert.

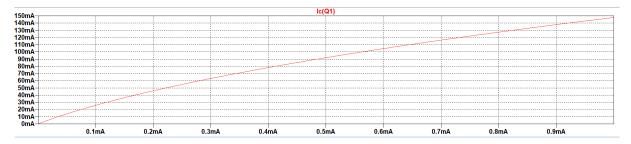


Abbildung 2.5: Messwerte für den Kollektorstrom I_C

Im Graphen ist zu erkennen, dass der Kollektorstrom mit dem Basisstrom zusammen ansteigt. Dies geschieht jedoch nicht linear, sondern hat eine leichte Kurvenform.

2.4 Bestimmung der Stromverstärkung

Die Daten für I_B und I_C müssen mit LT-Spice aus dem Graphen entnommen werden. Link!!!!!!!!!

Durch die Formel

$$\beta = \frac{I_C}{I_B} \tag{2.1}$$

kann nun die Stromverstärkung ausgerechnet werden. Durch das Logarithmieren von I_C und β kann die Stromverstärkung als Funktion des Kollektorstroms in einem Diagramm dargestellt werden.

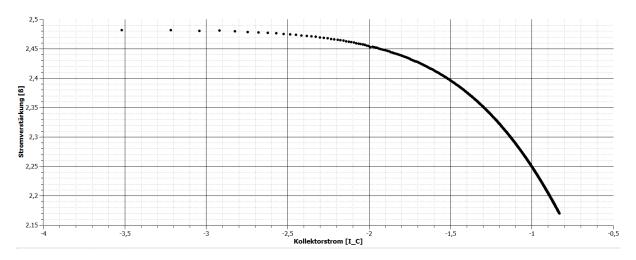


Abbildung 2.6: Stromverstärkung als Funktion des Kollektorstroms doppellogarithmisch dargestellt

Im oben stehenden Link sind die einzelnen Messwerte und Ergebnisse für die Stromverstärkung und die einzelnen logarithmischen Funktionen zu sehen.

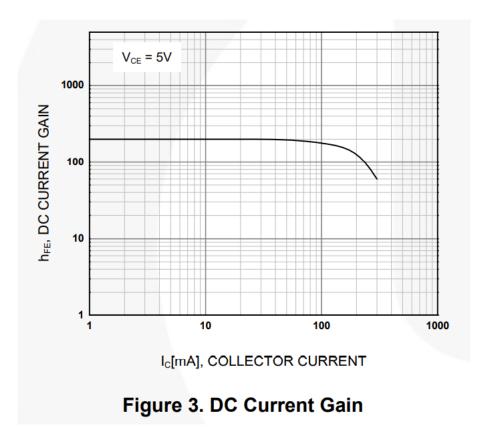


Abbildung 2.7: Graph aus dem Datenblatt des Transistors BC547B [B 2.7]

Beim vergleichen der beiden Graphen 2.6 und 2.7 ist zu erkennen das diese fast gleich verlaufen. Beide laufen anfangs recht linear und ab einem bestimmtenKollektorstrom sinkt die Stromverstärkung rapide ab. Im Graph 2.6 von beiden Achsen der Logarithmus genommen und dann aufgetragen, im Graph 2.7 wurde das ganze im Graphen logarithmisch aufgezeichnet. Das Ergebnis ist das selbe.

2.5 Aufnahme der Ausgangskennlinienschar

Bei der Aufnahme der Kennlinienschar wird der gleiche Aufbau wie 2.3 verwendet. Jedoch werden nun der Basisstrom II I_B und die Spannungsquelle V1 U_{CE} als veränderliche Größen verwendet. U_{CE} wird im Intervall von 0V bis 30V verändert und I_B im Intervall von 20 μA bis 100 μA . Bei I_B wird schrittweise um 20 μA erhöht.

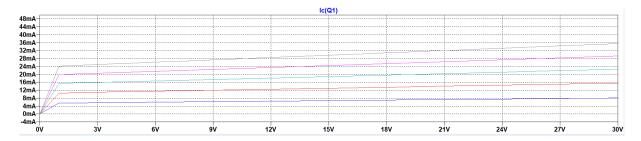


Abbildung 2.8: Ausgangskennlinien der verschiedenen Basisstromstärken

Aus dem Datenblatt des Transistors BC547B ist folgender Graph zu entnehmen.

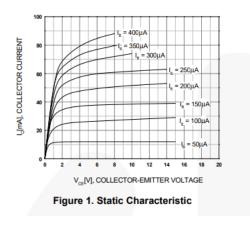


Abbildung 2.9: Graph aus dem Datenblatt von BC547B [B 2.9]

Der von LT-Spice ermittelte Graph sieht nur ansatzweise so aus wie der Graph aus dem Datenblatt. Der ermittelte Kollektorstrom (Y-Achse) entspricht nicht den Werten aus dem Datenblatt. Jedoch sind die Intervalle für den Basisstrom im Intervall von $50-100\mu A$ anders gewählt als in unserer Simulation. Deshalb kommen auch die anderen Werte für den Kollektorstrom zustande.

Im folgenden Graph ist noch die Verlustleistungshyperbel für die Schaltung aufgezeigt.

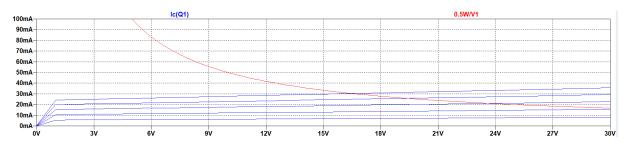


Abbildung 2.10: Verlustleistungshyperbel

2.6 Bestimmung des differentiellen Ausgangswiderstands

Um den differentiellen Ausgangswiderstand r_{CE} wird die Simulation mit V1 (U_{CE}) im Intervall von 4V bis 6V und I_B im Intervall von $50\mu A$ bis $350\mu A$ in $50\mu A$ durchgeführt. Für I_C kommen dabei folgende werte heraus. Link!!!!!!!!

Durch die Formel

$$r_{CE} = \frac{\Delta U_{CE}}{\Delta I_C} \tag{2.2}$$

lässt sich der Ausgangswiderstand berechnen.

Da der Strom immer von 4V auf 6V steigt ist $\Delta U_{CE}=2V$

Für die den Kollektorstrom ΔI_C ergeben sich durch das Subtrahieren des Kollektorstroms bei U=4V und U=6V folgende Werte.

$$\Delta I_C = I_{Cmax} - I_{Cmin} \tag{2.3}$$

Tabelle 2.1: Simulationsergebnisse ΔI_C

I_B	Wert in A
$50\mu A$	0.0004223
$100\mu A$	0.00078471
$150\mu A$	0.00110695
$200\mu A$	0.00139995
$250\mu A$	0.00167042
$300\mu A$	0.00192287
$350\mu A$	0.00216047

Durch das Einsetzen der berechneten Werte in die Formel (1.2) ergibt sich für r_{CE} :

Tabelle 2.2: Simulationsergebnisse ΔI_C

I_B	Wert von r_{CE} in Ω
$50\mu A$	4736
$100\mu A$	2549
$150\mu A$	1807
$200\mu A$	1429
$250\mu A$	1197
$300\mu A$	1040
$350\mu A$	926

Kapitel 2 Versuchsdurchführung

Im Folgenden ist der Ausgangswiderstand r_{CE} in Abhängigkeit von dem Basisstrom ${\cal I}_B$ aufgetragen.

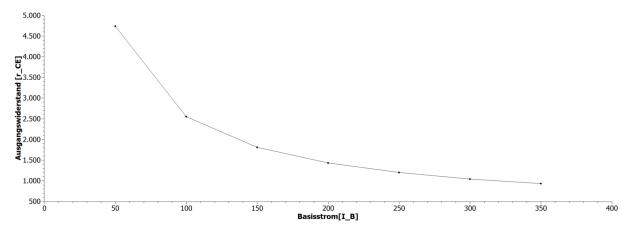


Abbildung 2.11: Verhalten des Ausgangswiderstandes zum Basisstrom

Fazit

4

Quellen

Bilder

 $[\mathbf{B}\ \mathbf{2.7}]\ \mathbf{und}\ [\mathbf{B}\ \mathbf{2.9}]\ \mathrm{https://www.onsemi.com/pub/Collateral/BC550-D.pdf}\ (18:03/10.01.2021)$