

組合語言與微處理機實習 實驗報告

LAB 2

使用內建硬體(內建 IP)與 撰寫 verilog 控制 LED

106/10/6

學生一：范真瑋

學生二：陳奕元

學生三：林建業

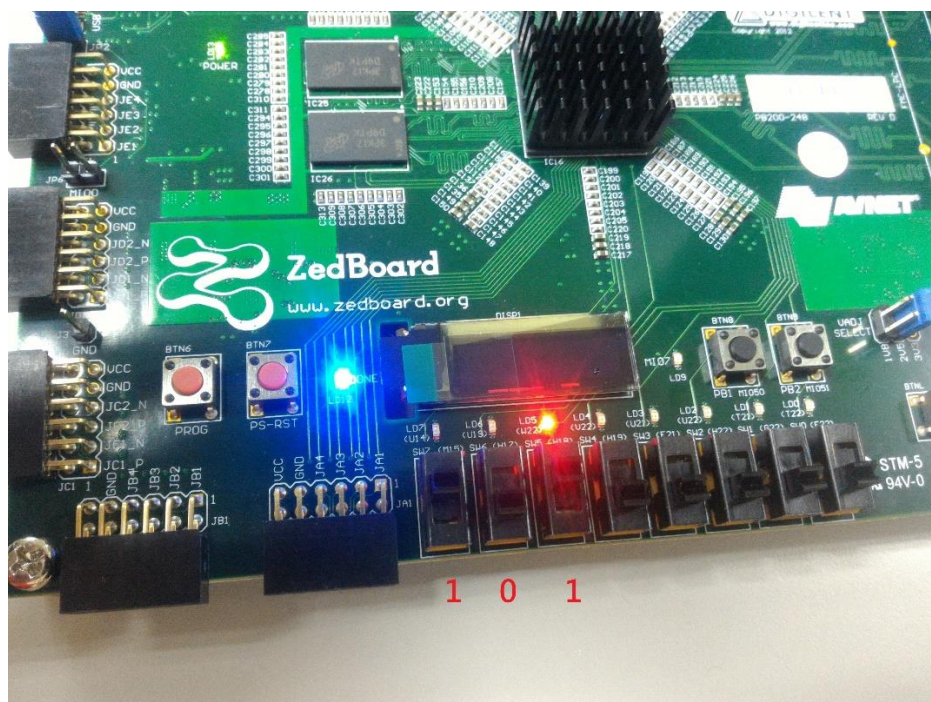
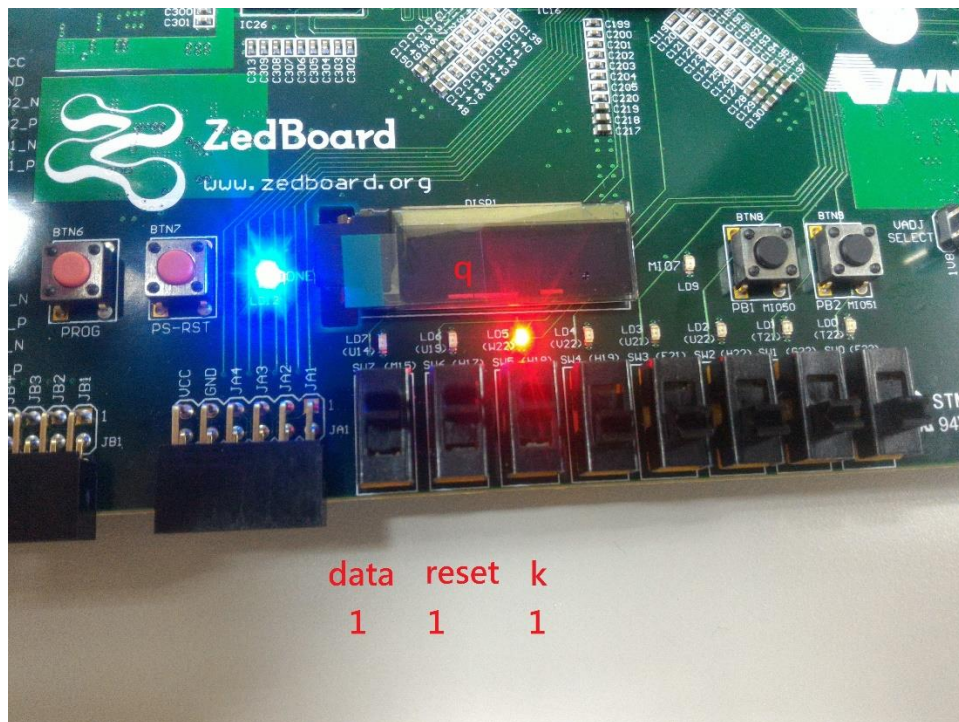
練習題

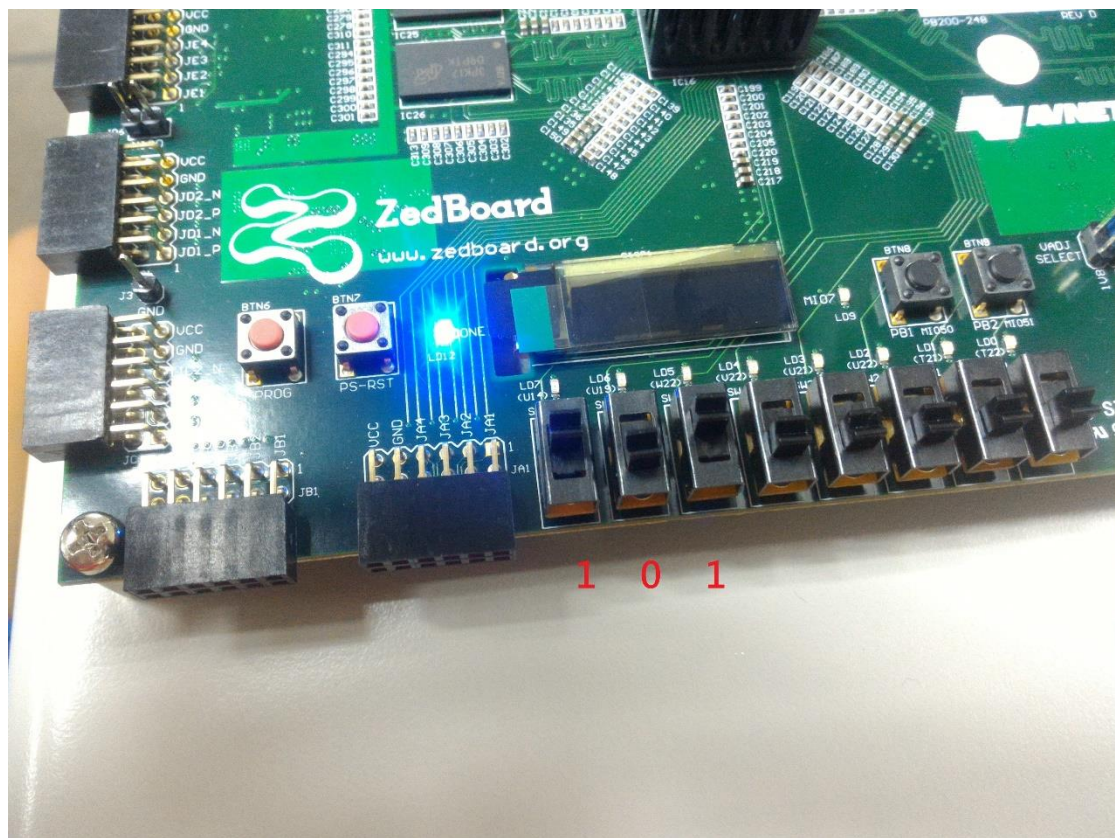
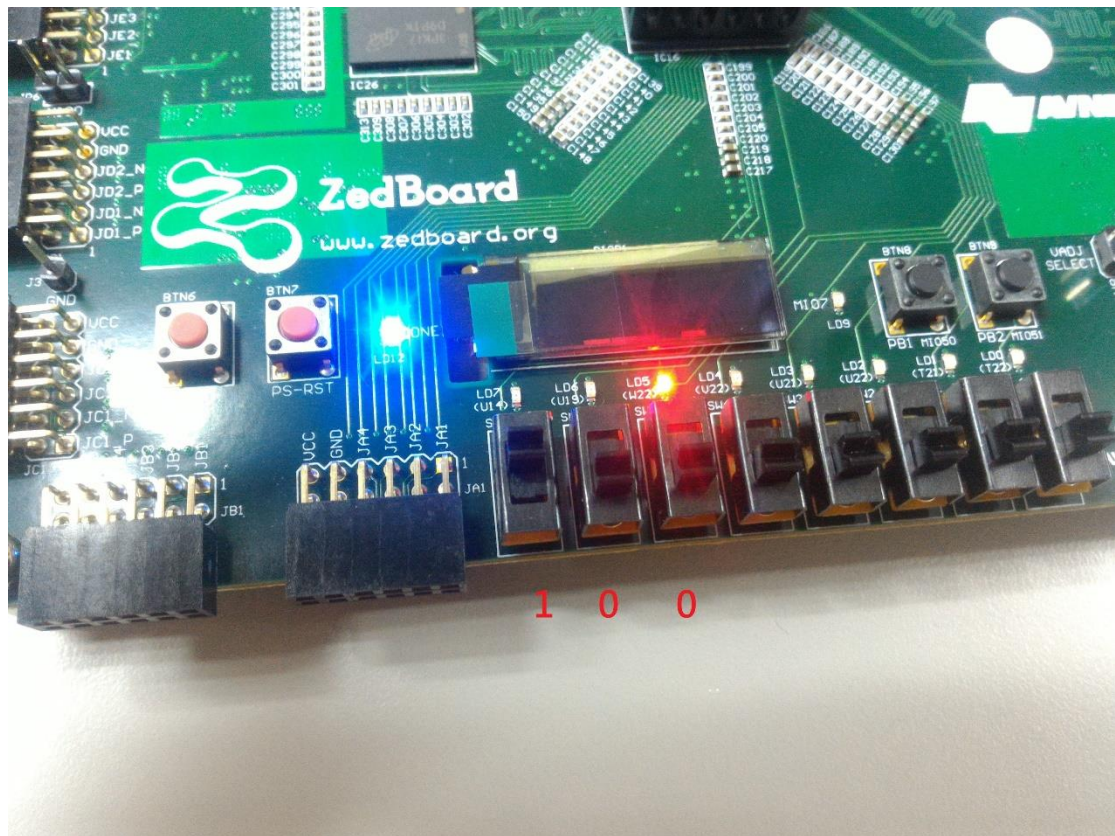
1. 目的

自由發揮做出創意的 LED 燈。

本組實作 D flip-flop。

2. 實驗結果





3. 遇到的問題與解決方法

(1)電腦無法偵測到 ZeadBoard

解決方法：除了接上插座、電腦，還需開啟板子的電源才能依照步驟安裝驅動

(2)xdc 使用中文註解會 warning

解決方法：刪除中文註解

(3)參考去年數位系統課程的程式碼想要實作 D flip-flop，structural 的寫法可以跑出波形圖，但助教說明不適合寫到板子上

解決方法：把 structural 改成 behavior 寫法