工作汇报

唐双柱

本周工作（9.14-9.18）：

1. 阅读《Verilog数字系统设计教程》一书，深入学习和掌握Verilog的基本语法
2. 测试1T1R的I-V特性，并记录有关数据
3. 阅读了关于忆阻器的相关文献，了解了一些忆阻器基本特性

下周工作：

1.继续测试1T1R的I-V特性，并记录有关数据，画出图形

2.阅读有关RRAM存算一体的文献。