

文本检测报告

报告编号: dc91286da736fa4a 检测时间: 2014-05-30 10:02:21.0

检测文献: 嵌入式系统设计_检测_2

作者: 何伟强

检测范围:

中文期刊论文库 硕博学位论文库 互联网数据资源

自建特色论文库 高校特色论文库

时间范围: 1900-01-01至2014-05-30

总字数: **【26969】**

总相似比: **【16.32%】**

自写率: 83.68% 复写率: 14.14% 引用率: 2.18%

相似片断: **【80】**

自建库片断: 0 期刊论文片断: 20 硕博论文片断: 12 互联网数据片断: 48

指标说明:

1. 总字数: 送检论文的总字符数, 包括中文、阿拉伯数字、外文字符、标点符号等, 制表符和图表不计入统计
2. 总相似比: 送检论文与比对文献相似的部分 (包括参考引用) 占整个送检论文的比重, 总相似比=复写率+引用率
3. 自写率: 送检论文中剔除雷同片段和引用片段后占整个送检论文的比重
4. 复写率: 送检论文中与检测范围所有文献相似的部分 (不包括参考引用部分) 占整个送检论文的比重
5. 引用率: 送检论文中被系统识别为引用的部分占整个送检论文的比重

序号	相似文献	片段数 (%)	是否引证
1	赵奎 张帆 - 《企业技术开发》- 2005	3 (0.49%)	是
2	嵌入式操作系统在定量加液控制仪的研制与应用 祁伟[1] 吴涓[2] - 《有色设备》- 2006	1 (0.29%)	否
3	嵌入式操作系统 $\mu C / OS-II$ 在ADuC7020处理器上的移植 王雨 李文婷 赵小光 - 《华北科技学院学报》- 2008	1 (0.24%)	否
4	中断向量表在ARM异常中断中的应用 刘维梁 任长明 - 《微处理机》- 2008	1 (0.23%)	否
5	浅析ARM微处理器嵌入式系统的应用 黄卫平 - 《时代经贸: 下旬》- 2008	1 (0.22%)	否
6	嵌入式RTOS中任务调度问题研究 冀常鹏 刘建辉 包剑 - 《辽宁工程技术大学学报: 自然科学版》- 2004	1 (0.2%)	否
7	基于ARM7TDMI内核的S3C4480异常处理分析 季振华 - 《微计算机信息》- 2006	1 (0.2%)	否
8	基于MTD系统实现Nand Flash的设备驱动 吴振英[1] 俞鑫东[2] - 《苏州大学学报: 工科版》- 2012	1 (0.19%)	否
9	嵌入式操作系统Linux的应用移植 王勇 杨勇 - 《测控技术》- 2006	1 (0.18%)	否

10	ARM7处理器课程中“异常返回”的教学内容设计 张锟 - 《电子世界》- 2012	1 (0.18%)	否
11	ARM小记 杜洋 - 《无线电》- 2010	1 (0.18%)	否
12	小卫星星载操作系统内核的设计 王永恒 廖明宏 - 《计算机工程》- 2002	1 (0.18%)	否
13	一种嵌入式多机系统的设计和实现 万静 何云斌 王培东 - 《齐齐哈尔大学学报: 自然科学版》- 2004	1 (0.18%)	否
14	μ Clinux在Blackfin561处理器上的应用 魏坤 武富春 - 《电脑开发与应用》- 2008	1 (0.17%)	否
15	ARM7嵌入式系统的中断设计与中断处理优化 刘岚 张凯 - 《武汉理工大学学报》- 2004	1 (0.12%)	否
16	RHEL5下利用MPICH2配置并行运算集群 李剑 罗元成 - 《光盘技术》- 2009	1 (0.1%)	否
17	改革《操作系统》课程设置强化学生的基础知识 蒲晓蓉 陆庆 耿技 - 《电子科技大学学报: 社会科学版》- 2002	1 (0.07%)	否
18	ARM嵌入式系统综述 张治国 - 《科技资讯》- 2007	1 (0.06%)	否
19	基于ANDROID平台的11N无线网络终端的研究与实现 唐伟 - 【苏州大学博硕论文】- 2010	2 (0.5%)	否
20	基于ARM11的井下多媒体数据处理终端 罗文静 - 【西安科技大学; 西安科技大学博硕论文】- 2010	2 (0.49%)	否
21	基于dsp的嵌入式实时操作系统研究 康玉东 - 【西北工业大学博硕论文】- 2004	1 (0.34%)	是
22	ASIXOS嵌入式实时操作系统关键技术研究及实现 陈俊 - 【东南大学博硕论文】- 2006	1 (0.26%)	否
23	基于嵌入式arm的bootloader研究与实现 丁岩军 - 【华北电力大学(北京)博硕论文】- 2007	1 (0.19%)	否
24	基于arm9的嵌入式图像采集系统的设计 徐巍 - 【南京理工大学博硕论文】- 2009	1 (0.18%)	否
25	嵌入式操作系统uclinux裁剪技术研究 周彩贞 - 【武汉理工大学博硕论文】- 2007	1 (0.18%)	否
26	μ c/os-II中解决优先级反转问题的设计模式及实现方法研究 郭洋 - 【沈阳工业大学博硕论文】- 2006	1 (0.18%)	是
27	嵌入式操作系统的设计与实现 马少丹 - 【南开大学博硕论文】- 2002	1 (0.17%)	否
28	嵌入式操作系统ASOS的研究 朱立新 - 【中国科学院自动化研究所博硕论文】- 2004	1 (0.09%)	否
29	第7章 内存的动态分配_百度文库 互联网数据 - 2010-12-14	1 (0.34%)	否
30	ARM版本 - yangquanwa的日志 - 网易博客 互联网数据 - 2012-10-07	1 (0.33%)	否

31	ARM架构处理器及ARM处理器七种工作模式--嵌入式系统开发基础, 入门... 互联网数据 - 2011-04-01	1 (0.31%)	否
32	嵌入式操作系统 - 豆丁网 互联网数据 - 2009-05-12	1 (0.31%)	否
33	S3C6410 开发板 (APDK6410) 硬件使用手册 互联网数据 - 2013-04-17	1 (0.3%)	否
34	14. 物联网应用技术实训系统实训教程(智能家居). doc-文档投稿赚钱网 互联网数据 - 2013-07-15	1 (0.3%)	否
35	星上嵌入式实时ACOS任务管理研究--《中国人民解放军国防科学技术... 互联网数据 - 2013-09-12	1 (0.3%)	否
36	飞凌OK6410-A开发板硬件手册V2.1 - 豆丁网 互联网数据 - 2014-01-23	1 (0.3%)	否
37	操作系统课程设计报告-基于时间片的高优先级调度模拟实现. doc-... 互联网数据 - 2013-05-17	1 (0.29%)	是
38	基于WinCE6_0的物联网系统架构设计与实现_百度文库 互联网数据 - 2011-08-18	1 (0.29%)	否
39	ARM中的异常和中断 来自 chenzhufly的博客-与非网博客 互联网数据 - 2009-03-07	1 (0.25%)	否
40	7.3 ARM异常的优先级 - 51CTO.COM 互联网数据 - 2012-10-10	1 (0.24%)	否
41	S3C6410开发板 - 成都明程科技有限公司, 嵌入式行业解决方案提供... 互联网数据 - 2010-07-29	1 (0.24%)	否
42	ARM的异常处理 - liangkaiming的专栏 - 博客频道 - CSDN.NET 互联网数据 - 2010-10-21	1 (0.23%)	否
43	嵌入式操作系统任务切换方法对比分析_存储_方案_中国智能化网 互联网数据 - 2011-07-29	1 (0.23%)	否
44	嵌入式3D-嵌入式3D开发环境的建立- 建立宿主主机开发环境 互联网数据 - 2007-05-17	1 (0.22%)	否
45	S3C6410芯片揭密之一 S3C6410体系结构-yjvijfhvk-ChinaUnix博客 互联网数据 - 2011-09-22	1 (0.21%)	否
46	基于ARM μ Clinux的灌溉控制系统的构建 - 豆丁网 互联网数据 - 2013-03-11	1 (0.2%)	是
47	计算机操作系统教学设计方案(0809) 互联网数据 - 2010-04-02	1 (0.19%)	否
48	嵌入式实时操作系统性能测试方法 - 期刊论文 - 道客巴巴 互联网数据 - 2014-01-25	1 (0.19%)	是
49	uc-os内核数据结构 - 豆丁网 互联网数据 - 2013-05-14	1 (0.19%)	否

50	UC_OS-II中优先级抢占的时间片调度算法的实现_百度文库 互联网数据 - 2011-10-18	1 (0.19%)	否
51	ARM两种工作状态&7种工作模式&37个寄存器_杜金树的空间_百度空间 互联网数据 - 2013-12-26	1 (0.19%)	否
52	第3章ARM寻址方式与指令系统doc - 其它资料 - 道客巴巴 互联网数据 - 2014-03-31	1 (0.19%)	否
53	ARM处理器异常中断处理_mscyh11_百度空间 互联网数据 - 2010-07-19	1 (0.19%)	否
54	UP-CUP2440实验指导书(LINUX)V2.0 20110818 - 豆丁网 互联网数据 - 2011-08-18	1 (0.19%)	否
55	嵌入式2 - 技术总结 - 道客巴巴 互联网数据 - 2014-3-17	1 (0.18%)	否
56	基于ARM的GPS定位系统的研究与实现_百度文库 互联网数据 - 2014-02-28	1 (0.18%)	否
57	OS空闲为什么一定要运行空闲任务?个人认为空闲运行主函数更好。 (... 互联网数据 - 2010-02-25	1 (0.18%)	否
58	6410开发板-飞凌嵌入式技术有限公司 互联网数据 - 2014-1-13	1 (0.18%)	是
59	s3c6410芯片揭秘之一s3c6410体系结构s3c6410是一个16/32位risc微 处 互联网数据 - 2011-09-22	1 (0.18%)	否
60	基于ARM内核的ARM与Thumb混合代码的生成_中华文本库 互联网数据 - 2004-04-01	1 (0.18%)	否
61	嵌入式报告(大头聪) - 电子设计 - 道客巴巴 互联网数据 - 2012-05-11	1 (0.18%)	否
62	μC/OS-II的内存管理 - 嵌入式软件 - 21ic中国电子网 互联网数据 - 2014-03-14	1 (0.18%)	否
63	ARM处理器模式和寄存器介绍 PDF - 技术总结 - 道客巴巴 互联网数据 - 2012-11-24	1 (0.18%)	否
64	ARM处理器寄存器_Linux编程_Linux公社-Linux系统门户网站 互联网数据 - 2011-09-02	1 (0.18%)	否
65	嵌入式系统原理-第3章 嵌入式处理器v3 - 豆丁网 互联网数据 - 2013-07-05	1 (0.18%)	否
66	ARM的2种状态和7种工作模式 - l_c_2005的日志 - 网易博客 互联网数据 - 2010-12-23	1 (0.18%)	否
67	ARM 的异常处理 - 陈さん様 - 博客园 互联网数据 - 2012-12-21	1 (0.18%)	否
68	Small RTOS函数参考手册 - X.Fountain的日志 - 网易博客 互联网数据 - 2011-03-20	1 (0.18%)	否

69	UCOS-II移植ARM的读书笔记(12.17) - 永远的BATIGOAL - 博客频道 - ... 互联网数据 - 2006-12-17	1 (0.18%)	否
70	μC/OS2 II 中优先级调度算法的改进及实现-嵌入式-电子工程世界网 互联网数据 - 2012-04-06	1 (0.18%)	否
71	嵌入式Linux内核研究 - 豆丁网 互联网数据 - 2012-12-21	1 (0.17%)	否
72	ARM架构与体系学习(三)——ARM处理器状态 - Sugar的专栏 - 博客 ... 互联网数据 - 2012-04-24	1 (0.17%)	否
73	uCOS study note_song_新浪博客 互联网数据 - 2012-03-31	1 (0.17%)	否
74	基于I2C的嵌入式触摸屏驱动设计_百度文库 互联网数据 - 2011-11-25	1 (0.17%)	否
75	[DOCIN] 嵌入式实时操作系统内核AC0010S的设计与实现 - 豆丁网 互联网数据 - 2012-08-18	1 (0.16%)	否
76	第四章 - 存储管理 - 豆丁网 互联网数据 - 2012-06-13	1 (0.13%)	是

指标说明:

1. 相似文献: 所检测到的相似片段的出处来源文献。
2. 片段数 (%): 送检论文中来源于本相似文献的相似片段数及相似片段占全部文献字数的百分比。
3. 引证: 送检测片断被系统识别的文献出处在论文参考文献中有列举。

送检论文片段-1 (相似度: 75%)	相似内容来源
在学习和设计操作系统的过程中, 能加深我们对操作系统基本原理的理解, 对计算机系统的工作过程也会更加清晰	《计算机操作系统教学设计方案(0809)》 - 互联网数据 - 2010-04-02 通过学习使学员掌握计算机操作系统的设计基本原理及组成; 计算机操作系统的基本概念... 联想日常生活中熟悉的管理示例反复体会操作系统的管理方法, 以加深对问题的理解。...
送检论文片段-2 (相似度: 73.08%)	相似内容来源
嵌入式系统是从20世纪70年代微处理器出现后发展起来的, 当时的系统结构和功能相对单一, 主要用于工业控制[1]	《基于ARM μClinux的灌溉控制系统的构建 - 豆丁网》 - 互联网数据 - 2013-03-11 网络技术高速发展的后PC时代, 嵌入式系统已经广泛地... 然而直到20世纪70年代, 微处理器的问世, 才出现真正... 这一阶段嵌入式系统的主要特点是: 系统结构和功能相对...
送检论文片段-3 (相似度: 73.33%)	相似内容来源

嵌入式操作系统 (Embedded Operating System, EOS) 是嵌入式系统的核心部分, 与通用计算机操作系统相比, 具有专用性、可裁剪、易移植、高可靠等特点	《嵌入式操作系统 - 豆丁网》 - 互联网数据 - 2009-05-12 式系统是计算机系统的一种, 因而嵌入式系统也可以分为软硬件两部分, 和桌面计算机系统一样, 嵌入式操作系统 (Embedded Operating System, EOS) 是嵌入式软件系统的核心部分...
送检论文片段-4 (相似度: 63.04%)	相似内容来源
不同的嵌入式操作系统包含不同的基本功能组件, 但都具备一个基本的内核, 这个内核主要的功能就是提供多	《嵌入式操作系统uclinux裁剪技术研究》周彩贞 - 【武汉理工大学博硕论文】 - 2007 设备驱动程序为主。2. 2 嵌入式操作系统2. 2. 1 嵌入式操作系统应具备的功能对于一个嵌入式系统来说, 并不是所有通用操作系统内核的功能都
送检论文片段-5 (相似度: 63.64%)	相似内容来源
-II 的内核就相对简单, 而嵌入式Linux就和桌面版的Linux差不多了, 因此功能也相对更强大	《嵌入式Linux内核研究 - 豆丁网》 - 互联网数据 - 2012-12-21 一个操作系统内核的主要功能就是管理硬件资源和对... 嵌入式Linux是指应用于嵌入式系统的Linux, 与通用系统... 从桌面Linux到嵌入式Linux只需要很简单的过程, 像火狐...
送检论文片段-6 (相似度: 69.57%)	相似内容来源
嵌入式系统的核心硬件就是嵌入式处理器, 嵌入式处理器的体系结构如果按不同的内核系列可以分为51、A	《嵌入式系统原理-第3章 嵌入式处理器v3 - 豆丁网》 - 互联网数据 - 2013-07-05 掌握嵌入式系统硬件结构; 了解嵌入式处理器技术指标... 嵌入式处理器是嵌入式系统硬件的核心, 运行嵌入式系统... 基本上是相同的, 嵌入式处理器的内核和普通处理器的...
送检论文片段-7 (相似度: 78.26%)	相似内容来源
ARM既是一间公司的名字, 也是一系列处理器的名称。ARM的全称是Advanced RISC Ma	《ARM小记》杜洋 - 《无线电》 - 2010 RISC Machines, 简称ARM。有趣的是这家公司的名字也是Advanced RISC MachinesLtd., 简称ARM
送检论文片段-8 (相似度: 81.4%)	相似内容来源
ARM处理器的主要特点是功耗低、省电、性能强大、成本低, 拥有16位Thumb、32位ARM和Th	《基于ARM内核的ARM与Thumb混合代码的生成_中华文库》 - 互联网数据 - 2004-04-01 ARM处理器的3大关键优点(小体积、低功耗、成本低、高性能; 16位/32位双指令集... 1.2 ARM指令和Thumb指令的区别 Thumb指令集大多数是常用的32位ARM指令的子集...
送检论文片段-9 (相似度: 72.09%)	相似内容来源
的内核采用不同的体系结构, 像经典处理器的ARM7采用的是ARMV4T的结构, Cortex-A采用的是ARMV7-A的结构, 具体可到ARM公司的官网查看ARM内核采用的体系结构版本	《ARM版本 - yangquanwa的日志 - 网易博客》 - 互联网数据 - 2012-10-07 ARM微处理器核心以及体系结构的发展历史 1. ARM7处理器ARM7处理器采用了ARMV4T(冯·诺依曼)体系结构, 这种体系结构将程序指令...
送检论文片段-10 (相似度: 73.75%)	相似内容来源

ARM处理器一般拥有2种工作模式和7种工作模式，因为ARM处理器拥有16/32位指令集，因此ARM处理器可以在ARM和Thumb及Thumb-2这两种工作状态间切换	《ARM架构处理器及ARM处理器七种工作模式—嵌入式系统开发基础, 入门...》 - 互联网数据 - 2011-04-01 ARM架构处理器及ARM处理器7种工作模式ARM处理器状态、指令集ARM微处理器的工作状态一般有两种, 并可在两种状态之间切换: 第一种为ARM状态, 此时处理器执行32位的字...
送检论文片段-11 (相似度: 71.74%)	相似内容来源
ARM状态就是ARM处理器完全工作在32位指令下的状态, 在此状态下的指令长度均为32位。Thumb	《ARM的2种状态和7种工作模式 - 1_c_2005的日志 - 网易博客》 - 互联网数据 - 2010-12-23 一、ARM处理器的两种工作状态: 1、ARM状态:32位, ARM状态执行字对齐的32位ARM指令。 2、Thumb状态, 16位, 执行半字对齐的16位 3、用Bx Rn指令来进行两种状态的...
送检论文片段-12 (相似度: 71.11%)	相似内容来源
ARM处理器复位后只处于ARM状态, 可通过相应的指令集在ARM状态和Thumb状态下进行切换	《ARM架构与体系学习(三)——ARM处理器状态 - Sugar的专栏 - 博客...》 - 互联网数据 - 2012-04-24 其中处理器在系统上电时默认为ARM状态。无论处理器处于何种状态, ARM指令集与Thumb指令集不同同时混合使用。BX指令可以实现将ARM内核的操作状态在ARM和Thumb之间...
送检论文片段-13 (相似度: 81.36%)	相似内容来源
ARM有7种工作模式, 分别是用户模式、快速中断模式、外部中断模式、管理模式、中止模式、未定义指令模式和系统模式	《嵌入式操作系统μC / OS-II在ADuC7020处理器上的移植》王雨 李文婷 赵小光 - 《华北科技学院学报》 - 2008 处理器上的移植结构: ARM体系结构支持7种处理器模式: 用户模式、快中断模式、中断模式、管理模式、中止模式、未定义模式和系统模式。如表1所示: 表1 ARM体系结构支持7种
送检论文片段-14 (相似度: 78.26%)	相似内容来源
当工作模式为用户模式时, 处理器将不能改变当前的工作模式, 除非发生异常, 其它的工作模式能进行互相切换	《第3章ARM寻址方式与指令系统doc - 其它资料 - 道客巴巴》 - 互联网数据 - 2014-03-31 处理器的各种工作模式由当前程序状态寄存器CPSR的低4位M4:0决定, 对应关系如表3... 当处理器处于用户模式时, 不能改变工作模式, 除非发生异常。3.1.2 处理器工作...
送检论文片段-15 (相似度: 75%)	相似内容来源
图2-1 ARM处理器的工作模式	《ARM嵌入式系统综述》张治国 - 《科技资讯》 - 2007 指令集。4.2 ARM处理器工作模式ARM
送检论文片段-16 (相似度: 80.36%)	相似内容来源
ARM处理器有31个通用寄存器, 6个状态寄存器, 总共是37个32位的寄存器, ARM状态下不同工作模式的寄存器如下图所示	《浅析ARM微处理器嵌入式系统的应用》黄卫平 - 《时代经贸: 下旬》 - 2008 情况。2.7 ARM状态下的寄存器组织ARM微处理器共有37个32位寄存器, 其中31个为通用寄存器, 6个为状态寄存器。但是(下转第234页) • 230
送检论文片段-17 (相似度: 76.09%)	相似内容来源

从图2-2可看出，ARM处理器在不同的工作模式下所使用的寄存器是不同的。通用寄存器R0-R7在所	《ARM处理器寄存器_Linux编程_Linux公社-Linux系统门户网站》 - 互联网数据 - 2011-09-02 其中R0~R7在所有模式下都可以使用的共有寄存器, R8~R12是快速中断模式下私有... ARM处理器工作模式 ARM处理器模式切换(含MRS, MSR指令) 相关资讯 arm ...
送检论文片段-18 (相似度: 80.43%)	相似内容来源
有模式下是共用的，快速中断模式下有自己专用的寄存器R8-R12，系统模式和用户模式下使用相同的堆	《ARM处理器模式和寄存器介绍 PDF - 技术总结 - 道客巴巴》 - 互联网数据 - 2012-11-24 在所有的寄存器中有些是各种模式下共用的同一个物理寄存器有些是各种模式自己... 例如当使用快速中断模式下的寄存器时寄存器R8和寄存器R9分别记做R8_fiq和 R9...
送检论文片段-19 (相似度: 97.83%)	相似内容来源
状态 寄存器有1个当前 程序 状态 寄存器 CPSR，5个 备份 程序 状态 寄存器 SPSR，	《嵌入式2 - 技术总结 - 道客巴巴》 - 互联网数据 - 2014-3-17 位长的寄存器130个通用寄存器26个状态寄存器1个CPSR当前程序状态寄存器5个SPSR... PCCPSR当前程序状态寄存器 SPSR备份程序状态寄存器 N负数Z零C进位V溢出IIRQ使能 F...
送检论文片段-20 (相似度: 85.42%)	相似内容来源
分别用于5种工作模式，用户模式和系统模式没有备份程序状态寄存器，程 序状 态寄 存器的格式如下图所示	《ARM两种工作状态&7种工作模式&37个寄存器_杜金树的空间_百度空间》 - 互联网数据 - 2013-12-26 CPSR(当前程序状态寄存器)的低5位用于定义当前操作模式, 如图示: 1、用户模式... 用户、系统模式没有“保存的程序状态寄存器(SPSR)”，而其他5种模式分别有一个...
送检论文片段-21 (相似度: 83.61%)	相似内容来源
F位为快速中断控制位，F为1时禁止FIQ中断，为0时允许快速中断。I位为中断控制位，I为1时允许外部IRQ中断，为0时禁止IRQ中断	《ARM中的异常和中断 来自 chenzhufly的博客-与非网博客》 - 互联网数据 - 2009-03-07 则屏蔽IRQ中断, 当I=0时, 则允许中断。处理器复位后置I为1, 关闭中断。... 7、快速中断(FIQ)请求异常;FIQ快速中断是可屏蔽的。在状态寄存器中的F位就...
送检论文片段-22 (相似度: 70.59%)	相似内容来源
2.1.4 ARM处理器的异常处理	《》王泽民 芦东昕 谢鑫 徐立峰 - 《计算机工程》 - 2005 ARM 处理器的异常处理介绍ARM 系列处理器
送检论文片段-23 (相似度: 67.44%)	相似内容来源
ARM处理器拥有7种不同类型的异常，分别是复位、未定义指令、软件 中断、指令 预取 中止、数据	《ARM7处理器课程中“异常返回”的教学内容设计》张锟 - 《电子世界》 - 2012 软件中断、未定义指令、中断(普通中断和快速中断)、中止(预取中止和数据中止)等。不同类型异常的进入与返回既有相似性，又明显不同
送检论文片段-24 (相似度: 65%)	相似内容来源

7种异常可分为6级，其中复位优先级最高，未定义指令和软件中断最低，而且这两个异常是互斥的，不可能同时发生，所以它们的优先级是相同的	《7.3 ARM异常的优先级 - 51CTO.COM》 - 互联网数据 - 2012-10-10 6 软中断异常 最低 7 未定义指令异常 异常可以同时发生，此时处理器按表7-2中设置的优先级顺序处理异常。例如，处理器上电时发生复位异常，复位异常的优先级最高，...
送检论文片段-25（相似度：73.68%）	相似内容来源
当ARM处理器发生异常后，如果是复位异常，会立即中止当前运行的指令，如果是其它的异常，处理器会执行完当前指令后，再去处理异常	《ARM的异常处理 - liangkaiming的专栏 - 博客频道 - CSDN.NET》 - 互联网数据 - 2010-10-21 (5)、数据访问终止(DATAABORT) 如果数据访问指令的目标地址不存在，或者该地址... 除了复位异常外，当异常发生时，ARM处理器尽可能完成当前指令(除了复位异常)后，...
送检论文片段-26（相似度：58.62%）	相似内容来源
设置当前状态寄存器为相应的异常工作模式，而且禁止IRQ外部中断，如果进入的是复位模式或快速中断模式，还要禁止FIQ快速中断	《中断向量表在ARM异常中断中的应用》刘维梁 任长明 - 《微处理机》 - 2008 到SPSR一寄存器2) 设置适当的cPSR位：改变处理器状态进入ARM状态改变处理器模式进入相应的异常模式设置中断禁止位禁止相应中断 / / 保存异常中断返回地址
送检论文片段-27（相似度：84.62%）	相似内容来源
把异常指令的下一条地址保存到异常模式下的寄存器R14中，当异常处理完后，程序才能返回原来的指令处继续向下执行	《基于ARM7TDMI内核的S3C4480异常处理分析》季振华 - 《微计算机信息》 - 2006 异常指令的下一条指令的地址保存到新的异常工作模式的R14 即R14_mode中，使异常处理程序执行完后能正确返回原程序。给程序计数器强制赋值
送检论文片段-28（相似度：63.33%）	相似内容来源
清除CPSR中的中断屏蔽位，打开IRQ外部中断和FIQ快速中断	《ARM7嵌入式系统的中断设计与中断处理优化》刘岚 张凯 - 《武汉理工大学学报》 - 2004 中断IRQ和快速中断FIQ，FIQ的优先级要高于IRQ。 \$3C4510一共有21个
送检论文片段-29（相似度：66.67%）	相似内容来源
本论文所写的嵌入式操作系统是在飞凌公司的OK6410开发板下所完成的，OK6410开发板是基于三星公司的ARM11处理器S3C6410	《基于ANDROID平台的11N无线网络终端的研究与实现》唐伟 - 【苏州大学博硕论文】 - 2010 了飞凌的ok6410 开发板。ok6410 开发板基于三星公司最新的ARM11 处理器S3C6410，拥有强大的内部资源和视频处理能力，可稳定运行在667MHz 主频以上，支持
送检论文片段-30（相似度：88.16%）	相似内容来源
S3C6410采用64/32位的内部总线架构，为2.5G和3G通信服务提供了优化的H/W性能，该64/32位的内部总线架构是由AXI、AHB和APB总线组成的	《S3C6410 开发板(APDK6410)硬件使用手册》 - 互联网数据 - 2013-04-17 6410 硬件使用手册 S3C6410 开发板 (APDK6410) ... 为 2.5G 和 3G 通信服务提供了优化的硬件性能,... 32bit 的内部总线架构, 融合了 AXI、AHB、APB 总线...
送检论文片段-31（相似度：80.49%）	相似内容来源

它还有很多强大的硬件加速器，比如2D图像处理、图形显示和缩放处理、运动视频处理、音频处理等	《基于I2C的嵌入式触摸屏驱动设计_百度文库》 - 互联网数据 - 2011-11-25 还有很多强大的硬件加速器，包括运动视频处理、音频处理、2D 加速、显示处理和缩放。 1.2 电容式多点触摸屏 电容式触摸屏在触摸屏 4 边均镀上狭长的电极,在...
送检论文片段-32（相似度：90.32%）	相似内容来源
一个集成的多格式编解码器（Multi Format Codec, MFC）和MPEG4/H. 263/H. 264编解码器和VC1解码器	《S3C6410开发板 - 成都明程科技有限公司, 嵌入式行业解决方案提供...》 - 互联网数据 - 2010-07-29 一个集成的MFC(MULTI-FORMAT VIDEO CODEC)支持MPEG4/H. 263/H. 264编解码和VC1的解码, 这个硬件编解码器支持实时的视频会议以及NRSC和PAL制式的TV输出。内置一个...
送检论文片段-33（相似度：68%）	相似内容来源
这种H/W编解码器能支持实时视频会议和电视输出的NTSC和PAL两种模式。此外，该处理器含有一个3D加速器，支持OpenGL ES 1.1/2.0的图形渲染	《基于WinCE6_0的物联网系统架构设计与实现_百度文库》 - 互联网数据 - 2011-08-18 的编解码，这个硬件编 解码器支持实时视频会议和电视输出(NTSC 和 PAL 制式)...[6] 侯殿有，刘晓光，吉鹤 . S3C6410X(ARM11) 精简指令系统微处理机 (...)
送检论文片段-34（相似度：69.81%）	相似内容来源
S3C6410具有一个优化的接口连接到外部存储器。这种优化的接口，外部存储器是能在高速通信服务上维持高内存带宽	《S3C6410芯片揭秘之一 S3C6410体系结构-yjvifhvk-ChinaUnix博客》 - 互联网数据 - 2011-09-22 S3C6410 有一个优化的接口连线到外部存储器。存储器系统具有双重外部存储器端口... (3) 一个8 位ITU 601/656 相机接口, 用于缩放的高达4M 像素, 固定的16M ...
送检论文片段-35（相似度：84.21%）	相似内容来源
内存系统具有双重外部存储器端口，DRAM和Flash/ROM。在DRAM端口可以配置为支持mobile DDR、DDR、mobile SDRAM和SDRAM内存	《14. 物联网应用技术实训系统实训教程(智能家居). doc-文档投稿赚钱网》 - 互联网数据 - 2013-07-15 S3C6410有一个优化的接口连线到外部存储器。存储器系统具有双重外部存储器端口、DRAM和FLASH/ROM/DRAM端口。DRAM的端口可以配置为支持移动 DDR, DDR, 移动 SDRAM和...
送检论文片段-36（相似度：84.44%）	相似内容来源
为了降低系统的总体成本和提高整体功能，S3C6410包含了许多硬件外设，例如相机接口、TFT 2	《嵌入式报告(大头聪) - 电子设计 - 道客巴巴》 - 互联网数据 - 2012-05-11 第 3 章, 嵌入式媒体播放器总体设计。对嵌入式媒体播放器的体系结构和模块结构,... 为减少系统总成本和提高整体功能, S3C6410 包括许多硬件外设, 如一个相机接口, TFT...
送检论文片段-37（相似度：76.19%）	相似内容来源
4位真彩色LCD控制器、系统管理器（电源管理等）、4个的UART、32个DMA、5个32位定时器	《s3c6410芯片揭秘之一s3c6410体系结构s3c6410是一个16/32位risc微处》 - 互联网数据 - 2011-09-22 液晶显示控制器, 系统管理器(电源管理等), 4 通道UART, 32 通道DMA, 4 通道定时... 4. 显示控制显示控制特性包括 : (1) TFT LCD 接口 320×240, 640×480 或其他...

送检论文片段-38（相似度：100%）	相似内容来源
设备、USB OTG设备高速传输（480Mbps）、3通道SD/MMC主机控制器和PLL时钟发生器	《UP-CUP2440实验指导书(LINUX)V2.0 20110818 - 豆丁网》 - 互联网数据 - 2011-08-18 / 0 端口、I2S 接口、总线接口、I2C 总线接口、USB 主机、高速USB 接口OTG 设备(480Mbps 的传输速度)、3 通道SD / MMC 记忆主机控制器和的PLL 时钟发生器...
送检论文片段-39（相似度：88.57%）	相似内容来源
S3C6410的ARM子系统是基于ARM1176JZF-S内核。它包括独立的16KB指令和16KB的数据缓存、16KB指令和16KB的数据TCM	《基于ARM11的井下多媒体数据处理终端》罗文静 - 【西安科技大学;西安科技大学博硕论文】 - 2010 图3.2 S3C6410 结构框图S3C6410 基于ARM1176JZF-S 内核。包括分立的16KB 指令和16KB 数据Cache, 16KB 指令和数据TCM。还包括一个完全的MMU
送检论文片段-40（相似度：84.21%）	相似内容来源
S3C6410采用实际标准的AMBA总线架构。这种强大的、行业标准的特点让S3C6410能够支持许多工业标准的操作系统	《基于ARM11的井下多媒体数据处理终端》罗文静 - 【西安科技大学;西安科技大学博硕论文】 - 2010 图形应用。S3C6410 采用de-facto 标准AMBA 总线结构。这些强大的工业级特性使S3C6410 可以支持许多工业标准的操作系统。此外,三星公司
送检论文片段-41（相似度：94.81%）	相似内容来源
OK6410开发板采用S3C6410芯片,拥有强大的内部资源和视频处理能力,可以稳定运行在667MHz主频上,支持Mobile DDR和多种NAND Flash	《飞凌OK6410-A开发板硬件手册V2.1 - 豆丁网》 - 互联网数据 - 2014-01-23 OK6410开发板基于三星公司最新的ARM11处理器S3C6410,拥有强大的内部资源和视频处理能力,可稳定运行在667MHz主频以上,支持Mobile DDR和多种NAND Flash。OK6410开发板...
送检论文片段-42（相似度：91.53%）	相似内容来源
OK6410开发板上集成了多种高端接口,如液晶屏、以太网、复合视频信号、摄像头、SD卡、USB等,并配备红外接收头、温度传感器等[5]	《基于ANDROID平台的11N无线网络终端的研究与实现》唐伟 - 【苏州大学博硕论文】 - 2010 Mobile DDR 和多种NAND Flash。ok6410 开发板上集成了多种高端接口,如复合视频信号、摄像头、USB、SD 卡、液晶屏、以太网,并配备温度传感器和红外接收头等
送检论文片段-43（相似度：93.18%）	相似内容来源
为533MHz/667MHz,总共有4个串口,包括1个五线RS-232电平串口(DB9母座)和3	《6410开发板-飞凌嵌入式技术有限公司》 - 互联网数据 - 2014-1-13 Samsung S3C6410处理器,ARM1176JZF-S内核,主频533MHz/667MHz 长宽尺寸仅5CM*... 共4个串口,包括1个五线RS 232电平串口(DB9母座)和3个三线TTL电平串口(20...
送检论文片段-44（相似度：68.18%）	相似内容来源
经分析,本嵌入式操作系统需要实现以下的基本功能:	《嵌入式操作系统ASOS的研究》朱立新 - 【中国科学院自动化研究所博硕论文】 - 2004 嵌入式操作系统的基本功能。“优”,在特定领域实现最优优化性能指标

送检论文片段-45（相似度：61.7%）	相似内容来源
引导启动模块是整个嵌入式系统的首要模块，主要功能就是引导并启动操作系统，跟bootloader类似	《基于嵌入式arm的bootloader研究与实现》丁岩军 - 【华北电力大学(北京)博硕论文】 - 2007 的就是基于ARM嵌入式系统通用Bootloader的设计与实现。Bootloader是嵌入式系统中执行在内核操作系统前的一个重要模块
送检论文片段-46（相似度：63.04%）	相似内容来源
的地址处开始执行程序，因此我们需要在0x00000000处设置一条跳转指令，跳转到程序的初始化处	《ARM 的异常处理 - 陈さん様 - 博客园》 - 互联网数据 - 2012-12-21 在进入异常中断处理程序时,要保存被中断程序的执行... b、通过设置PC跳转到复位中断向量处执行称为软复位... 因此,需要在各入口地址处放一条跳转指令,跳转到相应...
送检论文片段-47（相似度：66%）	相似内容来源
不同的NAND Flash其读写的数据方式也不同，因此需要根据NAND Flash的芯片手册来进行编写	《基于MTD系统实现Nand Flash的设备驱动》吴振英[1] 俞鑫东[2] - 《苏州大学学报：工科版》 - 2012 I/O口的控制方式进行数据存取，这就要求Nand Flash的读写操作都要由驱动程序来控制。要正确驱动Nand Flash，首先需要根据
送检论文片段-48（相似度：63.64%）	相似内容来源
每个任务都属于整个应用的某一部分，都被赋予一定的优先级，有自己独立的栈空间，彼此独立运行[6]	《μc/os-II中解决优先级反转问题的设计模式及实现方法研究》郭洋 - 【沈阳工业大学博硕论文】 - 2006 的设计过程，包括如何把问题分割成多个任务，每个任务都是整个应用的某一部分，每个任务被赋予一定的优先级，有它自己的一套CPU
送检论文片段-49（相似度：65.91%）	相似内容来源
它任务可以运行时，空闲任务就会运行，这样CPU就不会没事可做了，统计任务用于统计CPU的利用率	《OS空闲为什么一定要运行空闲任务?个人认为空闲运行主函数更好。 (...)》 - 互联网数据 - 2010-02-25 不是更好,省掉了“空闲任务”,且能充分利用主函数... CPU总要有东西在运行的,任务空闲时,运行空闲任务... 至少统计任务是无法完成,CPU测速函数无法实现... 回复...
送检论文片段-50（相似度：62.86%）	相似内容来源
制块创建完后，任务就进入就绪态了，当任务得到CPU而运行后，处于运行态，当任务进入休眠后，就处于休眠态，当任务被挂起后就进入等待态，被中断的任务处于中断态	《嵌入式操作系统在定量加液控制仪的研制与应用》祁伟[1] 吴涓[2] - 《有色设备》 - 2006 占用CPU的使用权时，该任务处于运行态。处于运行态任务的优先权一定高于其它所有就绪态任务的优先权。当系统运行致使某一就绪态任务优先权高于运行态任务的优先权时，调用调度函数，运行态任务将转入挂起态等待某一
送检论文片段-51（相似度：86.49%）	相似内容来源

嵌入式操作系统的调度算法可分为优先级法和时间片轮转法，优先级法又可分为非抢占式优先级法和抢占式优先级法，时间片轮转法也可分为时间固定与可变两种方式[8]	《操作系统课程设计报告-基于时间片的高优先级调度模拟实现.doc-...》 - 互联网数据 - 2013-05-17 该算法涉及到高优先级调度算法、时间片轮转算法、...，可从手机的嵌入式系统到超级电脑的大型操作系统。...STCF又分为两类：非抢占式和抢占式。非抢占式STCF...
送检论文片段-52（相似度：60.42%）	相似内容来源
对于大多数的嵌入式实时操作系统，为了使系统能够快速响应外部突发事件，一般都采用基于优先级的算法[6]	《嵌入式实时操作系统性能测试方法 - 期刊论文 - 道客巴巴》 - 互联网数据 - 2014-01-25 4) 安全性安全性是反映嵌入式实时操作系统能够抵御...实时性是反映嵌入式实时操作系统快速响应外部事件的...由于大多数数统调用时间、上下文切换时间、任务切换...
送检论文片段-53（相似度：68.29%）	相似内容来源
因此，为了确保系统的实时性，本课题所设计的嵌入式操作系统采用了按优先级的抢占式调度机制	《[DOCIN]嵌入式实时操作系统内核AC0010S的设计与实现 - 豆丁网》 - 互联网数据 - 2012-08-18 本课题实现的实时操作系统内核--Acoo10S, 它支持多...采用基于优先级的可抢占式调度, 对相同优先级的任务...采用的操作系统支持实时性, 即嵌入式实时操作系统。...
送检论文片段-54（相似度：86.67%）	相似内容来源
采用按优先级的抢占式调度策略，系统总能优先运行最高优先级的就绪任务。当一个任务在运行期间，使得另	《μC/OS2 II 中优先级调度算法的改进及实现-嵌入式-电子工程世界网》 - 互联网数据 - 2012-04-06 相应地，μC/OS2 II 内核采用的是基于优先级的抢占式调度策略。系统为每个任务分配一个优先级，最高优先级的任务一旦就绪，总能得到CPU的控制权。当一个运行着的任务...
送检论文片段-55（相似度：85.11%）	相似内容来源
外一个更高优先级的任务进入了就绪状态，那么当前正在运行的任务的CPU使用权就会被更高优先级的就绪	《UCOS-II移植ARM的读书笔记(12.17) - 永远的BATIGOAL - 博客频道 -...》 - 互联网数据 - 2006-12-17 UCOS中提供各种函数使任务能从一个状态变为另一个状态每个任务都有自己的CPU...当运行的任务使一个更高优先级的任务进入就绪态, 当前任务的CPU使用权就被剥夺...
送检论文片段-56（相似度：77.27%）	相似内容来源
任务所占用，如果是中断服务使一个更高优先级的任务进入了就绪状态，那么当中断完成后，并不会继续运行被中断的任务，而是去运行更高优先级的就绪任务	《ASIXOS嵌入式实时操作系统关键技术研究及实现》陈俊 - 【东南大学博硕论文】 - 2006 ，由于中断服务子程序ISR的执行，是否使得一个优先级更高的任务进入了就绪态。如果是，则要让这个优先级更高的任务开始运行。在这种情况下，被中断了的任务只有重新成为优先级最高的任务而进入就绪
送检论文片段-57（相似度：63.64%）	相似内容来源
子程序ISR，中断服务子程序ISR同时使一个更高优先级的任务进入就绪状态，当中断服务程序执行完后，调度器会选择更高优先级的就绪任务来运行，而不是恢复被中断了的任务继续运行[9][10]	《基于dsp的嵌入式实时操作系统研究》康玉东 - 【西北工业大学博硕论文】 - 2004 而进入中断服务程序中，响应中断时，正在执行的程序被挂起，中断服务子程序控制CPU使用权。中断服务子程序可能会报告一个或多个事件的发生，而使一个或多个任务进入就绪态。如果中断服务子程序使一个优先级更高的任务进入了就绪态，则新进入就绪态的这个

送检论文片段-58（相似度：59.18%）	相似内容来源
这里优先级号采用整数来表示，0为最高优先级，数字越小，优先级越高，高优先级的任务先运行，低优先级的任务后运行	《嵌入式RTOS中任务调度问题研究》冀常鹏 刘建辉 包剑 - 《辽宁工程技术大学学报：自然科学版》 - 2004 该项资源从而导致具有 最高优先级的任务被低优先级任务 阻塞可能会使具有中 优先级的任务先于高优先级的任务 执行[1~3] 1 最高优先级就绪任务的调度
送检论文片段-59（相似度：63.83%）	相似内容来源
，称为空任务块控制链表，当需要创建任务时，便可从这个链表中拿出一个空的 任务控制块 ，来设置任务的相关信息	《uc-os内核数据结构 - 豆丁网》 - 互联网数据 - 2013-05-14 每当 创建一个新任务时 ，就 从这个链表取一个空任务控制块 ，同时移动OSTCBFreeList 变量，使之指向下一个 空任务控制块 ，然后填充 任务 属性后，再插入到 任务控制链表中 （注... ...
送检论文片段-60（相似度：75%）	相似内容来源
其中分区的管理算法简单，易于实现，但碎片问题严重，内存利用率低[11]	《第四章 - 存储管理 - 豆丁网》 - 互联网数据 - 2012-06-13 分区管理技术 分页技术 分段技术 虚拟存储... 程序设计，所需硬件支持很少， 管理算法简单，易于实现 。... ▲主要缺点： 碎片问题严重，内存利用率低，不利于大...
送检论文片段-61（相似度：69.57%）	相似内容来源
本系统采用比较简单的固定分区法来实现内存的管理。固定分区法就是内存中分区的个数固定不变，各个分区	《》赵奎 张帆 - 《企业技术开发》 - 2005 分区法就是内存中分区的个数固定不变，各个分区的大小固定不变 。根据 大小的不同 ，还可以分为等分方式和 分区差分方式 。所谓等分方式
送检论文片段-62（相似度：91.53%）	相似内容来源
的大小固定不变，根据大小的不同还可分为等分方式和差分方式，所谓等分，就是各个分区大小相同，所谓差分，就是分区具有不同大小[12]	《》赵奎 张帆 - 《企业技术开发》 - 2005 法和 可变分区法 两种常见的分配方法。2. 1 固定分区法 固定分区法就是内存中分区的个数固定不变，各个分区的大小固定不变 。根据 大小的不同 ，还可以分为等分方式和 分区差分方式 。所谓
送检论文片段-63（相似度：65.88%）	相似内容来源
有了内存分区后，我们还需要一个内存控制块来管理内存分区里的内存块，实现真正的内存分配。内存控制块需要设置内存分区的起始地址、内存块的大小、内存块的数量，已经分配出去的内存块数量等信息	《第7章 内存的动态分配_百度文库》 - 互联网数据 - 2010-12-14 使用情况通过 内存控制 内存分区中的内存块 使用情况... 控制块 连接以后才构成 真正 的内存分区 ，进行动态 内存 ... 每一个 内存分区 需要一个 内存控制块 来管理，每一个... ...
送检论文片段-64（相似度：63.46%）	相似内容来源
因此，需要在主机（PC机）上先为开发板搭建对应的开发环境，然后编译出对应的应用程序，最后烧写到开发板上，才能正常运行	《嵌入式3D-嵌入式3D开发环境的建立- 建立宿主主机开发环境》 - 互联网数据 - 2007-05-17 交叉 编译调试环境 建立在 宿主机 （即一台 PC 机 ）上， 对应的开发板 叫做 目标板 。... 开发的程序进行编译链接 ，所以我们需要一种特殊的 编译工具 进行在 PC机 上进行 编译 ，...

送检论文片段-65（相似度：58.7%）	相似内容来源
嵌入式的开发环境既能在Windows下搭建，又能在Mac OS或Linux下搭建，由于本设计使用	《基于arm9的嵌入式图像采集系统的设计》徐巍 - 【南京理工大学博硕论文】 - 2009 的结构和工作原理。第五章，嵌入式Linux开发环境的搭建。研究Linux内核的结构特点，重点研究Linux 内核在嵌入式环境下
送检论文片段-66（相似度：95.56%）	相似内容来源
一般都是gcc、ld等，它们编译出来的程序一般都是运行在x86平台上的，对于ARM平台上的嵌入式设	《基于ARM的GPS定位系统的研究与实现_百度文库》 - 互联网数据 - 2014-02-28 编译工具链为gcc、ld、objcopy、objdump等，它们编译出来的程序在x86平台上运行... 由于ARM一般都是用于嵌入式系统，而嵌入式系统的特性决定了在ARM平台上编写程序...
送检论文片段-67（相似度：57.45%）	相似内容来源
本是用来编译嵌入式Linux内核或Linux应用的，EABI版本适用于编译自己的嵌入式操作系统或	《嵌入式操作系统Linux的应用移植》王勇 杨勇 - 《测控技术》 - 2006 嵌入式操作系统Linux的应用移植·57· 嵌入式操作系统Linux的应用移植王勇，杨勇(南京邮电大学自动化学院，江苏南京)
送检论文片段-68（相似度：54.76%）	相似内容来源
把交叉工具链的目录添加到系统环境变量中，具体为编辑用户目录下的.bashrc文件，命令为：	《μ Clinux在Blackfin561处理器上的应用》魏坤 武富春 - 《电脑开发与应用》 - 2008 自动设置环境变量PATH，可以编辑.bashrc文件，把上面的命令添加到.bashrc文件中。至此，Blackfin
送检论文片段-69（相似度：60%）	相似内容来源
最后是输出环境变量，保存修改的.bashrc文件即可：	《RHEL5下利用MPICH2配置并行运算集群》李剑 罗元成 - 《光盘技术》 - 2009 通过编辑.bashrc文件修改环境变量#vim . bashrc 修改后
送检论文片段-70（相似度：71.11%）	相似内容来源
任务的优先级号，即任务号，tcb_next和tcb_prev分别指向下一个和前一个任务控制块，t	《一种嵌入式多机系统的设计和实现》万静 何云斌 王培东 - 《齐齐哈尔大学学报：自然科学版》 - 2004 tcb*TCBNext；指向下一个任务控制块的指针 / struct tcb*TCBprev；指向前一个任务控制块的指针 / EVENT
送检论文片段-71（相似度：66.67%）	相似内容来源
当定义好任务控制块的所有变量后，需要把空任务块连接成空任务块控制链表，主要代码如下图所示	《嵌入式操作系统的设计与实现》马少丹 - 【南开大学博硕论文】 - 2002 ，如下图所示，所有任务控制块OSjCBs被链接成空任务控制块的单向链表。当任务一旦建立，空任务控制块指针
送检论文片段-72（相似度：71.93%）	相似内容来源

该函数首先判断当前运行的任务与最高优先级的就绪任务是否相同，如果不相同，则进行任务的调度，选择最高优先级就绪的任务来运行	《嵌入式操作系统任务切换方法对比分析_存储_方案_中国智能化网》 - 互联网数据 - 2011-07-29 它总是运行优先级最高的就绪任务，不支持时间片轮转... 执行完后内核要判断此时是否有更高优先级，新的任务... () 函数，该任务进入等待状态，一直到延时时间到，这2...
送检论文片段-73（相似度：68.18%）	相似内容来源
如果需要挂起任务自身，传递的参数为OS_PRIO_SELF，其它任务只需传递相应的任务号即可	《uCOS study note_song_新浪博客》 - 互联网数据 - 2012-03-31 如果任务要挂起自身，则参数必须为OS_PRIO_SELF //恢复任务 INT8U OSTaskResume... 若调用函数 OSTaskQuery() 查询成功，则函数将返回OS_NO_ERR，并把查询得到的任务...
送检论文片段-74（相似度：80.43%）	相似内容来源
任务的恢复只能通过其它任务来恢复被挂起的任务，函数为resume_task()。该函数将任务状态	《小卫星星载操作系统内核的设计》王永恒 廖明宏 - 《计算机工程》 - 2002 。 • 恢复任务ResumeTask()。是恢复挂起任务的唯一途径。当任务等待条件满足时，该函数将被调用，使挂起任务恢复到就绪状态
送检论文片段-75（相似度：71.11%）	相似内容来源
执行中断处理前，首先需要保存任务现场，然后跳转到中断处理程序处理中断，处理完毕后，退出中断，恢复任务	《ARM处理器异常中断处理_mscyh11_百度空间》 - 互联网数据 - 2010-07-19 3、当异常中断发生时，系统执行完当前指令后，将跳转到相应的异常中断处理程序处执行。在进入异常中断处理程序时，要保存被中断的程序的执行现场，在从异常中断处理...
送检论文片段-76（相似度：62.5%）	相似内容来源
有更高优先级就绪的任务，那么会恢复被中断的任务接着运行，否则会去运行更高优先级就绪的任务，代码如下所示	《UC_OS-II中优先级抢占的时间片调度算法的实现_百度文库》 - 互联网数据 - 2011-10-18 最高优先级任务一旦就绪，总能得到CPU控制权。如果在一个中断处理过程中某优先级高的任务就绪，那么在中断程序完成时，优先级高的任务得以运行；支持多任务：...
送检论文片段-77（相似度：64.44%）	相似内容来源
如果没有更高优先级就绪任务，那么函数就会返回到irq_isr函数处，接着恢复被中断的任务去运行，	《Small RTOS函数参考手册 - X.Fountain的日志 - 网易博客》 - 互联网数据 - 2011-03-20 服务函数执行完毕后，如果有更高优先级的任务就绪，则RTOS就会调用任务调度函数。... 级高，则在所有中断退出后或调用OSSched()后，高优先级的任务将得到消息而恢复...
送检论文片段-78（相似度：89.36%）	相似内容来源
内存控制块中mem_addr指向内存分区的起始地址，mem_free_list指向下一个内存块地	《μC/OS-II的内存管理 - 嵌入式软件 - 21ic中国电子网》 - 互联网数据 - 2014-03-14 2014年3月14日 - .OSMemAddr是指向内存分区起始地址的指针。它在建立内存分区[见7.1节,... .OSMemFreeList是指向下一个空闲内存控制块或者下一个空闲的内存块的...

送检论文片段-79（相似度：68.42%）	相似内容来源
下面针对操作系统的各个功能模块进行测试	《改革《操作系统》课程设置强化学生的基础知识》蒲晓蓉 陆庆 耿技 - 《电子科技大学学报：社会科学版》- 2002 ，实际进行操作系统各个功能模块的设计与实验，理论
送检论文片段-80（相似度：59.46%）	相似内容来源
任务的管理功能除了任务的创建和调度切换外，还能进行挂起任务、恢复任务、删除任务的操作。时间的管理功能包括任务的延时、取消延时、获取系统运行时间和设置系统运行时间	《星上嵌入式实时ACOS任务管理研究--《中国人民解放军国防科学技术...》 - 互联网数据 - 2013-09-12 任务的创建、启动、运行、切换以及任务之间的通信都进行了研究, 论文详细说明了任务管理的具体操作指令, 这些指令是: 任务创建、任务启动、任务挂起、任务恢复、任务删除...

维普论文检测