

Entity:Instance	Logic Cells	sd Logic F	I/O Registers	Memory Bits	M9Ks	DSP Elements	DSP 9x9	DSP 18x18	Pins	Virtual Pins	LUT-Only LCs	Register-Only LCs	LUT/Register LCs	Full Hierarchy Name
▼ Cyclone IV E: EP4CE115F29C7														
Arquitetura	115 (0)	0 (0)	0 (0)	0	0	0	0	0	82	0	115 (0)	0 (0)	0 (0)	Arquitetura
> Divisor:div1	33 (0)	0 (0)	0 (0)	0	0	0	0	0	0	0	33 (0)	0 (0)	0 (0)	Arquitetura Divisor:div1
Entrada:ent1	8 (8)	0 (0)	0 (0)	0	0	0	0	0	0	0	8 (8)	0 (0)	0 (0)	Arquitetura Entrada:ent1
> Saida:sai1	74 (0)	0 (0)	0 (0)	0	0	0	0	0	0	0	74 (0)	0 (0)	0 (0)	Arquitetura Saida:sai1