

```
1  module saida(input [3:0]Q,R,A,B, input Strobe, output [6:0]ssdQD,ssdQU,ssdRD,ssdRU,ssdAD,  
   ssdAU,ssdBD,ssdBU);  
2  
3      wire [6:0]ssdQDs,ssdQUs,ssdRDs,ssdRUs,ssdADs,ssdAUs,ssdBDS,ssdBUS;  
4  
5      DecoderSsd_4bits_Dec  ssdA(A,ssdADs,ssdAUs);  
6      DecoderSsd_4bits_Dec  ssdB(B,ssdBDS,ssdBUS);  
7      DecoderSsd_4bits_Dec  ssdQ(Q,ssdQDs,ssdQUs);  
8      DecoderSsd_4bits_Dec  ssdR(R,ssdRDs,ssdRUs);  
9  
10     assign ssdQD = (Strobe == 1'b0) ? ssdQDs : 7'bzzzzzzz;  
11     assign ssdQU = (Strobe == 1'b0) ? ssdQUs : 7'bzzzzzzz;  
12     assign ssdRD = (Strobe == 1'b0) ? ssdRDs : 7'bzzzzzzz;  
13     assign ssdRU = (Strobe == 1'b0) ? ssdRUs : 7'bzzzzzzz;  
14     assign ssdAD = (Strobe == 1'b0) ? ssdADs : 7'bzzzzzzz;  
15     assign ssdAU = (Strobe == 1'b0) ? ssdAUs : 7'bzzzzzzz;  
16     assign ssdBD = (Strobe == 1'b0) ? ssdBDS : 7'bzzzzzzz;  
17     assign ssdBU = (Strobe == 1'b0) ? ssdBUS : 7'bzzzzzzz;  
18  
19  
20 endmodule
```