

Project Navigator															Hierarchy	Q	5	X
Entity:Instance		Logic Cells	sd Logic F	I/O Registers	Memory Bits	M9Ks	DSP Elements	DSP 9x9	DSP 18x18	Pins	Virtual Pins	LUT-Only LCs	Register-Only LCs	LUT/Register LCs	Full Hierarchy Name			
Cyclone IV E: EP4CE115F29C7																		
▼	arquitetura	189 (0)	54 (0)	0 (0)	0	0	0	0	0	56	0	135 (0)	8 (0)	46 (0)	arquitetura			
▼	entrada:ent	76 (0)	33 (0)	0 (0)	0	0	0	0	0	0	0	43 (0)	0 (0)	33 (0)	arquitetura entrada...			
	ClockDivider:CD01	76 (76)	33 (33)	0 (0)	0	0	0	0	0	0	0	43 (43)	0 (0)	33 (33)	arquitetura entrada...			
▼	saida:sai	86 (0)	0 (0)	0 (0)	0	0	0	0	0	0	0	85 (0)	0 (0)	1 (0)	arquitetura saida:sai			
>	SevenSegmentsDecoder_4bitsToDec:outA	20 (15)	0 (0)	0 (0)	0	0	0	0	0	0	0	20 (15)	0 (0)	0 (0)	arquitetura saida:s...			
>	SevenSegmentsDecoder_5bitsToDec:outALU	46 (29)	0 (0)	0 (0)	0	0	0	0	0	0	0	45 (28)	0 (0)	1 (1)	arquitetura saida:s...			
>	SevenSegmentsDecoder_4bitsToDec:outB	20 (15)	0 (0)	0 (0)	0	0	0	0	0	0	0	20 (15)	0 (0)	0 (0)	arquitetura saida:s...			
▼	Sistema:sis	28 (0)	21 (0)	0 (0)	0	0	0	0	0	0	0	7 (0)	8 (0)	13 (0)	arquitetura Sistem...			
>	blocoOperacional:blocoOp	14 (0)	8 (0)	0 (0)	0	0	0	0	0	0	0	6 (0)	4 (0)	4 (0)	arquitetura Sistem...			
	StateMachine_ControlUnit:FSM01	11 (11)	10 (10)	0 (0)	0	0	0	0	0	0	0	1 (1)	4 (4)	6 (6)	arquitetura Sistem...			
	Mod8Counter:m8c	3 (3)	3 (3)	0 (0)	0	0	0	0	0	0	0	0 (0)	0 (0)	3 (3)	arquitetura Sistem...			