

实验八 乘除法器的设计与实现

实验目的

- 1、学习和掌握乘法器的设计与实现。
- 2、学习和掌握除法器的设计与实现。

实验内容

- 1、完成 8 位乘法器的设计与实现。
- 2、完成 8 位除法器的设计与实现。

实验原理

参考教材《数字逻辑基础与 Verilog 设计》3.6、7.4、7.5 小节。

实验步骤（请同学们自行完成）