整理以下器件的基本工作原理、用途、对应的Verilog代码（对于有位数的，可以以4位的为具体例子，但要考虑扩展问题，可以在网上先学习、找到相关资料），以文档形式整理好，这是一个长期的作业，需要不断积累，先布置给大家，应该是几周以后会收，目前由于Verilog语言还没有开始，得等等了。  
1、编码器  
2、译码器  
3、BCD七段数码管字符译码器  
4、数据分配器（DEMUX）  
5、数据选择器（MUX）  
6、数值比较强  
7、全加器