

第18章 驱动程序基石

18.1 休眠与唤醒

18.1.1 适用场景

在前面引入中断时,我们曾经举过一个例子:



妈妈怎么知道卧室里小孩醒了?

● 休眠-唤醒: 进去房间陪小孩一起睡觉,小孩醒了会吵醒她不累,但是妈妈干不了活了

当应用程序必须等待某个事件发生,比如必须等待按键被按下时,可以使用"休眠-唤醒"机制:

- ① APP 调用 read 等函数试图读取数据,比如读取按键;
- ② APP 进入内核态,也就是<mark>调用驱动中的对应函数,发现有数据则复制到用户</mark> 空间并马上返回;
- ③ 如果 APP 在内核态,也就是在驱动程序中发现没有数据,则 APP 休眠;
- ④ 当有数据时,比如当按下按键时,驱动程序的中断服务程序被调用,它会记录数据、唤醒 APP;
- ⑤ APP 继续运行它的内核态代码,也就是驱动程序中的函数,复制数据到用户 空间并马上返回。

驱动中有数据时,图 **18.1** 中红线就是 **APP1** 的执行过程,涉及用户态、内核态:





图 18.1 app1 执行过程

驱动中没有数据时,APP1 在内核态执行到 drv_read 时会休眠。所谓休眠就是把自己的状态改为非 RUNNING,这样内核的调度器就不会让它运行。当按下按键,驱动程序中的中断服务程序被调用,它会记录数据,并唤醒 APP1。所以唤醒就是把程序的状态改为 RUNNING,这样内核的调度器有合适的时间就会让它运行。当 APP1 再次运行时,就会继续执行 drv_read 中剩下的代码,把数据复制回用户空间,返回用户空间。APP1 的执行过程如下图的红色实线所示,它被分成了 2 段:

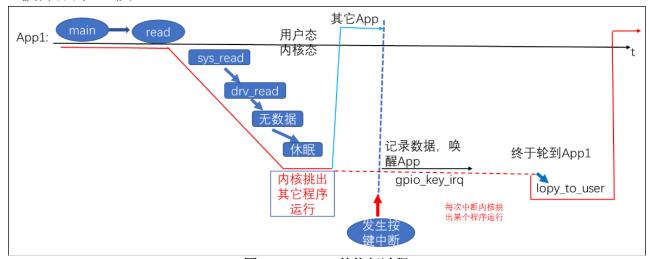


图 18.2 APP1 的执行过程

值得注意的是,上面 2 个图中红线部分都属于 APP1 的"上下文",或者这样说:红线所涉及的代码,都是 APP1 调用的。但是按键的中断服务程序,不属于 APP1 的"上下文",这是突如其来的,当中断发生时,APP1 正在休眠呢。

在 APP1 的"上下文",也就是在 APP1 的执行过程中,它是可以休眠的。

在中断的处理过程中,也就是 gpio_key_irq 的执行过程中,它不能休眠: "中断"怎么能休眠? "中断"休眠了,谁来调度其他 APP 啊?

所以,请记住: **在中断处理函数中,不能休眠**,也就不能调用会导致休眠的函数。

18.1.2 内核函数

1 休眠函数

参考内核源码: include\linux\wait.h。

表 18-1 wait 内核函数

函数	说明
<pre>wait_event_interruptible(wq, condition)</pre>	休眠,直到 condition 为真; 休眠期间是可被打断的,可以被信号打断
wait_event(wq, condition)	休眠,直到 condition 为真; 退出的唯一条件是 condition 为真,信号也不好 使
wait_event_interruptible_timeout(wq,	休眠,直到 condition 为真或超时;



condition, timeout)	休眠期间是可被打断的,可以被信号打断
<pre>wait_event_timeout(wq, condition,</pre>	休眠,直到 condition 为真; 退出的唯一条件是 condition 为真,信号也不好 使

比较重要的参数就是:

- ① wq: waitqueue, 等待队列
 - 休眠时除了把程序状态改为非 RUNNING 之外,还要把进程/进程放入wg中,以后中断服务程序要从wg中把它取出来唤醒。
 - 没有 wg 的话, 茫茫人海中, 中断服务程序去哪里找到你?
- ② condition
 - 这可以是一个变量,也可以是任何表达式。表示"一直等待,直到 condition 为真"。

2 唤醒函数

参考内核源码: include\linux\wait.h。

函数	说明
<pre>wake_up_interruptible(x)</pre>	唤醒 x 队列中状态为"TASK_INTERRUPTIBLE"的线程,只唤醒其中的一个线程
<pre>wake_up_interruptible_nr(x, nr)</pre>	唤醒 x 队列中状态为"TASK_INTERRUPTIBLE"的线程,只唤醒其中的 nr 个线程
wake_up_interruptible_all(x) 唤醒 x 队列中状态为 "TASK_INTERRUPTIBLE" 的线程,唤醒 其中的所有线程	
wake_up(x)	唤醒 x 队列中状态为"TASK_INTERRUPTIBLE"或 "TASK_UNINTERRUPTIBLE"的线程,只唤醒其中的一个线程
wake_up_nr(x, nr)	唤醒 x 队列中状态为"TASK_INTERRUPTIBLE"或 "TASK_UNINTERRUPTIBLE"的线程,只唤醒其中 nr 个线程
wake_up_all(x)	唤醒 x 队列中状态为"TASK_INTERRUPTIBLE"或 "TASK_UNINTERRUPTIBLE"的线程,唤醒其中的所有线程

18.1.3 驱动框架

驱动框架如下:

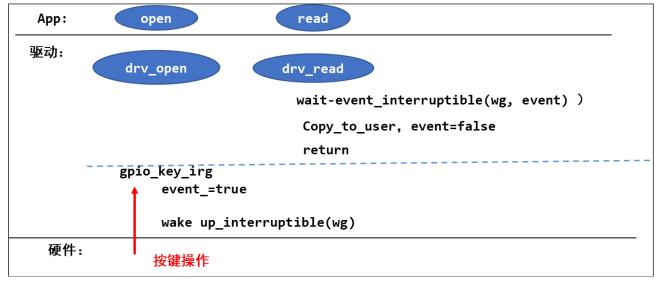




图 18.3 驱动框架

要休眠的线程,放在 wq 队列里,中断处理函数从 wq 队列里把它取出来唤醒。

所以,我们要做这几件事:

- ① 初始化 wg 队列
- ② 在驱动的 read 函数中,调用 wait event interruptible:
 - 它本身会判断 event 是否为 FALSE,如果为 FASLE 表示无数据,则 休眠。

当从 wait_event_interruptible 返回后,把数据复制回用户空间。

- ③ 在中断服务程序里:
 - 设置 event 为 TRUE,并调用 wake up interruptible 唤醒线程。

18.1.4 编程

使用 GIT 命令载后,源码位于这个目录下:

```
01_all_series_quickstart\
05_嵌入式 Linux 驱动开发基础知识\
source\06_gpio_irq\02_read_key_irq\ 和 03_read_key_irq_circle_buffer
```

03_read_key_irq_circle_buffer 使用了环型缓冲区,可以避免按键丢失。

1 驱动程序关键代码

● 02_read_key_irq\gpio_key_drv.c 中,要先定义 "wait queue":

41 static DECLARE_WAIT_QUEUE_HEAD(gpio_key_wait);

● 在驱动的读函数里调用 wait event interruptible:

```
44 static ssize_t gpio_key_drv_read (struct file *file, char __user *buf, size_t siz
e, loff_t *offset)
45 {
46
        //printk("%s %s line %d\n", __FILE__, __FUNCTION__, __LINE__);
47
        int err;
48
        wait event interruptible(gpio key wait, g key);
49
        err = copy_to_user(buf, &g_key, 4);
50
51
        g_key = 0;
52
53
        return 4;
54 }
```

第 49 行并不一定会进入休眠,它会先判断 g_key 是否为 TRUE。

执行到第 50 行时,表示要么有了数据(g_key 为 TRUE),要么有信号等待处理(本节课程不涉及信号)。

假设 g_key 等于 0,那么 APP 会执行到上述代码第 49 行时进入休眠状态。它被谁唤醒?被控制的中断服务程序:

```
64 static irqreturn_t gpio_key_isr(int irq, void *dev_id)
65 {
```



```
struct gpio_key *gpio_key = dev_id;
66
67
      int val;
68
      val = gpiod_get_value(gpio_key->gpiod);
71
      printk("key %d %d\n", gpio_key->gpio, val);
72
      g key = (gpio key->gpio << 8) | val;
73
      wake up interruptible(&gpio key wait);
74
75
      return IRQ HANDLED;
76 }
    上述代码中,第72行确定按键值g key, g key 也就变为 TRUE 了。
    然后在第 73 行唤醒 gpio key wait 中的第 1 个线程。
    注意这 2 个函数,一个没有使用"&",另一个使用了"&":
wait_event_interruptible(gpio_key_wait, g_key);
```

wake_up_interruptible(&gpio_key_wait);

2 应用程序

应用程序并不复杂,调用 open、read 即可,代码在 button test.c 中:

```
/* 2. 打开文件 */
25
        fd = open(argv[1], O_RDWR);
26
27
        if (fd == -1)
28
        {
29
                printf("can not open file %s\n", argv[1]);
30
                return -1;
        }
31
32
        while (1)
33
34
                /* 3. 读文件 */
35
                read(fd, &val, 4);
36
37
                printf("get button : 0x%x\n", val);
```

18.1.5 上机实验

跟上一节视频类似,**需要先修改设备树,请使用上一节视频的设备树文件**。 然后安装驱动程序,运行测试程序。

```
[root@100ask:~]# insmod -f gpio_key_drv.ko
[root@100ask:~]# ls /dev/100ask_gpio_key
/dev/100ask_gpio_key
[root@100ask:~]# ./button_test /dev/100ask_gpio_key &
[root@100ask:~]# top
```

18.1.6 使用环形缓冲区改进驱动程序

使用 GIT 命令载后,源码位于这个目录下:

```
01_all_series_quickstart\
05_嵌入式 Linux 驱动开发基础知识\
source\06_gpio_irq\03_read_key_irq_circle_buffer
```



使用环形缓冲区,可以在一定程序上避免按键数据丢失,关键代码如下:

```
39: /* 环形缓冲区 */
 40: #define BUF_LEN 128
 41: static int g_keys[BUF_LEN];
 42: static int r, w;
                                   // r,w是读写位置
 43:
 44: #define NEXT_POS(x) ((x+1) % BUF_LEN)
 45:
 46:rstatic int is_key_buf_empty(void)
 47: {
        return (r == w); // 一开始r,w都是0, r==w表示空
 48:
 49:[}
 50:
 51: static int is key buf full(void)
 52: {
                                   // 下一个写的位置等于r, 表示满
        return (r == NEXT POS(w));
 53:
 54: }
                                   // 容量为128的buffer。
                                   // 存有127个数据时我们就认为满了
 56:rstatic void put_key(int key)
 57: {
        if (!is key buf full())
 59:
        {
 60:
            g_{keys}[w] = key;
                               // 把数据放入w位置
 61:
            W = NEXT POS(W);
                               // 移动w
 62:
        }
 63: }
 64:
 65: static int get_key(void)
 66: {
        int key = 0;
        if (!is key buf empty())
 69:
            key = g_keys[r];
 70:
                               // 从r位置读数据
            r = NEXT_POS(r);
 71:
                               // 移动r
 72:
 73:
        return key;
 74: }
 75:
使用环形缓冲区之后,休眠函数可以这样写:
86
      wait event interruptible(gpio key wait, !is key buf empty());
87
      key = get_key();
88
      err = copy_to_user(buf, &key, 4);
唤醒函数可以这样写:
111
      key = (gpio key->gpio << 8) | val;</pre>
112
      put key(key);
113
      wake up interruptible(&gpio key wait);
```



18.2 POLL 机制

使用 GIT 命令载后,本节源码位于这个目录下:

01_all_series_quickstart\ 05_嵌入式 Linux 驱动开发基础知识\ source\06_gpio_irq\04_read_key_irq_poll

18.2.1 适用场景

在前面引入中断时,我们曾经举过一个例子:妈妈怎么知道卧室里小孩醒了?

● poll 方式: 妈妈要干很多活,但是可以陪小孩睡一会,定个闹钟 要浪费点时间,但是可以继续干活。妈妈要么是被小孩吵醒,要么是被闹钟吵醒。

使用休眠-唤醒的方式等待某个事件发生时,有一个缺点:等待的时间可能 很久。我们可以加上一个超时时间,这时就可以使用 poll 机制。

- ① APP 不知道驱动程序中是否有数据,可以先调用 poll 函数查询一下,poll 函数可以传入超时时间;
- ② APP 进入内核态,调用到驱动程序的 poll 函数,如果有数据的话立刻返回;
- ③ 如果发现没有数据时就休眠一段时间;
- ④ 当有数据时,比如当按下按键时,驱动程序的中断服务程序被调用,它会记录数据、唤醒 APP;
- ⑤ 当超时时间到了之后,内核也会唤醒 APP;
- ⑥ APP 根据 poll 函数的返回值就可以知道是否有数据,如果有数据就调用 read 得到数据。

18.2.2 使用流程

妈妈进入房间时,会先看小孩醒没醒,闹钟响之后走出房间之前又会再看小孩醒没醒。

注意:看了2次小孩!

POLL 机制也是类似的,流程如下:



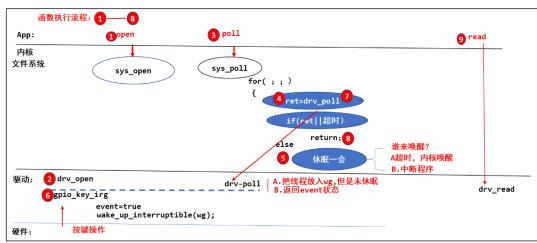


图 18.4 poll 机制

函数执行流程如上图①~⑧所示,重点从③开始看。假设一开始无按键数据:

- ③PP调用 poll 之后,进入内核态;
- ④致驱动程序的 drv poll 被调用:

注意,drv_poll 要把自己这个线程挂入等待队列 wq 中;假设不放入队列里,那以后发生中断时,中断服务程序去哪里找到你嘛?

drv_poll 还会判断一下:有没有数据啊?返回这个状态。

- ⑤当前没有数据,则休眠一会;
- ⑥过程中,按下了按键,发生了中断:
 - 在中断服务程序里记录了按键值,并且从wg中把线程唤醒了。
- ⑦从休眠中被唤醒,继续执行 for 循环,再次调用 drv poll:
 - drv_poll 返回数据状态
- ⑧哦,你有数据,那从内核态返回到应用态吧
- ②APP 调用 read 函数读数据 如果一直没有数据,调用流程也是类似的,重点从③开始看,如下:
- ③ APP 调用 poll 之后,进入内核态;
- ④ 导致驱动程序的 drv_poll 被调用:
- 注意,drv_poll 要把自己这个线程挂入等待队列 wq 中;假设不放入队列里,那以后发生中断时,中断服务程序去哪里找到你嘛?

drv_poll 还会判断一下:有没有数据啊?返回这个状态。

- ⑤ 假设当前没有数据,则休眠一会;
- ⑥ 在休眠过程中,一直没有按下了按键,超时时间到:内核把这个线程唤醒;
- ⑦ 线程从休眠中被唤醒,继续执行 for 循环,再次调用 drv_poll: drv_poll 返回数据状态
- ⑧ 哦, 你还是没有数据, 但是超时时间到了, 那从内核态返回到应用态吧
- ⑨ APP 不能调用 read 函数读数据 注意几点:



- drv_poll 要把线程挂入队列 wq,但是并不是在 drv_poll 中进入休眠,而是在调用 drv poll 之后休眠
- drv_poll 要返回数据状态
- APP 调用一次 poll,有可能会导致 drv poll 被调用 2 次
- 线程被唤醒的原因有 2: 中断发生了去队列 wq 中把它唤醒,超时时间到了内核把它唤醒
- APP 要判断 poll 返回的原因:有数据,还是超时。有数据时再去调用 read 函数。

18.2.3 驱动编程

使用 poll 机制时,驱动程序的核心就是提供对应的 drv_poll 函数。在 drv_poll 函数中要做 2 件事:

- ① 把当前线程挂入队列 wg: poll_wait
 - a) APP 调用一次 poll,可能导致 drv_poll 被调用 2 次,但是我们并不需要把当前线程挂入队列 2 次。
 - b) 可以使用内核的函数 poll_wait 把线程挂入队列,如果线程已经在队列里了,它就不会再次挂入。
- ② 返回设备状态:

APP 调用 poll 函数时,有可能是查询"有没有数据可以读": POLLIN,也有可能是查询"你有没有空间给我写数据": POLLOUT。所以 drv_poll 要返回自己的当前状态: (POLLIN | POLLRDNORM) 或 (POLLOUT | POLLWRNORM)。

- a) POLLRDNORM 等同于 POLLIN,为了兼容某些 APP 把它们一起返回。
- b) POLLWRNORM 等同于 POLLOUT , 为了兼容某些 APP 把它们一起返回。

APP 调用 poll 后,很有可能会休眠。对应的,在按键驱动的中断服务程序中,也要有唤醒操作。

驱动程序中 poll 的代码如下:

```
static unsigned int gpio_key_drv_poll(struct file *fp, poll_table * wait)
{
    printk("%s %s line %d\n", __FILE__, __FUNCTION__, __LINE__);
    poll_wait(fp, &gpio_key_wait, wait);
    return is_key_buf_empty() ? 0 : POLLIN | POLLRDNORM;
}
```

18.2.4 应用编程

注意: APP 可以调用 poll 或 select 函数,这 2 个函数的作用是一样的。 poll/select 函数可以监测多个文件,可以监测多种事件:

事件类型	说明
POLLIN	有数据可读
POLLRDNORM	等同于 POLLIN



POLLRDBAND	Priority band data can be read,有优先级较较高的"band data"可读	
	Linux 系统中很少使用这个事件	
POLLPRI	高优先级数据可读	
POLLOUT	可以写数据	
POLLWRNORM	等同于 POLLOUT	
POLLWRBAND	Priority data may be written	
POLLERR	发生了错误	
POLLHUP	挂起	
POLLNVAL	无效的请求,一般是 fd 未 open	

在调用 poll 函数时,要指明:

- 你要监测哪一个文件:哪一个 fd
- 你想监测这个文件的哪种事件:是 POLLIN、还是 POLLOUT 最后,在 poll 函数返回时,要判断状态。

应用程序代码如下:

```
struct pollfd fds[1];
int timeout_ms = 5000;
int ret;

fds[0].fd = fd;
fds[0].events = POLLIN;

ret = poll(fds, 1, timeout_ms);
if ((ret == 1) && (fds[0].revents & POLLIN))
{
    read(fd, &val, 4);
    printf("get button : 0x%x\n", val);
}
```

18.2.5 现场编程

驱动程序、应用程序的核心都在上面的章节列了出来,怎么写程序?观看视频体验更佳,更能抓住重点。

18.2.6 POLL 机制的内核代码详解

Linux APP 系统调用,基本都可以在它的名字前加上"sys_"前缀,这就是它在内核中对应的函数。比如系统调用 open、read、write、poll,与之对应的内核函数为: sys_open、sys_read、sys_write、sys_poll。

对于系统调用 poll 或 select,它们对应的内核函数都是 sys_poll。分析 sys poll,即可理解 poll 机制。

1 sys_poll 函数



- SYSCALL_DEFINE3 是一个宏,它定义于 include/linux/syscalls.h,展开后就有 sys_poll 函数。
- sys_poll 对超时参数稍作处理后,直接调用 do_sys_poll。

2 do sys poll 函数

do_sys_poll 位于 fs/select.c 文件中,我们忽略其他代码,只看关键部分:

3 do_poll 函数

do_poll 函数位于 fs/select.c 文件中,这是 POLL 机制中最核心的代码,贴图如下:



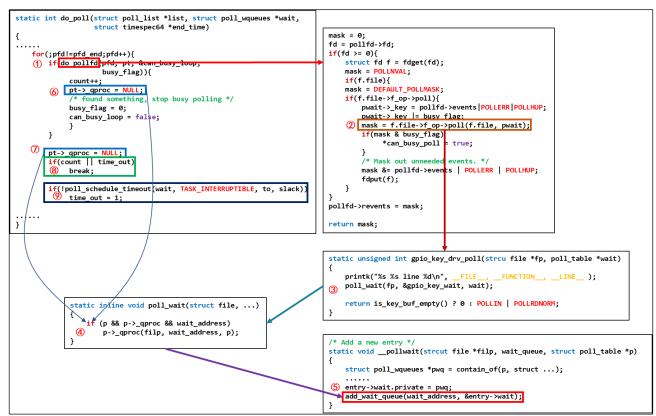


图 18.7 do poll 机制

① 从这里开始,将会导致驱动程序的 poll 函数被第一次调用。

沿着②③④⑤,你可以看到:驱动程序里的 poll_wait 会调用 pollwait 函数把线程放入某个队列。

当执行完①之后,在⑥或⑦处,pt->_qproc 被设置为 NULL,所以第二次调用驱动程序的 poll 时,不会再次把线程放入某个队列里。

- ⑧ 如果驱动程序的 poll 返回有效值,则 count 非 0,跳出循环;
- ⑨ 否则休眠一段时间; 当休眠时间到,或是被中断唤醒时,会再次循环、再次调用驱动程序的 poll。

回顾 APP 的代码,APP 可以指定"想等待某些事件",poll 函数返回后,可以知道"发生了哪些事件":



图 18.8 POLL 机制的 APP 核心代码

驱动程序里怎么体现呢?在上上一个图中,看②位置处,细说如下:

图 18.9 POLL 机制的内核核心代码



18.3 异步通知

使用 GIT 命令载后,本节源码位于这个目录下:

01_all_series_quickstart\ 05_嵌入式 Linux 驱动开发基础知识\ source\06_gpio_irq\05_read_key_irq_poll_fasync

18.3.1 适用场景

在前面引入中断时,我们曾经举过一个例子:



妈妈怎么知道卧室里小孩醒了?

- 异步通知: 妈妈在客厅干活,小孩醒了他会自己走出房门告诉妈妈
 - 妈妈、小孩互不耽误。

使用休眠-唤醒、POLL 机制时,都需要休眠等待某个事件发生时,它们的差别在于后者可以指定休眠的时长。

在现实生活中:妈妈可以不陪小孩睡觉,小孩醒了之后可以<mark>主动通知</mark>妈妈。如果 APP 不想休眠怎么办?也有类似的方法:驱动程序有数据时主动通知 APP,APP 收到信号后执行信息处理函数。

什么叫"异步通知"?

- 你去买奶茶:
 - 你在旁边等着,眼睛盯着店员,生怕别人插队,他一做好你就知道: 你是主动等待他做好,这叫"同步"。
 - 你付钱后就去玩手机了,店员做好后他会打电话告诉你:你是被动获得结果,这叫"异步"。

18.3.2 使用流程

驱动程序怎么通知 APP: 发信号,这只有 3 个字,却可以引发很多问题:

- ① 谁发:驱动程序发
- ② 发什么: 信号
- ③ 发什么信号: SIGIO
- ④ 怎么发: 内核里提供有函数
- ⑤ 发给谁: APP, APP 要把自己告诉驱动



- ⑥ APP 收到后做什么: 执行信号处理函数
- ⑦ 信号处理函数和信号,之间怎么挂钩: APP 注册信号处理函数 小孩通知妈妈的事情有很多:饿了、渴了、想找人玩。

Linux 系统中也有很多信号,在 Linux 内核源文件 include\uapi\asm-generic\signal.h 中,有很多信号的宏定义:

```
#define SIGHUP
#define SIGINT
                      2
#define SIGQUIT
                      3
#define SIGILL
#define SIGTRAP
#define SIGABRT
#define SIGIOT
#define SIGBUS
                      7
#define SIGFPE
                      8
#define SIGKILL
                     9
#define SIGUSR1
                     10
#define SIGSEGV
                    11
#define SIGUSR2
                    12
#define SIGPIPE
                    13
#define SIGALRM
                     14
#define SIGTERM
                    15
#define SIGSTKFLT
                    16
#define SIGCHLD
                    17
#define SIGCONT
                    18
#define SIGSTOP
                    19
#define SIGTSTP
                    20
#define SIGTTIN
                     21
#define SIGTTOU
                    22
#define SIGURG
                    23
#define SIGXCPU
                    24
#define SIGXFSZ
                    25
#define SIGVTALRM
                    26
#define SIGPROF
                    27
#define SIGWINCH
                    28
                                驱动常用信号
#define SIGIO
                    29
                                表示有IO事件
#define SIGPOLL
                    SIGIO
```

就 APP 而言,你想处理 SIGIO 信息,那么需要提供信号处理函数,并且要跟 SIGIO 挂钩。这可以通过一个 signal 函数来"给某个信号注册处理函数",用法如下:



#include <signal.h>

typedef void (*sighandler_t)(int); // 1. 先编写函数

sighandler_t signal(int signum, sighandler_t handler); // 2. 注册

哪个信号?

信号处理函数

APP 还要做什么事? 想想这几个问题:

- a) 内核里有那么多驱动,你想让哪一个驱动给你发 SIGIO 信号? APP 要打开驱动程序的设备节点。
- b) 驱动程序怎么知道要发信号给你而不是别人? APP 要把自己的进程 ID 告诉驱动程序。
- c) APP 有时候想收到信号,有时候又不想收到信号: 应该可以把 APP 的意愿告诉驱动。

驱动程序要做什么?发信号。

- a) APP 设置进程 ID 时,驱动程序要记录下进程 ID;
- b) APP 还要使能驱动程序的异步通知功能,驱动中有对应的函数: APP 打开驱动程序时,内核会创建对应的 file 结构体,file 中有 f_flags; f_flags 中有一个 FASYNC 位,它被设置为 1 时表示使能异步通知功能。 当 f_flags 中的 FASYNC 位发生变化时,驱动程序的 fasync 函数被调用。
- d) 发生中断时,有数据时,驱动程序调用内核辅助函数发信号。 这个辅助函数名为 kill_fasync。

完美!

APP 收到信号后,是怎么执行信号处理函数的? 这个,很难,有兴趣的话就看本节最后的文档。初学者没必要看。 综上所述,使用异步通知,也就是使用信号的流程如下图所示:

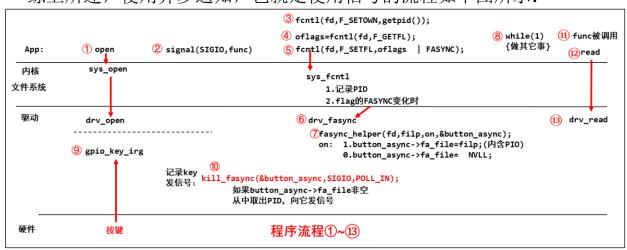


图 18.10 异步通知的信号流程

重点从②开始:

② APP 给 SIGIO 这个信号注册信号处理函数 func, 以后 APP 收到 SIGIO 信号时,这个函数会被自动调用;



- ③ 把 APP 的 PID(进程 ID)告诉驱动程序,这个调用不涉及驱动程序,在内核的文件系统层次记录 PID;
 - ④ 读取驱动程序文件 Flag;
- ⑤ 设置 Flag 里面的 FASYNC 位为 1: 当 FASYNC 位发生变化时,会导致驱动程序的 fasync 被调用;
- ⑥⑦ 调用 faync_helper, 它会根据 FAYSNC 的值决定是否设置 button_async->fa_file=驱动文件 filp:

驱动文件 filp 结构体里面含有之前设置的 PID。

- ⑧ APP 可以做其他事;
- ⑨⑩ 按下按键,发生中断,驱动程序的中断服务程序被调用,里面调用 kill_fasync 发信号;
- ①②③ APP 收到信号后,它的<mark>信号处理函数被自动调用</mark>,可以在里面调用 read 函数读取按键。

18.3.3 驱动编程

使用异步通知时,驱动程序的核心有 2:

- ① 提供对应的 drv_fasync 函数;
- ② 并在合适的时机发信号。

drv_fasync 函数很简单,调用 fasync_helper 函数就可以,如下:

```
static struct fasync_struct *button_async;
static int drv_fasync (int fd, struct file *filp, int on)
{
    return fasync_helper (fd, filp, on, &button_async);
}
```

fasync_helper 函数会分配、构造一个 fasync_struct 结构体 button async:

● 驱动文件的 **flag** 被设置为 **FAYNC** 时:

button_async->fa_file = filp; // filp 表示驱动程序文件,里面含有之前设置的 PID

● 驱动文件被设置为非 FASYNC 时:

button_async->fa_file = NULL;

以后想发送信号时,使用 button_async 作为参数就可以,它里面"可能"含有 PID。

什么时候发信号呢?在本例中,在 GPIO 中断服务程序中发信号。 怎么发信号呢?代码如下:

kill_fasync (&button_async, SIGIO, POLL_IN);

- a) 第 1 个参数: button_async->fa_file 非空时,可以从中得到 PID,表示发 给哪一个 APP;
- b) 第2个参数表示发什么信号: SIGIO;
- c) 第3个参数表示为什么发信号: POLL_IN,有数据可以读了。(APP用不到这个参数)





18.3.4 应用编程

应用程序要做的事情有这几件:

① 编写信号处理函数:

```
static void sig_func(int sig)
{
   int val;
   read(fd, &val, 4);
   printf("get button : 0x%x\n", val);
}
```

② 注册信号处理函数:

signal(SIGIO, sig_func);

③ 打开驱动:

fd = open(argv[1], O_RDWR);

④ 把进程 ID 告诉驱动:

fcntl(fd, F_SETOWN, getpid());

⑤ 使能驱动的 FASYNC 功能:

```
flags = fcntl(fd, F_GETFL);
fcntl(fd, F_SETFL, flags | FASYNC);
```

18.3.5 现场编程

驱动程序、应用程序的核心都在上面的章节列了出来,怎么写程序?观看视频体验更佳,更能抓住重点。

18.4 阻塞与非阻塞

所谓阻塞,就是等待某件事情发生。比如调用 read 读取按键时,如果没有按键数据则 read 函数不会返回,它会让线程休眠等待。

使用 poll 时,如果传入的超时时间不为 0,这种访问方法也是阻塞的。

使用 poll 时,可以设置超时时间为 Ø,这样即使没有数据它也会立刻返回,这就是非阻塞方式。能不能让 read 函数既能工作于阻塞方式,也可以工作于非阻塞方式?可以!

APP 调用 open 函数时,传入 O_NONBLOCK,就表示要使用非阻塞方式; 默认是阻塞方式。

注意:对于普通文件、块设备文件,O_NONBLOCK 不起作用。

注意:对于字符设备文件,O_NONBLOCK 起作用的前提是驱动程序针对O NONBLOCK 做了处理。

只能在 open 时表明 O_NONBLOCK 吗?在 open 之后,也可以通过 fcntl 修改为阻塞或非阻塞。

使用 GIT 命令载后,本节源码位于这个目录下:

01 all series quickstart\



05_嵌入式 Linux 驱动开发基础知识\
source\06_gpio_irq\06_read_key_irq_poll_fasync_block

18.4.1 应用编程

● open 时设置:

```
int fd = open("/dev/xxx", O_RDWR | O_NONBLOCK); /* 非阻塞方式 */
int fd = open("/dev/xxx", O_RDWR ); /* 阻塞方式 */

● open 之后设置:
int flags = fcntl(fd, F_GETFL);
fcntl(fd, F_SETFL, flags | O_NONBLOCK); /* 非阻塞方式 */
fcntl(fd, F_SETFL, flags & ~O_NONBLOCK); /* 阻塞方式 */
```

18.4.2 驱动编程

● 以 drv read 为例:

从驱动代码也可以看出来,当 APP 打开某个驱动时,在内核中会有一个 struct file 结构体对应这个驱动,这个结构体中有 f_flags,就是打开文件 时的标记位;可以设置 f_flasgs 的 O_NONBLOCK 位,表示非阻塞;也可以清除这个位表示阻塞。

驱动程序要根据这个标记位决定事件未就绪时是休眠和还是立刻返回。

18.4.3 驱动开发原则

驱动程序程序"只提供功能,不提供策略"。就是说驱动程序可以提供休眠唤醒、查询等等各种方式,,驱动程序只提供这些能力,怎么用由 APP 决定。

18.5 定时器

使用 GIT 命令载后,本节源码位于这个目录下:

```
01_all_series_quickstart\
05_嵌入式 Linux 驱动开发基础知识\
source\06_gpio_irq\07_read_key_irq_poll_fasync_block_timer
```

18.5.1 内核函数

所谓定时器,就是闹钟,时间到后你就要做某些事。有 2 个要素:时间、做事,换成程序员的话就是:超时时间、函数。



在内核中使用定时器很简单,涉及这些函数(参考内核源码include\linux\timer.h):

- setup_timer(timer, fn, data):
 设置定时器,主要是初始化 timer list 结构体,设置其中的函数、参数。
- void add_timer(struct timer_list *timer):
 - a) 向内核添加定时器。timer->expires 表示超时时间。
 - b) 当超时时间到达,内核就会调用这个函数: timer->function(timer->data)。
- int mod_timer(struct timer_list *timer, unsigned long expires):
 - a) 修改定时器的超时时间,
 - b) 它等同于: del_timer(timer); timer->expires = expires; add_timer(timer);
 - c) 但是更加高效。
- int del_timer(struct timer_list *timer): 删除定时器。

18.5.2 定时器时间单位

编译内核时,可以在内核源码根目录下用"1s-a"看到一个隐藏文件,它就是内核配置文件。打开后可以看到如下这项:

CONFIG HZ=100

这表示内核每秒中会发生 100 次系统滴答中断(tick),这就像人类的心跳一样,这是 Linux 系统的心跳。每发生一次 tick 中断,全局变量 jiffies 就会累加 1。

CONFIG_HZ=100 表示每个滴答是 10ms。

定时器的时间就是基于 jiffies 的,我们修改超时时间时,一般使用这 2 种方法:

① 在 add_timer 之前,直接修改:

```
timer.expires = jiffies + xxx; // xxx 表示多少个滴答后超时,也就是 xxx*10ms
timer.expires = jiffies + 2*HZ; // HZ 等于 CONFIG_HZ, 2*HZ 就相当于 2 秒
```

② 在 add_timer 之后,使用 mod_timer 修改:

```
mod_timer(&timer, jiffies + xxx); // xxx 表示多少个滴答后超时,也就是 xxx*10ms mod_timer(&timer, jiffies + 2*HZ); // HZ 等于 CONFIG_HZ, 2*HZ 就相当于 2 秒
```



18.5.3 使用定时器处理按键抖动

在实际的按键操作中,可能会有机械抖动:

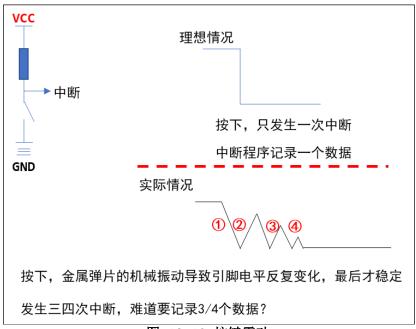


图 18.19 按键震动

按下或松开一个按键,它的 GPIO 电平会反复变化,最后才稳定。一般是几十毫秒才会稳定。

如果不处理抖动的话,用户只操作一次按键,中断程序可能会上报多个数据。怎么处理?

- 在按键中断程序中,可以循环判断几十亳秒,发现电平稳定之后再上 报
- 使用定时器

显然第 1 种方法太耗时,违背"中断要尽快处理"的原则,你的系统会很卡。怎么使用定时器?看下图:

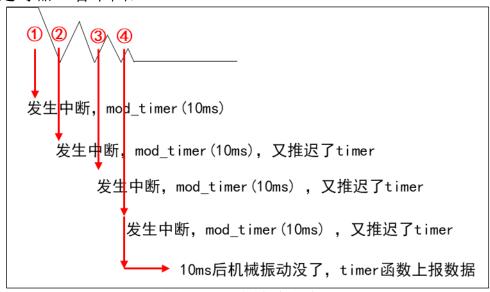


图 18.20 震动触发定时器



核心在于:在 GPIO 中断中并不立刻记录按键值,而是修改定时器超时时间, 10ms 后再处理。

- a) 如果 10ms 内又发生了 GPIO 中断,那就认为是抖动,这时再次修改超时时间为 10ms。
- b) 只有 10ms 之内再无 GPIO 中断发生,那么定时器的函数才会被调用。 在定时器函数中记录按键值。

18.5.4 现场编程

驱动程序、应用程序的核心都在上面的章节列了出来,怎么写程序?观看视频体验更佳,更能抓住重点。

18.5.5 上机实验

18.5.6 深入研究: 定时器的内部机制

初学者会用定时器就行,本节不用看。

怎么实现定时器,逻辑上很简单:每发生一次硬件中断时,硬件中断处理 完后就会看看有没有软件中断要处理。

定时器就是通过软件中断来实现的,它属于 TIMER_SOFTIRQ 软中断。

对于 TIMER_SOFTIRQ 软中断,初始化代码如下:

```
void __init init_timers(void)
{
    init_timer_cpus();
    init_timer_stats();
    open_softirq(TIMER_SOFTIRQ, run_timer_softirq);
}
```

当发生硬件中断时,硬件中断处理完后,内核会调用软件中断的处理函数。对于 TIMER_SOFTIRQ,会调用 run_timer_softirq,它的函数如下:

简单地说,add_timer函数会把timer放入内核里某个链表;

在 TIMER_SOFTIRQ 的处理函数中,会从链表中把这些超时的 timer 取出来,执行其中的函数。

怎么判断是否超时? jiffies 大于或等于 timer->expires 时, timer 就 超时。

内核中有很多 timer,如果高效地找到超时的 timer?这是比较复杂的,可以看看这文章:



https://blog.csdn.net/tianmohust/article/details/8707162 我们以后如果要深入讲解 timer 的话,会用视频来讲解。

18.6 中断下半部 tasklet

使用 GIT 命令载后,本节源码位于这个目录下:

01 all series quickstart\

05 嵌入式 Linux 驱动开发基础知识\source\

06_gpio_irq\08_read_key_irq_poll_fasync_block_timer_tasklet

在前面我们介绍过中断上半部、下半部。中断的处理有几个原则:

- 不能嵌套:
- 越快越好。

在处理当前中断时,即使发生了其他中断,其他中断也不会得到处理,所以中断的处理要越快越好。但是某些中断要做的事情稍微耗时,这时可以把中断拆分为上半部、下半部。

在上半部处理紧急的事情,在上半部的处理过程中,中断是被禁止的;

在下半部处理耗时的事情,在下半部的处理过程中,中断是使能的。

中断上半部、下半部的关系机制,请回顾第《>>>>>第五篇 **17.2.5** 下半部要做的事情耗时不是太长: tasklet》。

18.6.1 内核函数

1 定义 tasklet

中断下半部使用结构体 tasklet_struct 来表示,它在内核源码include\linux\interrupt.h中定义:

```
struct tasklet_struct
{
    struct tasklet_struct *next;
    unsigned long state;
    atomic_t count;
    void (*func)(unsigned long);
    unsigned long data;
};
```

- 其中的 state 有 2 位:
 - bit0 表示 TASKLET_STATE_SCHED

等于1时表示已经执行了tasklet_schedule 把该tasklet 放入队列了; tasklet_schedule 会判断该位,如果已经等于 1 那么它就不会再次把 tasklet 放入队列。

■ bit1 表示 TASKLET_STATE_RUN

等于 1 时,表示正在运行 tasklet 中的 func 函数; 函数执行完后内核会 把该位清 0。



● 其中的 count 表示该 tasklet 是否使能: 等于 0 表示使能了,非 0 表示被禁止了。对于 count 非 0 的 tasklet,里面的 func 函数不会被执行。

使用中断下半部之前,要先实现一个 tasklet_struct 结构体,这可以用 这 2 个宏来定义结构体:

```
#define DECLARE_TASKLET(name, func, data) \
struct tasklet_struct name = { NULL, 0, ATOMIC_INIT(0), func, data }
#define DECLARE_TASKLET_DISABLED(name, func, data) \
struct tasklet_struct name = { NULL, 0, ATOMIC_INIT(1), func, data }
```

- a) 使用 DECLARE_TASKLET 定义的 tasklet 结构体,它是使能的;
- b) 使用 DECLARE_TASKLET_DISABLED 定义的 tasklet 结构体,它是禁止的;使用之前要先调用 tasklet_enable 使能它。

也可以使用函数来初始化 tasklet 结构体:

2 使能/禁止 tasklet

```
static inline void tasklet_enable(struct tasklet_struct *t);
static inline void tasklet_disable(struct tasklet_struct *t);
```

- a) tasklet_enable 把 count 增加 1;
- b) tasklet_disable 把 count 减 1。

3 调度 tasklet

```
static inline void tasklet_schedule(struct tasklet_struct *t);
把 tasklet 放入链表,并且设置它的 TASKLET STATE SCHED 状态为 1。
```

4 kill tasklet

extern void tasklet kill(struct tasklet struct *t);

- a) 如果一个 tasklet 未被调度,tasklet_kill 会把它的 TASKLET_STATE_SCHED 状态清 0;
- b) 如果一个 tasklet 已被调度,tasklet_kill 会等待它执行完华,再把它的 TASKLET STATE SCHED 状态清 0。

通常在卸载驱动程序时调用 tasklet_kill。

18.6.2 tasklet 使用方法

先定义 tasklet, 需要使用时调用 tasklet_schedule, 驱动卸载前调用 tasklet kill。

tasklet_schedule 只是把 tasklet 放入内核队列,它的 func 函数会在软件中断的执行过程中被调用。

18.6.3 tasklet 内部机制

tasklet 属于 TASKLET_SOFTIRQ 软件中断,入口函数为tasklet_action,这在内核kernel\softirq.c 中设置:



图 18.21 softirg.c

当驱动程序调用 tasklet_schedule 时,会设置 tasklet 的 state 为 TASKLET STATE SCHED,并把它放入某个链表:

图 18.22 放入队列

当发生硬件中断时,内核处理完硬件中断后,会处理软件中断。对于TASKLET SOFTIRQ 软件中断,会调用 tasklet action 函数。

执行过程还是挺简单的:从队列中找到 tasklet,进行状态判断后执行 func 函数,从队列中删除 tasklet。

从这里可以看出:

- ① tasklet_schedule 调度 tasklet 时,其中的函数并不会立刻执行,而只是把 tasklet 放入队列:
- ② 调用一次 tasklet_schedule,只会导致 tasklnet 的函数被执行一次;



③ 如果 tasklet 的函数尚未执行,多次调用 tasklet_schedule 也是无效的,只会放入队列一次。

tasklet_action 函数解析如下:

```
static Latent entropy void tasklet action(struct softing action *a)
   struct tasklet_struct *list;
   local irq disable();
   list = __this_cpu_read(tasklet_vec.head);
    __this_cpu_write(tasklet_vec.head, NULL)
     _this_cpu_write(tasklet_vec.tail, this_cpu_ptr(&tasklet_vec.head));
   local irg enable();
   while (list) {
        struct tasklet struct *t = list;
                              1. 从列表中去出每一项
       list = list->next;
        if (tasklet_trylock(t)) {
            if (!atomic_read(&t->count)) {
                if (!test_and_clear_bit(TASKLET_STATE_SCHED,
                           &t->state))
                                                    2. 判断
                    BUG();
               t->func(t->data); // 3. 执行tasklet_unlock(t);
                                                      如果不是SCHED状态,
                                                      就是有BUG
                continue;
           tasklet_unlock(t);
        }
        local irg disable();
       t->next = NULL;
                                                        4. 从队列中取出
        *__this_cpu_read(tasklet_vec.tail) = t;
         _this_cpu_write(tasklet_vec.tail, &(t->next))
         raise softirg irgoff(TASKLET SOFTIRQ);
       local_irq_enable();
   } « end while list »
} « end tasklet action »
```

图 18.23 tasklet action

18.7 工作队列

使用 GIT 命令载后,本节源码位于这个目录下:

```
01_all_series_quickstart\
05_嵌入式 Linux 驱动开发基础知识\
source\06_gpio_irq\09_read_key_irq_poll_fasync_block_timer_tasklet_workqueue
```

前面讲的定时器、下半部 tasklet,它们都是在中断上下文中执行,它们无法休眠。当要处理更复杂的事情时,往往更耗时。这些更耗时的工作放在定时器或是下半部中,会使得系统很卡;并且循环等待某件事情完成也太浪费 CPU 资源了。



如果使用线程来处理这些耗时的工作,那就可以解决系统卡顿的问题:因为线程可以休眠。

在内核中,我们并不需要自己去创建线程,可以使用"工作队列"(workqueue)。内核初始化工作队列是,就为它创建了内核线程。以后我们要使用"工作队列",只需要把"工作"放入"工作队列中",对应的内核线程就会取出"工作",执行里面的函数。

在 2.xx 的内核中,工作队列的内部机制比较简单;在现在 4.x 的内核中,工作队列的内部机制做得复杂无比,但是用法是一样的。

工作队列的应用场合:要做的事情比较耗时,甚至可能需要休眠,那么可以使用工作队列。

缺点: 多个工作(函数)是在某个内核线程中依序执行的,前面函数执行很慢,就会影响到后面的函数。

在多 CPU 的系统下,一个工作队列可以有多个内核线程,可以在一定程度上缓解这个问题。

我们先使用看看怎么使用工作队列。

18.7.1 内核函数

内核线程、工作队列(workqueue)都由内核创建了,我们只是使用。使用的核心是一个 work struct 结构体,定义如下:

```
struct Work_struct {
    atomic_long_t data;
    struct list_head entry;
    work_func_t func;
#ifdef CONFIG_LOCKDEP
    struct lockdep_map
lockdep_map;
#endif
};

typedef void (*Work_func_t)(struct work_struct *work);
```

图 18.24 work_struct

使用工作队列时,步骤如下:

第1步 构造一个 work struct 结构体,里面有函数;

第2步 把这个 work_struct 结构体放入工作队列,内核线程就会运行 work 中的函数。

1 定义 work

参考内核头文件: include\linux\workqueue.h

```
#define DECLARE_WORK(n, f)
    struct work_struct n = __WORK_INITIALIZER(n, f)

#define DECLARE_DELAYED_WORK(n, f)
    struct delayed_work n = __DELAYED_WORK_INITIALIZER(n, f, 0)
```



- 第1个宏是用来定义一个 work_struct 结构体,要指定它的函数。
- 第 2 个宏用来定义一个 delayed_work 结构体,也要指定它的函数。所以 "delayed",意思就是说要让它运行时,可以指定:某段时间之后你再执行。 如果要在代码中初始化 work_struct 结构体,可以使用下面的宏:

#define INIT_WORK(_work, _func)

2 使用 work: schedule_work

调用 schedule_work 时,就会把 work_struct 结构体放入队列中,并唤醒对应的内核线程。内核线程就会从队列里把 work_struct 结构体取出来,执行里面的函数。

3 其他函数

表 18-2 workqueue 其它函数

序号	函数	说明
		在 Linux 系统中已经有了现成的 system_wq 等工作队列,
		你当然也可以自己调用 create_workqueue 创建工作队
		列,
1	create_workqueue	对于 SMP 系统,这个工作队列会有多个内核线程与它对
		应, 创建工作队列时,内核会帮这个工作队列创建多个内核线
		到建工作队列时, 内核宏带这个工作队列即建多个内核线 程
-		如果想只有一个内核线程与工作队列对应,
_		可以用本函数创建工作队列,
2	create_singlethread_workqueue	创建工作队列时,内核会帮这个工作队列创建一个内核线
		程
3	destroy_workqueue	销毁工作队列
4	schedule_work	调度执行一个具体的 work,
		执行的 work 将会被挂入 Linux 系统提供的工作队列
5	schedule_delayed_work	延迟一定时间去执行一个具体的任务,
		功能与 schedule_work 类似,多了一个延迟时间
	queue_work	跟 schedule_work 类似, schedule_work 是在系统默认的工作队列上执行一个
6		work,
		queue_work 需要自己指定工作队列
	queue_delayed_work	跟 schedule_delayed_work 类似,
7		schedule_delayed_work 是在系统默认的工作队列上执
,		行一个work,
		queue_delayed_work 需要自己指定工作队列
	flush_work	等待一个work 执行完毕,
8		如果这个 work 已经被放入队列,那么本函数等它执行完
		毕,并且返回 true;
		如果这个 work 已经执行完华才调用本函数,那么直接返回 false
9	flush_delayed_work	等待一个 delayed_work 执行完毕,
		如果这个 delayed_work 已经被放入队列,那么本函数等
		它执行完毕,并且返回 true;
		如果这个 delayed_work 已经执行完华才调用本函数,那
		么直接返回 false



18.7.2 编程、上机

驱动程序、应用程序的核心都在上面的章节列了出来,怎么写程序?观看视频体验更佳,更能抓住重点。

18.7.3 内部机制

初学者知道 work_struct 中的函数是运行于内核线程的上下文,这就足够了。

在 2.xx 版本的 Linux 内核中,创建 workqueue 时就会同时创建内核线程;在 4.xx 版本的 Linux 内核中,内核线程和 workqueue 是分开创建的,比较复杂。

1 Linux 2.x 的工作队列创建过程

代码在 kernel\workqueue.c 中:

对于每一个 CPU,都创建一个名为 "events/X" 的内核线程, X 从 0 开始。在 创建 workqueue 的同时创建内核线程。

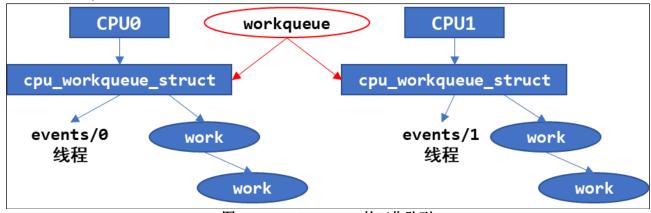


图 18.25 Linux 2.x 的工作队列

2 Linux 4.x 的工作队列创建过程

Linux4.x 中,内核线程和工作队列是分开创建的。先创建内核线程,代码在 kernel\workqueue.c 中:

```
init_workqueues
/* initialize CPU pools */
for_each_possible_cpu(cpu) {
    for_each_cpu_worker_pool(pool, cpu) {
        /* 对每一个 CPU 都创建 2 个 worker_pool 结构体,它是含有 ID 的 */
        /* 一个 worker_pool 对应普通优先级的 work,第 2 个对应高优先级的 work */
}
/* create the initial worker */
```



```
for_each_online_cpu(cpu) {
    for_each_cpu_worker_pool(pool, cpu) {
        /* 对每一个 CPU 的每一个 worker_pool, 创建一个 worker */

/* 每一个 worker 对应一个内核线程 */
        BUG_ON(!create_worker(pool));
    }
}
```

create_worker 函数代码如下:

```
static struct worker *Create Worker(struct worker_pool *pool)
   struct worker *worker = NULL;
   int id = -1;
   char id buf[16];
   /* ID is needed to determine kthread name */
   id = ida simple get(&pool->worker ida, 0, 0, GFP KERNEL);
   if (id < 0)
       goto ↓fail;
   worker = alloc_worker(pool->node);
   if (!worker)
       goto ↓fail;
   worker->pool = pool;
   worker->id = id;
                       在哪个CPU上运行,poll中第几个线程
   if (pool->cpu >= 0)
       snprintf(id_buf, sizeof(id_buf), "%d:%d%s", pool->cpu, id,
            pool->attrs->nice < 0 ? "H" : ""); H: 高优先级
   else
       snprintf(id_buf, sizeof(id_buf), "u%d:%d", pool->id, id);
   worker->task = kthread_create_on_node(worker_thread, worker, pool->node,
                         "kworker/%s", id_buf);内核线程的名字
```

图 18.26 create worker 函数

创建好内核线程后,再创建 workqueue,代码在 kernel\workqueue.c 中:

```
init_workqueues
system_wq = alloc_workqueue("events", 0, 0);
__alloc_workqueue_key
    wq = kzalloc(sizeof(*wq) + tbl_size, GFP_KERNEL); // 分配 workqueue_struct
    alloc_and_link_pwqs(wq) // 跟 worker_poll 建立联系
```

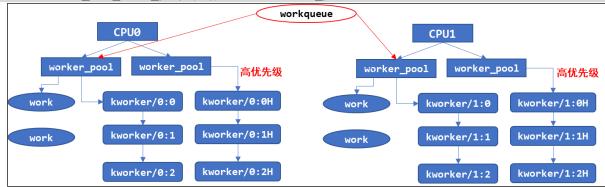


图 18.27 Linux 4.x 的工作队列



一开始时,每一个 worker_poll 下只有一个线程,但是系统会根据任务繁重程度动态创建、销毁内核线程。所以你可以在 work 中打印线程 ID,发现它可能是变化的。

参考文章:

https://zhuanlan.zhihu.com/p/91106844

https://www.cnblogs.com/vedic/p/11069249.html
https://www.cnblogs.com/zxc2man/p/4678075.html

18.8 中断的线程化处理

使用 GIT 命令载后,本节源码位于这个目录下:

01_all_series_quickstart\
05_嵌入式 Linux 驱动开发基础知识\
source\06_gpio_irq\10_read_key_irq_poll_fasync_block_timer_tasklet_workqueue_threade
dirq

请先回顾:

● 《>>>>>第五篇 17.2.7 新技术: threaded irg》。

复杂、耗时的事情,尽量使用内核线程来处理。上节视频介绍的工作队列用起来挺简单,但是它有一个缺点:工作队列中有多个 work,前一个 work 没处理完会影响后面的 work。解决方法有很多种,比如干脆自己创建一个内核线程,不跟别的 work 凑在一块了。在 Linux 系统中,对于存储设备比如 SD/TF卡,它的驱动程序就是这样做的,它有自己的内核线程。

对于中断处理,还有另一种方法: threaded irq,线程化的中断处理。中断的处理仍然可以认为分为上半部、下半部。上半部用来处理紧急的事情,下半部用一个内核线程来处理,这个内核线程专用于这个中断。

内核提供了这个函数:

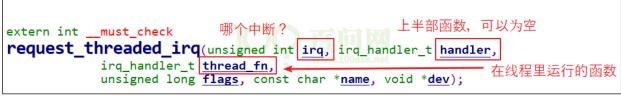


图 18.28 内核的中断线程

你可以只提供 thread_fn,系统会为这个函数创建一个内核线程。发生中断时,系统会立刻调用 handler 函数,然后唤醒某个内核线程,内核线程再来执行 thread_fn 函数。



18.8.1 内核机制

1调用 request threaded irq 后内核的数据结构、

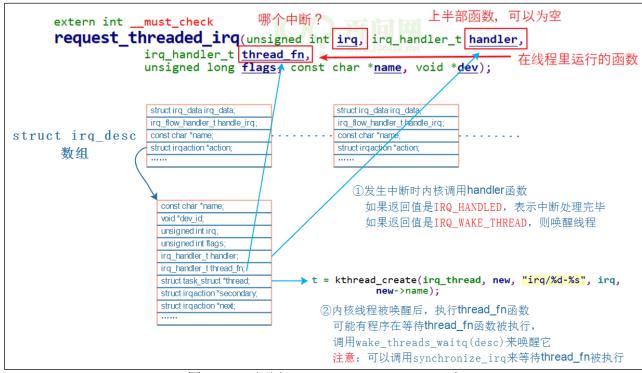


图 18.29 调用 request threaded irg 后

2 request threaded irq

request_threaded_irq 函数,肯定会创建一个内核线程。 源码在内核文件 kernel\irq\manage.c 中,

```
int request threaded irq(unsigned int irq, irq handler t handler,
           irg handler t thread fn, unsigned long irgflags,
           const char *devname, void *dev_id)
{
   // 分配、设置一个 irqaction 结构体
   action = kzalloc(sizeof(struct irqaction), GFP_KERNEL);
   if (!action)
       return - ENOMEM;
   action->handler = handler;
   action->thread_fn = thread_fn;
   action->flags = irqflags;
   action->name = devname;
   action->dev id = dev id;
    retval = __setup_irq(irq, desc, action); // 进一步处理
}
```

setup_irq 函数代码如下(只摘取重要部分):

```
if (new->thread fn && !nested) {
   ret = setup irq thread(new, irq, false);
```

setup irq thread 函数代码如下(只摘取重要部分):

```
if (!secondary) {
   t = kthread create(irq thread, new, "irq/%d-%s", irq,
```



3 中断的执行过程

对于 GPIO 中断,我使用 QEMU 的调试功能找出了所涉及的函数调用,其他板子可能稍有不同。调用关系如下,反过来看:

```
Breakpoint 1, gpio_keys_gpio_isr (irq=200, dev_id=0x863e6930) at drivers/input/keybo
ard/gpio keys.c:393
393 {
(gdb) bt
#0 gpio keys gpio isr (irq=200, dev id=0x863e6930) at drivers/input/keyboard/gpio k
eys.c:393
#1 0x80270528 in handle irg event percpu (desc=0x8616e300, flags=0x86517edc) at k
ernel/irg/handle.c:145
#2 0x802705cc in handle_irq_event_percpu (desc=0x8616e300) at kernel/irq/handle.c:1
85
#3 0x80270640 in handle_irq_event (desc=0x8616e300) at kernel/irq/handle.c:202
#4 0x802738e8 in handle level_irq (desc=0x8616e300) at kernel/irq/chip.c:518
#5 0x8026f7f8 in generic handle irq_desc (desc=<optimized out>) at ./include/linux/
irqdesc.h:150
#6 generic handle irg (irg=<optimized out>) at kernel/irg/irgdesc.c:590
#7 0x805005e0 in mxc gpio irq handler (port=0xc8, irq stat=2252237104) at drivers/g
pio/gpio-mxc.c:274
#8 0x805006fc in mx3 gpio irq handler (desc=<optimized out>) at drivers/gpio/gpio-m
xc.c:291
#9 0x8026f7f8 in generic handle irq desc (desc=<optimized out>) at ./include/linux/
irqdesc.h:150
#10 generic_handle_irq (irq=<optimized out>) at kernel/irq/irqdesc.c:590
#11 0x8026fd0c in __handle_domain_irq (domain=0x86006000, hwirq=32, lookup=true, reg
s=0x86517fb0) at kernel/irg/irgdesc.c:627
#12 0x80201484 in handle_domain_irq (regs=<optimized out>, hwirq=<optimized out>, do
main=<optimized out>) at ./include/linux/irqdesc.h:168
#13 gic_handle_irq (regs=0xc8) at drivers/irqchip/irq-gic.c:364
#14 0x8020b704 in irq usr () at arch/arm/kernel/entry-armv.S:464
```



我们只需要分析 __handle_irq_event_percpu 函数,它在kernel\irq\handle.c中:

```
irqreturn_t __handle_irq_event_percpu(struct irq_desc *desc, unsigned int *flags)
   irgreturn t retval = IRQ NONE;
   unsigned int irq = desc->irq_data.irq;
   struct irqaction *action;
   for_each_action_of_desc(desc, action) {
       irqreturn_t res;
       trace_irq_handler_entry(irq, action);
       res = action->handler(irq, action->dev_id); 1.调用上半部处理函数
       trace_irq_handler_exit(irq, action, res);
       if (WARN_ONCE(!irqs_disabled(),"irq %u handler %pF enabled interrupts\n",
                 irq, action->handler))
           local irq disable();
       switch (res) {
       case IRQ_WAKE_THREAD:
                             2. 如果返回值是IRQ WAKE THREAD
            * Catch drivers which return WAKE_THREAD but
            * did not set up a thread function
           if (unlikely(!action->thread_fn)) {
               warn_no_thread(irq, action);
               break;
                                           就唤醒中断对应的内核线程
           __irq_wake_thread(desc, action);
```

线程的处理函数为 irg thread, 代码在 kernel\irg\handle.c 中:

18.8.2 编程、上机

调用 request_threaded_irq 函数注册中断,调用 free_irq 卸载中断。从前面可知,我们可以提供上半部函数,也可以不提供:

- 如果不提供,内核会提供默认的上半部处理函数: irq_default_primary_handler,它是直接返回IRQ_WAKE_THREAD。
- 如果提供的话,返回值必须是: IRQ_WAKE_THREAD。在 thread_fn 中,如果中断被正确处理了,应该返回 IRQ_HANDLED。



18.9 mmap

应用程序和驱动程序之间传递数据时,可以通过 read、write 函数进行。 这涉及在用户态 buffer 和内核态 buffer 之间传数据,如下图所示:

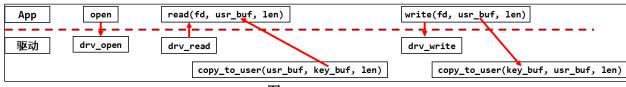


图 18.30 mmap

应用程序不能直接读写驱动程序中的 buffer,需要在用户态 buffer 和内核态 buffer 之间进行一次数据拷贝。这种方式在数据量比较小时没什么问题;但是数据量比较大时效率就太低了。比如更新 LCD 显示时,如果每次都让 APP传递一帧数据给内核,假设 LCD 采用 1024*600*32bpp 的格式,一帧数据就有1024*600*32/8=2.3MB 左右,这无法忍受。

改进的方法就是让程序可以直接读写驱动程序中的 buffer,这可以通过 mmap 实现(memory map),把内核的 buffer 映射到用户态,让 APP 在用户态直接读写。

18.9.1 内存映射现象与数据结构

假设有这样的程序,名为 test.c:

```
#include <stdio.h>
#include <unistd.h>
#include <stdlib.h>

int a;
int main(int argc, char **argv)
{
    if (argc != 2)
    {
        printf("Usage: %s <number>\n", argv[0]);
        return -1;
    }
    a = strtol(argv[1], NULL, 0);
    printf("a's address = 0x%lx, a's value = %d\n", &a, a);
    while (1)
    {
        sleep(10);
    }
    return 0;
}
```

在 PC 上如下编译(必须静态编译):

gcc -o test test.c -staitc

分别执行 test 程序 2 次,最后执行 ps,可以看到这 2 个程序同时存在,这 2 个程序里 a 变量的地址相同,但是值不同。如下图:



```
---::~$ gcc -o test test.c -static 1.编译,静态链接
[1] 8769
[2] 8770
\sim a's address = 0x6bc3a0, a's value = 123
PID TTY
        TIME CMD
8630 pts/1
      00:00:00 bash
8769 pts/1
      00:00:00 test
8770 pts/1
      00:00:00 test
      00:00:00 ps
8771 pts/1
```

图 18.31 执行两次 test

观察到这些现象:

- a) 2个程序同时运行,它们的变量 a 的地址都是一样的: 0x6bc3a0;
- b) 2个程序同时运行,它们的变量 a 的值是不一样的,一个是 12,另一个是 123。
- c) 疑问来了:
- d) 这 2 个程序同时在内存中运行,它们的值不一样,所以变量 a 的地址肯定不同;
- e) 但是打印出来的变量 a 的地址却是一样的。

怎么回事?

这里要引入虚拟地址的概念: CPU 发出的地址是虚拟地址,它经过 MMU(Memory Manage Unit,内存管理单元)映射到物理地址上,对于不同进程的同一个虚拟地址,MMU 会把它们映射到不同的物理地址。如下图:

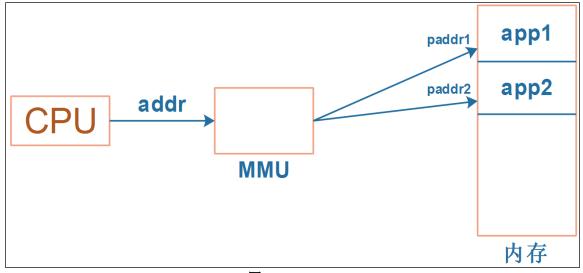
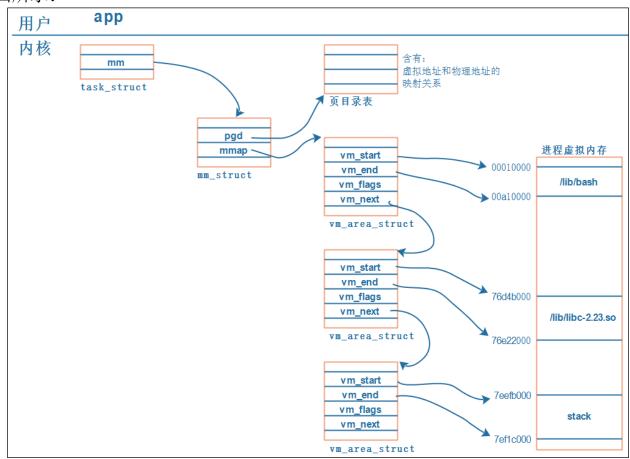


图 18.32 MMU



- 当前运行的是 app1 时,MMU 会把 CPU 发出的虚拟地址 addr 映射为物理地址 paddr1,用 paddr1 去访问内存。
- 当前运行的是 app2 时,MMU 会把 CPU 发出的虚拟地址 addr 映射为物理地址 paddr2,用 paddr2 去访问内存。
- MMU 负责把虚拟地址映射为物理地址,虚拟地址映射到哪个物理地址去? 可以执行 ps 命令查看进程 ID, 然后执行 "cat /proc/325/maps"得到映射关系。

每一个 APP 在内核里都有一个 tast_struct,这个结构体中保存有内存信息: mm_struct。而虚拟地址、物理地址的映射关系保存在页目录表中,如下图所示:



解析如下:

- 每个 APP 在内核中都有一个 task struct 结构体,它用来描述一个进程;
- 每个 APP 都要占据内存,在 task_struct 中用 mm_struct 来管理进程占用的内存;
 - a) 内存有虚拟地址、物理地址,mm_struct 中用 mmap 来描述虚拟地址,用 pgd 来描述对应的物理地址。
 - b) **注意:** pgd, Page Global Directory, 页目录。
- 每个 APP 都有一系列的 VMA: virtual memory



- a) 比如 APP 含有代码段、数据段、BSS 段、栈等等,还有共享库。这些单元会保存在内存里,它们的地址空间不同,权限不同(代码段是只读的可运行的、数据段可读可写),内核用一系列的 vm_area_struct 来描述它们。
- b) vm_area_struct 中的 vm_start、vm_end 是虚拟地址。
- vm_area_struct 中虚拟地址如何映射到物理地址去?

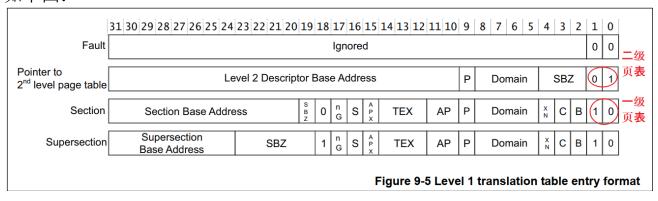
每一个 APP 的虚拟地址可能相同,物理地址不相同,这些对应关系保存在 pgd 中。

18.9.2 ARM 架构内存映射简介

ARM 架构支持一级页表映射,也就是说 MMU 根据 CPU 发来的虚拟地址可以找到第 1 个页表,从第 1 个页表里就可以知道这个虚拟地址对应的物理地址。一级页表里地址映射的最小单位是 1M。

ARM 架构还支持二级页表映射,也就是说 MMU 根据 CPU 发来的虚拟地址先找到第 1 个页表,从第 1 个页表里就可以知道第 2 级页表在哪里;再取出第 2 级页表,从第 2 个页表里才能确定这个虚拟地址对应的物理地址。二级页表地址映射的最小单位有 4K、1K, Linux 使用 4K。

一级页表项里的内容,决定了它是指向一块物理内存,还是指问二级页表,如下图:



1一级页表映射过程

一线页表中每一个表项用来设置 1M 的空间,对于 32 位的系统,虚拟地址空间有 4G,4G/1M=4096。所以一级页表要映射整个 4G 空间的话,需要 4096个页表项。

第 0 个页表项用来表示虚拟地址第 0 个 1M(虚拟地址为 0~0xFFFFF)对应哪一块物理内存,并且有一些权限设置;

第 1 个页表项用来表示虚拟地址第 1 个 1M(虚拟地址为 0x100000~ 0x1FFFFF)对应哪一块物理内存,并且有一些权限设置;

依次类推。

使用一级页表时,先在内存里设置好各个页表项,然后把页表基地址告诉MMU,就可以启动 MMU 了。

以下图为例介绍地址映射过程:



- c) CPU 发出虚拟地址 vaddr, 假设为 0x12345678
- d) MMU 根据 vaddr[31:20]找到一级页表项:
 - ◆ 虚拟地址 0x12345678 是虚拟地址空间里第 0x123 个 1M, 所以找到页表里第 0x123 项,根据此项内容知道它是一个段页表项。

段内偏移是 0x45678。

- e) 从这个表项里取出物理基地址: Section Base Address, 假设是 0x81000000
- f) 物理基地址加上段内偏移得到: 0x81045678

所以 CPU 要访问虚拟地址 0x12345678 时,实际上访问的是 0x81045678 的物理地址。

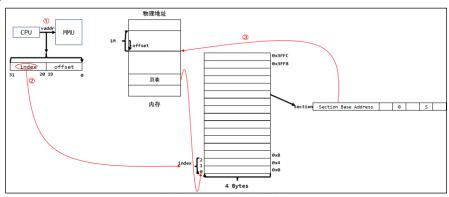


图 18.33 内存映射

2 二级页表映射过程

首先设置好一级页表、二级页表,并且把一级页表的首地址告诉 MMU。以下图为例介绍地址映射过程:

- CPU 发出虚拟地址 vaddr,假设为 0x12345678
- MMU 根据 vaddr[31:20]找到一级页表项:

虚拟地址 0x12345678 是虚拟地址空间里第 0x123 个 1M, 所以找到页表里第 0x123 项。根据此项内容知道它是一个二级页表项。

- 从这个表项里取出地址,假设是 address,这表示的是二级页表项的 物理地址:
- vaddr[19:12]表示的是二级页表项中的索引 index 即 0x45, 在二级 页表项中找到第 0x45 项;
- 二级页表项格式如下:

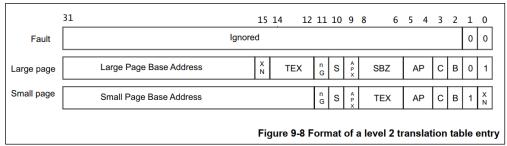


图 18.34 二级页表



里面含有这 4K 或 1K 物理空间的基地址 page base addr, 假设是 0x81889000: 它跟 vaddr[11:0]组合得到物理地址: 0x81889000 + 0x678 = 0x81889678。

所以 CPU 要访问虚拟地址 0x12345678 时,实际上访问的是 0x81889678 的物理地址

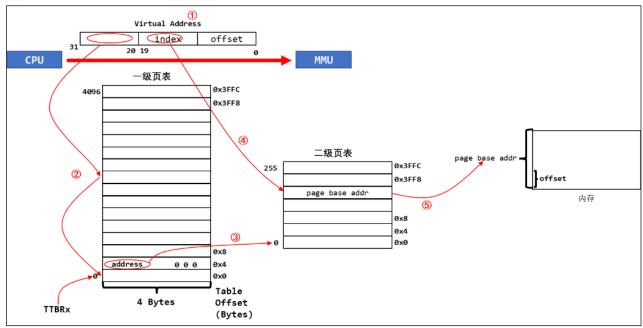


图 18.35 二级页表

18.9.3 怎么给 APP 新建一块内存映射

1 mmap 调用过程

从上面内存映射的过程可以知道,要给 APP 新开劈一块虚拟内存,并且让它指向某块内核 buffer,我们要做这些事:

- ① 得到一个 vm_area_struct,它表示 APP 的一块虚拟内存空间; 很幸运,APP 调用 mmap 系统函数时,内核就帮我们构造了一个 vm area stuct结构体。里面含有虚拟地址的地址范围、权限。
- ② 确定物理地址: 你想映射某个内核 buffer,你需要得到它的物理地址,这得由你提供。
- ③ 给 vm_area_struct 和物理地址建立映射关系: 也很幸运,内核提供有相关函数。 APP 里调用 mmap 时,导致的内核相关函数调用过程如下:



```
app: mmap(addr, length, prot, flags, fd, offset)
内核: SYSCALL_DEFINE6(mmap_pgoff ... // mm/mmap.c
         vm_mmap_pgoff(file, addr, len, prot, flags, pgoff); // mm/util.c
            do_mmap_pgoff(file, addr, len, prot, flag, pgoff, &populate); // include/linux/mm.h
                do_mmap(file, addr, len, prot, flags, 0, pgoff, populate); // mm/mmap.c
                    addr = get_unmapped_area(file, addr, len, pgoff, flags); // 得到未使用的虚拟地址addr = mmap_region(file, addr, len, vm_flags, pgoff); // mm/mmap.c
                              // 设置 vm area struct
                              vma - > vm mm = mm;
                              vma->vm start = addr:
                              vma \rightarrow vm_end = addr + len;
                              vma->vm_flags = vm_flags;
                              vma->vm_page_prot = vm_get_page_prot(vm_flags);
                              vma->vm pgoff = pgoff;
                                                                  我们只需要实现驱动的mmap函数:
                                                                  1. 提供物理地址
                              // 调用驱动程序的mmap
                                                                 2.设置属性:cache, buffer
                              error = file->f_op->mmap(file, vma); 3.给vm_area_struct和物理地址建立映射
```

图 18.36 mmap 调用过程

2 cache 和 buffer

本小节参考 ARM 的 cache 和写缓冲器 (write buffer):

https://blog.csdn.net/gameit/article/details/13169445

使用 mmap 时,需要有 cache、buffer 的知识。下图是 CPU 和内存之间的 关系,有 cache、buffer(写缓冲器)。Cache 是一块高速内存;写缓冲器相当 于一个 FIFO,可以把多个写操作集合起来一次写入内存。

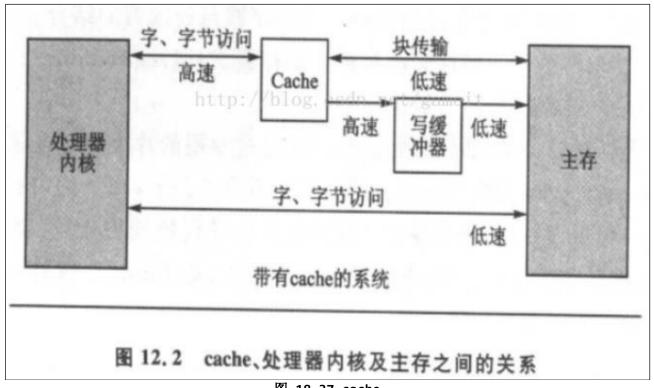


图 18.37 cache

程序运行时有"局部性原理",这又分为时间局部性、空间局部性。

时间局部性:

在某个时间点访问了存储器的特定位置,很可能在一小段时间里,会反复 地访问这个位置。



● 空间局部性:

访问了存储器的特定位置,很可能在不久的将来访问它附近的位置。

而 CPU 的速度非常快,内存的速度相对来说很慢。CPU 要读写比较慢的内存时,怎样可以加快速度?根据"局部性原理",可以引入 cache。

- ① 读取内存 addr 处的数据时:
 - a) 先看看 cache 中有没有 addr 的数据,如果有就直接从 cache 里返回数据: 这被称为 cache 命中。
 - b) 如果 cache 中没有 addr 的数据,则从内存里把数据读入,注意:它不是仅仅读入一个数据,而是读入一行数据(cache line)。
 - c) 而 CPU 很可能会再次用到这个 addr 的数据,或是会用到它附近的数据,这时就可以快速地从 cache 中获得数据。

② 写数据:

- a) CPU 要写数据时,可以直接写内存,这很慢;也可以先把数据写入cache,这很快。
- b) 但是 cache 中的数据终究是要写入内存的啊,这有 2 种写策略:
- 写通(write through):
 - 数据要同时写入 cache 和内存,所以 cache 和内存中的数据保持一致,但是它的效率很低。能改进吗?可以!使用"写缓冲器": cache 大哥,你把数据给我就可以了,我来慢慢写,保证帮你写完。
 - 有些写缓冲器有"写合并"的功能,比如 CPU 执行了 4 条写指令:写第 0、1、2、3 个字节,每次写 1 字节;写缓冲器会把这 4 个写操作合并成一个写操作:写 word。对于内存来说,这没什么差别,但是对于硬件寄存器,这就有可能导致问题。
 - 所以对于寄存器操作,不会启动 buffer 功能;对于内存操作,比如 LCD 的显存,可以启用 buffer 功能。

● 写回(write back):

- 新数据只是写入 cache,不会立刻写入内存,cache 和内存中的数据 并不一致。
- 新数据写入 cache 时,这一行 cache 被标为"脏"(dirty);当 cache 不够用时,才需要把脏的数据写入内存。

使用写回功能,可以大幅提高效率。但是要注意 cache 和内存中的数据很可能不一致。这在很多时间要小心处理: 比如 CPU 产生了新数据,DMA 把数据从内存搬到网卡,这时候就要 CPU 执行命令先把新数据从 cache 刷到内存。反过来也是一样的,DMA 从网卡得过了新数据存在内存里,CPU 读数据之前先把cache 中的数据丢弃。

是否使用 cache、是否使用 buffer, 就有 4 种组合(Linux 内核文件 arch\arm\include\asm\pgtable-2level.h):



```
#define L_PTE_MT_UNCACHED (_AT(pteval_t, 0x00) << 2) /* 0000 */
#define L_PTE_MT_BUFFERABLE (_AT(pteval_t, 0x01) << 2) /* 0001 */
#define L_PTE_MT_WRITETHROUGH (_AT(pteval_t, 0x02) << 2) /* 0010 */
#define L_PTE_MT_WRITEBACK (_AT(pteval_t, 0x03) << 2) /* 0011 */
```

图 18.38 cache 和 buffer 的组合

上面 4 种组合对应下表中的各项,一一对应(下表来自 s3c2410 芯片手册,高架构的 cache、buffer 更复杂,但是这些基础知识没变):

表 :	18-3	s3c2410	柎	cache&buffer	组合
-----	------	---------	---	--------------	----

是否启用 cache	是否启用 buffer	说明	
0	0	Non-cached, non-buffered (NCNB) 读、写都直达外设硬件	
0	1	Non-cached buffered (NCB) 读、写都直达外设硬件; 写操作通过 buffer 实现,CPU 不等待写操作完成,CPU 会 马上执行下一条指令	
1	0	Cached, write-through mode (WT),写通读: cache hit 时从 cahce 读数据; cache miss 时已入一行数据到 cache;写:通过 buffer 实现,CPU 不等待写操作完成,CPU 会马上执行下一条指令	
1	1	Cached, write-back mode (WB),写回读: cache hit 时从 cahce 读数据; cache miss 时已入一行数据到 cache;写:通过 buffer 实现, cache hit 时新数据不会到达硬件,而是在 cahce 中被标为"脏"; cache miss 时,通过buffer 写入硬件,CPU 不等待写操作完成,CPU 会马上执行下一条指令	

第 1 种是不使用 cache 也不使用 buffer,读写时都直达硬件,这适合寄存器的读写。

第 2 种是不使用 cache 但是使用 buffer,写数据时会用 buffer 进行优化,可能会有"写合并",这适合显存的操作。因为对显存很少有读操作,基本都是写操作,而写操作即使被"合并"也没有关系。

第 3 种是使用 cache 不使用 buffer,就是"write through",适用于只读设备:在读数据时用 cache 加速,基本不需要写。

第4种是既使用 cache 又使用 buffer,适合一般的内存读写。

3 驱动程序要做的事

驱动程序要做的事情有 3 点:

- ① 确定物理地址
- ② 确定属性: 是否使用 cache、buffer
- ③ 建立映射关系

参考 Linux 源文件,示例代码如下:



```
// drivers/video/fbdev/mxsfb.c
static int mxsfb mmap(struct fb_info *info, struct vm_area_struct *vma)
    u32 len;
    unsigned long offset = vma->vm_pgoff << PAGE_SHIFT;</pre>
    if (offset < info->fix.smem_len) {
        /* mapping framebuffer memory */
        len = info->fix.smem_len - offset;
        vma->vm_pgoff = (info->fix.smem_start + offset) >> PAGE_SHIFT;
                                    1.确定物理地址,单位:page, 4k
        return -EINVAL;
    len = PAGE_ALIGN(len);
    if (vma->vm_end - vma->vm_start > len)
        return -EINVAL;
                                             2.设置属性: cache? buffer?
    /* make buffers bufferable */
    vma->vm_page_prot = pgprot_writecombine(vma->vm_page_prot);
    if (remap_pfn_range(vma, vma->vm_start, vma->vm_pgoff,
                vma->vm_end - vma->vm_start, vma->vm_page_prot)) {
        dev_dbg(info->device, "mmap remap_pfn_range failed\n");
        return - ENOBUFS;
    return 0;
                                           3.映射
 « end mxsfb mmap »
```

图 18.39 驱动程序要做的 3 件事

还有一个更简单的函数:

```
// drivers/video/fbdev/controlfb.c
static int controlfb_mmap(struct fb_info *info,
                       struct vm_area_struct *vma)
{
    unsigned long mmio pgoff;
    unsigned long start;
   u32 len;
   |start = info->fix.smem_start; | 1.确定物理地址
    len = info->fix.smem_len;
    mmio_pgoff = PAGE_ALIGN((start & ~PAGE_MASK) + len) >> PAGE_SHIFT;
    if (vma->vm_pgoff >= mmio_pgoff) {
        if (info->var.accel_flags)
            return -EINVAL;
        vma->vm_pgoff -= mmio_pgoff;
        start = info->fix.mmio_start;
                                       2.确定属性:cache?buffer?
        len = info->fix.mmio_len;
       vma->vm page prot = pgprot noncached(vma->vm page prot);
    } else {
        <u>/* framebuffer</u>*/
       vma->vm_page_prot = pgprot_cached_wthru(vma->vm_page_prot);
    return vm_iomap_memory(vma, start, len); 3.映射
} « end controlfb mmap
```

图 18.40 controlfb_mmap函数



18.9.4 编程

使用 GIT 命令载后,本节源码位于这个目录下:

01_all_series_quickstart\

05 嵌入式 Linux 驱动开发基础知识\source\07 mmap

目的: 我们在驱动程序中申请一个 8K 的 buffer, 让 APP 通过 mmap 能直接访问。

1 APP 编程

APP 怎么写? open 驱动、buf=mmap(.....)映射内存,直接读写 buf 就可以了,代码如下:

```
/* 1. 打开文件 */
22
      fd = open("/dev/hello", O_RDWR);
23
24
      if (fd == -1)
25
              printf("can not open file /dev/hello\n");
26
27
              return -1;
28
      }
29
30
       /* 2. mmap
        * MAP SHARED  : 多个 APP 都调用 mmap 映射同一块内存时,对内存的修改大家都可以看到。
31
32
                      就是说多个 APP、驱动程序实际上访问的都是同一块内存
       * MAP PRIVATE : 创建一个 copy on write 的私有映射。
33
                      当 APP 对该内存进行修改时,其他程序是看不到这些修改的。
34
35
                      就是当 APP 写内存时,内核会先创建一个拷贝给这个 APP,
                      这个拷贝是这个 APP 私有的, 其他 APP、驱动无法访问。
36
37
      buf = mmap(NULL, 1024*8, PROT READ | PROT WRITE, MAP SHARED, fd, 0);
38
      if (buf == MAP_FAILED)
39
40
41
              printf("can not mmap file /dev/hello\n");
42
              return -1;
43
```

最难理解的是 mmap 函数 MAP_SHARED、MAP_PRIVATE 参数。使用 MAP_PRIVATE 映射时,在没有发生写操作时,APP、驱动访问的都是同一块内存; 当 APP 发起写操作时,就会触发 "copy on write",即内核会先创建该内存块的拷贝,APP 的写操作在这个新内存块上进行,这个新内存块是 APP 私有的,别的 APP、驱动看不到。

仅用 MAP_SHARED 参数时,多个 APP、驱动读、写时,操作的都是同一个内存块,"共享"。

MAP_PRIVATE 映射是很有用的,Linux 中多个 APP 都会使用同一个动态库,在没有写操作之前大家都使用内存中唯一一份代码。当 APP1 发起写操作时,内核会为它复制一份代码,再执行写操作,APP1 就有了专享的、私有的动态库,在里面做的修改只会影响到 APP1。其他程序仍然共享原先的、未修改的代码。

有了这些知识后,下面的代码就容易理解了,请看代码中的注释:

```
printf("mmap address = 0x%x\n", buf);
printf("buf origin data = %s\n", buf); /* old */
```



```
47
48
       /* 3. write */
       strcpy(buf, "new");
49
50
       /* 4. read & compare */
51
       /* 对于 MAP SHARED 映射: str = "new"
52
        * 对于 MAP PRIVATE 映射: str = "old"
53
54
55
       read(fd, str, 1024);
56
       if (strcmp(buf, str) == 0)
57
               /* 对于 MAP_SHARED 映射,APP 写的数据驱动可见
58
                * APP 和驱动访问的是同一个内存块
59
60
61
               printf("compare ok!\n");
62
       }
       else
63
64
       {
               /* 对于 MAP PRIVATE 映射,APP 写数据时,是写入另一个内存块(是原内存块的"拷
65
贝")
66
               printf("compare err!\n");
67
68
               printf("str = %s!\n", str); /* old */
               printf("buf = %s!\n", buf); /* new */
69
70
```

执行测试程序后,查看到它的进程号 PID, 执行这样的命令查看这个程序的内存使用情况:

cat /proc/PIC/maps

2 驱动编程

驱动程序要做什么?

① 分配一块 8K 的内存:

使用哪一个函数分配内存?

表 18-4 分配内存函数

函数名	说明
kmalloc	分配到的内存物理地址是连续的
kzalloc	分配到的内存物理地址是连续的,内容清 ❷
vmalloc	分配到的内存物理地址不保证是连续的
vzalloc	分配到的内存物理地址不保证是连续的,内容清 0

我们应该使用 kmalloc 或 kzalloc,这样得到的内存物理地址是连续的,在 mmap 时后 APP 才可以使用同一个基地址去访问这块内存。(如果物理地址不连续,就要执行多次 mmap 了)。

② 提供 mmap 函数

关键在于 mmap 函数, 代码如下:



图 18.41 hello_drv_mmap

要注意的是,remap_pfn_range 中,pfn 的意思是"Page Frame Number"。在Linux 中,整个物理地址空间可以分为第 0 页、第 1 页、第 2 页,诸如此类,这就是 pfn。假设每页大小是 4K,那么给定物理地址 phy,它的 pfn = phy / 4096 = phy >> 12。内核的 page 一般是 4K,但是也可以配置内核修改 page 的大小。所以为了通用,pfn = phy >> PAGE_SHIFT。

APP 调用 mmap 后,会导致驱动程序的 mmap 函数被调用,最终 APP 的虚拟地址和驱动程序中的物理地址就建立了映射关系。APP 可以直接访问驱动程序的 buffer。

3 上机测试

在 Ubuntu 中编译好驱动、测试程序,放到开发板。 在开发板上安装驱动、执行测试程序。