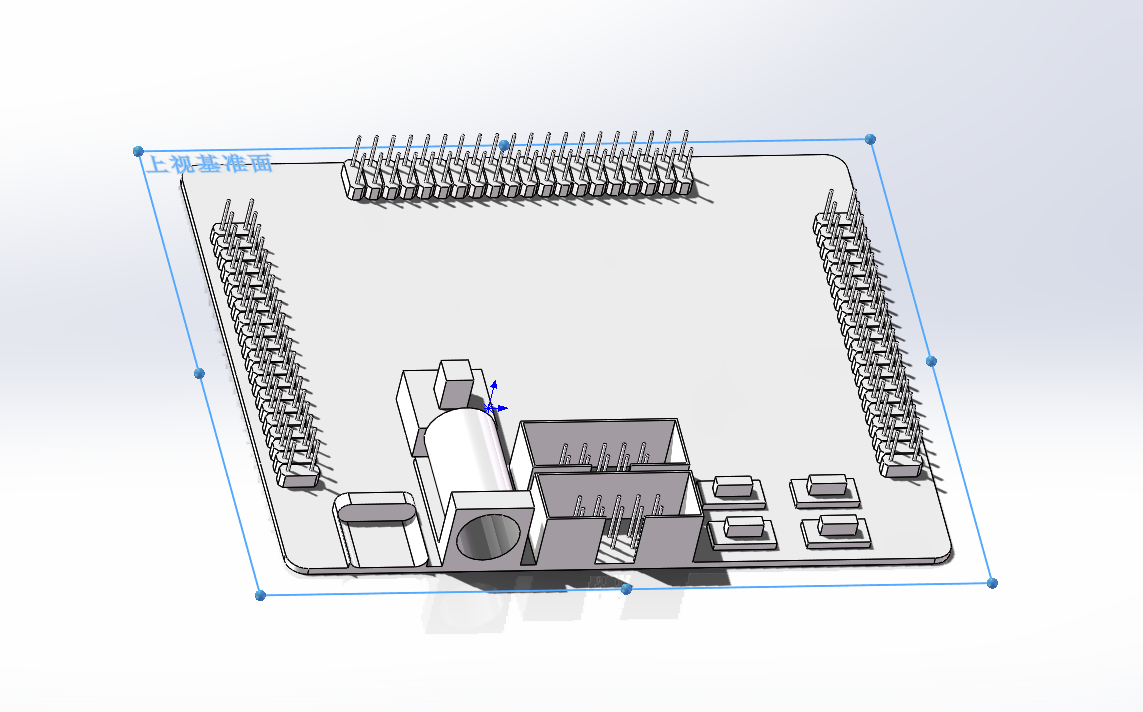
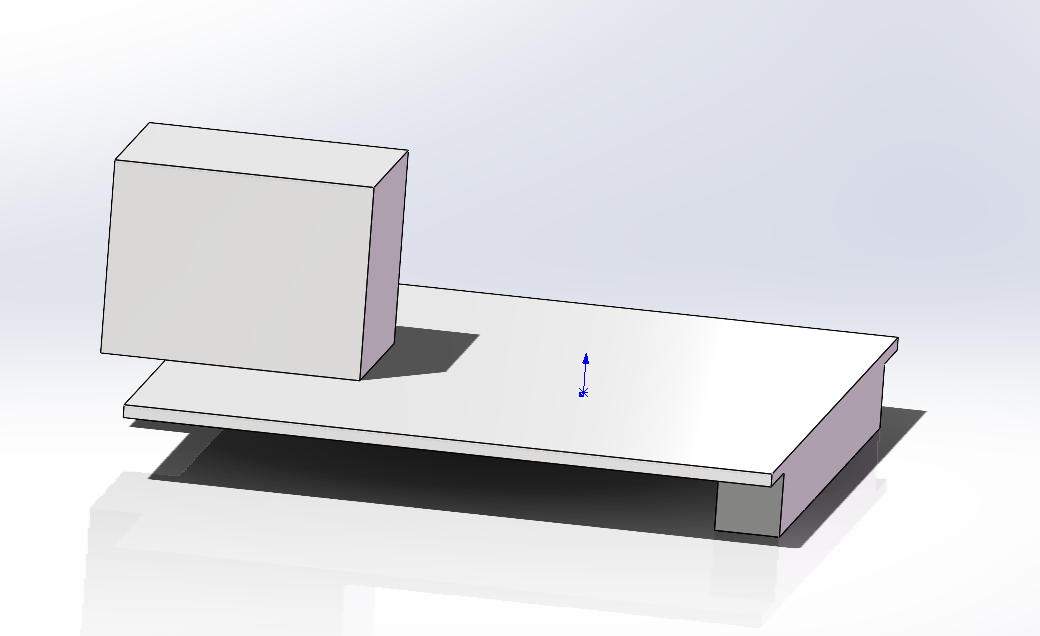
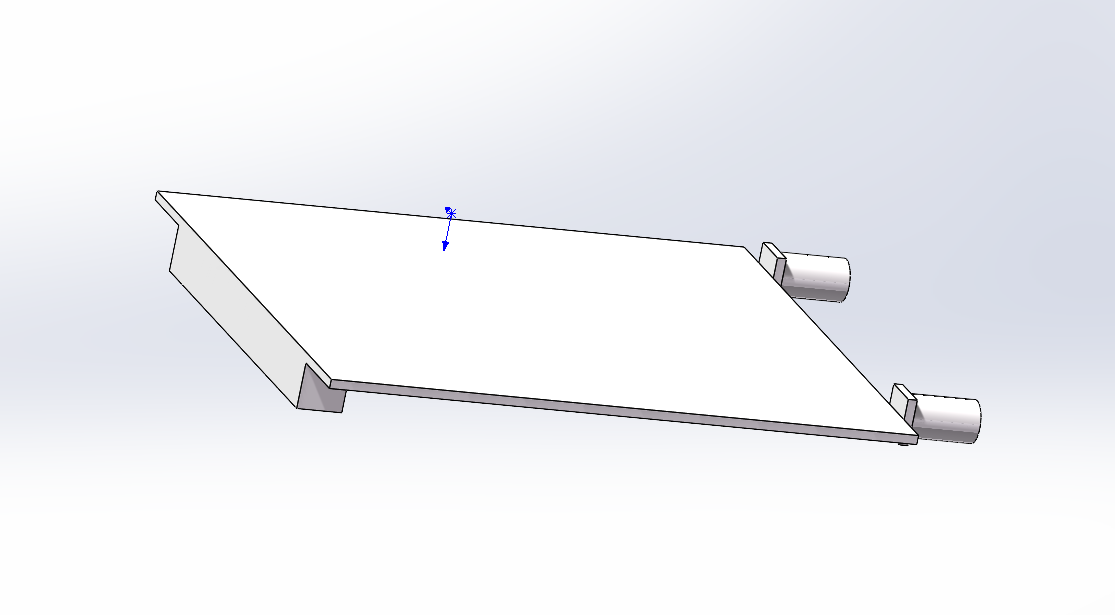
FPGA板建模：



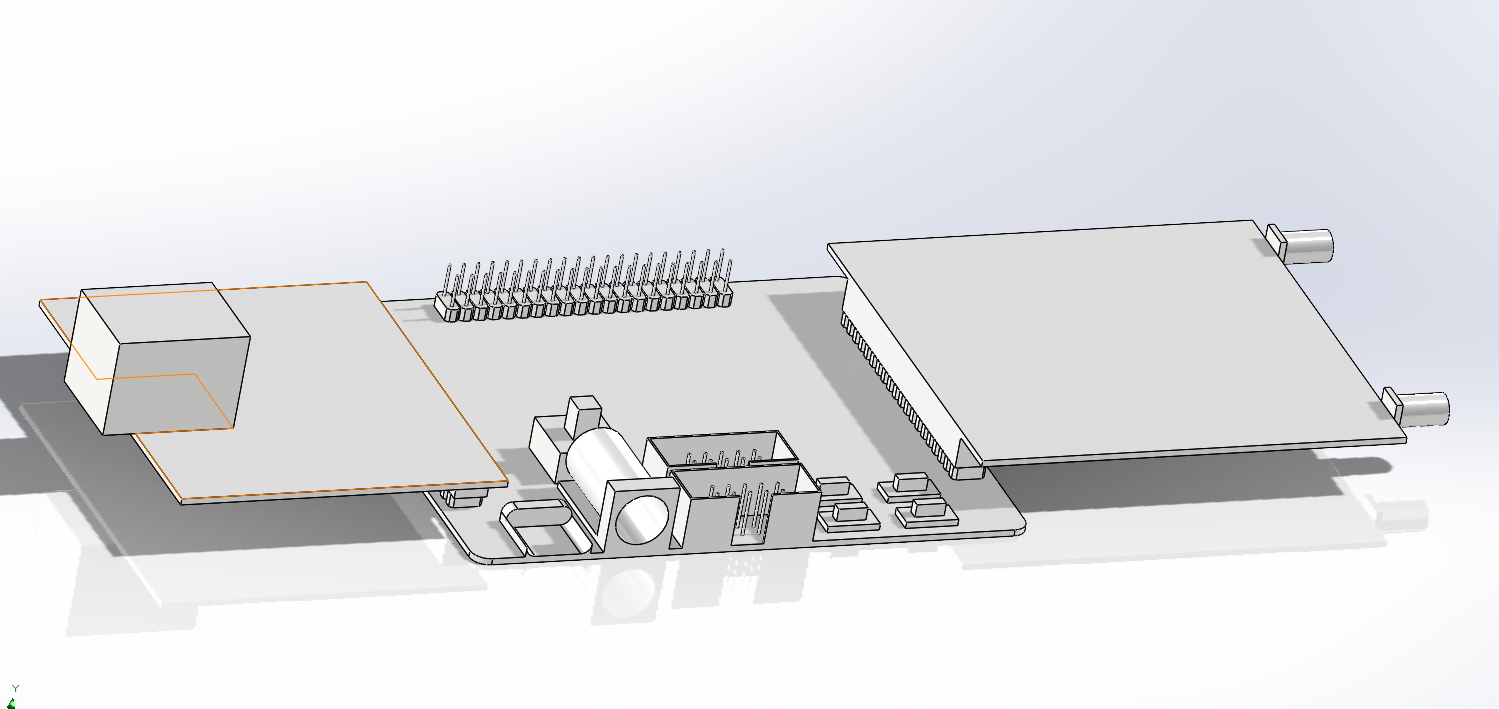
以太网模块建模：



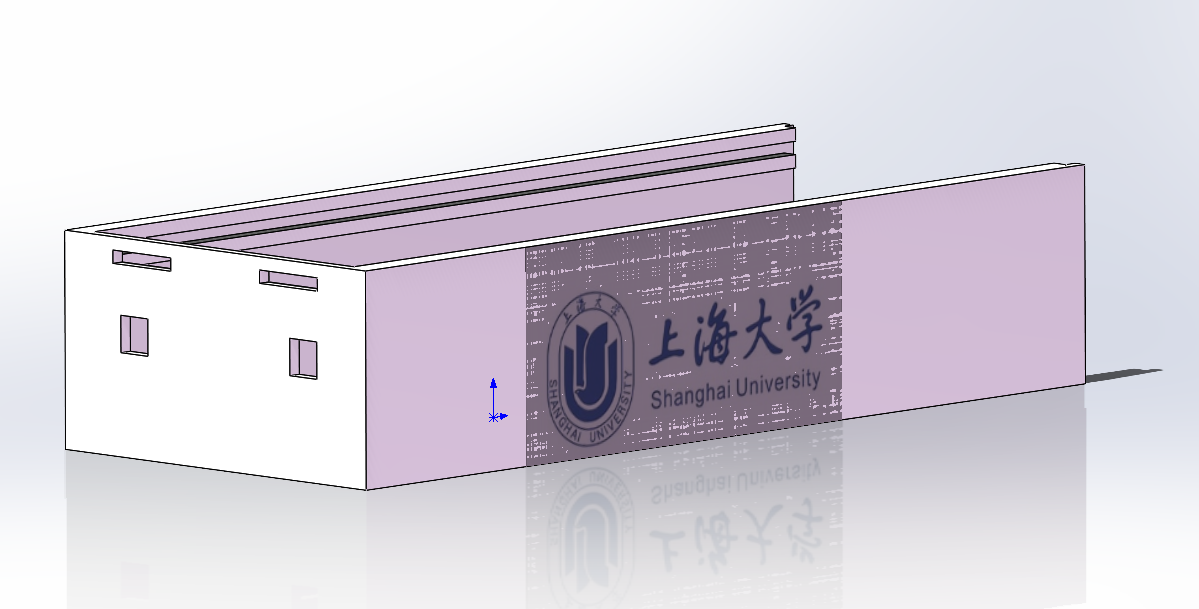
Pcb板建模：



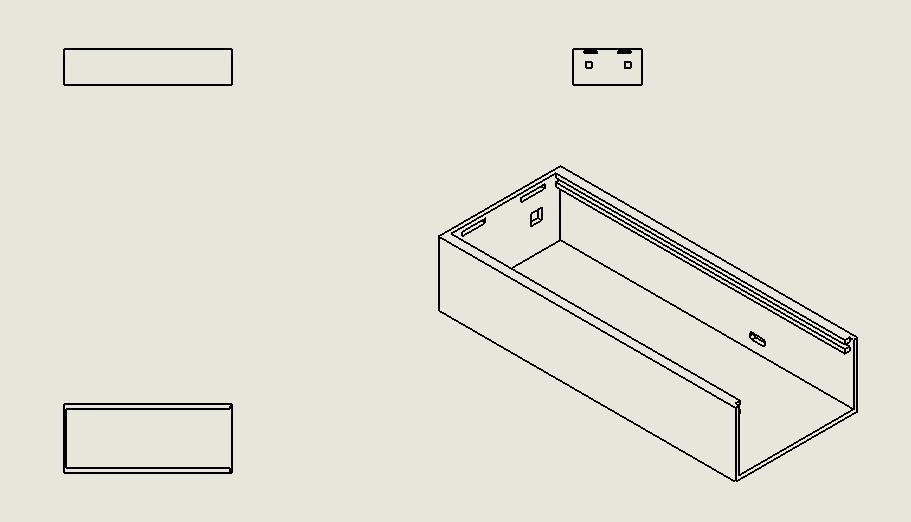
硬件装配体：



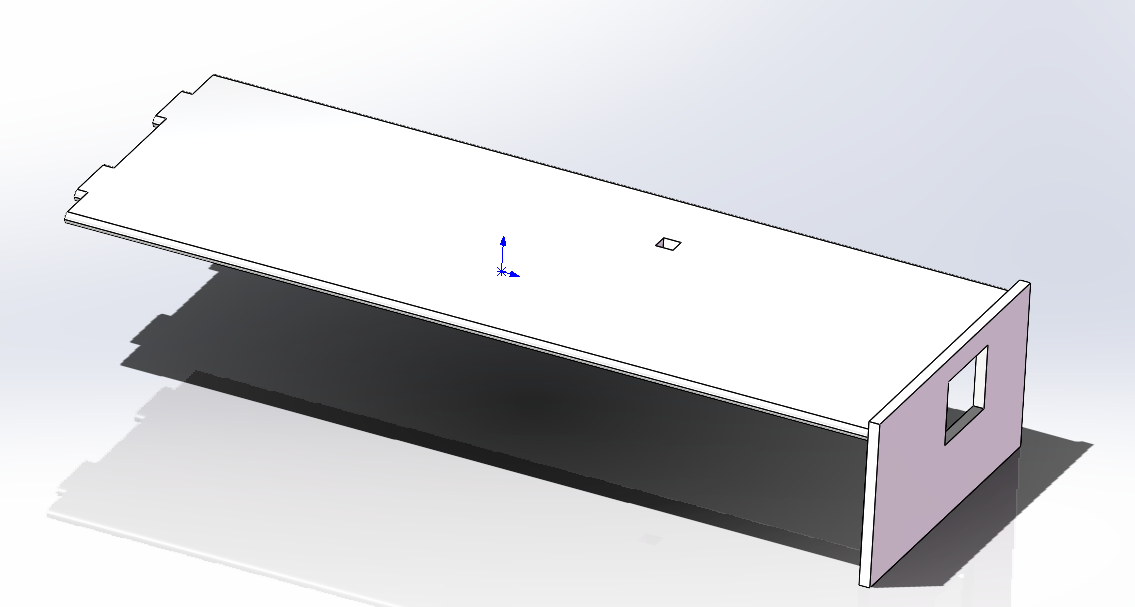
外壳底座建模：



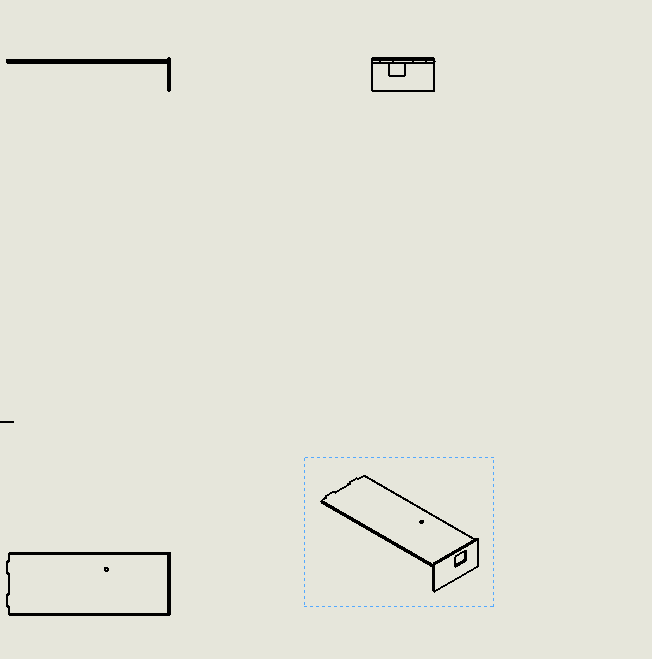
外壳底座三视图：



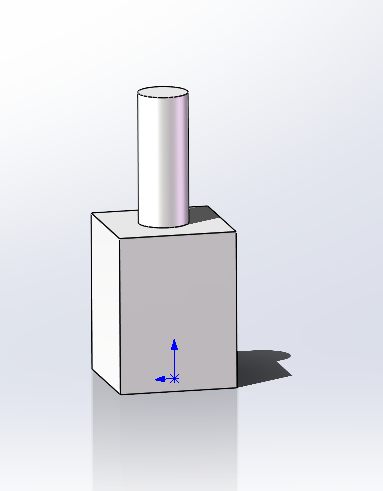
外壳盖建模：



外壳盖三视图：



按钮建模：



外壳装配体：

