Time																		
t_clock																		
t_count1[7:0]	0E	0D	0C	0B	0A	09	08	07	06	05	07	06	05	04				
t_count2[7:0]	05										08	05	02					
t_dec1																		
t_dec2																		
t_ended																		
t_in1[7:0]	0E										07							
t_in2[7:0]	05										08							
t_in3[7:0]	00										03							
t_load1																		
t_load2																		
overflow1																		
overflow2																		
tempCount1[7:0]	00	0D	0C	0B	0A	09	08	07	06	05	06	05	04					
tempCount2[7:0]	00										05	02						