



جامعة حلب في المناطق المحررة

كلية الهندسة المعلوماتية - سنة خامسة

مادة الجودة والوثوقية

# حلقة بحث

## تطبيقات تقنيات النانو في تصنيع المعالجات الدقيقة وتحسين موثوقيتها

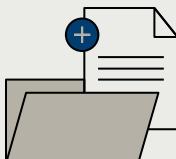
إعداد الطالبات:

وصال الحاج علي - هبة زكريا - زليخة البري

إشراف:

م. حمادة حمادة

تقنية النانو... بداية التحول في عالم المعالجات





# الملخص

شهد مجال تكنولوجيا المعلومات تطوراً هائلاً في تصميم وتصنيع المعالجات الدقيقة، لكن مع استمرار تصغير حجم الترانزستورات وفقاً لقانون مور، ظهرت تحديات كبيرة في:

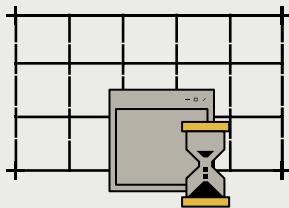
- الأداء
- استهلاك الطاقة
- موثوقية الأجهزة

تعد تقنية النانو من أبرز الحلول المبتكرة التي تعزز من كفاءة وموثوقية المعالجات الدقيقة.  
يركز البحث على أهم تطبيقات تقنية النانو، مثل:

- استخدام أنابيب الكربون النانوية والجرافين.
- تقنيات التصنيع المتقدمة كالنقش النانوي والطباعة الجزيئية.

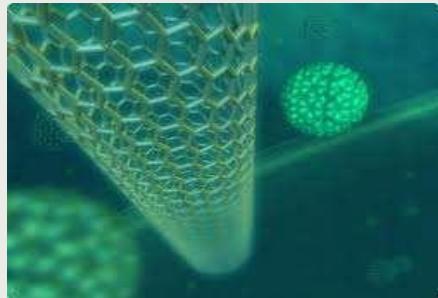
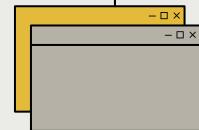
بالإضافة إلى استعراض التحديات والفرص المستقبلية في ظل التطور المتسارع في مجالات الحوسبة والذكاء الاصطناعي.

# المقدمة



+

من السيليكون إلى الذرة: كيف تحدث النانو ثورة في عالم المعالجات؟

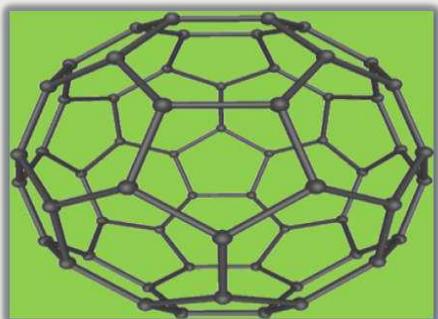


أصبحت المعالجات الدقيقة حجر الأساس في جميع الأجهزة الإلكترونية الحديثة، مثل الهواتف الذكية والحواسيب وأنظمة التحكم. ورغم التطور المستمر، أدى تقليص أبعاد الترانزستورات إلى الوصول إلى حدود حرجية من حيث الأداء، استهلاك الطاقة، وكثافة التصغير.

♦ وهنا برزت تقنية النانو كابتكار واعد، يتيح تصميم المواد والأجهزة على مستوى الذرات والجزيئات.

بفضل هذه التقنية، يمكن:

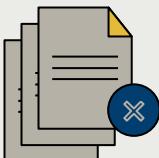
- تحسين أداء المعالجات
- تقليل الأعطال
- إعادة تصميم الترانزستورات بمواد وتراكيب جديدة



⌚ تهدف هذه الحلقة البحثية إلى استكشاف هذه التطبيقات وتحليل أثرها على موثوقية المعالجات الدقيقة، مع مناقشة الفوائد والتحديات المستقبلية.

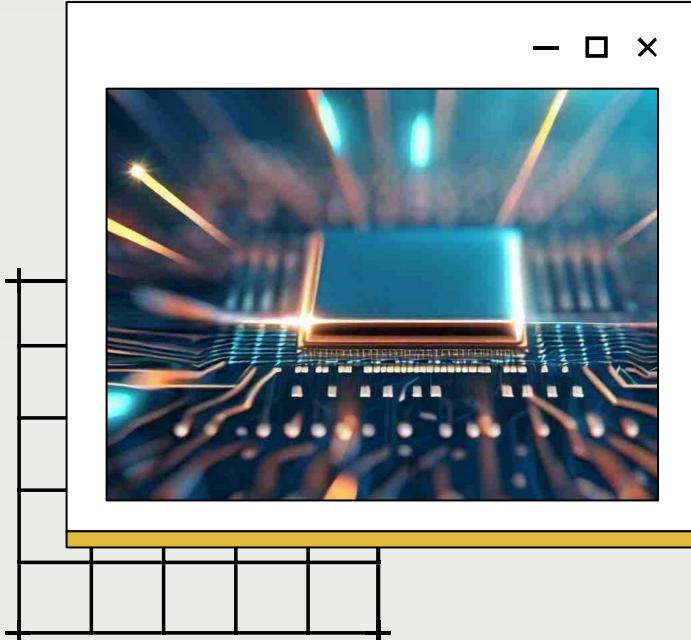
# إشكالية البحث وأهدافه

التقنيات النانوية: حل استراتيجي لمعضلات الترانزستورات الحديثة





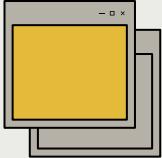
# إشكالية البحث



رغم التقدم الكبير في تقنيات تصنيع المعالجات الدقيقة، إلا أن تقليل  
أبعاد الترانزستورات بلغ حدوداً نانومترية حرجة، مما أدى إلى ظهور  
مشكلات في موثوقية الأجهزة مثل:

- التسرب الكهربائي
- التداخل الكهرومغناطيسي
- ارتفاع درجة الحرارة
- تراجع الأداء تحت الضغط

● تتبع إشكالية هذا البحث من الحاجة إلى استغلال خصائص تقنية  
النانو لتحسين جودة تصنيع المعالجات الدقيقة، وتعزيز موثociتها  
 التشغيلية على المدى الطويل.



# أهداف البحث



01

استكشاف الأسس العلمية لتقنية النانو ودورها في صناعة الإلكترونيات الدقيقة.

02

تحليل تطبيقات تقنية النانو في تصميم وتصنيع المعالجات الدقيقة.

03

توضيح كيف تساهم المواد النانوية في تحسين الأداء الحراري والكهربائي للمعالجات.

04

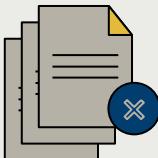
دراسة أثر تقنية النانو على موثوقية المعالجات الدقيقة وتقليل الأعطال.

05

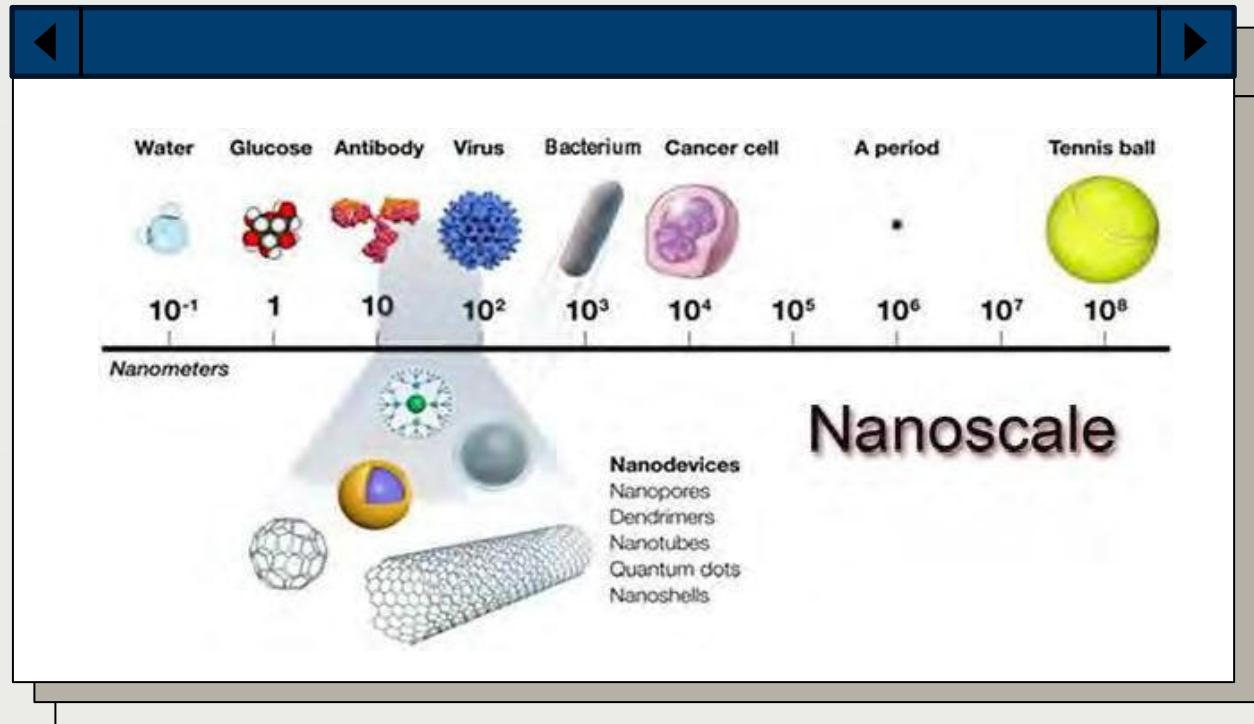
رصد التحديات والقيود التقنية المتعلقة بتطبيق تقنية النانو في الصناعة.

06

استعراض الاتجاهات المستقبلية المتوقعة في دمج النانو مع تقنيات الحوسبة المقدمة.

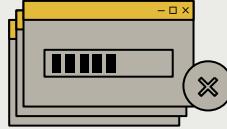


# مدخل إلى تقنية النانو



<https://www.youtube.com/watch?v=5AAR7bNSMs> go to 55 sec





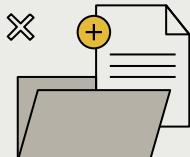
# تعريف تقنية النانو



## ما هي تقنية النانو؟

هي فرع من فروع العلم يختص بتصميم وتصنيع المواد والأجهزة على مستوى النانومتر، أي جزء من المليار من المتر. في هذا النطاق الدقيق، تبدأ المواد بإظهار خصائص كهربائية وحرارية وميكانيكية مختلفة جزرياً عن خصائصها في الحالة التقليدية

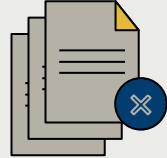
## استخداماتها



تستخدم في:

الطب - الطاقة - البيئة - الإلكترونيات الدقيقة بشكل خاص





# خصائص المادة النانوية

03

تحمل حراري وكهربائي عالٍ

ما يجعلها مناسبة لتحمل تيارات  
وجهود عالية في المعالجات.

02

تحكم كمومي

تظهر بعض المواد خصائص كمومية  
مثل الموصلية الفائقية عند أبعاد نانوية.

01

نسبة سطح إلى حجم عالية

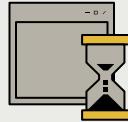
تزيد من الفعالية الكيميائية وتسمح  
بتحكم أفضل في التفاعلات.



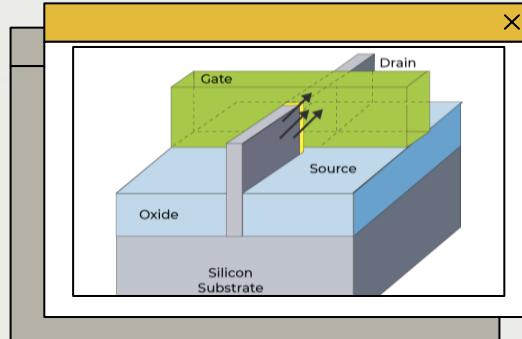
# تكنولوجيا التصنيع النانوي

التقنية التنازلية Top-Down	التقنية التصاعدية Bottom-up
<p>نقش الهياكل الدقيقة باستخدام أدوات مثل:</p> <ul style="list-style-type: none"><li>• الليثوغرافيا الضوئية</li><li>• الليثوغرافيا الإلكترونية</li></ul>	<p>بناء المواد من الذرات والجزيئات باستخدام:</p> <ul style="list-style-type: none"><li>• التجميع الذاتي</li><li>• التفاعلات الكيميائية</li></ul>

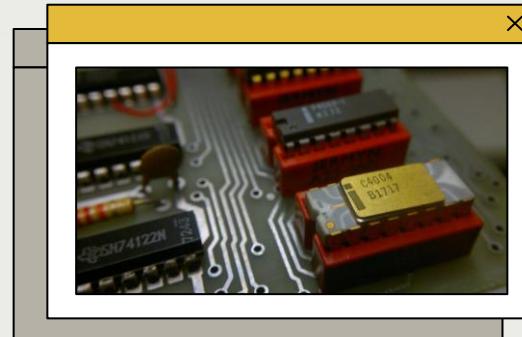
وقد ظهرت العلاقة بين النانو والمعالجات الدقيقة مع تطور تقنيات **GAAFET** و **FinFET**، التي تعتمد على دقة نانوية لتحسين التحكم بالتوصيل وتقليل التسرب الكهربائي.



# علاقة تقنية النانو بصناعة المعالجات الدقيقة



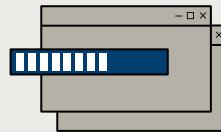
بدأ ارتباط تقنية النانو بالإلكترونيات الدقيقة مع تصغير الترانزستورات. تقنيات مثل **GAAFET** و **FinFET** مكنت من تحسين التحكم بالبوابة وتقليل التسرب، وهي تتطلب دقة نانوية فائقة



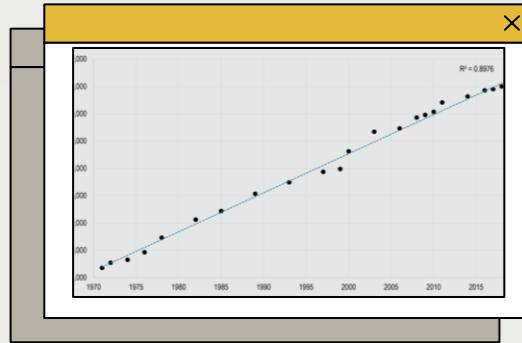
## السبعينيات: البدايات الأولى

: **Intel 4004 (1971)**  
يحتوي على 2,300 ترانزستور ويعمل بتردد 740 كيلوهرتز.  
مثل انطلاقة الحوسبة المصغّرة.



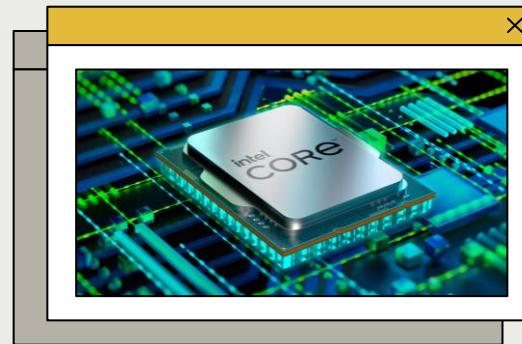


## علاقة تقنية النانو بصناعة المعالجات الدقيقة



### قانون مور وتقلص الأبعاد

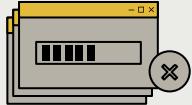
عام 1965، لاحظ غوردون مور أن عدد الترانزستورات يتضاعف كل 18-24 شهراً. أدى ذلك إلى تغيير مستمر وتحسين في الأداء واستهلاك الطاقة.



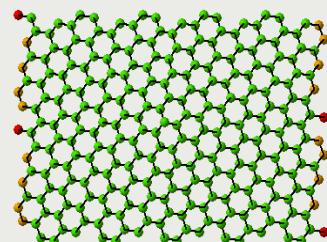
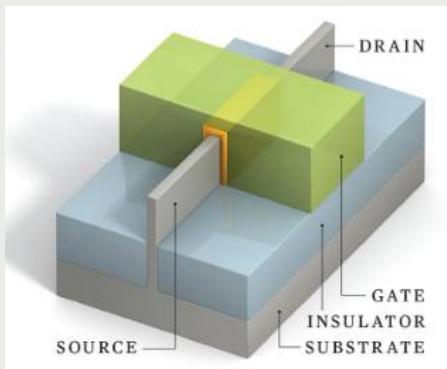
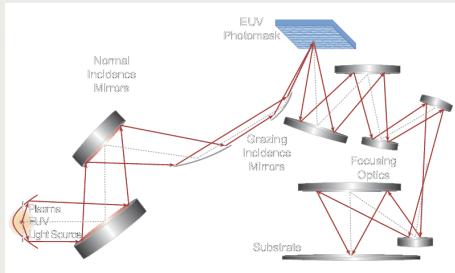
### الألفية الجديدة: المعالجات متعددة النوى

تم دمج أكثر من نواة في شريحة واحدة لمواجهة مشاكل الحرارة والطاقة الناتجة عن رفع التردد. أدى إلى تحسين الأداء دون زيادة الاستهلاك.





# علاقة تقنية النانو بصناعة المعالجات الدقيقة

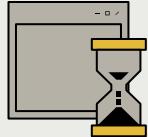


من 2010 وما بعد: تقنيات متقدمة

□: ترانزستورات ثلاثة الأبعاد FinFETs

□: طباعة ضوئية دقيقة جداً EUV Lithography

□ مواد نانوية : مثل الجرافين و  $\text{MoS}_2$



## علاقة تقنية النانو بصناعة المعالجات الدقيقة

### الذكاء الاصطناعي والحوسبة المتقدمة

ظهرت معالجات مخصصة لتطبيقات الذكاء الاصطناعي مثل:

وحدات المعالجة العصبية (NPUs)

Google TPU

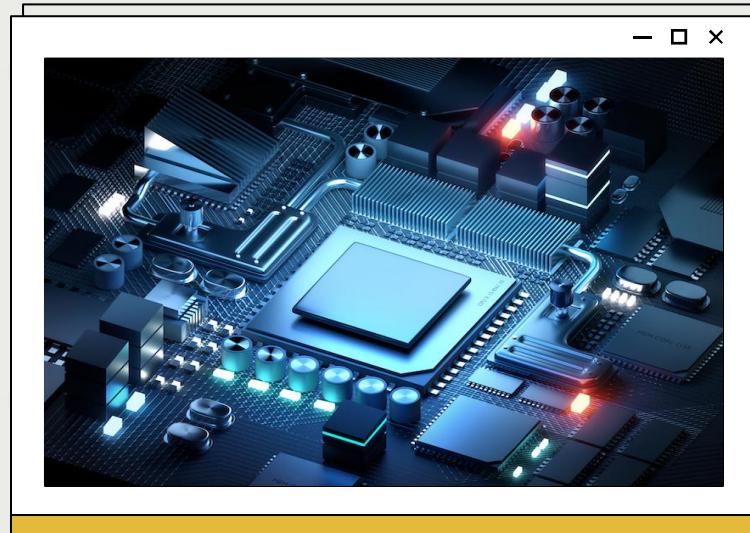
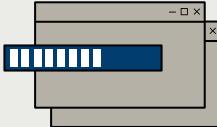
معالجات هجينية تجمع بين الكفاءة والأداء

كل هذه المراحل والتقنيات لم تكن لتتحقق لو لا التقدم في تقنيات التصنيع النانوي، مما يؤكد دور تقنية

النانو كمحرك رئيسي لتطور المعالجات الدقيقة.



# التكامل بين تقنية النانو والمعالجات الدقيقة



يشير التكامل إلى دمج المفاهيم والأدوات النانوية في تصميم وتصنيع المعالجات الدقيقة، وأصبح ضرورياً مع وصول أبعاد الترانزistorات لأقل من 10 نانومتر.

# التكامل بين تقنية النانو والمعالجات الدقيقة

الدافع نحو التكامل

## لماذا أصبح التكامل ضرورة؟

تعزى الحاجة لهذا التكامل إلى تحديات مثل:

تسرب التيار الكهربائي من البوابة (Gate Leakage)



الارتفاع السريع في درجات الحرارة



تأثيرات الكم (Quantum Effects) في السلوك الكهربائي



ضعف أداء المواد التقليدية عند الأبعاد النانوية



# التكامل بين تقنية النانو والمعالجات الدقيقة

العناصر النانوية ضمن بنية المعالج



[https://youtu.be/yvepmXmoZJA?  
si=s9i5HGIHyeQJlItI](https://youtu.be/yvepmXmoZJA?si=s9i5HGIHyeQJlItI)



## الترانزستورات النانوية:

بأبعاد تتراوح بين 5-10 نانومتر، وتحتاج إلى صناعتها  
فايق الدقة

## الأسلاك النانوية (CNTs):

مصنوعة من أنابيب الكربون النانوية لنقل الإشارات  
بكفاءة عالية

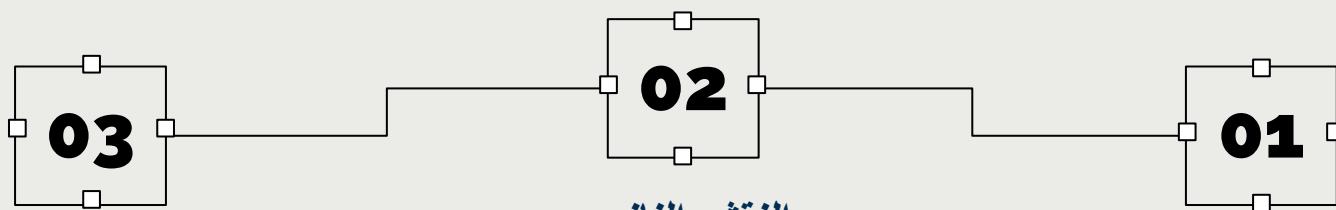
## المواد العازلة النانوية (Low-k Dielectrics):

لتقليل السعة المتبادلة وخفض استهلاك الطاقة



# تقنيات التصنيع المعتمدة على النانو

أهم تقنيات التصنيع النانوي في المعالجات الدقيقة



## النقش النانوي

(**Nanoimprint Lithography**)

طريقة دقيقة وسريعة واقتصادية

لنقش الأنماط على سطح الرقاقة

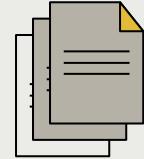
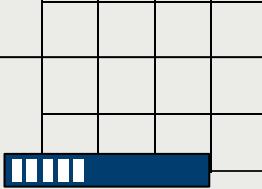
الترسيب النانوي الكيميائي  
:(**CVD/ALD**)

تكوين طبقات ذرية متجانسة  
لصناعة الترانزستورات

الطباعة الضوئية بالنطاق  
فوق البنفسجي (**EUV**)

أطوال موجية 13.5 نانومتر  
لإنتاج هيكل دقيقة جدًا





## أثر التكامل على الأداء والموثوقية

ساهم تطبيق تقنيات النانو في تحسين أداء وموثوقية المعالجات الدقيقة من خلال:

تحسين كثافة الترانزستورات، مما زاد من كفاءة المعالجات.



تقليل استهلاك الطاقة الحرارية، وهو مهم للأجهزة المحمولة والهواتف.

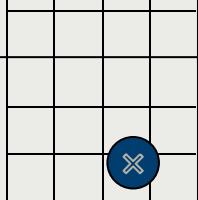


زيادة عمر المعالج بفضل مقاومة أفضل للتآكل والتغيرات البيئية.



تعزيز الموثوقية عبر تصنيع طبقات وتوصيلات أكثر دقة واتساعًا.





# التكامل في الصناعة

أبرز الشركات الرائدة في تطبيق تقنيات النانو في تصنيع المعالجات:



**:IBM**

أول شريحة 2 نانومتر تجريبية  
باستخدام تقنيات نانوية



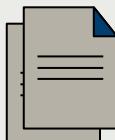
**TSMC & Samsung**

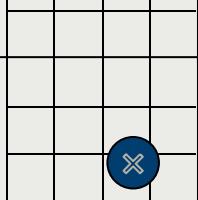
في تقنيات 3 نانومتر  
وما دون



**:Intel**

عبر معالجات FinFET  
و RibbonFET

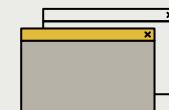




## أنواع المواد النانوية

# المسْتَخْلِفَةُ فِي صَنَاعَةِ الْمَعَالِجَاتِ الدُّقِيقَةِ

تعتبر ثعد المواد النانوية عنصراً أساسياً في تقنيات التصنيع الحديثة لالمعالجات الدقيقة، لما تتميز به من خصائص فيزيائية وكميائية فريدة تحسن الكفاءة والأداء.



التحديات	الفراند	الاستخدامات	التعريف	المادة النانوية	الرقم
<ul style="list-style-type: none"> <li>صعوبة التحكم بتركيبها</li> <li>تكلفة تصنيع مرتفعة</li> </ul>	<ul style="list-style-type: none"> <li>تقليل استهلاك الطاقة</li> <li>سرعة إشارة عالية</li> <li>كفاءة حرارية</li> </ul>	تصنيع الترانزستورات بدلاً من الأسلاك النحاسية	هيكل أسطواني دقيق من الكربون، ذات موصلية كهربائية وحرارية عالية	أنابيب الكربون النانوية (CNTs)	1
<ul style="list-style-type: none"> <li>صعوبة التصنيع</li> <li>صعوبة التكامل مع السيليكون</li> </ul>	<ul style="list-style-type: none"> <li>تقليل التسرب</li> <li>سرعة التبديل</li> <li>تحمل حرارة مرتفعة</li> </ul>	في القواعد الإلكترونية للترانزستورات	طبقة ثنائية الأبعاد من ذرات الكربون، بموصلية فائقة ومرنة عالية	الجرافين (Graphene))	2
<ul style="list-style-type: none"> <li>عدم الاستقرار</li> <li>صعوبة دمجها في التصنيع التقليدي</li> </ul>	<ul style="list-style-type: none"> <li>تحكم دقيق بالإلكترونات</li> <li>كفاءة تشغيل عالية</li> </ul>	تطوير ذاكرات وأجهزة منخفضة الطاقة	جسيمات نانوية شبه موصلة تتحكم في حركة الإلكترونات بتأثيرات كوموية	النقاط الكمية (Quantum Dots)	3
<ul style="list-style-type: none"> <li>الحفاظ على المتنانة والاستقرار أثناء التشغيل</li> </ul>	<ul style="list-style-type: none"> <li>تقليل استهلاك الطاقة</li> <li>تحسين سرعة الأداء</li> </ul>	عزل التوصيلات وتقليل السعة الكهربائية	مواد عازلة ذات ثابت عازل منخفض تستخدم لتقليل التداخل بين التوصيلات	Low-k Dielectrics	4
صعوبات في الإنتاج	<ul style="list-style-type: none"> <li>خصائص فريدة</li> <li>إمكانية التصغير</li> <li>أداء محسن في بيئات مرنة</li> </ul>	تُستخدم في الترانزستورات النانوية كبدائل للسيليكون	مواد ثنائية الأبعاد ذات خصائص إلكترونية وميكانيكية مميزة	MoS <sub>2</sub> وفوسفورين (مواد ثنائية الأبعاد)	5



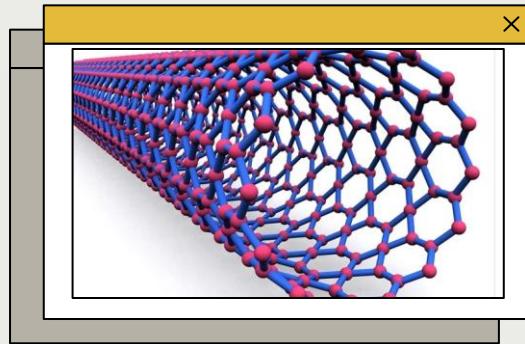
## أهم التطبيقات الحالية لتقنية النانو في

# تصنيع المعالجات الدقيقة

تشهد صناعة المعالجات تطوراً مستمراً بفضل تقنيات النانو، التي تتيح تصنيع مكونات أكثر كفاءة ودقة، مع تحسين الأداء والموثوقية. ومن أبرز التطبيقات:



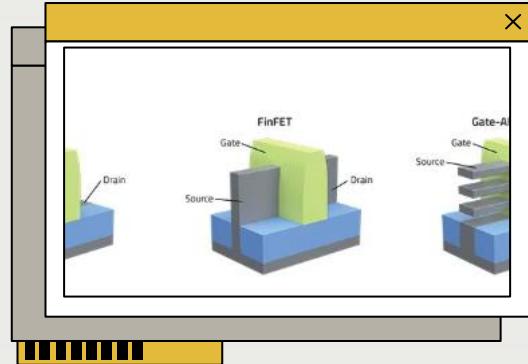
# أهم التطبيقات الحالية لتقنية النانو في تصنيع المعالجات الدقيقة



## أنابيب الكربون النانوية في الترانزستورات

تُستخدم CNTs كبدائل للترانزستورات التقليدية لقدرتها على توصيل التيار بكفاءة عالية.

من أبرز تطبيقاتها ترانزستورات CNFETs، التي توفر أداءً عالياً، واستهلاكاً منخفضاً للطاقة، وتتميز بحجم صغير مناسب للمعالجات الحديثة.



## الترانزستورات ثلاثية الأبعاد (3D Transistors)

تشمل تقنيتي GAAFET وFinFET

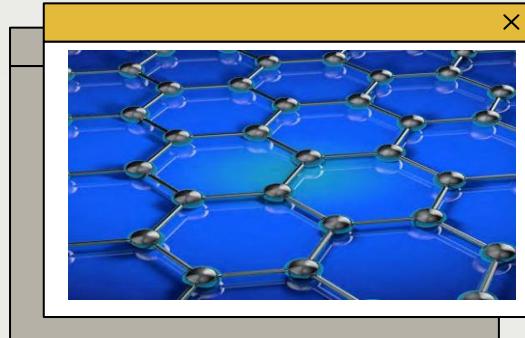
**FinFET**: قناة ثلاثة الأبعاد لتحكم أفضل في التيار وتقليل التسرب.

**GAAFET**: تطور لـ FinFET، حيث تحيط البوابة بالقناة بالكامل، مما يعزز التحكم والأداء. تستخدم هذه التقنيات في تصنيع معالجات بدقة 7 نانومتر وأقل.



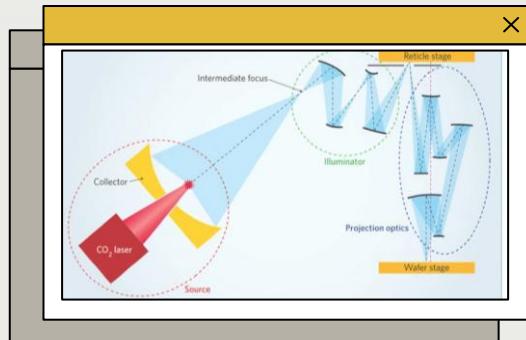
# أهم التطبيقات الحالية لتقنية النانو في تصنيع المعالجات الدقيقة

## الجرافين وأشباه الموصلات الجديدة



الجرافين: يستخدم في ترانزستورات فائقة السرعة، مع كفاءة طاقة محسنة.  
مواد ثنائية الأبعاد (2D Materials) مثل **MoS<sub>2</sub>**: كبدائل واعدة  
للسيلikon في الجيل القادم من المعالجات

## الطباعة النانوية والنقش الضوئي



الطباعة النانوية (**Nanoimprint Lithography**): تقنية اقتصادية  
عالية الدقة لنسخ الأنماط النانوية.

النقش الضوئي بالأشعة فوق البنفسجية القصوى (EUV): تعتمد أطوال  
موجية قصيرة (13.5 نانومتر) لتصنيع هيكل فائقة الدقة.



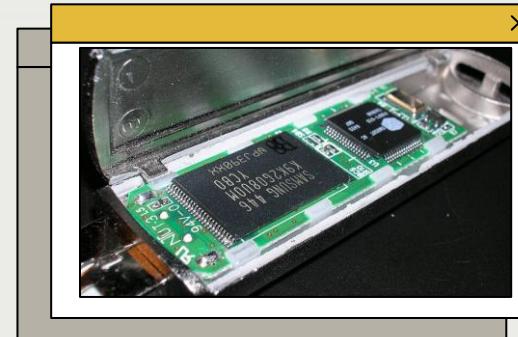
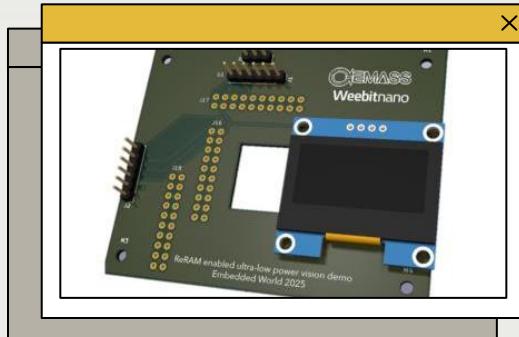
# أهم التطبيقات الحالية لتقنية النانو في تصنيع المعالجات الدقيقة

## أجهزة الذاكرة النانوية

تستخدم تقنية النانو في تطوير أنواع حديثة من الذاكرة مثل :

- ذاكرة فلاش نانوية
- ذاكرة مقاومة التبديل: **RRAM**

تمييز هذه الذاواكر بسعة تخزين أكبر وسرعة وموثوقية محسنة.



# تحسين الموثوقية عبر تقنيات النانو

تُعد الموثوقية من أهم معايير جودة المعالجات، وتسهم تقنيات النانو في تعزيزها عبر المحاور التالية:

## مقاومة الحرارة وتحسين التبريد

تساعد المواد النانوية على توزيع الحرارة بكفاءة داخل الشريحة وتقليل النقاط الساخنة، مما يعزز استقرار الأداء.

## مقاومة التآكل والتلف

تُستخدم طبقات نانوية واقية ومواد عازلة لتحسين متانة التوصيلات الداخلية، وتقليل حدوث الأعطال الناتجة عن الظروف البيئية.

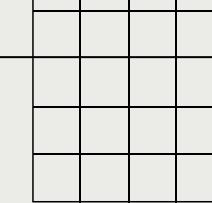
## تقليل التسرب الكهربائي

تمكّن تقنية النانو من تصنيع ترانزستورات ذات بوابات محكمة مثل FinFET و GAAFET، إضافة إلى استخدام مواد Low-k، مما يحدّ من فقدان الطاقة.





# تحسين الموثوقية عبر تقنيات النانو



تُعد الموثوقية من أهم معايير جودة المعالجات، وتسهم تقنيات النانو في تعزيزها عبر المحاور التالية:

## تحسين استقرار الإشارات

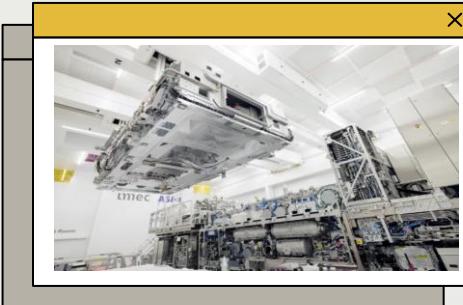
يساهم التحكم الدقيق في البنى النانوية في تقليل التداخل والتشویش الكهرومغناطيسي، مما يرفع من جودة المعالجة وسرعة البيانات.

## الاختبار والتقييم الدقيق

تُستخدم أدوات متقدمة مثل المجاهر الإلكترونية وتقنيات التصوير النانوي لاكتشاف العيوب بدقة، وضمان موثوقية المعالجات في ظروف التشغيل المختلفة.

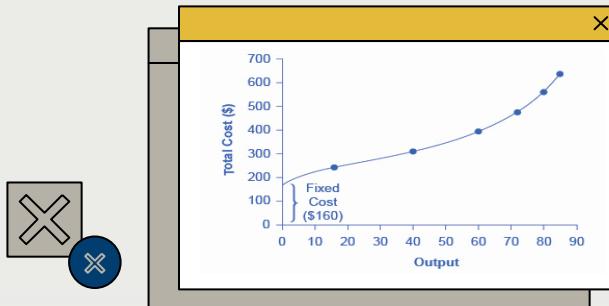
## التحديات التي تواجه تطبيقات النانو في المعالجات الدقيقة

رغم الإمكانيات الهائلة لتقنيات النانو في تطوير المعالجات الدقيقة، إلا أن تطبيقها يواجه عدداً من التحديات التقنية، الاقتصادية، والبيئية.



### تعقيد عمليات التصنيع

- الحاجة إلى تقنيات دقة جدًا مثل الطباعة النانوية EUV.
- الاعتماد على غرف تصنيع فائقة النقاء (Clean Rooms).



### تكلفة الإنتاج العالية

- غلاء المواد النانوية مثل CNTs والجرافين.
- الحاجة إلى معدات متقدمة.
- ارتفاع تكلفة البحث والتطوير.

# التحديات التي تواجه تطبيقات النانو في المعالجات الدقيقة

رغم الإمكانيات الهائلة لتقنيات النانو في تطوير المعالجات الدقيقة، إلا أن تطبيقها يواجه عدداً من التحديات التقنية، الاقتصادية، والبيئية.

## الاعتبارات البيئية والصحية

- قلة المعرفة حول التأثيرات الصحية للجسيمات النانوية.
- ضرورة تطوير معايير أمان دقيقة.

## تحديات التكامل مع تقنيات السيليكون

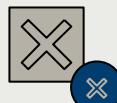
- مشاكل دمج المواد النانوية مع البنية التقليدية.
- عدم التوافق في الخواص الفيزيائية والكيميائية.

## تحديات قياس الجودة والاختبار

- الحاجة لأدوات دقيقة لاكتشاف العيوب.
- صعوبة تقييم الموثوقية على المدى البعيد.

## مشكلات الاستقرار والتحكم

- النقط الكمية والجرافين قد تفتقر للاستقرار طويلاً الأمد.
- صعوبة التحكم في الخصائص أثناء التصنيع.



# آفاق مستقبلية لتقنيات النانو في صناعة المعالجات الدقيقة

مع استمرار التقدم في تقنيات النانو، وازدياد الحاجة إلى معالجات أكثر كفاءة وأداء، تبرز عدة اتجاهات واعدة لمستقبل هذه التقنيات في الصناعة:

## الجيل القادم من الترانزستورات النانوية

### الترانزستورات النانوية المتقدمة

استخدام مواد مثل الجرافين و  $MoS_2$  كبدائل للسيلikon، لتحقيق أداء أعلى واستهلاك طاقة أقل.

### الترانزستورات الكمومية

اعتماد الظواهر الكمومية للتحكم الدقيق بالإلكترونات، مما يتيح تطوير معالجات فائقة السرعة والدقة.



# آفاق مستقبلية لتقنيات النانو في صناعة المعالجات الدقيقة

مع استمرار التقدم في تقنيات النانو، وازدياد الحاجة إلى معالجات أكثر كفاءة وأداء، تبرز عدة اتجاهات واعدة لمستقبل هذه التقنيات في الصناعة:

## المعالجات القائمة على الحوسبة الكمومية

### المعالجات الكمومية

تصنيع البتات الكمومية (qubits) باستخدام تقنيات النانو، ما يفتح آفاقاً لقدرات حوسبة غير مسبوقة.



## آفاق إضافية لتقنيات النانو في المعالجات الدقيقة

مع استمرار التقدم في تقنيات النانو، وازدياد الحاجة إلى معالجات أكثر كفاءة وأداء، تبرز عدة اتجاهات واعدة لمستقبل هذه التقنيات في الصناعة:

### الذكاء الاصطناعي والمعالجات المتخصصة

تُستخدم تقنيات النانو لتطوير وحدات معالجة عصبية (NPLUs) بكثافة ترانزستورات عالية وأداء حراري مُحسن لتطبيقات الذكاء الاصطناعي.

### الطباعة النانوية والأنظمة المرنة

إنتاج رقائق إلكترونية مرنة وخفيفة عبر الطباعة النانوية، تدعم الأجهزة القابلة للارتداء والتطبيقات الطبية الحيوية.



## آفاق إضافية لتقنيات النانو في المعالجات الدقيقة

مع استمرار التقدم في تقنيات النانو، وازدياد الحاجة إلى معالجات أكثر كفاءة وأداء، تبرز عدة اتجاهات واعدة لمستقبل هذه التقنيات في الصناعة:

### الاستدامة والنano الأخضر

التركيز على تطوير مواد نانوية صديقة للبيئة، مع تقنيات تصنيع منخفضة الانبعاثات لتحقيق إلكترونيات مستدامة.

### التكامل مع النانو الحيوي

دمج النانو مع الأنظمة الحيوية لصناعة معالجات دقيقة قابلة للزرع وأجهزة استشعار ذكية في التطبيقات الطبية.



# دراسة حالة تجريبية تطبيقية

## دراسة حالة: تطبيق تقنيات النانو في معالجات TSMC 5 – نانومتر

مع تزايد الطلب على معالجات أكثر سرعة وكفاءة، اعتمدت شركة TSMC على تقنيات النانو لتطوير معالجات بدقة 5 نانومتر. توضح هذه الحالة كيف ساهمت هذه التقنيات في تحسين الأداء والموثوقية ضمن مشاريع بحثية وصناعية متقدمة.

### أولاً: تقنيات النانو المستخدمة

#### 1. ترانزستورات FinFET (الزعفية):

- تعتمد على تصنيع ترانزستورات ثلاثية الأبعاد باستخدام مواد نانوية.
- يقلل من تسرب التيار ويزيد من كفاءة التشغيل عند أبعاد نانوية.





# دراسة حالة تجريبية تطبيقية

## أولاً: تقنيات النانو المستخدمة

### ٢. المواد النانوية البديلة لسيلبيكون:

- استخدام مواد مثل الغرافين ومركبات III-V مثل GaAs لتحسين التوصيل.
- توفير استقرار حراري أعلى وعمر أطول.

### ٣. الليثوغرافيا بالأشعة فوق البنفسجية القصوى (EUV)

- تستخدم شعاعاً ضوئياً نانوياً الطول الموجي لطباعة دوائر بدقة أقل من 7 نانومتر..





- □ ×

# دراسة حالة تجريبية تطبيقية

## ثانياً: التطبيق العملي للنظام

### الخطوات العملية للتنفيذ

الخطوة	التوضيح
التصميم البنائي للنواة	استخدام برامج CAD مثل Cadence أو Synopsys لتصميم الترانزستورات بأبعاد نانوية.
المحاكاة الكهربائية والحرارية	استخدام نماذج SPICE لمحاكاة الأداء في بيئه إلكترونية دقيقة.
التصنيع باستخدام EUV	الطباعة الضوئية باستخدام جهاز EUV بحجرة نظيفة فائقة الدقة.
اختبار الموثوقية	تعريض المعالج لاختبارات الإجهاد الحراري، والإشعاع، والجهد العالي، لنقديم الثبات.
التغليف والتبريد النانوي	استخدام مواد نانوية في تبريد المعالج (مثل سوائل نانوية أو هياكل كربونية دقيقة).



# دراسة حالة تجريبية تطبيقية



## ثالثاً: نتائج التحليل

تحسن الأداء بنسبة 15% مقارنة بمعالجات 7 نانومتر.



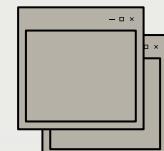
خفض استهلاك الطاقة بنسبة 30%.

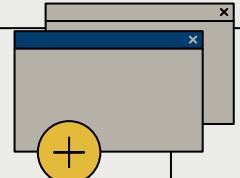


زيادة الموثوقية في البيئات الحرارية العالية بفضل المواد النانوية.



تقليل نسبة فشل الترانزستورات بفضل زيادة العزل وجودة التصنيع.





## دراسة حالة تجريبية تطبيقية

### رابعاً: التحديات والحلول

الحل باستخدام تقنيات النانو	التحدي
عوازل نانوية ثلاثية الأبعاد بين الأسلال	تدخل الإشارات (Crosstalk)
مواد ذات فجوة نطاق أوسع وأكسيد نانوي	تسرب الطاقة
استخدام موصلات حرارية نانوية كأنابيب الكربون	تبديد الحرارة





## دراسة حالة تجريبية تطبيقية

### خامساً: التوصيات لتطبيق النظام في بيئات محلية

إنشاء مراكز أبحاث نانوية بالتعاون مع الجامعات.



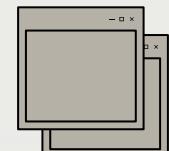
استيراد أو تطوير معدات EUV ضمن برامج توطين التقنية.



تدريب مهندسين على تصميم المعالجات الدقيقة بدقة دون 10 نانومتر.



دعم الحكومات والمستثمرين لتقليل تكاليف الإنتاج الأولية.





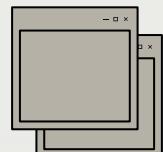
## دراسة حالة تجريبية تطبيقية



### خلاصة الدراسة

تعد تقنيات النانو عاملًا جوهريًا في تصنيع المعالجات الحديثة، ليس فقط لزيادة الأداء، بل لتحسين الموثوقية والطاقة والاستقرار الحراري. الدراسة التجريبية على TSMC توضح إمكانية التطبيق العملي إذا توافرت بيئة تكنولوجية ومؤسسية داعمة.

- 

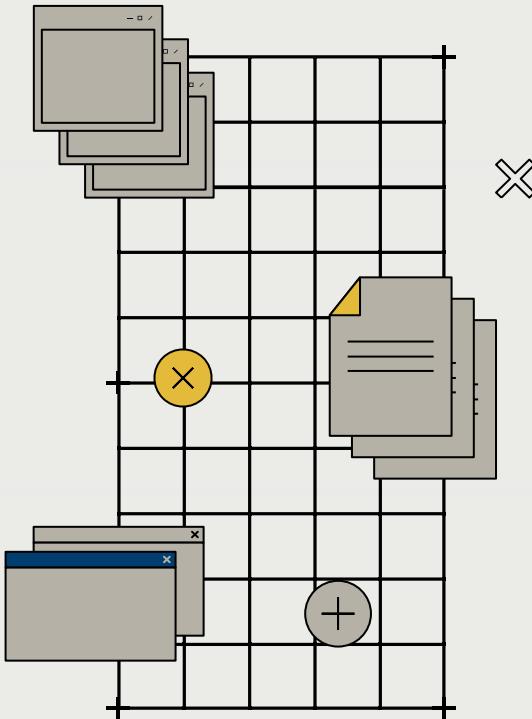




## الخاتمة

شهدت صناعة المعالجات الدقيقة تطويراً جزرياً بفضل تقنيات النانو، التي أسهمت في تقليل حجم الترانزستورات وزيادة كثافتها باستخدام تقنيات متقدمة مثل EUV، GAAFET، FinFET، مما انعكس بشكل إيجابي على الأداء وكفاءة استهلاك الطاقة. كما أدت هذه التقنيات إلى تعزيز موثوقية المعالجات من خلال تقليل التسرب الكهربائي، وتحسين التبريد، وزيادة المثانة الميكانيكية، بما يلبي متطلبات الأجهزة الحديثة. وعلى الرغم من استمرار وجود تحديات تقنية واقتصادية، فإن مستقبل المعالجات الدقيقة بات وثيق الارتباط بتطور تقنيات النانو، خاصة في مجالات الحوسبة الكمومية، والمعالجات العصبية، والإلكترونيات المستدامة، مما يستدعيمواصلة البحث والتطوير لمواكبة الطلب المتزايد على الأداء العالي والموثوقية المتقدمة.



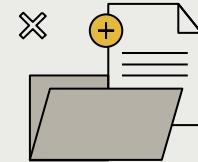


شكراً لكم!





## المراجع



- <https://doi.org/10.1016/j.microrel.2019.03.007>
- 
- A comparative study of lifetime reliability of planar MOSFET and FinFET technologies,** ScienceDirect.
- 
- Statistical variability and reliability in nanoscale FinFETs , ResearchGate.**
- 
- Comprehensive Review of FinFET Technology, MDPI.**
- 
- Effect of NBTI/PBTI Aging on FinFET vs MOSFET Flip-Flops, arXiv.**
- 
- A Review of Reliability in Gate-All-Around Devices, PMC.**
- FinFET vs MOSFET: What are the Differences, LisleApex.**

