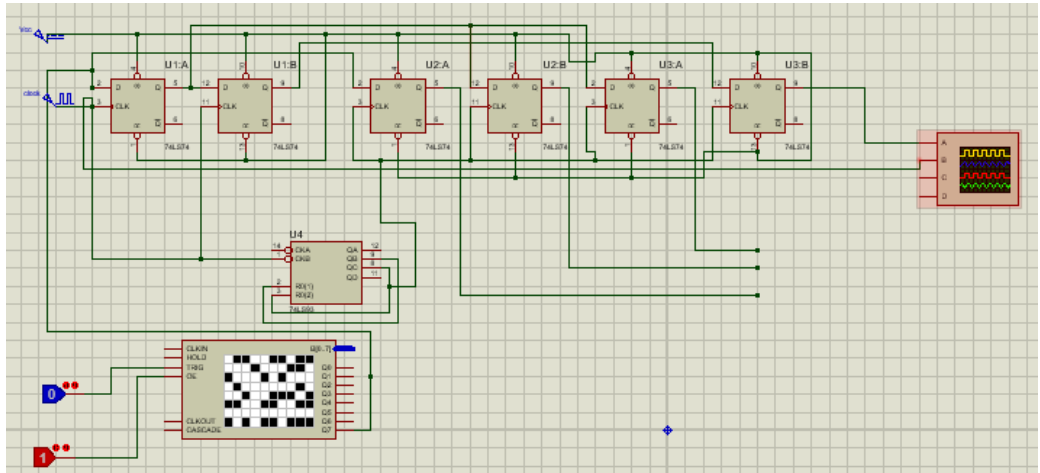


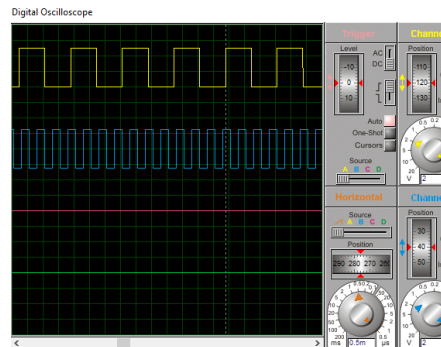
### 3.2 Simulasi

Pada simulasi ini dapat dilihat hasil keluaran dari suatu rangkaian yang telah dirangkai :

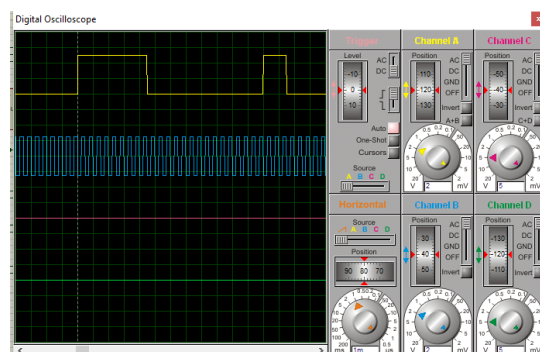
#### 1. Rangkaian Bit Splitter



Pada rangkaian bit splitter diatas terdapat hasil keluaran yang dimana menggunakan alat ukur berupa osiloskop.



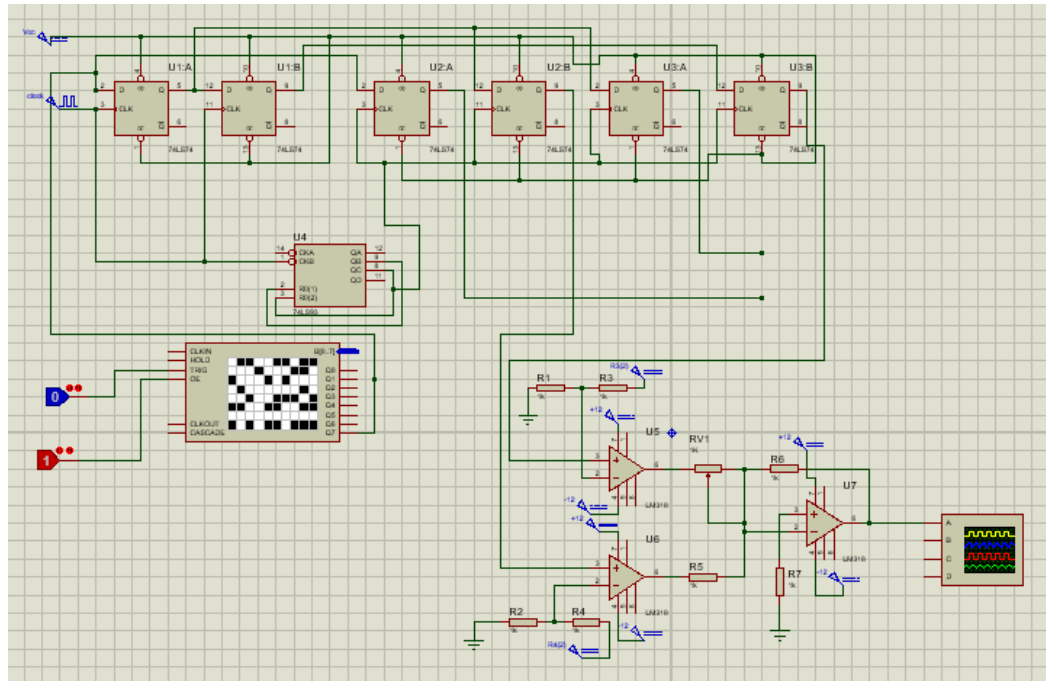
**Gambar 3.8.** sinyal pembangkit data dan pembangkit clock



**Gambar 3.9.** data acak dan keluaran kanal I

## 2. Rangkain 2 to 4 Converter

Rangkaian ini merupakan gabungan rangkaian bit splitter dan rangkaian 2 to 4 converter.



Namun, pada gabungan rangkaian diatas belum bisa disimulasikan. Alat ukur berupa osiloskop untuk melihat keluaran dari setiap blok tersebut.