III.1 Perancangan

Hal yang harus diperhatikan saat melakukan perancangan dan realisasi *mixer* dan lokal osilator, diantaranya:

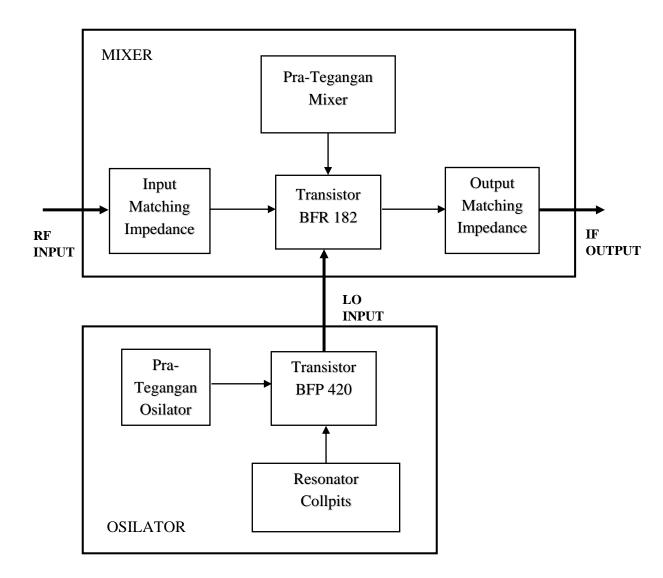
1. Pemilihan komponen

Pemilihan komponen dalam perancangan dan realisasi merupakan hal yang sangat penting, seperti dalam peracancangan bahwa nilai suatu komponen pasif harus tersedia dalam nilai komponen pasaran, oleh karena itu diantisipasi dengan pembulatan nilai komponen dengan toleransi seminimum mungkin. Serta pemilihan bahan pembuatan komponen pasif. Karakteristik komponen untuk frekuensi tinggi berbeda dengan frekuensi rendah, efeknya jika tidak teliti dalam pemilihan komponen akan terjadi pergeseran frekuensi yang dihasilkan serta realisai yang dihasilkan berbeda dari perancangan.

2. Pemilihan PCB

Pemilihan PCB juga penting dalam realisasi rangakain berfrekuensi tinggi, terutama substrat yang digunakan dalam pembuatan PCB itu sendiri. *Prototype* untuk berfrekuensi tinggi beberapa tidak cocok digunakan pada papan *prototype Breadboard* karena dapat menimbulkan efek kapasitansi antar jalur, serta konduktor yang digunakan tersebut tidak cocok.

III.1.1 Perancangan Blok Diagram



Gambar III.1. Blok diagram Mixer dan Lokal Osilator

Blok diagram diatas menunjukkan bahwa *mixer* membutuhkan osilator lokal untuk menghasilkan penurunan frekuensi dari input RF.

Pada rangakaian osilator terdapat rangkaian resonator sebagai penghasil frekuensi yang akan masuk ke bagian input LO *mixer*. Agar osilator tersebut mencukupi daya untuk dicampurkan ke *mixer* dan , dipasang transistor sebagai penguat daya pada output resonator, sehingga efek dari komponen pasif yang

menyerap daya dapat dibangkitkan kembali menggunakan transistor dan level daya yang diberikan pada mixer mencukupi, rangakaian pra tegangan berfungsi sebagai mengatifkan transistor sebagai pengut dan memberi supply juga terhadap rangkaian resonator.

Untuk rangkaian *mixer*, rangkaian *input & output matching impedance* dirancang untuk menyesuaikan impedansi sumber RF, LO, ke dalam impedansi transistor dan beban *output* IF dari dalam impedansi transistor, Supaya tidak ada daya yang dipantulkan ke sumber sebelumnya dan daya input dapat ditransmisikan seluruhnya ke beban. Serta rangkaian pra-tegangan berfungsi sebagai menyalurkan daya kepada transistor agar aktif dan memberikan daya lainya kepada rangkaian pasif lainya.

III.1.2 Perancangan Skema Elektronik

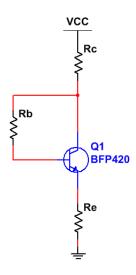
Pada laporan ini hanya akan dijelaskan perancangan dan realisasi Osilator Lokal. Pada perancangan dan realisasi *mixer* belum dapat masuk ke bab ini.

III.1.2.1 Pra-Tegangan Transistor untuk Osilator

Terdapat beberapa nilai parameter yang sudah disarankan pada peracangan prategangan untuk osilator dari referensi, yaitu:

Vcc = 5 V Vce = 1.5 V Ic = 17.3 V Ib = 0.187 mA Vbe = 0.885 V $\beta(hfe)$ = 92,5

Rangakaian pra-tegangan yang digunakan menggunakan rangakaian umpan balik kolektor (*collector feedback biasing*) karena rangkaian tersebut dapat dua kali lebih stabil dari peribubahan suhu dibandingkan pra-tegangan basis [11].



Gambar III.2 Collector Feedback Bias

Loop I

$$Vcc - (Ic + Ib)Rc - Vce - IeRe = 0$$

$$Vcc - IeRc - IbRb - Vbe - IeRe = 0$$

$$Vcc - Ie(Re + Rc) - Vce = 0$$

$$(Rc + Re) = \frac{Vcc - Vce}{Ie}$$

$$Ie \cong Ic$$

$$(Rc + Re) = \frac{5 - 1.5}{17.3m}$$

$$(Rc + Re) = 202 \Omega$$

Karena $Ie \cong Ic$ sebanding dengan Rc dan Re, maka:

$$(Rc + Rc) = 202 \Omega$$
$$2Rc = 202 \Omega$$
$$Rc = 101 \Omega = Re$$

Loop II

$$Vcc - (Ic + Ib)Rc - IbRb - Vbe - IeRe = 0$$

$$Ie = Ic + Ib = \beta Ib + Ib = (\beta + 1)Ib$$

$$Vcc - (\beta + 1)IbRc - IbRb - Vbe - (\beta + 1)IbRe = 0$$

$$Vcc - Ib[(\beta + 1)(Rc + Re)] - Vbe = 0$$

$$Ib = \frac{Vcc - Vbe}{Rb + (\beta + 1)(Rc + Re)}$$

$$0,187m = \frac{5 - 0.885}{Rb + (92.5 + 1)(202)}$$

$$Rb + 18,7K = \left(\frac{5 - 0.885}{Rb + (92.5 + 1)(202)}\right)$$

$$Rb = 22K - 18.9K$$

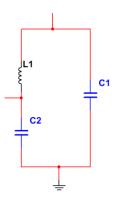
$$Rb = 3.08 K\Omega$$

Vcc - IRc - IbRb - Vbe - IeRe = 0

Nilai komponen Rb dan Rc dibulatkan ke nilai pasaran resistor yaitu 100Ω dan $3.3 \mathrm{K}\Omega$.

III.1.2.2 Resonator

Perancangan resonator menggunakan metode rangakain Collpits dimana terdapat 2 kapasitor dan 1 induktor sebagai rangkaian resonator, pemilihan metode rangakaian Collpits tersebut karena stabilitas frekuensi osilator lebih baik dari metode Hartley serta desain yang lebih sederhana [12]. Frekuensi yang ingin dihasilkan (f_r) adalah 380 MHz.



Gambar III.3. Rangakaian Resonator Collpits

$$f_r = \frac{1}{2\pi\sqrt{L_1C_P}}$$

Dimana:

$$Cp = \frac{C1 + C2}{C1C2}$$

Asumsi bahwa L1= 12 nH, C1= 47pF, maka Cp adalah:

$$f_r = \frac{1}{2\pi\sqrt{L_1C_P}}$$

$$Cp = \frac{\left(\frac{1}{2\pi f_r}\right)^2}{L_1}$$

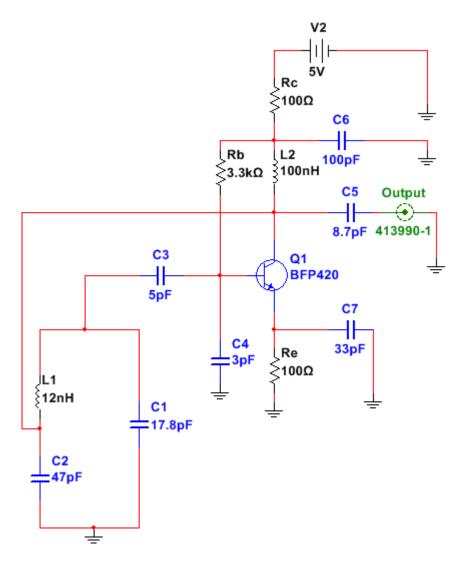
$$Cp = \frac{\left(\frac{1}{2\pi(380\ MHz)}\right)^2}{12\ nH}$$

$$Cp = 14.618\ pF$$

$$Cp = \frac{C1 + C2}{C1C2}$$

$$Cp = \frac{47pF + C2}{47pF \cdot C2}$$

$$C2 = 17.8 pF$$



Gambar III.4 Skema Rangkaian Osilator

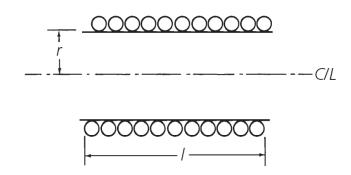
Untuk realisasi komponen, induktor yang digunakan merupakan hasil lilitan sendiri menggunakan persamaan induktor inti udara yang diperoleh dari buku karya Chris Bowick untuk perancangan induktor. Persamaannya adalah:

$$L(\mu H) = \frac{0.394(r)^2 N^2}{9(r) + 10(l)}$$

Dimana: r = jari-jari inti (cm)

N= Jumlah lilitan

L= panjang lilitan (cm)



Gambar III.5. Lilitan induktor inti udara

Kawat yang digunakan merupakan kawat email dengan diameter \approx 1mm. Untuk perancangan induktor 12nH jari jari (r) yang digunakan bernilai 0,1 cm dan panjang lilitan (l) 0,4 cm, maka jumlah lilitanya adalah:

$$0.012 = \frac{0.394(0.1)^2 N^2}{9(0.1) + 10(0.4)}$$
$$N \approx 4 \ lilit$$

Untuk induktor 100nH jari jari yang digunakan bernilai 0,25cm dan panjang lilitan 0,6cm, jumlah lilitanya adalah:

$$0.1 = \frac{0.394(0.25)^2 N^2}{9(0.25) + 10(0.6)}$$
$$N \cong 6 \ lilit$$