I.6 Ruang Lingkup dan Batasan Permasalahan

Ruang lingkup dari proyek akhir ini adalah:

- 1. Merealisasikan perangkat *power divider* dengan spesifikasi yang dinginkan.
- 2. Melakukan pengukuran dan pengujian sesuai dengan parameternya.

Batasan masalah dari proyek akhir ini adalah:

- 1. Pada proyek akhir ini hanya direalisasikan sebuah perangkat Power Divider yang bekerja pada frekuensi 924 MHz.
- 2. Power Divider yang direalisasikan akan memiliki 1 input dan 4 output.
- 3. Perangkat *Power Divider* ini direalisasikan dengan menggunakan Metoda Wilkinson .