

I.4 Tujuan Terukur

Berikut ini tujuan dari proyek akhir ini :

1. Membuat perangkat power divider 1 *input* dengan 4 *output* dengan metoda wilkinson.
2. Membuat power divider yang bekerja pada frekuensi 924 MHz.
3. Melakukan pengukuran dan pengujian terhadap power divider yang telah direalisasikan.