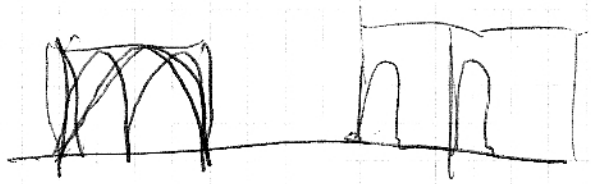
Bit slot

$10\,\frac{Gbit}{s} \rightarrow 10\,GHz$

$\rightarrow 10 \cdot 10^{9}\,\frac{1}{s}$

$\rightarrow \frac{1}{10} \cdot 10^{-9}\,s = 0{,}1\,ns$



Exercise B:

- B Log Q-Factor: 40 dB

Ex C:

Data-Rate-Half

-> set: N-division factor: 2

Bei Pure Carver

3dB [illegible] addiert

Offset @ von -2,5 auf 0 → RZ 33%

gain verdoppelt [illegible] von [illegible] auf -5 → 66%

~~delay von 0,25 auf 0~~

Pulse Carver

- Offset Voltage set to 0 V -> 33%
- gain (Pm) from 2,5 to 5
- delay Squelch: T delay to 0,75/0,01 (ps)

-> brake 0,03 ns