# SYSTÈMES D'EXPLOITATION ET ENVIRONNEMENTS D'EXÉCUTION EMBARQUÉS

# Rapport de laboratoire

Master HES-SO

Émilie GSPONER, Grégory EMERY

26 avril 2016 version 1.0

# Table des matières

1	$\mathbf{Intr}$	oduction REPTAR	3
	1.1	Mise en place de l'environnement, utilisation de git	3
	1.2	Démarrage de Qemu	4
	1.3	Tests avec U-boot	6
	1.4	Tests avec Linux	8
	1.5	Tests sur la plate-forme réelle	11
	1.6	Accès aux périphériques REPTAR	13
2	Émulation de périphériques		15
	2.1	Environnement Qemu et machine Reptar	15
	2.2		16
	2.3	Émulation des devices de type LED (output)	17
	2.4	Émulation de type boutons (input)	19
	2.5	Gestion des interruptions (IRQ) avec les boutons	20
	2.6	Émulation de l'afficheur 7 segments	22
	2.7	Mini-application utilisant les boutons et l'afficheur 7 segments	24
3	Drivers		27
	3.1	Environnement Qemu et plate-forme Reptar	
	3.2	Driver de type caractère	
	3.3	Pilotage des LEDs	
	3.4	Pilotage des boutons	

## 1 Introduction REPTAR

### 1.1 Mise en place de l'environnement, utilisation de git

a) Donnée : Il faut tout d'abord récupérer le dépôt étudiant pour les laboratoires SEEE à l'aide de la commande suivante (via une fenêtre de terminal) :

```
$ git clone firstname.lastname@eigit.heig-vd.ch:/home2/reds/seee/seee_student
```

Travail réalisé: Nous n'avions pas les droits d'accès pour le dépôt git, nous l'avons donc téléchargé, puis extrait depuis le lien: https://drive.switch.ch/index.php/s/TbHxQZtmO9IVdkb. Le dossier seee\_student a ensuite été placé dans: /home/redsuser/

b) Donnée: Lancez Eclipse et ouvrez le workspace seee\_student. Vous devriez obtenir la liste des projets (à gauche). Chaque projet a un lien symbolique dans la racine du workspace.

Travail réalisé: En introduisant le path du dossier seee\_student comme workspace au lancement d'Eclipse, nous obtenons la liste de projets suivante:

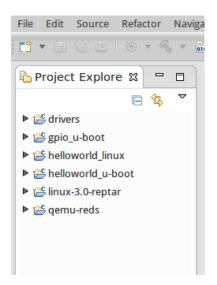


FIGURE 1 – Liste des projets

c) Donnée : Compilez maintenant l'émulateur Qemu. Dans une fenêtre de terminal, lancez la commande suivante à partir de votre répertoire seee student :

```
$ make qemu
```

Travail réalisé: Vu que nous n'avons pas téléchargé le dossier de projets depuis git, il faut nettoyer le contenu du dossier avec clean ou distclean avant de pourvoir utiliser qemu. Le make qemu prend quelques instants.

```
[redsuser@vm-reds-2015s2:^{\sim}/seee\_student\$ make clean \\ redsuser@vm-reds-2015s2:^{\sim}/seee\_student\$ make qemu \\ ... \\ make [1]: Leaving directory '/home/redsuser/seee\_student/qemu-reds' \\ redsuser@vm-reds-2015s2:^{\sim}/seee\_student\$
```

### 1.2 Démarrage de Qemu

a) Donnée: Depuis Eclipse, lancez le debugger avec la configuration de debug « qemu-reds Debug ». Dans la fenêtre Console, vous pourrez entrer directement des commandes de U-boot (tapez help par exemple).

#### Travail réalisé:

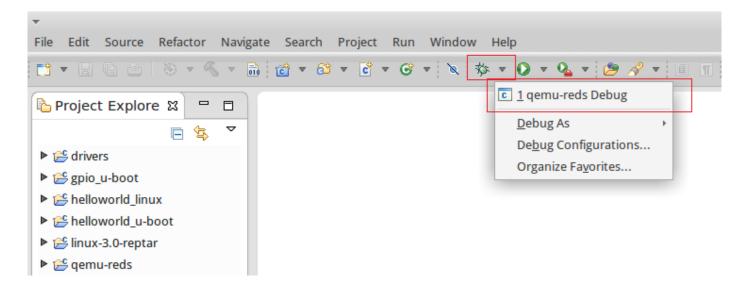


FIGURE 2 – Lancement d'Eclipse en mode Debug

Remarque: Après le lancement du Debug, il faut changer d'onglet en haut à droite en choisissant *Debug* pour avoir la console. Ce changement d'onglet ne se fait pas automatiquement.

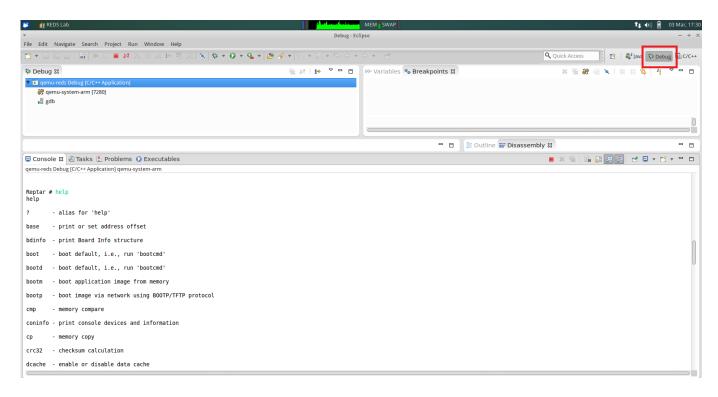


FIGURE 3 – Command help dans l'U-boot

b) Donnée: Interrompez l'exécution du programme en cliquant sur l'icône pause. Identifiez la ligne en cours d'exécution dans le code source.

**Travail réalisé :** En interrompant le programme avec le bouton *suspend*, on obtient la vue assembleur ci-dessous. L'environnement essaie d'ouvrir le fichier ppoll.c, on est donc en attente d'un événement. Le programme est interrompu après un syscall.

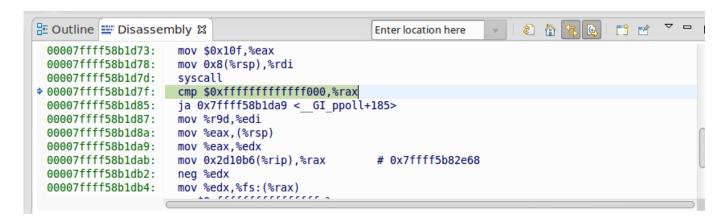


FIGURE 4 – Command help dans l'U-boot

c) Donnée: Stoppez l'exécution, et dans une fenêtre de commande, démarrez qemu à l'aide du script stf (en tapant ./stf) dans le répertoire racine. Vous arrivez dans U-boot.

**Travail réalisé :** Cette partie n'a plus rien avoir avec Eclipse, on peut le fermer et lancer un terminal. Avec la commande *stf* tapée à la racine du répertoire seee\_student, on arrive au même point qu'en lançant le Debug dans Eclipse. On peut également essayer la commande *help* 

```
redsuser@vm-reds-2015s2:~/seee student$ ./stf
  WARNING: Image format was not specified for 'filesystem/flash' and probing
     guessed raw.
  Reptar # help
          - alias for 'help'
6
          - print or set address offset
  base
  bdinfo
          - print Board Info structure
  boot
          - boot default, i.e., run 'bootcmd'
          - boot default, i.e., run 'bootcmd'
 bootd
10
          - boot application image from memory
  boot m
          - boot image via network usi
  bootp
13
  . . .
```

#### 1.3 Tests avec U-boot

a) Donnée: Dans U-boot, listez les variables d'environnement avec la commande printenv. Observez les variables prédéfinies « tftp1, tftp2 et goapp ». Ces variables définissent des commandes U-boot qui peuvent être exécutées à l'aide de la commande run (par exemple run tftp1). La commande go <addr> permet de lancer l'exécution à l'adresse physique <addr>. Vous pouvez définir/modifier vos propres variables et les sauvegarder dans la flash émulée avec la commande saveenv (seulement avec le lancement via stf).

**Travail Réalisé :** Après être entré dans l'U-boot avec *stf*, nous avons pu lister les variables d'environnement suivantes :

```
redsuser@vm-reds-2015s2:~$ cd seee_student/
redsuser@vm-reds-2015s2:~/seee_student$ ./stf

WARNING: Image format was not specified for 'filesystem/flash' and probing guessed raw.

Reptar # printenv
...
goapp=go 0x81600000
...
tftp1=tftp helloworld_u-boot/helloworld.bin
tftp2=tftp gpio_u-boot/gpio_u-boot.bin

Environment size: 930/4092 bytes
Reptar #
```

Les variables *tftp1* et *tftp2* sont des alias permettant de lancer des applications, la variable goapp est un alias permettant de lancer l'exécution de l'adresse physique 0x81600000. Elle définit l'adresse de début des applications. Voici un exemple d'utilisation de ces variables :

```
redsuser@vm-reds-2015s2:~$ cd seee student/
  redsuser@vm-reds-2015s2: ^{\sim}/seee\_student\$ cd helloworld\_u-boot/redsuser@vm-reds-2015s2: ^{\sim}/seee\_student/helloworld\_u-boot\$ make
3
4
  redsuser@vm-reds-2015s2:~/seee_student/helloworld_u-boot$ cd .../gpio_u-boot/
5
  redsuser@vm-reds-2015s2:~/seee student/gpio u-boot$ make
  redsuser@vm-reds-2015s2: \verb|^/seee_student/gpio_u-boot\$| cd ...
  redsuser@vm-reds-2015s2:^{\sim}/seee student ./stf
  WARNING: Image format was not specified for 'filesystem/flash' and probing
      guessed raw.
  Reptar # run tftp1
12
13 smc911x: detected LAN9118 controller
14 smc911x: phy initialized
15 smc911x: MAC e4: af: a1:40:01: fe
  Using smc911x-0 device
  TFTP from server 10.0.2.2; our IP address is 10.0.2.10
  Filename 'helloworld u-boot/helloworld.bin'.
18
  Load address: 0x81600000
  Loading: #
  done
  Bytes transferred = 776 (308 \text{ hex})
  Reptar # run goapp
  ## Starting application at 0x81600000 ...
25
  Example expects ABI version 6
  Actual U-Boot ABI version 6
  Hello World
  argc = 1
  argv[0] = "0x81600000"
30
  argv[1] = "<NULL>"
  Hit any key to exit ...
  ## Application terminated, rc = 0x0
33
34
  Reptar # run tftp2
35
  smc911x: detected LAN9118 controller
  smc911x: phy initialized
38 smc911x: MAC e4: af: a1:40:01: fe
  Using smc911x-0 device
  TFTP from server 10.0.2.2; our IP address is 10.0.2.10
  Filename 'gpio u-boot/gpio u-boot.bin'.
41
  Load address: 0x81600000
43 Loading: #
  _{
m done}
44
  Bytes transferred = 3080 (c08 hex)
45
  Reptar # run goapp
47
  ## Starting application at 0x81600000 ...
48
  Start of the GPIO U-boot Standalone Application
50 Stop of the GPIO U-boot Standalone Application
 |\# Application terminated, rc = 0x0
52 Reptar #
```

La commande run tftp<x> charge une application à l'adresse 0x81600000, tandis que run goapp va exécuter l'application à cette adresse comme le montre l'exemple ci-dessus.

b) Donnée: La production de l'exécutable helloworld\_u-boot s'effectue en tapant la commande make dans le répertoire contenant les sources du programme. Ensuite, vous pouvez transférer le fichier (extension .bin) dans U-boot et exécuter le binaire (aidez-vous des variables d'environnement prédéfinies).

Travail réalisé: Ce point a été fait en même temps que le précédent.

c) Donnée: Testez le debugger dans Eclipse avec le projet helloworld\_u-boot. Mettez un breakpoint dans le code source au démarrage du programme, et lancez le debugger avec la configuration de debug « helloworld\_u-boot Debug ».

**Travail Réalisé :** Il faut que U-boot soit démarré dans un terminal externe avec *stf* pour que la manipulation fonctionne avec Eclipse.

```
la helloworld.c ⋈ ा
                                                                                                                                                                                                                                                                                              - -

☐ Outline  Disassembly 
☐ Disassem
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                           Enter I
                                                                                                                                                                                                                                                                                                                                                                    ldrb r3, [r0, #20]
                                                                                                                                                                                                                                                                                                                         ♦ 8ff28bc0:
       7 int main(int argc, char * const argv[])
                                                                                                                                                                                                                                                                                                                                                                    tst r3, #1
beg 0x8ff28bc0
                                                                                                                                                                                                                                                                                                                              8ff28bc4:
                                                                                                                                                                                                                                                                                                                              8ff28bc8:
                                                                                                                                                                                                                                                                                                                              8ff28bcc:
                                                                                                                                                                                                                                                                                                                                                                    ldrb r0, [r0]
and r0, r0, #255
                                                                                                                                                                                                                                                                                                                                                                                                                                               : 0xff
                                                                                                                                                                                                                                                                                                                              8ff28bd0:
                         app_startup(argv);
                       printf("Example expects ABI version %d\n", XF_VERSION);
printf("Actual U-Boot ABI version %d\n", (int)get_version());
                                                                                                                                                                                                                                                                                                                              8ff28bd4:
                                                                                                                                                                                                                                                                                                                                                                     ldrb r0, [r0, #20]
                                                                                                                                                                                                                                                                                                                              8ff28bdc:
                                                                                                                                                                                                                                                                                                                                                                    and r0, r0, #1
                        printf ("Hello World\n");
printf ("argc = %d\n", argc);
                                                                                                                                                                                                                                                                                                                                                                    ldr r2, [r8, #8]
ldr r0, [pc, #24
                                                                                                                                                                                                                                                                                                                              8ff28be4:
                                                                                                                                                                                                                                                                                                                                                                                           [pc, #24]
[r8, #8]
                                                                                                                                                                                                                                                                                                                              8ff28be8:
                                                                                                                                                                                                                                                                                                                                                                                                                                               ; 0x8ff28c08
                                                                                                                                                                                                                                                                                                                                                                    ldr r1,
                         for (i=0; i<=argc; ++i) {
                                                                                                                                                                                                                                                                                                                              8ff28bec:
helloworld_u-boot Debug [Zylin Embedded debug (Native)] arm-linux-gnueabihf-gdb (3/4/16, 2:34 PM) 108-data-disassemble -s 0x8††28b†4 -e 0x8††28c38 -- 1
 109-data-disassemble -s 0x8ff28bf4 -e 0x8ff28c38 -- 0
  109^done,asm insns=[{address="0x8ff28bf4",inst="add\tr0, r2, r0"},{address="0x8ff28bf8",inst="lsl\tr0, r0, #3"},{address="0x8ff28bfc",inst="lsl\tr1, r1, #4"},
```

Figure 5 – Debug d'hello world u-boot

Remarque: Qemu se comporte comme un serveur GDB, ce qui permet à Eclipse de communiquer avec lui et de debugger des applications...à retravailler

#### 1.4 Tests avec Linux

a) Donnée: Lancez le script ./deploy qui permettra de déployer le noyau Linux dans la sdcard virtuelle (ignorez l'erreur due à l'absence de certains fichiers).

#### Travail réalisé:

```
redsuser@vm-reds-2015s2:~/seee_student$ ./deploy
Deploying into reptar rootfs ...
Mounting filesystem/sd-card.img...
[sudo] password for redsuser:
SD card partitions mounted in 'boot tmp' and 'filesystem tmp' directories
```

```
cp: cannot stat 'drivers/sp6.ko': No such file or directory
cp: cannot stat 'drivers/usertest': No such file or directory
cp: cannot stat 'drivers/buttons_test': No such file or directory
Unmounting SD card image...
Synchronizing .img file
Unmounting 'boot_tmp' and 'filesystem_tmp'...
Done!
redsuser@vm-reds-2015s2:~/seee_student$
```

b) Donnée: Poursuivez ensuite en cross-compilant l'application helloworld pour Linux (via make).

#### Travail réalisé:

```
 \begin{array}{c} {}_{1} \\ {}_{1} \\ {}_{2} \\ {}_{2} \\ {}_{3} \\ {}_{4} \end{array} \\ \begin{array}{c} {}_{1} \\ {}_{1} \\ {}_{2} \\ {}_{3} \\ {}_{4} \end{array} \\ \begin{array}{c} {}_{1} \\ {}_{1} \\ {}_{2} \\ {}_{3} \\ {}_{4} \end{array} \\ \begin{array}{c} {}_{1} \\ {}_{1} \\ {}_{2} \\ {}_{3} \\ {}_{3} \\ {}_{4} \end{array} \\ \begin{array}{c} {}_{1} \\ {}_{1} \\ {}_{2} \\ {}_{3} \\ {}_{4} \end{array} \\ \begin{array}{c} {}_{1} \\ {}_{2} \\ {}_{3} \\ {}_{4} \end{array} \\ \begin{array}{c} {}_{1} \\ {}_{2} \\ {}_{3} \\ {}_{4} \end{array} \\ \begin{array}{c} {}_{1} \\ {}_{2} \\ {}_{3} \\ {}_{4} \end{array} \\ \begin{array}{c} {}_{2} \\ {}_{3} \\ {}_{4} \\ {}_{4} \end{array} \\ \begin{array}{c} {}_{4} \\ {}_{4} \\ {}_{4} \\ {}_{4} \end{array} \\ \begin{array}{c} {}_{4} \\ {}_{4} \\ {}_{4} \end{array} \\ \begin{array}{c} {}_{4} \\ {}_{4} \\ {}_{4} \\ {}_{4} \end{array} \\ \begin{array}{c} {}_{4}
```

c) Donnée : Copiez l'exécutable dans le rootfs

#### Travail réalisé:

```
redsuser@vm-reds-2015s2:~/seee_student$ ./mount-sd.sh

Mounting filesystem/sd-card.img...
SD card partitions mounted in 'boot_tmp' and 'filesystem_tmp' directories

redsuser@vm-reds-2015s2:~/seee_student$ sudo cp helloworld_linux/helloworld
filesystem_tmp/root

redsuser@vm-reds-2015s2:~/seee_student$ ./umount-sd.sh
Unmounting SD card image...
Synchronizing .img file
Unmounting 'boot_tmp' and 'filesystem_tmp'...
Done !
redsuser@vm-reds-2015s2:~/seee_student$
```

d) Donnée : Lancez le script stq suivi de la commande boot dans U-boot pour amorcer le démarrage de Linux

Travail réalisé: Avec la commande stq, une représentation de la carte se lance.

```
redsuser@vm-reds-2015s2:~/seee_student$ ./stq
libGL error: failed to authenticate magic 1
libGL error: failed to load driver: vboxvideo
Running QEMU
...
Warning: smc911x-0 MAC addresses don't match:
Address in SROM is 52:54:00:12:34:56
Address in environment is e4:af:a1:40:01:fe
Reptar # boot
```

```
reading uImage
...

reading uImage
...

*** Welcome on REPTAR (HEIG-VD/REDS): use root/root to log in ***

reptar login: root

Password:

#
```

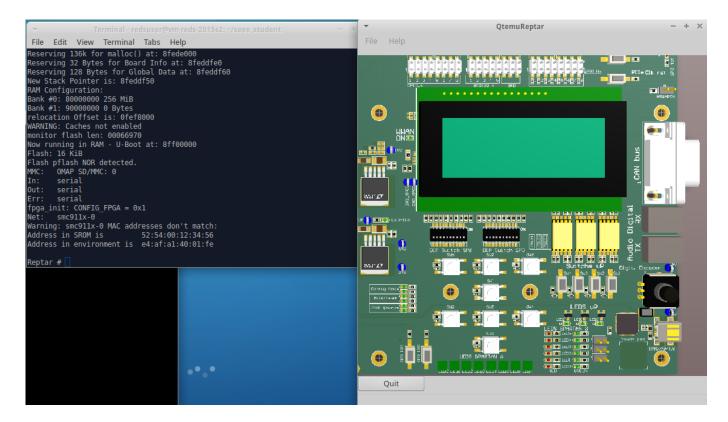


FIGURE 6 – Environnement émulé

#### e) Donnée: Lancez votre application

#### Travail réalisé:

```
# ls
Settings fs helloworld rootfs_domU.img

# ./helloworld
Hello world within Linux
argv[0] = ./helloworld
#
```

#### f) Donnée: Dans Linux, tapez la commande suivante:

```
| $\ /usr/share/qt/examples/effects/lighting/lighting -qws &
```

Travail réalisé : Cette commande permet de lancer une application pré installée de l'émulateur.

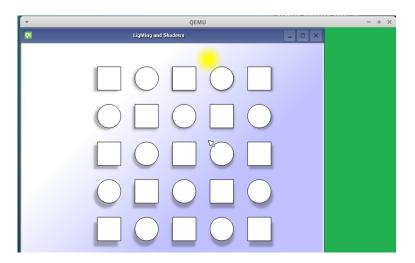


FIGURE 7 – Lancement d'une application

### 1.5 Tests sur la plate-forme réelle

a) **Donnée**: Déployez l'application helloworld dans U-boot sur la plate-forme REPTAR avec l'interface réseau. Le transfert peut s'effectuer avec la commande tftp. Il est nécessaire d'exécuter la commande suivante pour mettre à jour les adresses IP et MAC de la plate-forme REPTAR:

```
# run setmac setip
```

Travail réalisé: Avec la commande tftp il faut donner comme paramètre le .bin de l'application ainsi que l'adresse physique où charger le programme. Cette adresse est 0x81600000 comme dans les exercices précédents.

```
redsuser@vm-reds-2015s2:~/seee student$ cd helloworld u-boot/
 redsuser@vm-reds-2015s2:~/seee student/helloworld u-boot$ make
 home/redsuser/tftpboot
  redsuser@vm-reds-2015s2:~/seee student/helloworld u-boot$ sudo picocom -b
     115200 / dev/ttyUSB0
 [sudo] password for redsuser:
 picocom v1.7
  Terminal ready
  Reptar # run setmac setip
10
  Reptar # tftp 0x81600000 helloworld.bin
 smc911x: detected LAN9220 controller
 smc911x: phy initialized
 | smc911x: MAC e4: af: a1: 40: 01: fe
 Using smc911x-0 device
 TFTP from server 192.168.1.1; our IP address is 192.168.1.254
```

```
17 Filename 'helloworld.bin'.
  Load address: 0x81600000
  Loading: T #
  _{
m done}
20
  Bytes transferred = 776 (308 \text{ hex})
22
  Reptar # go 0x81600000
23
  ## Starting application at 0x81600000 ...
24
  Example expects ABI version 6
  Actual U-Boot ABI version 6
  Hello World
  argc = 1
  argv[0] = "0x81600000"
  argv[1] = "<NULL>"
  Hit any key to exit ...
```

Remarque: La commande tftp ne fonctionnera pas tant que la configuration réseau n'est pas correcte. Il faut impérativement que l'adresse Ip de la connexion par pont de la VM soit 192.168.1.1.

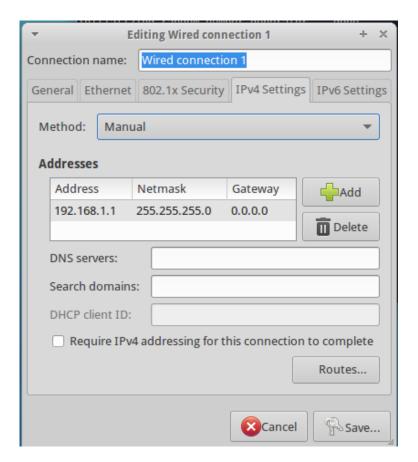


FIGURE 8 – Configuration réseau

b) Donnée : Déployez l'application helloworld dans Linux à l'aide du réseau et de la commande scp.

**Travail réalisé :** Nous avons découvert que l'adresse Ip de la carte n'était pas celle attendue, nous avons donc dû adapter scp pour l'adresse Ip 192.168.1.254.

La commande scp permet de transférer le helloworld\_linux à la carte reptar par l'interface réseau depuis la machine hôte.

```
redsuser@vm-reds-2015s2:~/seee_student/helloworld_linux$ scp helloworld root@192.168.1.254: helloworld

The authenticity of host '192.168.1.254 (192.168.1.254)' can't be established.

RSA key fingerprint is fb:59:a3:73:97:9d:b7:b9:8a:40:e8:bc:19:ab:ab:70.

Are you sure you want to continue connecting (yes/no)? yes

Warning: Permanently added '192.168.1.254' (RSA) to the list of known hosts.

root@192.168.1.254's password:
helloworld

100% 6877 6.7KB/s 00:00
```

L'application helloworld est maintenant chargée sur la cible, il ne reste plus qu'à l'exécuter sur celle-ci.

```
# ls
bitstreams helloworld tests
# ./ helloworld
Hello world within Linux
argv[0] = ./ helloworld
#
```

# 1.6 Accès aux périphériques REPTAR

- a) Donnée: Sur la base de l'exemple gpio\_u-boot., vous devez développer une application permettant d'interagir avec les LEDs et les switchs présents sur la carte CPU de la plate-forme REPTAR. Le but de l'application est d'allumer une LED lorsqu'on appuie sur un switch.
  - 1. La LED 0 doit s'allumer lorsqu'on appuie sur le SWITCH 0.
  - 2. La LED 1 s'allume si l'on appuie sur le SWITCH 1.
  - 3. Et ainsi de suite pour les LEDs et switchs 0..3 de la carte CPU.

Le switch numéro 4 sert à quitter l'application. Aidez-vous des fichiers d'en-tête (#include) déjà présents dans le chablon fourni.

L'application gpio\_u-boot est à déployer dans U-boot via la commande tftp.

#### Emplacement du code réalisé : /gpio u-boot.c

Ce code est très basique, mais implémente correctement les points exigés par la donnée. Les commandes suivantes ont permis de lancer l'application sur la cible réelle dans l'U-boot. Une pression sur le switch numéro 4 permet de terminer l'application.

```
redsuser@vm-reds-2015s2:~/seee_student/gpio_u-boot$ make
2
  redsuser@vm-reds-2015s2:~/seee student/gpio u-boot$ cp gpio_u-boot.bin /home/
      redsuser/tftpboot
  redsuser@vm-reds-2015s2:~/seee student/gpio u-boot$ sudo picocom -b 115200 /dev
      /ttyUSB0
  [sudo] password for redsuser:
  picocom v1.7
  Terminal ready
  Reptar \ \# \ tftp \ 0x81600000 \ gpio\_u-boot.bin
  smc911x: detected LAN9220 controller
  smc911x: phy initialized
13 smc911x: MAC e4: af: a1:40:01: fe
  Using smc911x-0 device
  TFTP from server 192.168.1.1; our IP address is 192.168.1.254
  Filename 'gpio u-boot.bin'.
  Load address: 0x81600000
  Loading: T #
18
  _{
m done}
  Bytes transferred = 776 (308 \text{ hex})
  Reptar # go 0x81600000
22
  Stop of the GPIO U-boot Standalone Application
24
  Reptar #
```

# 2 Émulation de périphériques

# 2.1 Environnement Qemu et machine Reptar

Cette étape vous permet de vous familiariser avec l'environnement que nous utiliserons pour l'émulation de périphériques. Dans cette étape, il est nécessaire de travailler avec l'application graphique Qtemu, qui constitue le frontend graphique de Qemu. L'application est développée en C++ et utilise la librairie Qt.

a) Donnée : A partir du répertoire seee\_student, lancez le frontend graphique avec le script stq

#### Travail réalisé:

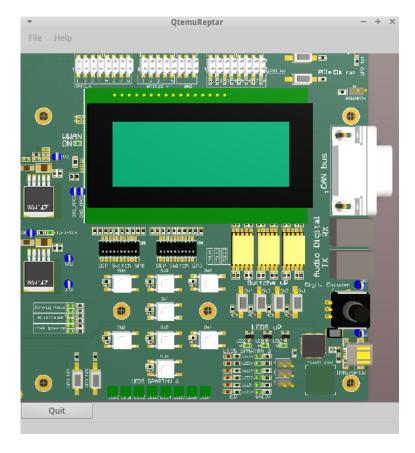


FIGURE 9 - Frontend graphique de Qemu

**b) Donnée** : Les fichiers sources de Qemu se trouvent dans le répertoire qemu-reds. Examinez les fichiers suivants :

- 1. hw/arm/reptar/reptar.c Emulation plate-forme REPTAR
- 2. hw/reptar sp6.c Emulation de la FPGA
- 3. hw/reptar sp6 clcd.c Emulation gestion du LCD4x20
- 4. hw/reptar sp6 buttons.c Emulation gestion des boutons
- 5. hw/reptar sp6 emul.c Gateway entre Qemu et Qtemu

Vous trouverez également toute la documentation nécessaire sur la plate-forme Reptar dans le répertoire doc.

Remarque : Ces différents fichiers implémentent ce qui ressemble à des modules noyaux.

c) Donnée: La compilation de Qemu pourra s'effectuer dans le répertoire qemu-reds directement, avec la commande make (utilisez make -j4 ou -j8 pour aller plus vite!).

**Travail réalisé :** Par la suite, seule la commande *make* sera nécessaire pour recompiler l'émulateur.

En lançant ./qtemu et Eclipse, on pourra debugger l'émulateur Qemu.

# 2.2 Émulation de la FPGA Spartan6

Dans cette étape, il s'agit de mettre en place la structure nécessaire à l'émulation de la FPGA intégrée à la plate-forme. La FPGA implémente des registres associés aux périphériques externes. Dans cette étape, il s'agit de s'assurer que l'accès aux adresses I/O en lecture et écriture fonctionne.

a) Donnée : Complétez l'émulation de la FPGA afin de tester l'écriture et la lecture à l'une ou l'autre adresse dédiée à la FPGA (affichez simplement un message).

#### Emplacement du code:

la partie reptar.

```
/emulation Spartan6\_part2/reptar\_sp6.c \ /emulation Spartan6\_part2/reptar.c
```

Travail réalisé: Nous avons modifié les fichiers  $reptar\_sp6.c$  et reptar.c Le point crucial de cette partie du labo a été de trouvé l'adresse de base de la FPGA qui est 0x18000000. Nous avons en effet besoin de cette adresse pour instancier le  $reptar\_sp6$  dans

```
sysbus_create_simple("reptar_sp6",0x18000000,NULL);
```

Pour le reste de l'implémentation, nous nous somme basé sur le diagramme de séquence du support de cours et avons pris le document *versatilepb.c* comme exemple pour le contenu des méthodes callback.

Le bon fonctionnement du code a été "testé" premièrement en réussissant la compilation sans erreurs, puis le lancement sans crash. Nous avons également ajouté des messages affichés dans la console dans les différentes méthodes callback pour suivre l'initialisation. L'exécution a été faite de la manière suivante :

```
redsuser@vm-reds-2015s2:~ $ cd seee_student/qemu-reds/
redsuser@vm-reds-2015s2:~ / seee_student/qemu-reds$ make
...
redsuser@vm-reds-2015s2:~ / seee_student/qemu-reds$ cd ..
redsuser@vm-reds-2015s2:~ / seee_student$ . / stq
...
sp6 init
reptar-sp6-emul: sp6_emul_init
sp6 initfn
...
Reptar #
```

b) Donnée: Testez les accès en lecture-écriture avec U-Boot.

**Travail réalisé:** Pour l'instant, les callback de lecture/écriture que nous avons implémentés contiennent uniquement des messages d'indication qui sont affichés dans la console. À l'aide des commandes suivantes, nous avons pu en tester le bon fonctionnement. Les commandes tentent de lire, puis écrire à l'adresse de la FPGA.

```
Reptar # md.l 0x18000000 1
18000000:sp6 read
00000000 ....
Reptar # mw.l 0x18000000 1
sp6 write
Reptar #
```

# 2.3 Émulation des devices de type LED (output)

**Donnée**: La FPGA est connectée à des LEDs qui sont visibles sur l'interface graphique. Cette étape consiste à implémenter le code d'émulation précédent afin de gérer l'accès aux LEDs reliées à la FPGA. Les interactions entre la FPGA et l'interface graphique doivent être gérées proprement.

#### Emplacement du code:

```
/emulationSpartan6 part3/reptar sp6.c
```

**Travail réalisé :** Pour cette partie, il a fallu rechercher l'offset du registre des LEDs qui est  $\theta x \theta \theta 3A$ . Il faut donc ajouter cet offset à l'adresse de base de la FPGA. Nous avons défini une variable qui garde la valeur écrite au registre des LEDs pour permettre la relecture de la

valeur. La valeur lue est simplement affichée dans la console. Nous avons ensuite implémenté la lecture et l'écriture de ce registre. Pour cela, on teste si l'offset correspond et si l'on lit/écrit des données de la bonne taille, soit 16bits. Des messages ont été implémentés pour indiquer lorsque si la lecture/écriture est faite correctement.

Nous avons ensuite testé le bon fonctionnement du code avec le test 10 de itbok. Le test montre que l'on arrive à lire et écrire correctement sur les leds.



FIGURE 10 – Test d'allumage des LEDs

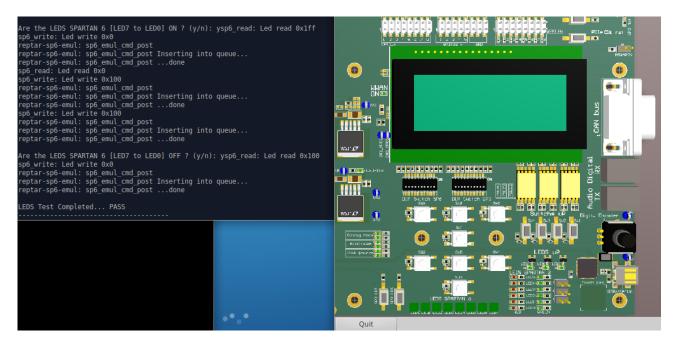


FIGURE 11 – Test d'extinction des LEDs

# 2.4 Émulation de type boutons (input)

La FPGA est connectée à une série de boutons (switches) sur la plate-forme Reptar. Cette étape consiste à mettre en place la structure nécessaire à la gestion de ces boutons.

a) Donnée: Adaptez les fichiers nécessaires afin que l'émulation de votre périphérique (FPGA) puisse détecter la pression d'une touche, sans vous préoccuper pour le moment des interruptions.

#### Emplacement du code:

```
/emulationSpartan6\_part4/reptar\_sp6.c \\ /emulationSpartan6\_part4/reptar\_sp6\_buttons.c
```

**Travail réalisé**: Le code de cette partie est inspiré du *Guide d'utilisation de l'infrastructure*. L'offset pour lire la valeur des boutons est 0x0012. Lorsqu'un bouton est pressé, le handler du fichier sp6\_button est appelé et la valeur du registre est mémorisée. La valeur des boutons peut également être récupérée lors d'une lecture du registre 0x0012.

b) Donnée: Le projet sp6\_buttons\_u-boot contient une application permettant de tester vos boutons (en mode polling). Compilez l'application et effectuez quelques tests.

**Travail réalisé**: L'application a été compilée avec make. Il faut ensuite lancer l'émulateur avec la *stq*. Une fois dans l'U-boot, on peut lancer l'application testant les boutons facilement, car elle est enregistrée dans les variables d'environnements sous le nom *tftp3*. Les lignes ci-dessous démontre le bon fonctionnement des boutons. Le bouton exit arrête l'application.

```
redsuser@vm-reds-2015s2:~/seee student$./stq
  Reptar # run tftp3
  smc911x: detected LAN9118 controller
  smc911x: phy initialized
  smc911x: MAC e4: af: a1:40:01: fe
  Using smc911x-0 device
  TFTP from server 10.0.2.2; our IP address is 10.0.2.10
  Filename 'sp6 buttons u-boot/sp6 buttons.bin'.
  Load address: 0x81600000
 Loading: #######
 done
12
  Bytes transferred = 34512 (86d0 hex)
13
14
  Reptar # run goapp
  ## Starting application at 0x81600000 ...
  Start of the SP6 buttons standalone test application.
 Button ONE pressed
18
19
 Button ONE pressed
20
  Button ONE pressed
  Button ONE pressed
  reptar-sp6-emul: sp6 emul event handle: read 29
  reptar-sp6-emul: sp6 emul event handle: cJSON Parse done
 Button status: 0x0
26
```

```
27 Button LEFT pressed
  Button LEFT pressed
 Button LEFT pressed
 reptar-sp6-emul: sp6_emul_event handle: read 29
  reptar-sp6-emul: sp6 emul event handle: cJSON Parse done
  Button status : 0x0
33
  reptar-sp6-emul: sp6 emul event handle: read 30
 reptar-sp6-emul: sp6 emul event handle: cJSON Parse done
36 Button status: 0x10
 Button EXIT pressed
 SP6 buttons standalone test application exit.
  ## Application terminated, rc = 0x0
  Reptar # reptar-sp6-emul: sp6 emul event handle: read 29
  reptar-sp6-emul: sp6 emul event handle: cJSON Parse done
41
  Button status: 0x0
```

# 2.5 Gestion des interruptions (IRQ) avec les boutons

Complétez votre émulateur avec le code nécessaire à la gestion d'une interruption à niveau émise par la FPGA lorsqu'un bouton est pressé. L'interruption est censée être acquittée par le driver. Il faut donc gérer l'état interne associé à cette interruption.

a) Donnée: Commencez par adapter le code d'initialisation de la plate-forme (reptar.c) afin d'instancier une interruption en provenance de la FPGA; l'interruption sera de type niveau.

#### Emplacement du code:

```
/emulationSpartan6\_part5/reptar\_sp6.c \ /emulationSpartan6\_part5/reptar.c \ /emulationSpartan6\_part5/reptar\_sp6\_buttons.c
```

**Travail réalisé :** La première étape a consisté à assigner le reptar\_sp6 sur la pin GPIO 10 dans le fichier *reptar.c.* 

Il a ensuite fallu faire en sorte de générer une interruption de type niveau lors d'une pression sur un bouton. Cela a été fait dans le fichier  $/emulationSpartan6\_part5/reptar\_sp6\_buttons.c.$  Notre code génère l'interruption uniquement si les IRQ ont été préalablement autorisées en configurant les registres de contrôle. L'interruption n'est pas générée lors de la relâche du bouton (0x0), cela sert d'anti-rebond.

Finalement, le fichier /emulationSpartan6\_part5/reptar\_sp6.c a été adapté pour la lecture et l'écriture du registre d'IRQ des boutons. Lorsque le registre est lu, on va lire le registre (variable) contenant l'état de bouton et l'ajouter dans le registre de status de l'IRQ, puis retourner le tout. Pour l'écriture, un masquage est fait afin de savoir si l'on veut activer et/ou quittancer les interruptions et dans ce cas repasser la GPIO10 à l'état bas.

b) Donnée : Testez que l'interruption fonctionne en configurant le contrôleur GPIO et en interrogeant le registre d'état, dans U-Boot. Les registres du microcontrôleur à utiliser sont

les suivants : GPIO\_RISINGDETECT, GPIO\_IRQENABLE1 et GPIO\_IRQSTATUS1 De plus, l'interruption doit aussi être activée au niveau de la FPGA (cf documentation).

**Travail réalisé :** Notre code a dans un premier temps été testé à l'aide d'*itbok* avec le test numéro 30. Cela a permis de valider le bon fonctionnement des interruptions avec tous les boutons. On peut voir que le message  $IRQ\ RAISE$  ne s'affiche plus si l'on désactive les interruptions.

```
Press on SW7...
    reptar-sp6-emul:\ sp6\_emul\_event\_handle:\ read\ 29
2
    reptar-sp6-emul: sp6 emul event handle: cJSON Parse done
3
    Button status : 0x0
    reptar-sp6-emul: sp6 emul event handle: read 30
    reptar-sp6-emul: sp6 emul event handle: cJSON Parse done
    Button status : 0x40
    IRQ RAISE
    sp6 read: Button irq status read 0x8d (button value 0x7)
9
    sp6_write: Button irq status write 0x81
    Enable IRQ
    Clear IRQ
12
    IRQ detected:
13
                  ..... Test PASSED
    - button: 7
14
    Press on SW8...
15
    reptar-sp6-emul:\ sp6\_emul\_event\_handle:\ read\ 29
16
    reptar-sp6-emul: sp6 emul event handle: cJSON Parse done
    Button\ status\ :\ 0x0
18
    reptar-sp6-emul: sp6 emul event handle: read 31
19
    reptar-sp6-emul: sp6 emul event handle: cJSON Parse done
20
    Button status : 0x80
21
    IRQ RAISE
22
    sp6_read: Button irq status read 0x8f (button value 0x8)
    sp6 write: Button irg status write 0x81
24
    Enable IRQ
25
    Clear IRQ
2.6
    IRQ detected:
    - button: 8 ..... Test PASSED
28
    sp6 write: Button irq status write 0x1
    Disable IRQ
30
    Clear IRQ
    IRQ test complete. Press Enter to exit
3.3
    reptar-sp6-emul: sp6 emul event handle: read 29
34
    reptar-sp6-emul: sp6 emul event handle: cJSON Parse done
35
    Button status : 0x0
36
    reptar-sp6-emul: sp6 emul event handle: read 31
37
    reptar-sp6-emul: sp6 emul event handle: cJSON Parse done
    Button\ status\ :\ 0x80
3.9
    reptar-sp6-emul: sp6_emul_event_handle: read 29
40
    reptar-sp6-emul: sp6_emul_event_handle: cJSON_Parse done
    Button status : 0x0
```

Notre code a ensuite été testé avec les registres GPIO du microcontrôleur (*GPIO\_RISINGDETECT*, *GPIO\_IRQENABLE1*, *GPIO\_IRQSTATUS1*). Il faut utiliser pour ce faire le banque GPIO1,

ce qui donne les adresses de registre correspondantes : 0x48310048, 0x4831001C et 0x48310018. Comme les boutons sont sur la GPIO 10, il faut aller autoriser l'interruption en activant le bit 10 des registres GPIO\_RISINGDETECT et GPIO\_IRQENABLE1. Il ne faut pas oublier d'aller ensuite autoriser les interruptions sur la FPGA. La capture ci-dessous présente cette configuration. Après chaque interruption, il faut aller quittancer le bit 10 du GPIO IRQSTATUS1 et également intervenir au niveau de la FPGA.

```
#Enable interrupts in GPIO
  Reptar # mw. l 0x4831001C 0x00000400
  Reptar # mw.l 0x48310048 0x00000400
  #Enable interrupts in FPGA
  Reptar # mw.w 0x18000018 0x0081
  sp6 write: Button irq status write 0x81
  Enable IRQ
  Clear IRQ
  #The IRQ are now available, the status register doesn't have detect interrupt
  md. l 0x48310018 1
  48310018: 00000000
1.3
14
 #Generate an interrupt
 Reptar # reptar-sp6-emul: sp6 emul event handle: read 30
  reptar-sp6-emul: sp6_emul event handle: cJSON Parse done
  Button status : 0x40
 IRQ RAISE
19
  reptar-sp6-emul: sp6_emul_event_handle: read 29
  reptar-sp6-emul: sp6_emul_event_handle: cJSON_Parse done
  Button status : 0x0
 #Check status register, interrupt has been detected
 md. l 0x48310018 1
25
  48310018: 00000400
27
  #Need to ack the interrupt
28
  Reptar # mw.l 0x48310018 0x00000400
  Reptar # mw.w 0x18000018 0x0081
  sp6 write: Button irq status write 0x81
31
  Enable IRQ
  Clear IRQ
33
  #...Repeat operations
```

# 2.6 Émulation de l'afficheur 7 segments

La FPGA est connectée à un afficheur 7 segments, visible sur l'émulateur. Cette étape consiste à mettre en place la gestion de cet afficheur 7 segments.

a) Donnée : Adaptez les fichiers nécessaires afin que l'émulation de votre périphérique (FPGA) puisse gérer les trois digits de l'afficheur 7 segments.

Emplacement du code :/emulationSpartan6 part6/reptar sp6.c

**Travail réalisé :** Pour cette partie, nous avons simplement ajouté le code pour écrire et lire dans le registre de chacun des trois digits de l'affichage 7 segments. La valeur de chaque affichage est stocké dans une variable. Pour l'écriture, il faut spécifier dans le gson le nom du périphérique, le numéro du digit ainsi que la valeur à afficher.

b) Donnée: Le dossier 7seg\_u-boot contient une application permettant de tester l'afficheur 7 segments: les chiffres de 0 à 9 doivent défiler progressivement: 012, puis 123, 234, 456, 567, ..., 901, 012, etc. Compilez l'application et effectuez quelques tests.

**Travail réalisé :** Une fois l'application compilée, il a fallu la lancer dans l'U-boot. Comme elle n'est pas définie dans les variables d'environnement, il faut utiliser la commande complète. Une fois lancée, l'application va incrémenter la valeur des digits. L'image ci-dessous démontre le bon fonctionnement.

```
redsuser@vm-reds-2015s2:~/seee_student$ ./stq
...

Reptar # tftp 7seg_u-boot/7seg_u-boot.bin
smc911x: detected LAN9118 controller
smc911x: phy initialized
smc911x: MAC e4:af:a1:40:01:fe
Using smc911x-0 device
TFTP from server 10.0.2.2; our IP address is 10.0.2.10
Filename '7seg_u-boot/7seg_u-boot.bin'.
Load address: 0x81600000
Loading: ########
done
Bytes transferred = 34932 (8874 hex)
Reptar # run goapp
```

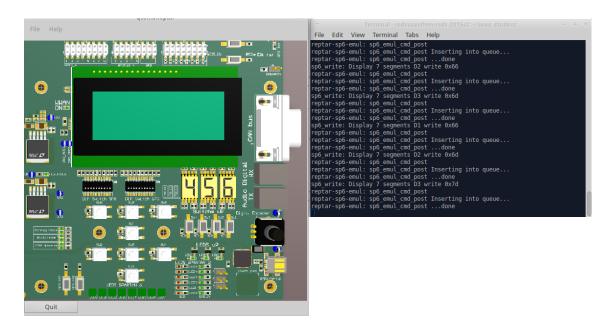


FIGURE 12 – Frontend graphique de Qemu avec affichage 7 segments

### 2.7 Mini-application utilisant les boutons et l'afficheur 7 segments

- a) Donnée: Le dossier miniapp\_u-boot contient un chablon. Complétez-le afin de créer une application qui utilise les boutons SW2, SW5, SW4 et SW3, ainsi que l'afficheur 7 segments.
  - 1. Lors d'un appui sur SW2, SW5 ou SW4, le digit respectivement à gauche, au centre ou au milieu est incrémenté de 1, modulo 10. Si un digit atteint 9, il reviendra à 0.
  - 2. La valeur initiale de chaque digit, au démarrage de l'application, est 0 (on affichera 000).
  - 3. Un appui sur SW3 quitte l'application.
  - 4. Vous devrez gérer l'anti-rebond : le digit ne devra être incrémenté que si le bouton est pressé puis relâché (comme un appui sur une touche de sonnette par exemple).

#### Travail réalisé:

b) Donnée: Testez votre application sur l'émulateur

**Travail réalisé :** L'application a été codée avec une boucle *while* exécutant de manière répétitive les étapes suivantes :

- On lit le registre d'état des boutons et on stocke sa valeur dans une première variable.
- On attend un petit moment.
- On relit le registre d'état des boutons et on stocke cette nouvelle valeur dans une seconde variable.
- Ensuite, on teste les deux variables avec des masques pour savoir si :
  - Dans la première variable, le masquage retourne une valeur supérieure à 0 et indique que le bouton testé est enfoncé.

— Dans la seconde variable, le masquage retourne une valeur égale à 0 et indique que le bouton a été relâché.

Ces tests sont effectués pour les trois boutons d'incrémentation des 7 segments et pour le bouton d'arrêt de l'application.

- Si un des tests passe :
  - Si c'est un des boutons d'incrémentation, on appelle la fonction *incr\_7seg* avec en paramètre l'index du 7 segments à incrémenter.
  - Si c'est le bouton d'arrêt, on quitte la boucle avec un break.

Nous avons remarqué une chose lors de la compilation. Il s'avère que le compilateur prend comme point d'entrée la première instruction du programme, avec le Makefile fourni. Lors des premiers essais, la fonction  $incr\_7seg$  était implémentée avant le main, ce qui en faisait le point d'entrée du programme. Après correction, c'est à dire, définition du prototype de la fonction avant le main et implémentation après, tout fonctionne correctement.

c) Donnée : Déployez et testez votre application sur la plate-forme réelle

**Travail réalisé :** Une fois l'application compilée, il a fallu copier le .bin dans le dossier tftpboot. On peut ensuite lancer l'application depuis l'U-boot en accédant la carte Reptar avec picocom. La pression sur le switch 3 réussit ici aussi à terminer l'application.

```
redsuser@vm-reds-2015s2:~/seee student$ sudo picocom -b 115200 /dev/ttyUSB0
  [sudo] password for redsuser:
  Terminal ready
  Reptar # tftp 0x81600000 miniapp u-boot.bin
  smc911x: detected LAN9220 controller
  smc911x: phy initialized
  smc911x: MAC e4: af: a1: 40: 01: 0a
  Using smc911x-0 device
  TFTP from server 192.168.1.1; our IP address is 192.168.1.10
  Filename 'miniapp u-boot.bin'.
  Load address: 0x81600000
13
  Loading: T ###
14
  done
 Bytes transferred = 35292 (89dc hex)
17
 Reptar \# go 0x81600000
  ## Starting application at 0x81600000 ...
  Start of the Miniapp U-boot Standalone Application
  Stop of the Miniapp U-boot Standalone Application
  ## Application terminated, rc = 0x0
 Reptar #
```

Et ici, une photo de l'application en train de tourner sur la plateforme :



FIGURE 13 – Programme miniapp en fonctionnement sur la plateforme physique

## 3 Drivers

# 3.1 Environnement Qemu et plate-forme Reptar

Lors de cette étape, nous allons déployer l'environnement de la cible à partir d'une image de carte MMC (sdcard) et nous nous familiariserons avec l'insertion dynamique de module. Le projet concerné est le projet drivers (répertoire du même nom à la racine du workspace).

a) Donnée : Lancez make dans le répertoire drivers/

#### Travail réalisé:

**b)** Donnée : A la racine du workspace, lancez les scripts suivants, puis la commande boot dans U-boot :

```
$ ./deploy
$ ./stf
Reptar # boot
```

#### Travail réalisé:

c) Donnée : A la racine du rootfs (cd /), insérez le module avec la commande suivante :

```
# insmod sp6.ko
```

Vérifiez qu'il n'y ait aucun message d'erreur. La liste des modules chargés dynamiquement est obtenue avec la commande lsmod et le retrait du module avec la commande rmmod

```
# lsmod
# rmmod sp6
reptar_sp6: bye bye!
#
```

#### Travail réalisé:

# 3.2 Driver de type caractère

Cette étape consiste à travailler sur un driver de type caractère au niveau FPGA. Le code de cette partie se trouve dans les fichiers reptar\_sp6.h et reptar\_sp6.c. Sur la base du code existant, on souhaite pouvoir écrire et lire une chaîne de caractères contenant la version du bitstream (hypothétique) dans la FPGA, stockée dans la variable globale bitstream\_version.

a) Donnée : Complétez les callbacks read() et write() afin qu'une application utilisateur puisse lire et écrire une chaîne de (80 max.) caractères.

#### Travail réalisé:

b) Donnée : Pour identifier le nom de l'entrée dans /dev/ qui sera créée automatiquement, examinez la fonction probe() du driver.

#### Réponse aux questions :

- 1. Comment l'entrée dans /dev est-elle générée?
- 2. Quel sera le nom de l'entrée dans /dev?

#### Travail réalisé:

c) Donnée: Afin de tester votre driver, écrivez une application usertest (fichier usertest.c) qui écrira puis relira la chaîne de version en utilisant l'entrée dans /dev évoquée ci-dessus.

#### Réponse aux questions :

1. Recherchez les valeurs du major et minor attribuées à ce driver. Expliquez votre démarche

#### Travail réalisé:

# 3.3 Pilotage des LEDs

Le code de pilotage des LEDs se trouve dans le fichier reptar\_sp6\_leds.c. La réalisation du driver des LEDs.

- 1. L'application graphique que utilisée pour l'environnement émulé.
- 2. Le driver devra être également testé sur la plate-forme réelle.

Pour le pilotage des LEDs, on souhaite utiliser le sous-système leds présent dans le noyau Linux. Effectuez un mappage du registre des LEDs à l'aide de la fonction ioremap(), en vous servant de la structure fpga resource.

a) Donnée : Enregistrez le device comme un device de type leds à l'aide de la fonction led\_classdev\_register().

#### Travail réalisé:

b) Donnée: Cherchez et implémentez le(s) callback(s) gérant l'enclenchement/déclenchement des LEDs.

#### Travail réalisé:

#### Réponse aux questions :

1. Combien y a-t-il de devices de type LED gérés par notre driver?

c) Donnée: Testez le driver LED dans l'environnement quemu (application graphique). Lancez le script ledstest.sh.

#### Travail réalisé:

d) Donnée: Testez votre driver sur la plate-forme (réelle) Reptar.

Travail réalisé:

# 3.4 Pilotage des boutons

Lors de cette étape, nous travaillerons sur le driver gérant la pression des boutons. L'objectif est de contrôler une application dans l'espace utilisateur à l'aide des boutons.

a) **Donnée**: Complétez la fonction probe() pour l'enregistrement des deux callbacks d'interruption (traitement immédiat + traitement différé) à l'aide de la fonction request threaded irq().

#### Travail réalisé:

- b) Donnée: Implémentez le traitement immédiat lié à l'interruption. Il devra:
  - 1. stocker la valeur du registre bouton dans le champ current\_button de la structure privée (l'adresse du registre contenant cette information est également disponible dans la structure privée)
  - 2. acquitter l'interruption.

#### Travail réalisé:

c) Donnée: Testez votre driver boutons à l'aide de l'application buttons\_test. Dans l'environnement émulé, l'application devra ouvrir le fichier /dev/input/event1. Il faudra taper la commande suivante:

```
|\#| ./buttons_test -e1
```

Testez les boutons un par un.

#### Travail réalisé: