



Universidade Tecnológica Federal Do Paraná - Câmpus Pato Branco
Programa de Pós-Graduação em Engenharia Elétrica
Disciplina: Processamento de Sinais
Professor: Rafael Cardoso

Implementação Computacionalmente Eficiente da DFT

- 1) Faça uma pesquisa sobre a técnica para a implementação computacional eficiente da DFT baseada na decimação no tempo e sua formalização matemática.
- 2) Implemente o algoritmo da FFT utilizando Matlab. Apresente os scripts e resultados de validação comparando com os resultados e o tempo de processamento da FFT implementada nativamente pelo Matlab.