

<p align="center">Simulação: Calculadora de 16 Bits</p> <p align="center">UTFPR - CD24CP – Circuitos Digitais.</p> <p align="center">Professor Fillipe Lucchin Paukner</p> <p>Alunos: _____ / _____ / _____</p>	<p align="center">Nota:</p>
---	-----------------------------

OBJETIVOS

Após a realização deste laboratório, você deverá ser capaz de:

- Entender o funcionamento de uma Unidade Lógica Aritmética

COMPONENTES NECESSÁRIOS

COMPONENTE
74LS181

PROCEDIMENTOS

- 1) Procurar o datasheet do CI 74LS181.
- 2) Utilizando o CI estudado, simule uma calculadora de 16 bits capaz de realizar operações de soma, subtração, AND, OR, XOR e ainda operações de Clear de todos os 16 bits.
- 3) Para facilitar a visualização, adicione à todas as entradas e saídas, um display de 7 segmentos com conversor BCH integrado (binary coded hexadecimal). Para isso, você pode utilizar o componente DCD_HEX, disponível na seleção de componentes na seção “Indicators » Hex Display”.
- 4) Em seu relatório apresente explique o funcionamento do circuito.
- 5) Faça pelo menos 4 operações de soma e subtração para verificar o resultado. Apresente-as no relatório.