**1.** [**Makefile 中:= ?= += =的区别**](http://www.cnblogs.com/wanqieddy/archive/2011/09/21/2184257.html)

[**http://www.cnblogs.com/wanqieddy/archive/2011/09/21/2184257.html**](http://www.cnblogs.com/wanqieddy/archive/2011/09/21/2184257.html)

= 是最基本的赋值  
:= 是覆盖之前的值  
?= 是如果没有被赋值过就赋予等号后面的值  
+= 是添加等号后面的值

**2. makefile 中 $@ $^ %< 使用**

<http://blog.csdn.net/kesaihao862/article/details/7332528>

Makefile有三个非常有用的变量。分别是$@，$^，$<代表的意义分别是：  
$@--目标文件，$^--所有的依赖文件，$<--第一个依赖文件。