# Abwehr von Denial-of-Service-Angriffen durch effiziente User-Space Paketverarbeitung: AEGIS

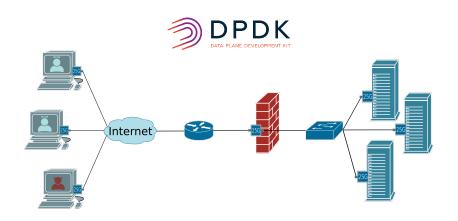
Review für die Implementierungsphase

Johannes Lang, Jakob Lerch 24.06.2021

Technische Universität Ilmenau



# Aufgabenstellung



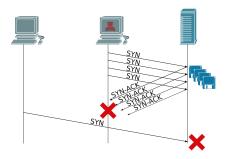
Abwehrsystem gegen DoS-Angriffe



# Aufgabenstellung

- Die Software soll mehrere Varianten von Attacken abwehren
- Nur eine davon ist für diesen Vortrag relevant:

#### **SYN-Flood-Attacke**





## Gliederung

- 1. Grobentwurf
- 2. Feinentwurf
  - 2.1 Komponente: NicManagement
  - 2.2 Komponente: PacketDissection
  - 2.3 Komponente: Inspection
  - 2.4 Komponente: Treatment
  - 2.5 Einsatz von mehreren Threads
  - 2.6 Alternative Entwürfe
- 3. Entwurfsmuster
- 4. Stand des Projekts
- 5. Ausblick



# Grobentwurf



## Grobentwurf

Die Architektur folgt dem Pipeline-Modell.

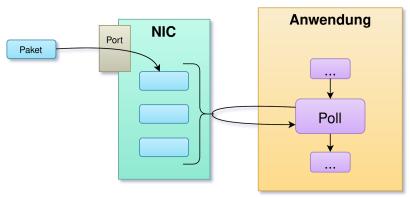


## **Feinentwurf**



## Feinentwurf: NicManagement





effizient Pakete von der NIC bekommen: Polling



## Feinentwurf: PacketDissection



#### Feinentwurf: PacketDissection

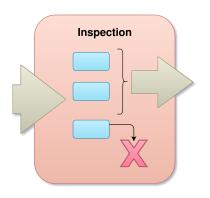
- extrahiert Informationen aus den Paketen
- stellt diese für die folgenden Komponenten bereit



# Feinentwurf: Inspection



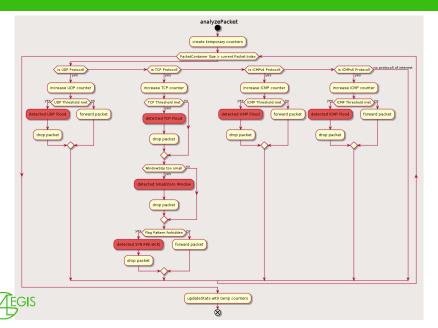
## **Feinentwurf: Inspection**



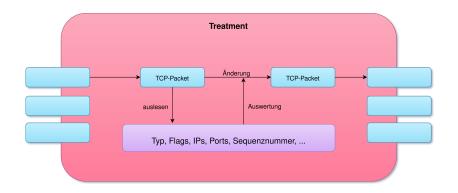
- Klasse Analyzer
- Filterung aller Pakete der Netzwerkprotokolle UDP, TCP, ICMP
- Abwehr von SYN-FIN-Angriffen



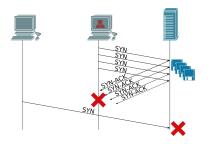
## **Feinentwurf: Inspection**





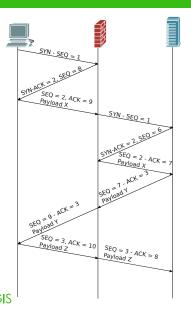






- SYN-Flood-Abwehr mit SYN-Cookies
- keine Reservierung von Ressourcen beim Aufbau





- TCP-Proxy
- Middle-Box als Vermittler

## Implementierung Treatment

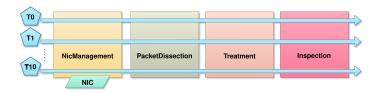
```
Treatment::treat_packtes(){
for packet in packet to inside {
  if(packet.get_type() == packet_type_tcp){
    flags = packet.get_flags();
      if(flags.is_pure_syn()){
        syn cookie = calc cookie(connection data);
        reply_packet = get_empty_packet_to_outside;
        reply packet. fill (connection data, syn cookie);
      else if (...) {...}
```



ullet eine Pipeline ightarrow nur ein Thread nötig



- Wünsche für Effizienz:
  - mehrere Threads parallel
  - gleichmäßig ausgelastet
  - keine Kommunikation





- Pakete aufgeteilt durch "RSS" (Receive Side Scaling)
  - realisiert durch Hashing
  - Schlüssel: [Src-IP; Dst-IP; Src-Port; Dst-Port]

• gleichmäßige Auslastung (wegen Hashing)



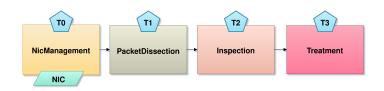
- Problem: Verschiedene Zuordnung je Seite
  - $\rightarrow \ \mathsf{Inter}\text{-}\mathsf{Thread}\text{-}\mathsf{Kommunikation}\ \mathsf{n\"{o}tig!}$



- Lösung: "Symmetric RSS"
  - [Src-IP; Dst-IP]  $\equiv$  [Dst-IP; Src-IP]
  - ightarrow keine Inter-Thread-Kommunikation nötig



#### Feinentwurf: Alternative Entwürfe



- alternativ: ein Thread pro Komponente
- Nachteil: zu viel Inter-Thread-Kommunikation



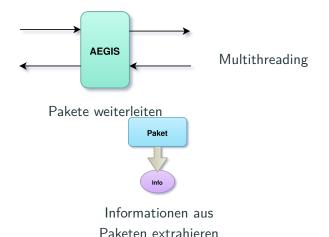
#### **Entwurfsmuster**

Singleton
-singleton : Singleton
-Singleton()
+getInstance(): Singleton

- Erzeugungsmuster
- Nur ein Objekt dieser Klasse
- Globale Informationsbereitstellung
- Verwendung im Configurator



## Was AEGIS bisher kann





## **Ausblick**

- Anforderungen unverändert
- Überprüfung wichtiger Anforderung
- Erweiterung um Angriffe und ihre Abwehrmechanismen



## Bildquellen

• https://www.onlinewebfonts.com/icon/571002 [Abgerufen am 22.06.2021]



Vielen Dank für Ihre Aufmerksamkeit!

