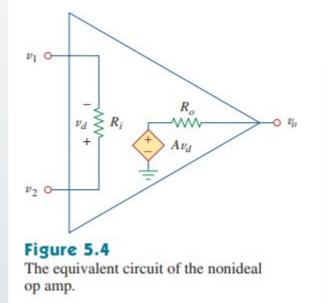


Amplificadores de de Instrumentación



Tomado Fundamentals of Electric Circuits Pag 177

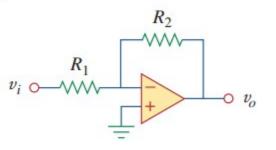
Pontificia Universida JAVERIANZ Bogotá

TABLE 5.3

Summary of basic op amp circuits.

Op amp circuit

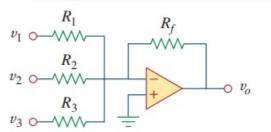
Name/output-input relationship



Inverting amplifier

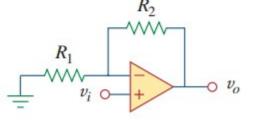
$$v_o = -\frac{R_2}{R_1}v_i$$





Summer

$$v_o = -\left(\frac{R_f}{R_1}v_1 + \frac{R_f}{R_2}v_2 + \frac{R_f}{R_3}v_3\right)$$



Noninverting amplifier

$$v_o = \left(1 + \frac{R_2}{R_1}\right) v_i$$

 R_1 Difference amplifier

$$v_o = \frac{R_2}{R_1} (v_2 - v_1)$$



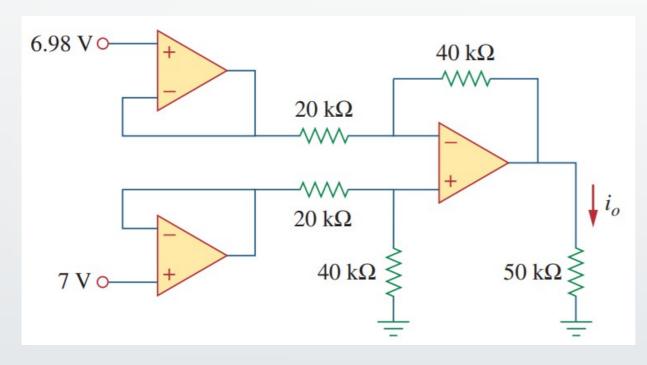
Voltage follower

$$v_o = v_i$$

Tomado Fundamentals of Electric Circuits Pag 200

Amplificado de Instrumentación





Tomado Fundamentals of Electric Circuits Pag 190

Un amplificador de instrumentación está diseñado para tener una alta impedancia de entrada y un alto rechazo al modo común (CMRR).

El CMRR es un parámetro que define a un amplificador Operacional. Cuando el voltaje por la inversora y la no inversora son iguales, existe una pequeña señal de salida, lo ideal sería que esta fuera cero. En un operacional real esa diferencia se conoce como CMRR.

Amplificado de Instrumentación

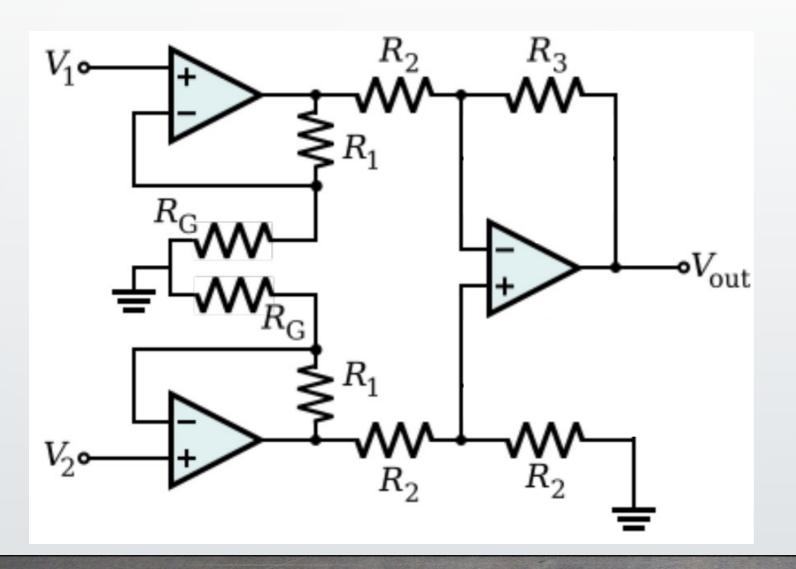


 $R_{
m gain}$ V_{out}

$$V_{
m out} = \left(V_2 - V_1
ight) \left(1 + rac{2R_1}{R_g}
ight) rac{R_3}{R_2}$$

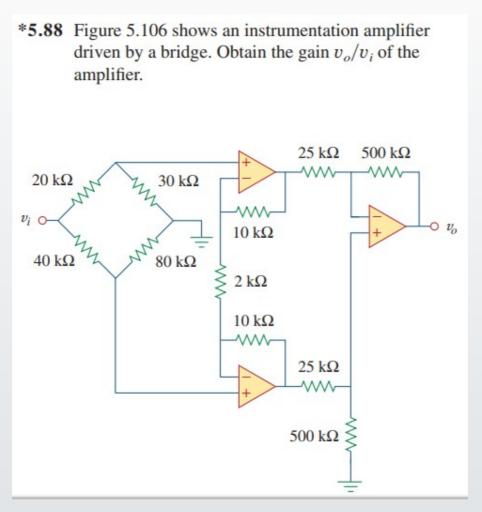
Tomado https://es.wikipedia.org/wiki/Amplificador_de_instrumentaci%C3%B3n





Ejercicios





Tomado Fundamentals of Electric Circuits pag 212