Segundo os resultados obtidos pelo experimento e os conhecimentos adquiridos durante a aula, é possível afirmar que a montagem da simulação do circuito somador completo de 4 Bits atendeu as expectativas, respeitando os três sinais de entrada (A, B e Carry-In), os dois sinais de saída (Soma e Carry-Out) e o sequenciamento das unidade de soma, onde o Carry-Out da unidade anterior se torna o Carry-In da unidade somadora posterior.