

NAME: Wilma Familia PAGES: 1/1 SPEAKER/CLASS: microcontroladores DATE - TIME: 26/09/2021

Title: Interrupciones

Keyword	Topic: Definición, tipo y manejo
<ul style="list-style-type: none"> - Interrupción - NVIC - Prioridad - Anidamiento - Periférico 	<p>Notes: Las interrupciones se dividen en externas (Interrupt) e internas (Exception). Las interrupciones externas son generadas por dispositivos externos que interrumpen al MCU, mientras que las internas son generadas por programas de software internos que interrumpen al MCU.</p> <p>NVIC es el módulo o periférico que maneja las interrupciones en un Cortex-M. Cada fabricante aplica la cantidad de interrupciones y prioridades dependiendo de sus necesidades. NVIC significa Nested Vector Interrupt Controller, que se traduce como Controlador de Interrupciones Vectorizadas anidadas. Tiene tres parámetros principales:</p> <ul style="list-style-type: none"> - Habilitación de interrupciones - Prioridad de colocación - Prioridad de respuesta (a menor valor, mayor P.)
<p>Questions</p> <pre> main ├── int1 │ └── │ ├── int2 │ │ └── │ │ ├── int1 │ │ └── │ └── └── </pre>	

Summary: Las interrupciones son esenciales para sistemas que requieren respuesta inmediata a eventos externos e internos.

