# CHIPIMPLEMENTATION EINER ZWEIDIMENSIONALEN FOURIERTRANSFORMATION FÜR DIE AUSWERTUNG EINES SENSOR-ARRAYS

#### THOMAS LATTMANN

Bachelorarbeit eingereicht im Rahmen der Bachelorprüfung im Studiengang Informations- und Elektrotechnik am Department Informations- und Elektrotechnik der Fakultät Technik und Informatik der Hochschule für Angewandte Wissenschaften

Betreuender Prüfer: Prof. Dr.-Ing. Karl-Ragmar Riemschneider

Zweitgutachter: Prof. Dr.-Ing. Jürgen Vollmer

Abgegeben am 20.04.2018

### Inhaltsverzeichnis

1	1 Abkürzungsverzeichnis		III
2	2 Einleitung		1
	2.1 Motivation		1
	2.2 Stand der Technik		1
	2.3 Ziel dieser Arbeit		1
3	3 Grundlagen		2
	3.1 Binäre Zahlendarstellung von	Festkommazahlen	2
	3.1.1 Integer im 1er-Kompler	ment	2
	3.1.2 Integer im 2er-Kompler	ment	2
		nplement	3
		rung	3
			3
	3.2.2 Rauschen		3
	3.3 Fourierreihenentwicklung .		3
			5
	3.5 Diskrete Fouriertransformation	on (DFT)	5
	3.5.1 Verwendung		5
	3.5.2 Summen- und Matrizer	nschreibweise der DFT	5
	3.5.3 Rein reelle 2D-DFT		6
	3.5.4 Inverse DFT		7
	3.6 Diskrete Kosinus Transforma	tion (DCT)	7
			7
			7
4	4 Analyse		8
	•	Г-Größen	8
		Г-Größen	8
			11
		vandes	12
		n	12
			12
		terfly / Matrixmultiplipation	13
		le / komplexe Eingangswerte	13
	9	Multiplikationen	14
		plipation bezogen auf 8x8	14
5	5 Entwurf		15
-		on	15
	<u>-</u>	ntenmultiplizieres	15
	•	12 Bit Kostantenmultinlizierers	15

II Inhaltsverzeichnis

	5.4 Direkte Weiterverarbeitung der Zwischenergebnisse	16 16 17 17 18 18 20
6	Evaluation	24
	6.1 Simulation	24
	6.1.1 NC Sim - positive Zahlendarstellung	24
	6.1.2 Anzahl benötigter Takte	24
	6.1.3 Zeitabschätzung im Einsatz als ABS-Sensor	24
	6.1.4 Akkumulation von Fehlern	27
	6.2 Testumgebung	27
	6.2.1 1D-DFT, Integer	27
		27
	6.2.3 2D-DFT, Q-Format	27
	6.2.4 Struktogramm des Testablaufs	27
	<u> </u>	27
		27
	,	27
	<i>6</i> , <i>6</i>	27
	8	27
	6.5 Floorplan, Padring	27
7	Schlussfolgerungen	28
	7.1 Zusammenfassung	28
	7.2 Bewertung und Fazit	28
	7.3 Ausblick	28
۸ ۲	obildungsverzeichnis er eine der eine d	29
<b>Λ</b> ι	oblicutigsverzeichnis	27
Tal	bellenverzeichnis	30
Lite	eratur	31
٥	Anhana	20
8	Anhang  8.1. Skript gur Bewertung von Twiddlefoktormatrizen	<b>32</b> 32
	1	35
		36
		30 40
		40 40
	=	40 49
		<del>4</del> 9
	on restangering	50

### 1 Abkürzungsverzeichnis

1D-DFT Eindimensionale Diskrete Fouriertransformation2D-DFT Zweidimensionale Diskrete Fouriertransformation

**ADC** Analog Digital Converter **ADU** Analog Digital Umsetzer

**AMR** anisotroper magnetoresistiver Effekt

**ASIC** Application Specific Integrated Circuit, dt.: Anwendungsspezi-

fischer Integrierter Schaltkreis

**DFT** Diskrete Fouriertransformation

**FFT** Fast Fouriertransformation **FT** Fouriertransformation

**IDFT** Inverse Diskrete Fouriertransformation

**ISAR** Integrated Sensor Array

**LSB** Least Significant Bit

**MSB** Most Significant Bit

**TMR** tunnelmagnetoresistiver Effekt

### 2 Einleitung

#### 2.1 Motivation

#### 2.2 Stand der Technik

Der verwendete Prozess ist mit  $350\,\mu\mathrm{m}$  im Vergleich zu modernen Prozessen mit beispielsweise  $20\,\mathrm{nm}$  Strukturbreite um die Grösenordnung  $10^4$  größer. Entsprechend handelt es sich um einen relativ alten Prozess.

Kurze Beschreibung zu Standardzellen.

#### 2.3 Ziel dieser Arbeit

Im Rahmen des Integrated Sensor Array (ISAR)-Projekts der HAW Hamburg soll zur Signalvorverarbeitung einer Matrix von Magnetsensoren eine Zweidimensionale Diskrete Fouriertransformation (2D-DFT) in VHDL implementiert werden. Mit der 2D-DFT sollen relevante Signalanteile identifiziert werden, um so den Informationsgehalt der Sensorsignale zu reduzieren. Die Sensoren basieren auf dem anisotropen magnetoresistiven Effekt (AMR)- bzw. in einem späteren Schritt tunnelmagnetoresistiven Effekt (TMR).

In einem Text zitiert dann so [1, S. 10-20] und blabla.

### 3 Grundlagen

#### 3.1 Binäre Zahlendarstellung von Festkommazahlen

#### 3.1.1 Integer im 1er-Komplement

Bei der Interpretation des Bitvektors als Integer im Einerkomplement werden die Bits anhand ihrer Position im Bitvektor gewichtet, wobei as niederwertigste Bit (LSB, least significant bit) dem Wert für den Faktor  $2^0$  entspricht, das Bit links davon dem für  $2^1$  und so weiter. Die Summe aller Bits, ohne das höchstwertigste, multipliziert mit ihrer Wertigkeit (Potenz) ergibt den Betrag der Dezimalzahl. Das höchstwertigste Bit (MSB, most significant bit) gibt Auskunft darüber, ob es sich um eine negative oder positive Zahl handelt. Dies hat zur Folge, dass es eine positive und eine negative Null und somit eine Doppeldeutigkeit gibt. Desweiteren wird ein LSB an Auflösung verschenkt. Der Wertebereich erstreckt sich von  $-2^{MSB-1}+1\,LSB$  bis  $2^{MSB-1}-1\,LSB$ 

Diese Darstellung hat den Vorteil, dass sich das Ergebnis einer Multiplikation der Zahlen  $a\cdot b$  und  $-a\cdot b$  nur im vorderste Bit unterscheidet. Darüber hinaus lässt sich das Vorzeichen des Ergebnisses durch eine einfache XOR-Verknüpfung der beiden MSB der Multiplikanden ermitteln. Die eigentliche Multiplikation beschränkt sich auf die Bits MSB-1 bis LSB. Da als einziger konstanter Multiplikand in der 8x8-DFT-Matrix der Faktor  $\pm \frac{\sqrt{2}}{2}$  auftaucht, also das oben angeführte Beispiel zutrifft, erschien diese Darstellungsform zwischenzeitlich interessant.

Nachteile zeigen sich hingegen bei der Addition sowie Subtraktion negativer Zahlen. Auch hierfür gibt es schematische Rechenregeln, diese erfordern jedoch mehr Zwischenschritte als im Zweierkomplement. Darüberhinaus ist dieses Verfahren aufgrund der geringen Bedeutung in keiner VHDL-Bibliothek implementiert. (Verifizieren!)

#### 3.1.2 Integer im 2er-Komplement

Bei der Interpretation als Zweierkomplement kann anhand es MSB ebenfalls erkannt werden, ob es sich um eine positive oder negative Zahl handelt. Dennoch wird es nicht als Vorzeichenbit gewertet. Viel mehr bedeutet ein gesetztes MSB  $-2^{MSB-1}$ , welches der negativsten darstellbaren Zahl entspricht. Hierbei sind alle anderen Bits auf 0. Für gesetzte Bits wird der Dezimalwert, wie beim Einerkomplement beschrieben, berechnet und auf den negativen Wert aufaddiert. Wenn das MSB nicht gesetzt ist, wird der errechnete Dezimalwert auf 0 addiert. Auf diese Weise lassen sich Zahlen im Wertebereich von  $-2^{MSB-1}$  bis  $2^{MSB-1}-1$  LSB darstellen. Der positive Wertebereich ist also um ein LSB kleiner als der negative und es gibt keine doppelte Null.

Um das Vorzeichen umzukehren müssen alle Bits invertiert werden. Auf den neuen Wert muss abschließend 1 LSB addiert werden.

Vorteile bei dieser Darstellung ist, dass die mathematischen Operationen Addition, Subtraktion und Multiplikation direkt angewand werden können. Unterstützt werden 3 Grundlagen 3

sie z.B. von den Datentypen unsigned sowie signed, welche in der Bibliothek u.a. ieee.numeric std.all definiert sind.

#### 3.1.3 SQ-Format im 2er-Komplement

Im SQ-Format werden Zahlen als vorzeichenbehafteter Quotient (signed quotient) dargestellt. Die konkretere Schreibweise von beispielsweise S1Q10 bedeutet, dass zusätzlich zu einem Vorzeichenbit noch ein weiteres Bit vor dem Komma steht. Für den Quotient stehen 10 Bit zur Verfügung, was einer maximalen Auflösung von  $1\,LSB=2^{-10}=\frac{1}{1024}=9,765625\cdot10^{-4}$  entspricht. Der Wertebereich liegt in diesem Fall liegt bei -2 bis 1,999023438. Er wurde in der vorliegenden Arbeit so gewählt, da sich hiermit die Werte  $\pm 3,3\,\mathrm{V/2}=\pm 1,65\,\mathrm{V}$  darstellen lassen, was nach Abzug des Offsets den Eingangsspannungen des Analog Digital Converter (ADC) von  $0\,\mathrm{V}$  bis  $3,3\,\mathrm{V}$  entspricht und zum derzeitigen Stand des Projekts davon ausgegangen wird, dass der verwendete ADC Werte mit zwölf Bit Breite ausgibt. Es wird von einer Vorverarbeitung ausgegangen, die dies erledigt.

#### 3.2 Auswirkungen der Bitbegrenzung

#### 3.2.1 Maximale Auflösung

Um einen guten Kompromiss aus ausreichender Genauigkeit, Geschwindigkeit und Platzbedarf zu erzielen, wird von Eingangs- / Ausgangssignalen mit 12 Bit Breite zwischen den einzelnen Komponenten auf dem Chip ausgegangen.

Sicherlich ist eine hohe Genauigkeit erstrebenswert. Es gilt jedoch zu bedenken, dass mit höheren Bitbreiten auch der Platzbedarf jedes einzelnen Datensignals aufgrund der zusätzlich benötigten Leitungen sowie der Flip-Flops für die (Zwischen-) Speicherung, linear steigt. Bei Additionen und insbesondere Multiplikationen geht mit jedem zusätzlichen Bit ebenfalls ein linear steigender Zeitbedarf einher. Eine Bitbreite von größer 24 Bit (bei Eingangsspannungen kleiner 5 V) ist darüber hinaus bei ADC nicht sinnvoll, da durch thermisches Rauschen die ermittelten Werte beeinflusst werden und die Pegel des Rauschen in dieser Größenordnung liegen. Derzeit wird davon ausgegangen, dass der Chip in einer Strukturgröße von 350 nm gefertigt wird, sodass sich jeder zusätzliche Platzbedarf merklich auswirkt.

Akkumulation von Fehlern kurz ansprechen.

#### 3.2.2 Rauschen

### 3.3 Fourierreihenentwicklung

Mit einer Fourierreihe kann ein periodisches, abschnittsweise stetiges Signal aus einer Summe von Sinus- und Konsinusfunktionen zusammengesetzt werden. Die Schreibweise als Summe von Sinus- und Kosinusfunktionen (Gl. 3.1) ist eine der häufigsten Darstellungsformen.

$$x(t) = \frac{a_0}{2} + \sum_{k=1}^{\infty} \left( a_k \cos(kt) + b_k \sin(kt) \right)$$
 (3.1)

4 3 Grundlagen

Die Fourierkoeffizienten lassen sich über die Gleichungen (3.2) und (3.3) berechnen:

$$a_k = \frac{1}{\pi} \int_{-\pi}^{\pi} x(t) \cdot \cos(kt) dt \quad \text{für} \quad k \ge 0$$
 (3.2)

$$b_k = \frac{1}{\pi} \int_{-\pi}^{\pi} x(t) \cdot \sin(kt) dt \quad \text{für} \quad k \ge 1$$
(3.3)

Mit der Exponentialschreibweise lassen sich Sinus und Kosinus auch wie in (3.4) und (3.5) ausdrücken:

$$cos(kt) = \frac{1}{2} \left( e^{jkt} + e^{-jkt} \right) \tag{3.4}$$

$$sin(kt) = \frac{1}{2i} \left( e^{jkt} - e^{-jkt} \right) \tag{3.5}$$

und zusammengefasst ergibt sich in (Gl. 3.6) der komplexe Zeiger, der eine Rotation im Gegenuhrzeigersinn auf dem Einheitskreis beschreibt. In Abbildung 3.1 dies zusätzlich noch grafisch dargestellt.

$$cos(kt) + j \cdot sin(kt) = \frac{1}{2} \left( e^{jkt} + e^{-jkt} \right) + j \cdot \frac{1}{2j} \left( e^{jkt} - e^{-jkt} \right)$$

$$= \frac{1}{2} \left( e^{jkt} + e^{jkt} \right)$$

$$= e^{jkt}$$
(3.6)

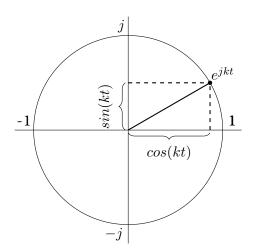


Abbildung 3.1: Einheitskreis, Zusammensetzung des komplexen Zeigers aus Sinus und Kosinus

Die Fourierkoeffizienten  $a_k$  und  $b_k$  lassen sich auch als komplexe Zahl  $c_k$  zusammengefasst berechnen:

$$c_k = \frac{1}{2\pi} \int_{-\pi}^{\pi} x(t)e^{-j2\pi kt}dt \quad \forall k \in \mathbb{Z}$$
(3.7)

$$x(t) = \sum_{-\infty}^{\infty} c_k e^{jkt}$$
 (3.8)

3 Grundlagen 5

#### 3.4 Fouriertransformation

Mit der Fouriertransformation kann ein periodisches, abschnittsweise stetiges Signal f(x) in eine Summe aus Sinus- und Kosinusfunktionen unterschiedlicher Frequenzen zerlegt werden. Da diese Funktionen jeweils mit nur einer Frequenz periodisch sind, entsprechen diese Frequenzen den Frequenzbestandteilen von f(x).

Grundlage für die Fouriertransformation ist das Fourierintegral (Gl. 3.9)

$$X(f) = \int_{-\infty}^{\infty} x(t) \cdot e^{-j2\pi ft}$$
(3.9)

Wenn Sinus und Kosinus wie in 3.4 und 3.5 als Exponentialfunktion geschrieben werden, können sie auch zu einer komplexen Exponentialfunktion zusammengefasst werden.

Für komplexere Signale, etwa ein Rechteck, ergeben sich entsprechend sehr viele dieser Peaks. Deren Höhe ist Information darüber, wie groß ihr Anteil, also die Amplitude des Zeitsignals, ist. Die Fouriertransformation kann als das Gegenteil der Fourierreihenentwicklung gesehen werden.

- unendliche Dauer? -> Leistungssignal?

Fourier-Transform: Zerlegung - endliche Dauer, Energiesignal

Energiesignal: Leistungssignal: Signal unendlicher Energie, aber mit endlicher mittlerer Leistung

Ein Zeitsignal hat ein eindeutig zuordbares Frequenzsignal (bijektiv), abgehsehen von Amplitude? und Phase

Spektrum: Frequenzbestandteile eines Signals Berechnung des Spektrums: Spektralanalyse, Frequenzanalyse

Fourier-Synthese: Umkehrfunktion

In der Praxis, also basierend auf echten Messdaten, wird die die Bestimmung des Spektrums Spektrumschätzung genannt.

#### 3.5 Diskrete Fouriertransformation (DFT)

#### 3.5.1 Verwendung

Die Diskrete Fouriertransformation (DFT) (Gl. 3.10) ist die zeit- und wertdiskrete Variante der Fouriertransformation (FT), die statt von  $-\infty$  bis  $\infty$  nur von 0 bis N-1 Elemente läuft. Im Frequenzspektrum wiederholt sich Da es sich um diskrete Werte handelt, geht das Integral in eine endliche Summe über. Die 2D-DFT ist nur möglich (sinnvoll), wenn die Eingangswerte in Form eines Vektors vorliegen.

#### 3.5.2 Summen- und Matrizenschreibweise der DFT

#### 1D-DFT

Die Eindimensionale Diskrete Fouriertransformation (1D-DFT) findet wie bereits erwähnt üblicherweise Anwendung, um vom Zeit- in den Frequenzbereich zu gelangen.

$$X^*[m] = \frac{1}{N} \cdot \sum_{n=0}^{N-1} x[n] \cdot e^{-\frac{j2\pi mn}{N}}$$
(3.10)

6 3 Grundlagen

Gleichung 3.12 zeigt die obige Summenformel umgeschrieben zu einer Matrixmultiplikation.

Mit Gleichung 3.11 werden zunächst alle Twiddlefaktoren in Matrixform berechnet, wobei n der Index des zu Berechnenden Elements des Vektors im Zeitbereich und m das Äquivalent im Frequenzbereich ist.

$$\sum_{m=0}^{N-1} \sum_{n=0}^{N-1} e^{-\frac{j2\pi mn}{N}} = W$$
 (3.11)

Somit gilt:

$$X^* = W \cdot x \tag{3.12}$$

In Matlab kann die Twiddlefaktormatrix mit

$$W = e^{-\frac{i2\pi}{N} \cdot [0:N-1]' \cdot [0:N-1]}$$
(3.13)

berechnet werden.

#### 2D-DFT

Die 2D-DFT wird hingegen häufig in der Bildverarbeitung verwendet, um vom Ortsin den Fourierraum zu gelagen. Da es sich somit nicht mehr um eine Abhänigkeit der Zeit handelt, werden andere Indizes verwendet.

$$X[u,v] = \frac{1}{N} \sum_{n=0}^{N-1} X^* [m] \cdot e^{-\frac{j2\pi mn}{N}}$$

$$= \frac{1}{MN} \sum_{m=0}^{M-1} \left( \sum_{n=0}^{N-1} f(m,n) \cdot e^{-\frac{j2\pi mn}{N}} \right) \cdot e^{-\frac{j2\pi mn}{M}}$$
(3.14)

Auch hier lässt sich die Berechnung in Matrizenschreibweise darstellen:

$$X = W \cdot x(t) \cdot W$$

$$= X^* \cdot W$$
(3.15)

#### 3.5.3 Rein reelle 2D-DFT

Bei der oben beschriebenen Berechnung können die Eingangssignale auch komplex sein. Da das Ausgnagssignal der 1D-DFT unabhängig von den Eingangssignalen in jedem Fall komplex ist, kann es dort direkt als Eingangssignal für die komplexe 2D-DFT genutzt werden. Es wäre jedoch auch möglich, das komplexe Ausgnagssignal der 1D-DFT als zwei von einander unabhängige rein relle Eingangssignale der 2D-DFTs zu betrachten und später wieder zusammen zu setzen. Hierbei können aus Symmetriegründen Multiplikationen eingespart werden. Allerdings ist es erforderlich, dass die gespiegelten Werte negiert werden. Interessant ist dieser Ansatz dann, wenn die Recheneinheit so klein wie irgend möglich gehalten werden soll. Zu bedenken gilt es dann, dass zusätzlicher Speicher für Zwischenwerte vorhanden sein muss. Da der Platzbedarf hierfür nicht zu unterschätzen ist, relativiert sich die Ersparnis in

3 Grundlagen 7

gewissen Umfang. Auf eine Gegenüberstellung wird an dieser Stelle verzichtet, die Berechnung als rein relles Signal wird nachfolgend gezeigt.

$$x = \cos(a) + j \cdot \sin(b) \tag{3.16}$$

$$X1_{1D} = W \cdot cos(a)$$

$$X2_{1D} = W \cdot sin(b)$$
(3.17)

Da die gegebenen Eingangssignale aus einer Sinus- und einer Kosinuskomponente bestehen und es sich auf diese Weise als ein komplexes Signal auffassen lässt, kann die komplexe Berechnung sowohl bei der 1D-DFT als auch bei der 2D-DFT genutzt werden. Da hierdurch in beiden Fällen eine vollständige Auslastung einer komplexen Berechnung gegeben ist und wie bereits erwähnt bei der reellen Berechnung zusätzlicher Speicher erforderlich wäre, wird dieses Verfahren angewandt.

#### 3.5.4 Inverse DFT

Die Inverse Diskrete Fouriertransformation (IDFT) wird analog zur DFT mit

$$x[n] = \frac{1}{N} \sum_{n=0}^{N-1} X[m] \cdot e^{\frac{j2\pi mn}{N}}$$
 (3.18)

beschrieben. Durch die umgekehrte Drehrichtung des komplexen Zeigers werden in der Matrizenschreibweise die Zeilen 1 und 7, 2 und 6 sowie 3 und 5 vertauscht.

#### 3.6 Diskrete Kosinus Transformation (DCT)

#### 3.6.1 Verwendung

#### 3.6.2 Berechnung

Für die Berechnung der DCT gibt es verschiedene Varianten, welche sich in der Symmetrie der Ergebnismatrix unterscheiden. (Stimmt das wirklich? was sonst?)

Darüber hinaus wird in der Bildverarbeitung häufig die 1. Zeile der Twiddlefaktormatrix mit dem Faktor  $\frac{1}{\sqrt{2}}$ , sowie die gesamte Matrix mit  $\sqrt{\frac{2}{N}}$ , N= Anzahl Elemente in einer Zeile bzw. Spalte, multipliziert.

Da es hier um eine Aufwandsabschätzung geht, wird sich auf die in der Bildverarbeitung gängigste Variante jedoch ohne die skalierenden Faktoren beschränkt. Diese berechnet sich zu

$$X_k = \sum_{n=0}^{N-1} x_n \cos\left[\frac{\pi k}{N}\left(n + \frac{1}{2}\right)\right]$$
 für  $k = 0, \dots, N-1$  (3.19)

Die Twiddlefaktormatrix kann in Matlab mit

$$W = \cos\left(\frac{\pi}{N} \cdot \left([0:N-1]'\right) * ([0:N-1] + \frac{1}{2}\right)\right)$$
 (3.20)

berechnet werden.

### 4 Analyse

#### 4.1 Bewertung verschiedener DCT-Größen

Tabelle 4.1: Bewertung der DCT-Twiddlefaktor-Matrizen

N	8	9	12	15	16
$N \times N$	64	81	144	225	256
∑ trivialer Werte	8	33	28	63	16
∑ nicht trivialer Werte	56	48	116	162	240
Anzahl verschiedener nicht trivialer Werte	7	7	10	13	15
Verhältnis $\sum$ trivial / $\sum$ nicht trivial	0.143	0.6875	0.2414	0.389	0.067

#### 4.2 Bewertung verschiedener DFT-Größen

In diesem Abschnitt werden verschiedene Größen von Twiddlefaktor-Matrizen auf ihre Werte untersucht und bewertet. Ziel ist es aus den in Frage kommenden jene zu ermitteln, die die trivialsten Berechnungen bei einer Multiplikation erfordert. Von Interesse sind aufgrund des dualen Zahlensystems Matrizen mit Werten, die sich einerseits mit wenigen Bits darstellen lassen und andererseits nur Bit-shifting zur Folge haben. Beide Anforderungen bedingen sich in der Regel gegenseitig.

In der folgenden Tabelle 4.2 werden die  $8\times8$ ,  $9\times9$ ,  $12\times12$ ,  $15\times15$  sowie  $16\times16$ -Matrix einander gegenüber gestellt. Da die Sensormatrix aus  $8\times8$  Sensoren aufgebaut ist, besteht ein Interesse an einer ungeraden Matrix. Dies hätte den Vorteil, dass sich über dem Mittelpunkt der Sensormatrix kein Element der Twiddlefaktormatrix befindet. Auf diese Weise ließe sich die ... einfacher ermitteln. Bekannt ist jedoch auch, dass die Fast Fouriertransformation (FFT) auf Matrizen mit den Abmessungen  $2^n$  basiert und es sich hierbei um ein sehr schnelles und effizientes Verfahren handelt. Deshalb werden auch Matrizen mit gerader Anzahl an Elementen untersucht. Die Beurteilung basiert auf dem Octave-Skript 8.2

Als triviale Werte werden  $0, \pm 0.5$  sowie  $\pm 1$  aufgefasst. Andere Werte die sich gut binär darstellen lassen tauchen nicht auf. Alle übrigen Werte werden als nicht trivial betrachtet, da eine Multiplikation mit ihnen eine komplexere Berechnung bedeutet.

Bei der  $8\times 8$  Matrix gibt es, wie in Grafik 4.1 zu sehen, als nicht trivialen Wert mit  $|\sqrt{2}/2|$  für Real- und Imaginärteil nur einen einzigen Wert, welche dazu noch gemeinsam auftreten. Dies liegt daran, dass der Einheitskreis geachtelt wird und für

4 Analyse 9

N	8	9	12	15	16
$N \times N$	64	81	144	225	256
trivial R	48	45	128	81	128
nicht triv. $\Re$	16	36	16	144	128
triv. 3	48	21	96	45	128
nicht triv. 3	16	60	48	180	128
∑ triv.	96	66	224	126	256
$\sum$ nicht triv.	32	96	64	324	256
Anzahl verschiedener nicht trivialer Werte	1	7	1	13	3
Verhältnis $\sum$ trivial / $\sum$ nicht trivial	3	0,6875	3,5	0,3889	1

Tabelle 4.2: Bewertung der DFT-Twiddlefaktor-Matrizen

beispielsweise  $\frac{2\cdot\pi}{8}=\frac{\pi}{4}$  Sinus und Cosinus identisch sind. Darüberhinaus ist dies auch der einzige Wert, der sowohl einen Real- aus auch einen Imaginärteil besitzt. Alle anderen Faktoren haben in einem von beiden Teilen |1| und somit im anderen Teil 0.

In der bereits erwähnten Grafik 4.1 sind zur Veranschaulichung alle möglichen Zeiger der Twiddlefaktoren ( $W_{m,n}$ ) für die  $8\times 8$  Matrix dargestellt. Berechnet werden diese mit der Gleichung 3.11, wobei es sich bei N um die Anzahl der Elemente im Vektor bzw. der Spalte einer Matrix von Werten im Zeitbereich handelt. n ist der Laufindex über die einzelnen Elemente, m das Äquivalent für den zu berechnenden Vektor (Matrixspalte) im Frequenzbereich. Beide fangen bei 0 an und laufen entsprechend bis N-1.

Hieraus resultiert, dass die Hälfte der Berechnungen der nicht trivialen Werte, die für die reelle Matrix gemacht werden müssen, direkt für den imaginären Anteil übernommen werden können. Die andere Hälfte muss über die Bildung des 2er-Komplements lediglich negiert werden, was ein bedeutend geringerer Aufwand ist, als eine Multiplikation. Deshlab ist das berechnete Verhältnis von 3 in Tabelle 4.2 in Wirklichkeit deutlich höher und übertrifft mit 7 die  $12\times12$  Matrix um den Faktor 2. Dies gilt unter der Annahme, dass die Bildung des 2er-Komplements nicht berücksichtigt wird, was zumindest einer besseren Näherung entspricht, als es als eine volle Multiplikation zu werten.

Hierzu Abschnitt Abschätzung des Rechenaufwandes?

Anfangs wurde angenommen, dass das 1er-Komplement eine gute Wahl sein könnte, da hierbei die Darstellung negativer Zahlen einzig durch Setzen des vordersten Bit (Most Significant Bit (MSB)) erfolgt. Auf diese Weise könnte immer das selbe Resultat für den Imaginär- wie für den Realteil verwendet werden, das Vorzeichen würde sich über eine einfache XOR-Verknüpfung beider MSB ergeben. Diesem Vorteil steht jedoch eine komlexere Subtraktion (bzw. Addition negativer Zahlen) gegenüber. Der zusätzliche Aufwand entspricht relativ genau dem der Bildung des 2er-Komplements. Aus diesem Grund wurde sich für dieses entschieden, da es deutlich gängiger ist und weitere Vorteile bringt wie beispielsweise keine Doppeldeutigkeit durch eine negative Null hat.

In Abbildung 4.2 sind zur weiteren Veranschaulichung die komplexen Zeiger der

10 4 Analyse

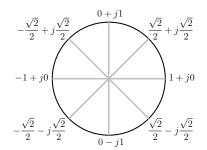


Abbildung 4.1: Einheitskreis mit relevanten Werten

Twiddlefaktoren dargestellt. Sie sind aufgeteilt auf 8 Einheitskreise, wobei jeder einen Laufindex (m) des Zeitbereichs abdeckt. In den einzelnen Kreisen sind wiederum alle Laufindexe (n) des Frequenzbereichs zu sehen.

Sollte ich diesen EK auch noch in Tikz machen?

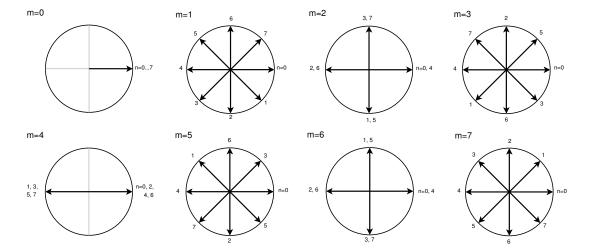


Abbildung 4.2: Twiddlefaktoren der 8×8-Matrix, aufgeteilt auf die Laufindexe

4 Analyse 11

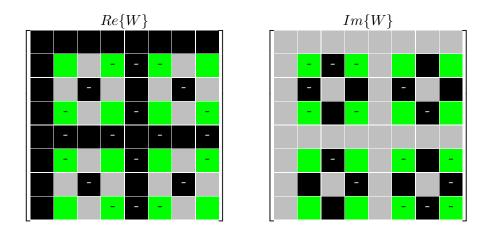


Abbildung 4.3: Matrizen-Darstellung der Twiddlefaktoren aufgeteilt nach Real- und Imaginärteil

Legende: 
$$= 1$$
  $= -1$   $= 0$   $= \sqrt{2}/2$   $= -\sqrt{2}/2$ 

Sowohl der Abbildung 4.2 als auch insbesondere der Darstellung 4.3 lassen sich sehr gut die Symmetrien erkennen, die diese Twiddlefaktormatrix so vorteilhaft machen.

#### 4.3 Entscheidung DCT vs. DFT

Sowohl die Diskrete Cosinus Transformation (DCT) als auch die DFT finden häufig in der Bildverarbeitung Anwendung. Der Vorteil der DCT gegenüber der DFT ist, dass sie rein reelle Ergebniswerte liefert. Ihr großer Nachteil zeigt sich u.a. insbesondere deutlich bei den 8x8-Matrizen, da sich hier x nicht trivial darstellbare Zahlen der DCT einem einzigen bei der DFT gegenüber stehen.

Auch wenn bei der DFT mit der Berechnung des imaginären Teils zusätzlicher Implementierungsaufwamd hinzukommt, wird davon ausgegangen, dass dieser geringer ist, als alle x Multiplikationen umzusetzen. Ebenso ist die Annahme, dass der Platzbedarf auf einem Chip in einer ähnlichen Größenordnung liegt, da auf der einen Seite der zusätzliche Speicherbedarf für eine weitere Matrix den x Konstantenmultiplizierer-Schaltnetzen gegenüber stehen.

Es ist nicht geklärt, welche Berechnung für eine Weiterverarbeitung sinnvoller ist. Dies heraus zu finden ist jedoch nicht Bestandteil der Aufgabenstellung dieser Arbeit. An dieser Stelle sollen lediglich Vor- und Nachteile zusammengetragen werden, die eine Entscheidung rechtfertigen.

Ein Einsatzszenario der Transformationen ist die Filterung von Rauschen und anderen Störgrößen. Hierfür ist die DFT gut geeignet.

Da es bei dieser Arbeit vor allem um eine erste Aufwandsabschätzung einer optimierten Matrizenmultiplikation geht, welche als Ausgangspunkt für eine finale Implementation dient, und es sich hier um keine endgültige Entscheidung handelt, kann mit Wahl der DFT kein grundlegender Fehler gemacht werden.

12 4 Analyse

Tabelle 4.3: Gegenüberstellung der Vor- und Nachteile von DCT und DFT

Eigenschaft	Vorteil	Nachteil
Imaginärteil Vorhanden	DCT	DFT
Anzahl Multiplikationen	DFT	DCT
Platzbedarf	-	-

#### 4.4 Abschätzung des Rechenaufwandes

#### 4.4.1 Komplexe Multiplikation

Im allgemeinen Fall müssen gemäß Gl. 4.1 bei der komplexen Multiplikation vier einfache Multiplikation sowie zwei Additionen durchgeführt werden.

$$e + jf = (a + jb) \cdot (c + jd)$$

$$= a \cdot c + j(a \cdot d) + j(b \cdot c) + j^{2}(b \cdot d)$$

$$= a \cdot c + b \cdot d + j(a \cdot d + b \cdot c)$$

$$(4.1)$$

Da das Signal  $x_{sens}(t)$  der Sensoren rein reell ist, reduziert sich der Aufwand wie in Gl. 4.2 zu sehen auf zwei Multiplikationen und eine Addition.

$$e + jf = a \cdot (c + jd)$$

$$= a \cdot c + j(a \cdot d)$$
(4.2)

Wie bereits unter 4.2 auf Seite 8 erörtert, kann sogar die komplexe Twiddlefaktor-Matrix in diesem speziellen Fall als rein reell betrachtet werden. Somit bleibt von der anfangs komplexen Multiplikation nur eine rein reelle Multiplikation und in 50% der Fälle die Bildung des 2er-Komplements übrig, was erheblich Rechenaufwand erspart.

$$X_{Sens}(f) = W \cdot x_{Sens}(t)$$
 : "rein reell" (4.3)

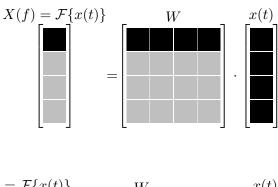
#### 4.4.2 Matrizenmultiplikation

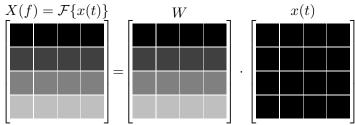
Die DFT kann als Summation oder als Matrixmultiplikation geschrieben werden, wobei sich letzteres auf einem Application Specific Integrated Circuit,  $\it dt.:$  Anwendungsspezifischer Integrierter Schaltkreis (ASIC) bedeutend besser implementieren lässt. Gleichung 4.4 stellt die DFT als Matrizenmultiplikation dar, wobei x(t) der Eingangsvektor (bzw. -matrix) im Zeitbereich und W die Twiddlefaktormatrix ist.

$$X(f) = F(k) = W \cdot x(t) = W \cdot f(m) \tag{4.4}$$

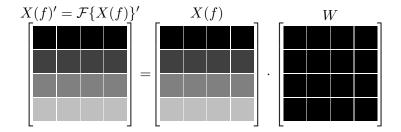
Betrachtet wird zunächst die Multiplikation eines Vektors mit einer Matrix.

4 Analyse 13





$$X(f)' = F(k, l) = W \cdot F(k) = W \cdot x(t) \cdot W$$



#### 4.4.3 Gegenüberstellung Butterfly / Matrixmultiplipation

Die DFT wurde als Matrixmultiplikation implementiert, nachfolgend soll dies begründet und ein Vergleich beider Varianten erfolgen.

Zu einem frühen Zeitpunkt der Überlegungen an dieser Arbeit gab es noch die Idee die DFT so flexibel wie möglich zu halten, um unkompliziert auf andere Größen wechseln zu können. Hierfür sollten alle Koeffizienten der Twiddlefaktormatrix ladbar sein sowie die Größe der Matrix über eine globale Deklaration variabel gehalten werden. Diese Herangehensweise bedingt die Implementation als Matrixmultiplikation. Die Hoffnung der Projektgruppe bestand darin, dass das Synthesewerkzeug den VHDL-Code soweit optimiert, dass dies nicht händisch erfolgen müsste. Als klar war, dass sie Optimierung nicht so tief greift, wurden die entsprechenden Schritte manuell umgesetzt.

Die Implementierung des Butterfly-Algorithmus nach Cooley und Tukey stellt eine effiziente Berechnung der DFT dar.

#### 4.4.4 Gegenüberstellung reelle / komplexe Eingangswerte

Die Sensormatrix liefert für jeden Pixel einen Sinus- und Kosinuswert. Diese können für die Berechnung der DFT zu einer komplexen Zahl zusammengefasst werden.

14 4 Analyse

Auf diese Weise lässt sich die Berechnung mathematisch kompakter schreiben. Dadurch, dass eine komplexe Multiplikation auf vier reellen Multiplikationen basiert, ist es jedoch möglich, dass die Anzahl reeller Multiplikationen hierdurch derer bei der getrennten Berechnung und anschließenden Zusammenführung übersteigt.

Bei der Berechnung der DFT

#### 4.4.5 Anzahl der benötigten Multiplikationen

#### 4.4.6 Optimierte Matrixmultiplipation bezogen auf 8x8

#### 5 Entwurf

#### 5.1 Test der Matrizenmultiplikation

Zunächst wurde die Berechnung als Ganzzahl-Multiplikation mit dem Faktor 3 betrachtet. Da es bei diesem Faktor und den gewählten Eingangswerten nicht zu einem Überlauf kommen kann, war es zu diesem Zeitpunkt noch nicht nötig, sich Gedanken über die Breite des Ergebnisvektors bzw den Ausschnitt daraus für die weitere Berechnung zu machen. Auch konnte an dieser Stelle noch auf den Bitshift zur Halbierung der Werte verzichtet werden.

Erst als der Faktor  $\frac{\sqrt{2}}{2}$  übernommen wurde, wurden die Ergebnisse breiter als der Vektor für die weitere Berechnung an Bits zur Verfügung stellt. Daraus folgt, dass ein Teil der Bits abgeschnitten werden müssen. Da die Dualzahlen jetzt im S1Q10-Format betrachtet werden, es sich also um Kommazahlen handelt, müssen die hinteren Bits abgeschnitten werden. Zudem können vorne Bits ohne Informationsverlust gestrichen werden, da durch die Multiplikation ein weiteres Negations-Bit dazugekommen ist und auf Grund des gegebenen Faktors der Wertebereich vorne nie ganz ausgenutzt wird. (Verifizieren / Belegen!)

#### 5.2 Implementierung des Konstantenmultiplizieres

Anfangs wurde angenommen, dass Multiplikationen mit den Twiddlefaktoren  $\pm 1$  und  $\pm \frac{\sqrt{2}}{2}$  durchgeführt werden müssen. Dass bei einer optimierten 8x8-DFT wegen des explizieten ausprogrammierens der Berechnungen die Multiplikation mit  $\pm 1$  wegfällt, wurde recht schnell klar. Erst bei genauer Betrachtung der Twiddlefaktor-Matrix viel auf, dass in jeder Zeile gleich viele Additionen wie Subtraktionen vorhanden sind. Durch Umsortieren ist es dadurch möglich auf das Invertieren der Eingangswerte sowie den hierfür benötigten Takt und die Inverter zu verzichten. Weiter wird auch nur die Multiplikation mit  $+\frac{\sqrt{2}}{2}$  benötigt.

#### 5.2.1 Syntheseergebnis eines 12 Bit Kostantenmultiplizierers

Tabelle 5.1: Vergleich Konstanten- mit regulärem Multiplizierer

	Konstantenmultiplizierer	regulärer Multiplizierer
Gatter	43	?
Inverter	10	?
Summe	53	?
Fläche (Prozess: 350nm)	$4787 \text{ nm}^2$ ?	?

Der Ausgang hat so wie der Eingang 12 Bit, die niederwertigsten 12 Bit werden somit verworfen.

16 5 Entwurf

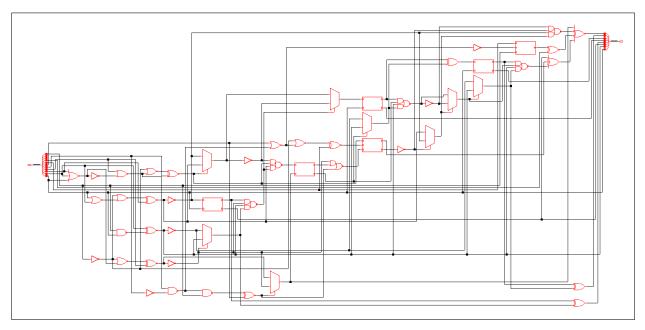


Abbildung 5.1: 12 Bit Konstantenmultiplizierer für  $\frac{\sqrt{2}}{2}=0,70711...\simeq0,70703=010110101000_2$  in Encounter

Auf Skript verweisen, mit dem ermittelt wurde, dass das die beste Annäherung an  $\frac{\sqrt{2}}{2}$  ist.

Der vollständige Gate-Report befindet sich in Abschnitt 8.3 auf Seite 35

#### 5.3 Entwickeln der 2D-DFT

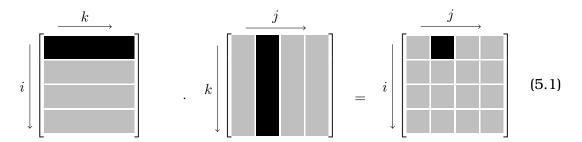
### 5.4 Direkte Weiterverarbeitung der Zwischenergebnisse

Um die Anzahl an Gattern und somit den Flächenbedarf zu reduzieren ist es das Ziel, die Ergebnisse der 1D-DFT aus der 1. Berechnungsstufe im nächsten Schritt direkt als Eingangswerte für die 2D-DFT zu verwenden. Auf diese Weise würden  $64\cdot2\cdot12$  Bit = 1536 Bit = 1,5kBit = 192 Byte an Speicher eingespart werden.

#### 5.4.1 Matrizenmultiplikation

Um die nachfolgenden Abschnitte besser erörten zu können, soll zunächst die Matrizenmultiplikation besprochen werden. Wie in Abbildung 5.1 verdeutlicht, wird Element(i,j) der Ergebnismatrix dadurch berechnet, dass die Elemente(i,k) einer Zeile der 1. Matrix mit den Elementn(k,j) aus der zweiten Matrix multipliziert und die Werte aufsummiert werden. i und j sind für die Berechnung eines Elements konstant, während k über alle Elemente einer Zeile bzw. Spalte läuft.

5 Entwurf



#### 5.4.2 Veranschaulichung 2D-DFT als Matrizenmultiplikation

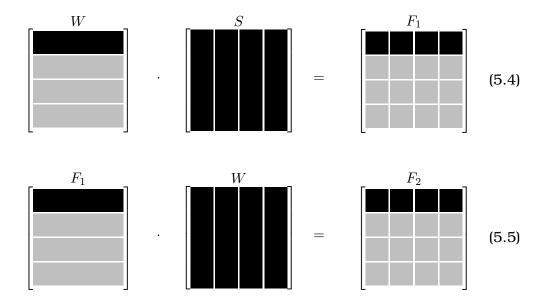
Mathematisch wird die 2D-DFT als

$$F_2 = W \cdot S \cdot W \tag{5.2}$$

$$= F_1 \cdot W \tag{5.3}$$

beschrieben. Es wird also erst die 1D-DFT berechnet und die sich daraus ergebende Matrix  $F_1$  (Abb. 5.4) wird anschließend mit der Twiddlefaktor-Matrix W multipliziert. Man könnte es auch als zweite 1D-DFT betrachten, bei der Twiddlefaktor-Matrix und Eingangsmatrix vertauscht sind.

Veranschaulicht wird dies in den Abbildungen 5.4 und 5.5.



### 5.5 Optimieren der 8x8-DFT

Aus der anfänglichen Implementation bei der alle Werte einer Berechnung die entweder mit  $+\frac{\sqrt{2}}{2}$  oder  $-\frac{\sqrt{2}}{2}$  multipliziert werden müssen einzelnd berechnet werden, wird sinngemäß der gemeinsame Faktor ausgeklammert, sodass nur noch jeweils eine Multiplikation erforderlich ist.

18 5 Entwurf

### 5.6 Ungleiche Bitbreiten bei gerader / ungerader Zeile

Berechnung ungerader Zeilen am Beispiel der ersten:

$$a_{k0} + a_{k1} + a_{k2} + a_{k3} + a_{k4} + a_{k5} + a_{k6} + a_{k7}$$

Takt 
$$\underbrace{a_{k0} + a_{k1}}_{2} \underbrace{a_{k2} + a_{k3}}_{3} \underbrace{a_{k4} + a_{k5}}_{4} \underbrace{a_{k6} + a_{k7}}_{4} \underbrace{12}_{3} \underbrace{sum\_s1\_1 \ + \ sum\_s1\_2}_{5um\_s2\_1 \ + \ sum\_s2\_2} \underbrace{sum\_s1\_3 \ + \ sum\_s2\_2}_{5um\_s3\_1} \underbrace{13}_{3}$$

 $\Rightarrow$  3 Takte, 1. und 5. Leerlauf

Berechnung gerader Zeilen am Beispiel der zweiten:

$$a_0 - x_1 + x_0 - b_2 + x_2 - x_3 + a_4 - x_5 + x_4 - b_6 + x_6 - x_7$$

Takt

$$\underbrace{a_{0}-x_{1}}_{2} \quad \underbrace{x_{0}-b_{2}}_{3} \quad \underbrace{x_{2}-x_{3}}_{4} \quad \underbrace{a_{4}-x_{5}}_{4} \quad \underbrace{x_{4}-b_{6}}_{4} \quad \underbrace{x_{6}-x_{7}}_{4} \quad 12$$

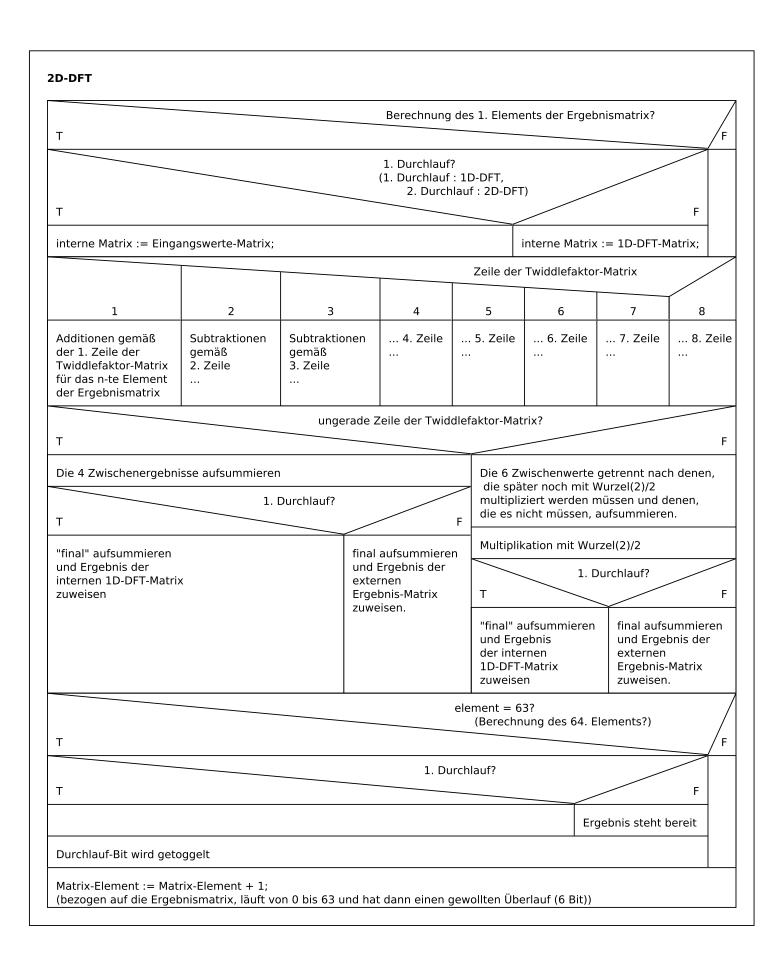
$$\underbrace{s_{1}_{1} + s_{1}_{2}}_{2} \quad \underbrace{s_{1}_{3} + s_{1}_{4}}_{3} \quad \underbrace{s_{1}_{5} + s_{1}_{6}}_{4} \quad 13$$

$$\underbrace{s_{2}_{1} + s_{2}_{2}}_{3} \quad \underbrace{s_{2}_{3}}_{14} \quad 15$$

$$\underbrace{s_{3}_{1}}_{15} \quad \underbrace{s_{1}_{3} + s_{1}_{4}}_{4} \quad \underbrace{s_{1}_{2}}_{15} \quad \underbrace{s_{2}_{3}}_{14} \quad 16$$

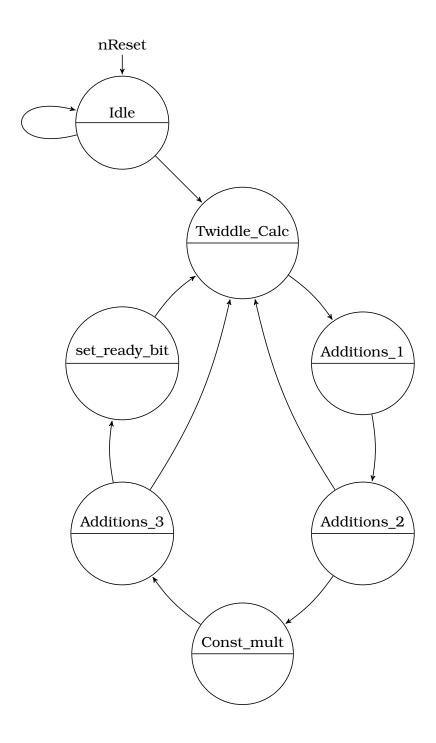
⇒ 5 Takte, 1. Multiplikationen, 2.-5. Additionen

### 5.7 Struktogramm

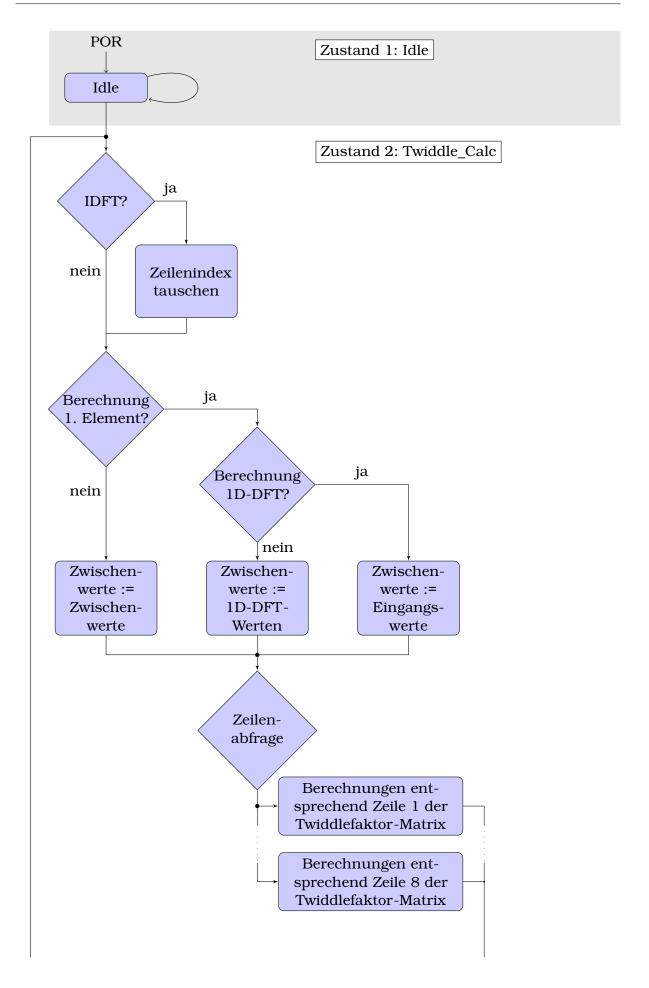


20 5 Entwurf

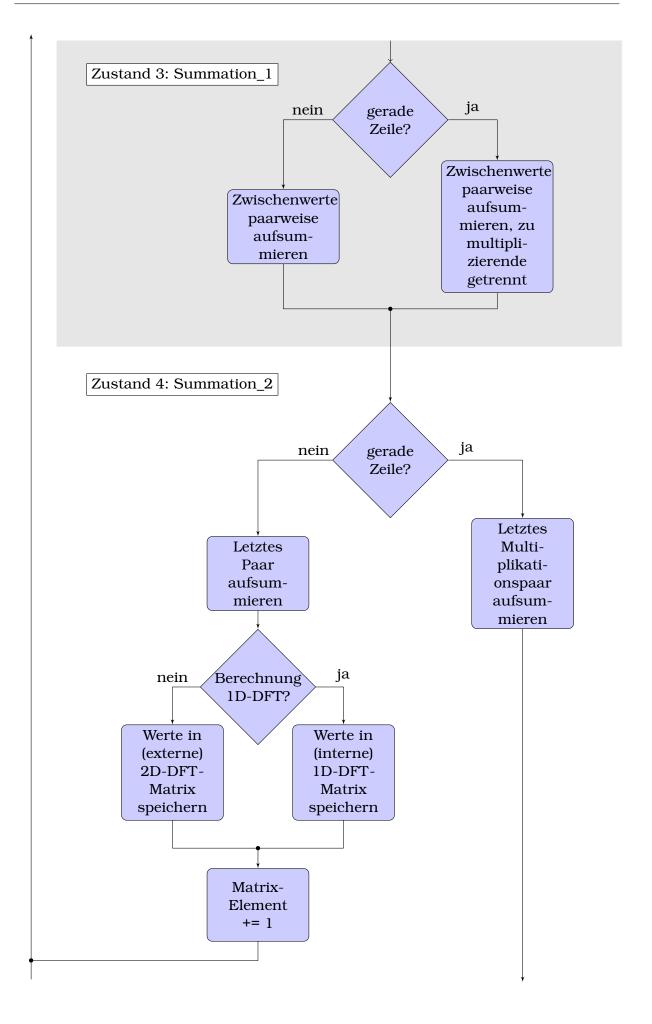
### 5.8 Automatengraf



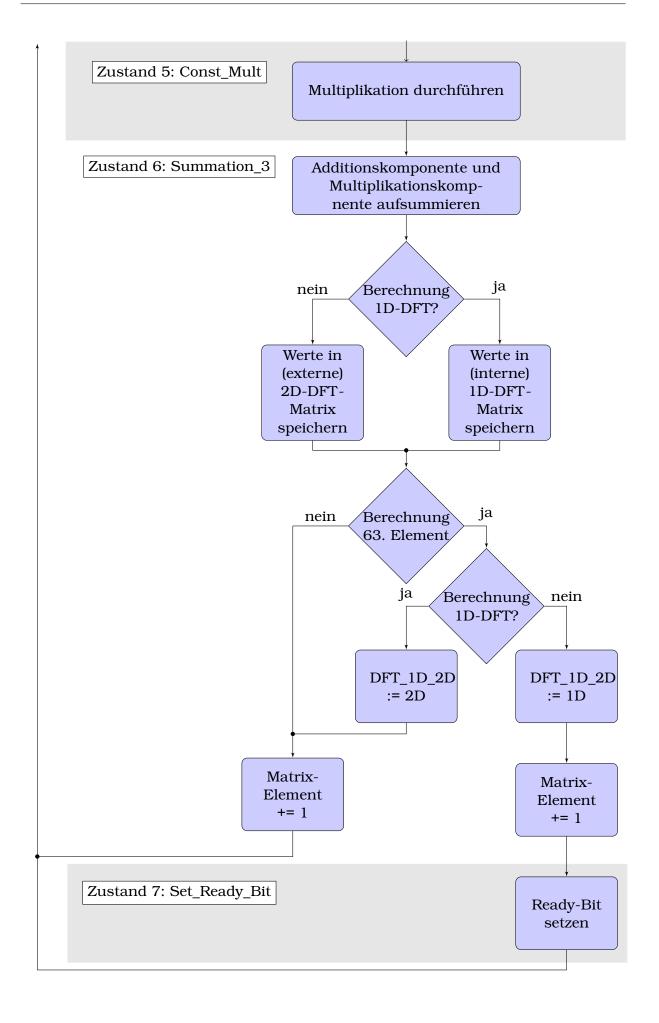
5 Entwurf 21



22 5 Entwurf



5 Entwurf 23



#### 6 Evaluation

#### 6.1 Simulation

#### 6.1.1 NC Sim - positive Zahlendarstellung

#### 6.1.2 Anzahl benötigter Takte

Anhand der Simulation kann die Anzahl der vorausgesagten benötigten Takte verifiziert werden.

Nachdem <code>nReset</code> auf '1' gesetzt wird, werden die Eingangswerte eingelesen. Wenn dieser Vorgang abgeschlossen ist, geht <code>loaded</code> auf '1'. Mit der nächsten steigenden Taktflanke, in Bild 6.1 bei 340 ns, beginnt die Berechnung der 2D-DFT. Beendet ist sie, nachdem die Matrizenmultiplikation auf die Eingangswerte und anschließend auf die 1D-DFT-Werte angewandt wurde. Also nach  $2\cdot 64$  einzelnen Berechnungen. Wenn dies erfolgt ist, wird <code>result\_ready</code> auf '1' gesetzt. Dies geschieht bei 20 820 ns. Bei einer Taktfrequenz von  $(40\,\mathrm{ns})^{-1}$  (siehe 8.17) ergeben sich so 512 Takte. Dies bestätigt auch der Edge Count, ebenfalls auf dem Bild zu sehen, welcher die Flanken des <code>clk-Signals</code> zählt. In der Simulation ist zu erkennen, dass die Berechnung der Elemente unterschiedlich viele Takte beansprucht. Hieran lässt sich ebenfalls sehen, dass die 1. (ungerade) Zeile weniger Takte gegenüber der 2. (geraden) Zeile benötigt.

#### 6.1.3 Zeitabschätzung im Einsatz als ABS-Sensor

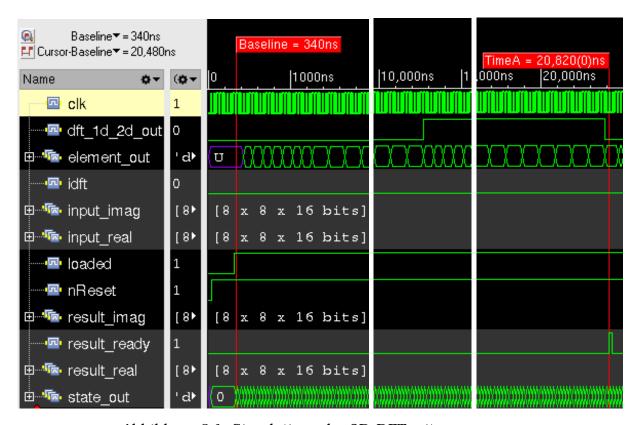
Anhand der nun bekannten Größe von 512 Takten kann ermittelt werden, ob diese Implemenatation vom zeitlichen Aspekt her akzeptabel ist. Da ein Einsatzszenario der ABS-Sensor ist, wird an dieser Stelle ein Blick hierauf geworfen. Da der ABS-Sensor an der Radnabe sitzt, wird hierfür die Raddrehzahl benötigt. Um diese zu ermitteln, wird von einer maximalen Geschwindikeit von  $v_{max}$  = 250 KM/h ausgegangen. Weiter wird ein realtiv kleiner Reifenumfang von ca. 1 m angenommen. Als maximale Taktfrequenz des Sensors ist 1 MHz vorgegeben.

Der Reifen hat eine Breite von 175 cm, eine Flankenhöhe von  $75\,\%$  der Breite und die Felge einen Durchmesser von 14 Zoll. Somit errechnet sich der Reifenumfang gemäß (6.1)

$$U = (175 \text{ cm} \cdot 75\% \cdot 2 + 14 \cdot 2,54 \text{ cm}) \cdot \pi$$
  
\$\times 0,94 \text{ m}\$ (6.1)

In Gleichung 6.2 wird die Anzahl der Radumdrehungen bei maximaler Geschwindigkeit berechnet

6 Evaluation 25



 $Abbildung \ 6.1: Simulations \ der \ 2D\text{-}DFT \ mit \ \texttt{NC} \quad \texttt{Launch}$ 

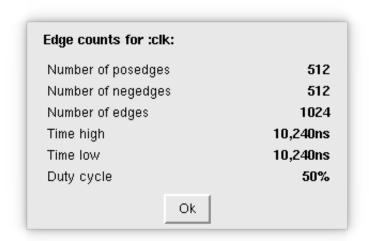


Abbildung 6.2: Edge Count für eine 2D-DFT

26 6 Evaluation

$$RPM = \frac{\frac{250 \text{ Km/h}}{0.94 \text{ m}}}{60 \text{ sec}}$$

$$= 4386 \frac{\text{U}}{\text{min}}$$

$$= 73 \frac{\text{U}}{\text{sec}}$$
(6.2)

Durch die Taktfrequenz und die benötigten Takte kann in (6.3) die maximale Anzahl der 2D-DFTs pro Sekunde errechnet werden.

$$N_{DFT,sec} = \frac{100 \,\text{MHz}}{512 \,\text{Takte}}$$
  
= 195312 (6.3)

Somit ist es nun möglich die unter diesen Voraussetzungen maximale Zahl der 2D-DFTs während einer Umdrehung zu bestimmen (6.4)

$$N_{DFT,U} = \frac{195\,312\,\frac{2\text{D-DFT}}{\text{sec}}}{73\,\frac{\text{U}}{\text{sec}}}$$

$$= 2675\,\frac{2\text{D} - \text{DFT}}{\text{II}}$$
(6.4)

Nun kann in (6.5) gezeigt werden, dass bei einer Winkelauflösung von 1° knapp 7,5 2D-DFTs berechnet werden könnten. Die Dauer liegt somit gut im zeitlichen Rahmen, der vorganden ist. Darüber hinaus kann an dieser Stelle bereits gesagt werden, dass noch reichlich Zeit für andere Berechnungen vorhanden ist.

$$N_{DFT,1^{\circ}} = \frac{2675 \frac{2D - DFT}{U}}{360^{\circ}}$$

$$= 7.43 \frac{2D - DFT}{1^{\circ}}$$
(6.5)

Um eine Aussage über die restliche zur Verfügung stehenden Zeit bzw. Takte machen zu können, wird in Gleichung (6.6) gezeigt, dass pro Winkel etwa 3800 Takte für Berechnungen zu Verfügung stehen. Somit ist gezeigt, dass für andere Aufgaben ausreichen Zeit vorhanden ist und die Implemenatation erfolgreich ist.

$$N_{Takte,U} = \frac{100 \text{ MHz}}{73 \frac{U}{sec}}$$

$$= 1,37 \cdot 10^{6} \frac{Takte}{Umdrehung}$$

$$N_{Takte,1^{\circ}} = \frac{1,37 \cdot 10^{6} \frac{Takte}{Umdrehung}}{360^{\circ}}$$

$$\approx 3800 \text{ Takte}$$
(6.6)

6 Evaluation 27

Da 512 etwa 13,5% von 3800 sind, resultiert hieraus, dass noch etwa 86,5% bzw. knapp 3300 Takte nutzbar sind.

#### 6.1.4 Akkumulation von Fehlern

Durch die Begrenzung der Bitbreite ist es nötig nach jeder Addition den Wert zu halbieren. Hierbei steigt die Abweichung gegenüber einer verlustfreien Berechnung immer dann, wenn das letzte eine 1 ist. Im Mittel ist dies bei der Hälfte der Additionen der Fall. In der Hälfte aller Fälle wird also der Wert um ein halbes LSB zu viel verringert. Bei der Multiplikation sieht es nicht besser aus, hier werden aus einem 24 Bit Vektor ebenfalls nur 12 übernommen. Da für die Berechnung einer Zahl der 1D-DFFT je nach Zeile entweder 8 oder 12 Werte akkumuliert sowie 0 bis 4 Werte multipliziert werden, für die 2D-DFT entsprechend doppelt so viele, akkumulieren sich zwangsläufig Fehler. Bei 12 Bit Eingangswerten wäre ein 47 Bit Ausgangsvektor nötig, um dies vollständig zu vermeiden. Dies ist jedoch aus u.a. Platzgründen nicht umsetzbar. ⇒ Anhand eines Simulationsbeispiels zeigen, dass die mit VHDL berechneten Werte immer kleiner als die in Matlab berechneten sind.

#### 6.2 Testumgebung

- 6.2.1 1D-DFT, Integer
- 6.2.2 2D-DFT, Integer
- 6.2.3 2D-DFT, Q-Format
- 6.2.4 Struktogramm des Testablaufs
- 6.2.5 Reale Eingangswerte
- 6.3 Anzahl Standardzellen
- 6.3.1 1D / 2D
- 6.3.2 3 Lagen / 4 Lagen
- 6.4 Visualisierung der Netzliste
- 6.5 Floorplan, Padring

# 7 Schlussfolgerungen

- 7.1 Zusammenfassung
- 7.2 Bewertung und Fazit
- 7.3 Ausblick

## Abbildungsverzeichnis

3.1	Einheitskreis, Zusammensetzung des komplexen Zeigers aus Sinus und	
	Kosinus	4
4.1	Einheitskreis mit relevanten Werten	10
4.2	Twiddlefaktoren der 8×8-Matrix, aufgeteilt auf die Laufindexe	10
4.3	Matrizen-Darstellung der Twiddlefaktoren aufgeteilt nach Real- und Ima-	
	ginärteil	11
5.1	12 Bit Konstantenmultiplizierer für $\frac{\sqrt{2}}{2} = 0,70711 \simeq 0,70703 = 0101101010000$	
	in Encounter	16
6.1	Simulations der 2D-DFT mit NC Launch	25
6.2	Edge Count für eine 2D-DFT	25

### **Tabellenverzeichnis**

4.1 Bewertung der DCT-Twiddlefaktor-Matrizen	
4.2 Bewertung der DFT-Twiddlefaktor-Matrizen	
4.3 Gegenüberstellung der Vor- und Nachteile von DC	$\Gamma$ und DFT $\dots$ 12
5.1 Vergleich Konstanten- mit regulärem Multipliziere	1.5

### Literatur

[1] M. Krey, "Systemarchitektur und Signalverarbeitung für die Diagnose von magnetischen ABS-Sensoren", *test*, 2015.

### 8 Anhang

#### 8.1 Skript zur Bewertung von Twiddlefaktormatrizen

```
% Dateiname: dct bewertung.m
  9% Funktion: Bewertet die Koeffizienten der DCT-Twiddlefaktormatrix
3 %%
                 darauf basierend, wie trivial die Berechnungen mit
  %%
                den Twiddlefaktoren sind.
 %%
                Als trivial gelten Berechnungen mit den Werten -1, -0.5, 0, +0.5, +1
  %%
                Es wird ein Verhaeltnis aus trivialen und nicht trivialen Werten
  %%
                erstellt.
  % Argumente: N (Groesse der NxN DCT-Matrix)
9 % Author:
                Thomas Lattmann
  % Datum:
                 17.10.2017
11 % Version:
  function dct_bewertung(N)
13
    % Twiddlefaktor-Matrix erzeugen
15
    W = \cos(pi/N*([0:N-1]')*([0:N-1]+.5));
    W = round(W*1000000)/10000000;
    % Werte kleiner 0,000001 auf 0 setzen (arithmetische Ungenauigkeiten)
19
    W(abs(W) < 0.000001) = 0;
21
    % Anzahl verschiedener Werte ermitteln
23
    different_nums = unique(W);
    different_non_trivial_nums = different_nums(find(different_nums ~= 1));
    different_non_trivial_nums = different_non_trivial_nums(find())
      different_non_trivial_nums ~= -1));
    different_non_trivial_nums = different_non_trivial_nums(find())
      different_non_trivial_nums ~= 0.5));
    different_non_trivial_nums = different_non_trivial_nums(find())
      different_non_trivial_nums \sim -0.5));
    different_non_trivial_nums = different_non_trivial_nums(find())
29
      different_non_trivial_nums ~= 0));
    different_non_trivial_nums = unique(abs(different_non_trivial_nums));
31
    different_non_trivial_nums
    %non_trivial = length(abs(different_non_trivial_nums))
33
35
    % Jeweils die Menge der verschiedenen Werte ermitteln
    num_count = zeros(1, length(different_nums));
37
    for k = 1:length(different_nums)
      for n = 1:N
39
        for m = 1:N
41
           if different_nums(k) == W(m,n)
            num_count(k) = num_count(k) +1;
43
          end
        end
```

```
end
45
    end
47
    % nicht triviale Werte der Matrix z hlen
49
    nontrivial_nums = 0;
    for k = 1:length(different_nums)
      if abs(different_nums(k)) != 1
        if abs(different_nums(k)) != 0.5
53
           if different_nums(k) != 0
             nontrivial_nums = nontrivial_nums + num_count(k);
55
        end
57
      end
59
    end
    nums_of_matrix = N*N;
    trivial_nums = N*N - nontrivial_nums
63
    nontrivial_nums
65
    v = trivial nums/nontrivial nums
67
  end
69
```

Listing 8.1: Octave-Skript zur Bewertung unterschiedlicher DCT-Twiddlefaktormatrizen

```
% Dateiname: dft_bewertung.m
  % Funktion:
                Bewertet die Koeffizienten der DFT-Twiddlefaktormatrix
3 %%
                darauf basierend, wie trivial die Berechnungen mit
  %%
                den Twiddlefaktoren sind.
5 %%
                Als trivial gelten Berechnungen mit den Werten -1, -0.5, 0, +0.5, +1
  %%
                Es wird ein Verhaeltnis aus trivialen und nicht trivialen Werten
 %%
                erstellt.
  % Argumente: N (Groesse der NxN DFT-Matrix)
9 % Author:
                Thomas Lattmann
  % Datum:
                17.10.2017
11 % Version:
                1.0
  function dft_bewertung(N)
    % Twiddlefaktor-Matrix erzeugen
15
    W = \exp(-i *2 * pi * [0:N-1]' * [0:N-1]/N);
    W = round(W*1000000)/10000000;
17
    % Matrix nach Im und Re trennen und Werte runden
19
    W_r = real(W);
    W_i = imag(W);
21
    % Werte kleiner 0,000001 auf 0 setzen (arithmetische Ungenauigkeiten)
23
    W_r(abs(W_r) < 0.000001) = 0;
    W_i(abs(W_i) < 0.000001) = 0;
25
27
    % Anzahl verschiedener Werte ermitteln
```

```
different_nums_real = unique(W_r);
    different_nums_imag = unique(W_i);
31
    different_nums = [different_nums_real; different_nums_imag];
33
    different_nums = unique(different_nums);
    different_non_trivial_nums = different_nums(find(different_nums ~= 1));
35
    different_non_trivial_nums = different_non_trivial_nums(find())
      different_non_trivial_nums \sim -1));
    different_non_trivial_nums = different_non_trivial_nums(find())
37
      different_non_trivial_nums ~= 0.5));
    different_non_trivial_nums = different_non_trivial_nums(find())
      different_non_trivial_nums \sim = -0.5);
    different_non_trivial_nums = different_non_trivial_nums(find())
39
      different_non_trivial_nums ~= 0));
    different_non_trivial_nums = unique(abs(different_non_trivial_nums));
41
    non_trivial = length(abs(different_non_trivial_nums))
43
    % Jeweils die Menge der verschiedenen Werte ermitteln (hier Re)
    num_count_real = zeros(1, length(different_nums_real));
45
    for k = 1:length(different_nums_real)
      for n = 1:N
47
        for m = 1:N
           if different_nums_real(k) == W_r(m,n)
49
            num count real(k) = num count real(k) +1;
51
        end
      end
53
    end
55
    % Jeweils die Anzahl der verschiedenen Werte ermitteln (hier Im)
57
    num count imag = zeros(1,length(different nums imag));
    for k = 1:length(different_nums_imag)
59
      for n = 1:N
         for m = 1:N
61
           if different_nums_imag(k) == W_i(m,n)
            num count imag(k) = num count imag(k) +1;
          end
        end
65
      end
    end
67
69
    % nicht triviale Werte der reellen Matrix z hlen
    nontrivial nums real = 0;
71
    for k = 1:length(different_nums_real)
       if abs(different_nums_real(k)) != 1
73
         if abs(different nums real(k)) != 0.5
           if different_nums_real(k) != 0
             nontrivial_nums_real = nontrivial_nums_real + num_count_real(k);
          end
77
        end
      end
79
    end
81
    % nicht triviale Werte der imagin ren Matrix z hlen
    nontrivial_nums_imag = 0;
```

```
for k = 1:length(different_nums_imag)
       if abs(different_nums_imag(k)) != 1
85
         if abs(different_nums_imag(k)) != 0.5
87
           if different_nums_imag(k) != 0
             nontrivial_nums_imag = nontrivial_nums_imag + num_count_imag(k);
89
         end
91
       end
     end
93
     nums_of_each_matrix = N*N;
95
     trivial_nums_real = N*N - nontrivial_nums_real
     trivial_nums_imag = N*N - nontrivial_nums_imag
97
     nontrivial_nums_real
99
     nontrivial_nums_imag
101
     trivial_nums_total = trivial_nums_real + trivial_nums_imag
     nontrivial_nums_total = nontrivial_nums_real + nontrivial_nums_imag
     v = trivial_nums_total/nontrivial_nums_total
105
  end
107
```

Listing 8.2: Octave-Skript zur Bewertung unterschiedlicher DFT-Twiddlefaktormatrizen

# 8.2 Gate-Report des 12 Bit Konstatenmultiplizierers

```
rc:/> report gates
                             Encounter(R) RTL Compiler RC14.25 - v14.20-s046_1
    Generated by:
    Generated on:
                             May 30 2017 03:29:41 pm
    Module:
                             multiplier
    Technology library:
                             c35_CORELIB_TYP 3.02
    Operating conditions:
                             _nominal_ (balanced_tree)
    Wireload mode:
                             enclosed
    Area mode:
                             timing library
11
   Gate
          Instances
13
                        Area
                                       Library
15 ADD21
                  5
                        728.000
                                   c35_CORELIB_TYP
  AOI210
                  2
                        145.600
                                   c35_CORELIB_TYP
                                   c35_CORELIB_TYP
  AOI220
                  18
                       1638.000
  CLKINO
                  6
                        218.400
                                   c35_CORELIB_TYP
  IMUX20
                  38
                       3458,000
                                   c35_CORELIB_TYP
                  27
                        982.800
                                   c35_CORELIB_TYP
  INVO
  NAND20
                  12
                        655.200
                                   c35_CORELIB_TYP
  NOR20
                  8
                        436.800
                                   c35_CORELIB_TYP
  OAI220
                  6
                        546.000
                                   c35_CORELIB_TYP
  XNR20
                  15
                       1638.000
                                   c35_CORELIB_TYP
25 XNR30
                       1201.200
                                   c35_CORELIB_TYP
                  3
  XNR31
                        600.600
                                   c35_CORELIB_TYP
```

27	XOR20	5	637.000	c35_0	CORELIB_TYP
29	total	151	12885.600		
31					
33	Type	Instances	Area	Area %	
35	inverter	33	1201.200	9.3	
0.5	logic	118	11684.400	90.7	
37	total	151	12885.600	100.0	
39	rc:/>				

Listing 8.3: RC Gate-Report

# 8.3 Twiddlefaktormatrix im \$1Q10-Format

```
% Dateiname:
                         twiddle2file.m
  % Funktion:
                         Erzeugt eine Datei mit den binaeren komplexen
3 %%
                        Twiddlefaktoren
  % Argumente:
                        N (Groesse der NxN DFT-Matrix)
5 % Aufbau der Datei: Wie die Matrix, enthaelt Realteil und Imaginaerteil.
  %%
                         Alle Werte sind wie im Beispiel durch Leerzeichen getrennt:
7 %%
                        Re\{W(1,1)\}\ Im\{W(1,1)\}\ Re\{W(1,2)\}\ Im\{W(1,2)\}
  %%
                        Re\{W(2\,,1)\}\ Im\{W(2\,,1)\}\ Re\{W(2\,,2)\}\ Im\{W(2\,,2)\}
9 % Abhaenigkeiten:
                         (1) twiddle_coefficients.m
  %%
                         (2) dec_to_s1q10.m
11 %%
                         (3) bit_vector2integer.m
  %%
                         (4) zweier_komplement.m
13 % Author:
                        Thomas Lattmann
  %% Datum:
                        02.11.17
15 % Version:
                         1.0
  function twiddle2file(N)
17
    % Dezimale Twiddlefaktormatrix erstellen
19
    W_dec = twiddle_coefficients(N);
    W_dec_real = real(W_dec);
21
    W_{dec_imag} = imag(W_{dec});
23
    W_bin_int_real = zeros(size(W_dec_real));
    W_bin_int_imag = zeros(size(W_dec_imag));
25
    for m = 1:N
27
      for n = 1:N
         bit_vector = dec_to_slq10(W_dec_real(m,n));
29
         W_bin_int_real(m,n) = bit_vector2integer(bit_vector);
31
         bit_vector = dec_to_slq10(W_dec_imag(m,n));
         W_bin_int_imag(m,n) = bit_vector2integer(bit_vector);
33
35
    end
    fid=fopen('Twiddle_s1q10_komplex.txt', 'w+');
```

```
for m=1:N
39
       for n=1:N
         fprintf(fid, '%012d', W_bin_int_real(m,n));
41
         fprintf(fid, '%012d', W_bin_int_imag(m,n));
         if n < N
43
           fprintf(fid, '');
         end
45
       end
       if m < N
47
         fprintf(fid, '\n');
49
    end
51
     fclose(fid);
53
  end
```

Listing 8.4: Erstellen der Twiddlefaktormatrix-Datei

```
%% Dateiname: twiddle_coefficients.m
 % Funktion:
                 Erstellt eine Matrix (W) mit den Twiddlefaktoren fuer die DFT der
  9/8/6
                 Groesse, die mit N an das Skript uebergeben wurde.
  %% Argumente: N (Groesse der NxN DFT-Matrix)
  % Author:
                 Thomas Lattmann
6 % Datum:
                 02.11.17
  % Version:
  function W = twiddle_coefficients(N)
10
    % Twiddlefaktoren fuer die DFT
    W = \exp(-i*2*pi*[0:N-1]'*[0:N-1]/N)
12
    % auf 6 Nachkommastellen reduzieren
14
    W = round(W*1000000)/10000000;
16
    % negative Nullen auf 0 setzen
    W real = real(W);
18
    W \text{ imag} = imag(W);
    W_{real(abs(W_{real})<00000.1)} = 0;
20
    W_{imag}(abs(W_{imag})<00000.1) = 0;
    W = W_real + i*W_imag;
  end
```

Listing 8.5: Erzeugen der Twiddlefaktormatrix

```
%% Dateiname: dec_to_slq10.m

%% Funktion: Konvertiert eine Dezimalzahl in das binaere SlQ10-Format

%% Argumente: Dezimalzahl im Bereich von -2...+2-1/2^10

%% Abhaenigkeiten: (1) zweier_komplement.m

%% Author: Thomas Lattmann

%% Datum: 02.11.17

%% Version: 1.0

function bit_vector = dec_to_slq10(val)

bit_width=12;
```

```
bit_vector=zeros(1,bit_width);
    dec_temp=0;
    val_abs=abs(val);
14
    val_int=floor(val_abs);
    val_frac=val_abs-val_int;
16
    if val > 2-1/2^{(bit_width-2)} \% 1.99902... bei 12 Bit und somit 10 Bit fuer
      Nachkomma
      disp('Diese Zahl kann nicht im slqll-Format dargestellt werden.')
     elseif val < -2
20
      disp('Diese Zahl kann nicht im slq11-Format dargestellt werden.')
22
      % Vorkommastellen
24
      if abs(val) >= 1
26
         bit_vector(2) = 1;
         if val == -2
28
           bit_vector(1) = 1;
         end
      end
30
      % Nachkommastellen
32
      for k = 1:bit width-2
        % berechnen der Differenz des Twiddlefaktors und des derzeitigen Wertes der
34
        d = val_frac - dec_temp;
         if d >= 1/2^k
36
           bit_vector(k+2) = 1;
38
           dec_{temp} = dec_{temp+1/2^k};
         end
      end
40
      % 2er-Komplement bilden, falls val negativ
42
         bit_vector=zweier_komplement(bit_vector);
44
    end
46
  end
```

Listing 8.6: Dezimalzahl nach S1Q10 konvertieren

```
1 % Dateiname: zweier_komplement.m
 % Funktion: Bilden des 2er-Komplements eines "Bit"-Vektors
3 % Argumente: Vektor aus Nullen und Einsen
  % Author:
                Thomas Lattmann
5 % Datum:
                02.11.17
 % Version:
                1.0
  function bit_vector = zweier_komplement(bit_vector)
    bit_width=length(bit_vector);
9
    for j = 1:bit_width
11
      bit_vector(j) = not(bit_vector(j));
13
    bit_vector(bit_width) = bit_vector(bit_width) + 1;
15
    for j = 1:bit\_width-1
      if bit_vector(bit_width - j + 1) == 2
        bit_vector(bit_width -j +1) = 0;
17
```

```
bit_vector(bit_width -j) = bit_vector(bit_width -j) + 1;
end
end
end
end
```

Listing 8.7: Bildung des 2er-Komplements

```
%% Dateiname: bit vector2integer.m
                Wandelt einen Vektor von Zahlen in eine einzelne Zahl (Integer)
  % Funktion:
3 %%
                Beispiel: [0 1 1 0 0 1] => 11001
  %%
                Um fuehrende Nullen zu erhalten muss z.B. printf('%06d', Integer)
 %%
                genutzt werden. Hierbei wird vorne mit Nullen aufgefuellt, wenn
  %%
                 'Integer' weniger als 6 stellen hat.
  % Argumente: Vektor (aus Nullen und Einsen)
                Thomas Lattmann
  % Author:
  % Datum:
                02.11.17
  % Version:
                1.0
  function bin_int = bit_vector2integer(bit_vector)
13
    bin int=0;
    bit_width=length(bit_vector);
15
    % Konvertierung von Vektor nach Integer
17
    for 1 = 1:bit_width
      bin_int = bin_int + bit_vector(bit_width - 1 + 1)*10^(1-1);
19
    end
21
  end
```

Listing 8.8: Binär-Vektor in Binär-Integer umwandeln

```
% Dateiname: s1q10_to_dec.m
                Konvertiert eine binaere Zahl im S1Q10-Format als Dezimalzahl
2 % Funktion:
  986 Argumente: Vektor aus Nullen und Einsen
 % Author:
                 Thomas Lattmann
  % Datum:
                 02.11.17
6 % Version:
                 1.0
  function dec = slq10_to_dec(bit_vector)
    % Dezimalzahl aus s1q10 Binaerzahl berechnen
    bit_width=length(bit_vector);
12
    dec = 0;
14
    if bit_vector(1) == 1
      dec = -2;
16
      if bit_vector(2) == 1
        dec = -1;
18
      end
    elseif bit_vector(2) == 1
20
      dec = 1;
    end
22
24
    for n = 3:bit_width
      if bit_vector(n) == 1
        dec = dec + 1/2^{(n-2)};
26
```

```
end
  end
end
```

Listing 8.9: Kontroll-Skript für S1Q10 nach Dezimal

# 8.4 Ausmultiplizerte Matrizen

# 8.5 Ausmultiplizieren der 8x8 DFT

$$\begin{bmatrix} 1+j0 & 1+j0 \\ 1+j0 & \frac{\sqrt{2}}{2}+j\frac{\sqrt{2}}{2} & 0+j1 & -\frac{\sqrt{2}}{2}+j\frac{\sqrt{2}}{2} & -1+j0 & -\frac{\sqrt{2}}{2}-j\frac{\sqrt{2}}{2} & 0-j1 & \frac{\sqrt{2}}{2}-j\frac{\sqrt{2}}{2} \\ 1+j0 & 0+j1 & -1+j0 & 0-j1 & 1+j0 & 0+j1 & -1+j0 & 0-j1 \\ 1+j0 & -\frac{\sqrt{2}}{2}+j\frac{\sqrt{2}}{2} & 0-j1 & \frac{\sqrt{2}}{2}+j\frac{\sqrt{2}}{2} & -1+j0 & \frac{\sqrt{2}}{2}-j\frac{\sqrt{2}}{2} & 0+j1 & -\frac{\sqrt{2}}{2}-j\frac{\sqrt{2}}{2} \\ 1+j0 & -1+j0 & 1+j0 & -1+j0 & 1+j0 & -1+j0 & 1+j0 & -1+j0 \\ 1+j0 & -\frac{\sqrt{2}}{2}-j\frac{\sqrt{2}}{2} & 0+j1 & \frac{\sqrt{2}}{2}-j\frac{\sqrt{2}}{2} & -1+j0 & \frac{\sqrt{2}}{2}+j\frac{\sqrt{2}}{2} & 0-j1 & -\frac{\sqrt{2}}{2}+j\frac{\sqrt{2}}{2} \\ 1+j0 & 0-j1 & -1+j0 & 0+j1 & 1+j0 & 0-j1 & -1+j0 & 0+j1 \\ 1+j0 & \frac{\sqrt{2}}{2}-j\frac{\sqrt{2}}{2} & 0-j1 & -\frac{\sqrt{2}}{2}-j\frac{\sqrt{2}}{2} & -1+j0 & -\frac{\sqrt{2}}{2}+j\frac{\sqrt{2}}{2} & 0+j1 & \frac{\sqrt{2}}{2}+j\frac{\sqrt{2}}{2} \end{bmatrix}$$

```
a_{00} + jb_{00} a_{01} + jb_{01} a_{02} + jb_{02} a_{03} + jb_{03} a_{04} + jb_{04} a_{05} + jb_{05} a_{06} + jb_{06} a_{07} + jb_{07}
a_{10}+jb_{10} a_{11}+jb_{11} a_{12}+jb_{12} a_{13}+jb_{13} a_{14}+jb_{14} a_{15}+jb_{15} a_{16}+jb_{16} a_{17}+jb_{17}
a_{50}+jb_{50} a_{51}+jb_{51} a_{52}+jb_{52} a_{53}+jb_{53} a_{54}+jb_{54} a_{55}+jb_{55} a_{56}+jb_{56} a_{57}+jb_{57}
a_{60} + jb_{60} a_{61} + jb_{61} a_{62} + jb_{62} a_{63} + jb_{63} a_{64} + jb_{64} a_{65} + jb_{65} a_{66} + jb_{66} a_{67} + jb_{67}
 a_{70} + jb_{70} a_{71} + jb_{71} a_{72} + jb_{72} a_{73} + jb_{73} a_{74} + jb_{74} a_{75} + jb_{75} a_{76} + jb_{76} a_{77} + jb_{77}
```

$$(1+j0) \cdot (a_{0i}+jb_{0i}) + (1+j0) \cdot (a_{1i}+jb_{1i}) + (1+j0) \cdot (a_{2i}+jb_{2i}) + (1+j0) \cdot (a_{3i}+jb_{3i}) + (1+j0) \cdot (a_{4i}+jb_{4i}) + (1+j0) \cdot (a_{5i}+jb_{5i}) + (1+j0) \cdot (a_{6i}+jb_{6i}) + (1+j0) \cdot (a_{7i}+jb_{7i})$$

$$= a_{0i}+jb_{0i}+a_{1i}+jb_{1i}+a_{2i}+jb_{2i}+a_{3i}+jb_{3i}+a_{4i}+jb_{4i}+a_{5i}+jb_{5i}+a_{6i}+jb_{6i}+a_{7i}+jb_{7i}$$

$$\Rightarrow \Re_{0i} = a_{0i}+a_{1i}+a_{2i}+a_{3i}+a_{4i}+a_{5i}+a_{6i}+a_{7i}$$

$$\Rightarrow \Im_{0i} = b_{0i}+b_{1i}+b_{2i}+b_{3i}+b_{4i}+b_{5i}+b_{6i}+b_{7i}$$

## 2. Zeile:

$$\frac{(1+j0)\cdot(a_{0i}+jb_{0i})+(\frac{\sqrt{2}}{2}+j\frac{\sqrt{2}}{2})\cdot(a_{1i}+jb_{1i})+(0+j1)\cdot(a_{2i}+jb_{2i})+(-\frac{\sqrt{2}}{2}+j\frac{\sqrt{2}}{2})\cdot(a_{3i}+jb_{3i})+(-1+j0)\cdot(a_{4i}+jb_{4i})+(-\frac{\sqrt{2}}{2}-j\frac{\sqrt{2}}{2})\cdot(a_{5i}+jb_{5i})+(0-j1)\cdot(a_{6i}+jb_{6i})+(\frac{\sqrt{2}}{2}-j\frac{\sqrt{2}}{2})\cdot(a_{7i}+jb_{7i})}$$

$$\begin{array}{ll} \underbrace{(1+j0)\cdot(a_{0i}+jb_{0i})}_{} = a_{0i}+jb_{0i} \\ & \to \Re = a_{0i}, \ \Im = b_{0i} \\ \\ \underbrace{(\frac{\sqrt{2}}{2}+j\frac{\sqrt{2}}{2})\cdot(a_{1i}+jb_{1i})}_{} = \frac{\sqrt{2}}{2}\cdot a_{1i}+j\frac{\sqrt{2}}{2}\cdot a_{1i}+j\frac{\sqrt{2}}{2}\cdot b_{1i}-\frac{\sqrt{2}}{2}\cdot b_{1i} \\ & \to \Re = \frac{\sqrt{2}}{2}\cdot a_{1i}-\frac{\sqrt{2}}{2}\cdot b_{1i}, \ \Im = \frac{\sqrt{2}}{2}\cdot a_{1i}+\frac{\sqrt{2}}{2}\cdot b_{1i} \\ \\ \underbrace{(0+j1)\cdot(a_{2i}+jb_{2i})}_{} = -b_{2i}+ja_{2i} \\ & \to \Re = -b_{2i}, \ \Im = a_{2i} \\ \\ \underbrace{(-\frac{\sqrt{2}}{2}+j\frac{\sqrt{2}}{2})\cdot(a_{3i}+jb_{3i})}_{} = -\frac{\sqrt{2}}{2}\cdot a_{3i}+j\frac{\sqrt{2}}{2}\cdot a_{3i}-j\frac{\sqrt{2}}{2}\cdot b_{3i}-\frac{\sqrt{2}}{2}\cdot b_{3i} \\ & \to \Re = -\frac{\sqrt{2}}{2}\cdot a_{3i}-\frac{\sqrt{2}}{2}\cdot b_{3i}, \ \Im = \frac{\sqrt{2}}{2}\cdot a_{3i}-\frac{\sqrt{2}}{2}\cdot b_{3i} \\ \\ \underbrace{(-1+j0)\cdot(a_{4i}+jb_{4i})}_{} = -a_{4i}-jb_{4i} \\ & \to \Re = -a_{4i}, \ \Im = -b_{4i} \\ \\ \underbrace{(-\frac{\sqrt{2}}{2}-j\frac{\sqrt{2}}{2})\cdot(a_{5i}+jb_{5i})}_{} = -\frac{\sqrt{2}}{2}\cdot a_{5i}-j\frac{\sqrt{2}}{2}\cdot a_{5i}-j\frac{\sqrt{2}}{2}\cdot b_{5i}+\frac{\sqrt{2}}{2}\cdot b_{5i} \\ & \to \Re = -\frac{\sqrt{2}}{2}\cdot a_{5i}+\frac{\sqrt{2}}{2}\cdot b_{5i}, \ \Im = -\frac{\sqrt{2}}{2}\cdot a_{5i}-\frac{\sqrt{2}}{2}\cdot b_{5i} \\ \\ \underbrace{(0-j1)\cdot(a_{6i}+jb_{6i})}_{} = b_{6i}-ja_{6i}} \\ & \to \Re = b_{6i}, \ \Im = -a_{6i} \\ \\ \underbrace{(\frac{\sqrt{2}}{2}-j\frac{\sqrt{2}}{2})\cdot(a_{7i}+jb_{7i})}_{} = \frac{\sqrt{2}}{2}\cdot a_{7i}-j\frac{\sqrt{2}}{2}\cdot a_{7i}+j\frac{\sqrt{2}}{2}\cdot b_{7i}+\frac{\sqrt{2}}{2}\cdot b_{7i}} \\ & \to \Re = \frac{\sqrt{2}}{2}\cdot a_{7i}-\frac{\sqrt{2}}{2}\cdot a_{7i}-j\frac{\sqrt{2}}{2}\cdot a_{7i}+j\frac{\sqrt{2}}{2}\cdot b_{7i}+\frac{\sqrt{2}}{2}\cdot b_{7i} \\ \\ \Rightarrow \Re _{1i}=a_{0i}+\frac{\sqrt{2}}{2}\cdot a_{1i}-\frac{\sqrt{2}}{2}\cdot b_{1i}-b_{2i}-\frac{\sqrt{2}}{2}\cdot a_{3i}-\frac{\sqrt{2}}{2}\cdot b_{3i}-a_{4i}-\frac{\sqrt{2}}{2}\cdot a_{5i}+\frac{\sqrt{2}}{2}\cdot b_{5i}+b_{6i}+\frac{\sqrt{2}}{2}\cdot a_{7i}+\frac{\sqrt{2}}{2}\cdot b_{7i} \\ \\ \Rightarrow \Re _{1i}=a_{0i}+\frac{\sqrt{2}}{2}\cdot a_{1i}-\frac{\sqrt{2}}{2}\cdot b_{1i}-b_{2i}-\frac{\sqrt{2}}{2}\cdot a_{3i}-\frac{\sqrt{2}}{2}\cdot b_{3i}-a_{4i}-\frac{\sqrt{2}}{2}\cdot a_{5i}+\frac{\sqrt{2}}{2}\cdot b_{5i}+b_{6i}+\frac{\sqrt{2}}{2}\cdot a_{7i}+\frac{\sqrt{2}}{2}\cdot b_{7i} \\ \\ \Rightarrow \Re _{1i}=a_{0i}+\frac{\sqrt{2}}{2}\cdot a_{1i}-\frac{\sqrt{2}}{2}\cdot b_{1i}-b_{2i}-\frac{\sqrt{2}}{2}\cdot a_{3i}-\frac{\sqrt{2}}{2}\cdot b_{3i}-a_{4i}-\frac{\sqrt{2}}{2}\cdot a_{5i}+\frac{\sqrt{2}}{2}\cdot b_{5i}+b_{6i}+\frac{\sqrt{2}}{2}\cdot a_{7i}+\frac{\sqrt{2}}{2}\cdot b_{7i} \\ \\ \Rightarrow \Re _{1i}=a_{0i}+\frac{\sqrt{2}}{2}\cdot a_{1i}-\frac{\sqrt{2}}{2}\cdot b_{1i}-b_{2i}-\frac{\sqrt{2}}{2}\cdot a_{3i}-\frac{\sqrt{2}}{2}\cdot b_{3i}-a_{4i}-\frac{\sqrt{2}}{2}\cdot b_{5i}+b_{6i}+\frac{\sqrt{2}}{2}\cdot a_{7i}+\frac{\sqrt{2}}{2}\cdot b_{7i} \\ \\ \Rightarrow \Re _{1i}=a_{0i}+\frac{\sqrt{2$$

 $\Rightarrow \Im_{1i} = b_{0i} + \frac{\sqrt{2}}{2} \cdot a_{1i} + \frac{\sqrt{2}}{2} \cdot b_{1i} + a_{2i} + \frac{\sqrt{2}}{2} \cdot a_{3i} - \frac{\sqrt{2}}{2} \cdot b_{3i} - b_{4i} - \frac{\sqrt{2}}{2} \cdot a_{5i} - \frac{\sqrt{2}}{2} \cdot b_{5i} - a_{6i} - \frac{\sqrt{2}}{2} \cdot a_{7i} + \frac{\sqrt{2}}{2} \cdot b_{7i}$ 

$$\frac{(1+j0)\cdot(a_{0i}+jb_{0i})+(0+j1)\cdot(a_{1i}+jb_{1i})+(-1+j0)\cdot(a_{2i}+jb_{2i})+(0-j1)\cdot(a_{3i}+jb_{3i})}{(1+j0)\cdot(a_{4i}+jb_{4i})+(0+j1)\cdot(a_{5i}+jb_{5i})+(-1+j0)\cdot(a_{6i}+jb_{6i})+(0-j1)\cdot(a_{7i}+jb_{7i})}$$

$$(1+j0) \cdot (a_{0i}+jb_{0i}) = a_{0i}+jb_{0i}$$

$$\rightarrow \Re = a_{0i}, \quad \Im = b_{0i}$$

$$(0+j1) \cdot (a_{1i}+jb_{1i}) = -b_{1i}+ja_{1i}$$

$$\rightarrow \Re = -b_{1i}, \quad \Im = a_{1i}$$

$$(-1+j0) \cdot (a_{2i}+jb_{2i}) = -a_{2i}-jb_{2i}$$

$$\rightarrow \Re = -a_{2i}, \quad \Im = -b_{2i}$$

$$(0-j1) \cdot (a_{3i}+jb_{3i}) = b_{3i}-ja_{3i}$$

$$\rightarrow \Re = b_{3i}, \quad \Im = -a_{3i}$$

$$(1+j0) \cdot (a_{4i}+jb_{4i}) = a_{4i}+jb_{4i}$$

$$\rightarrow \Re = a_{4i}, \quad \Im = b_{4i}$$

$$(0+j1) \cdot (a_{5i}+jb_{5i}) = -b_{5i}+ja_{5i}$$

$$\rightarrow \Re = -b_{5i}, \quad \Im = a_{5i}$$

$$(-1+j0) \cdot (a_{6i}+jb_{6i}) = -a_{6i}-jb_{6i}$$

$$\rightarrow \Re = -a_{6i}, \quad \Im = -b_{6i}$$

$$(0-j1) \cdot (a_{7i}+jb_{7i}) = b_{7i}-ja_{7i}$$

$$\rightarrow \Re = b_{7i}, \quad \Im = -a_{7i}$$

$$\Rightarrow \Re_{2i} = a_{0i} - b_{1i} - a_{2i} + b_{3i} + a_{4i} - b_{5i} - a_{6i} + b_{7i}$$

$$\Rightarrow \Im_{2i} = b_{0i} + a_{1i} - b_{2i} - a_{3i} + b_{4i} + a_{5i} - b_{6i} - a_{7i}$$

$$\frac{(1+j0)\cdot(a_{0i}+jb_{0i})+(-\frac{\sqrt{2}}{2}+j\frac{\sqrt{2}}{2})\cdot(a_{1i}+jb_{1i})+(0+j1)\cdot(a_{2i}+jb_{2i})+(\frac{\sqrt{2}}{2}+j\frac{\sqrt{2}}{2})\cdot(a_{3i}+jb_{3i})+(-1+j0)\cdot(a_{4i}+jb_{4i})+(\frac{\sqrt{2}}{2}-j\frac{\sqrt{2}}{2})\cdot(a_{5i}+jb_{5i})+(0-j1)\cdot(a_{6i}+jb_{6i})+(-\frac{\sqrt{2}}{2}-j\frac{\sqrt{2}}{2})\cdot(a_{7i}+jb_{7i})}{(-1+j0)\cdot(a_{4i}+jb_{4i})}$$

$$(1+j0) \cdot (a_{0i} + jb_{0i}) = a_{0i} + jb_{1i}$$

$$\rightarrow \Re = a_{0i}, \ \Im = b_{0i}$$

$$(-\frac{\sqrt{2}}{2} + j\frac{\sqrt{2}}{2}) \cdot (a_{1i} + jb_{1i}) = -\frac{\sqrt{2}}{2} \cdot a_{1i} + j\frac{\sqrt{2}}{2} \cdot a_{1i} - j\frac{\sqrt{2}}{2} \cdot b_{1i} - \frac{\sqrt{2}}{2} \cdot b_{1i}$$

$$\rightarrow \Re = -\frac{\sqrt{2}}{2} \cdot a_{1i} - \frac{\sqrt{2}}{2} \cdot b_{1i}, \ \Im = \frac{\sqrt{2}}{2} \cdot a_{1i} - \frac{\sqrt{2}}{2} \cdot b_{1i}$$

$$(0+j1) \cdot (a_{2i} + jb_{2i}) = -b_{2i} + a_{2i}$$

$$\rightarrow \Re = -b_{2i}, \ \Im = a_{2i}$$

$$(\frac{\sqrt{2}}{2} + j\frac{\sqrt{2}}{2}) \cdot (a_{3i} + jb_{3i}) = \frac{\sqrt{2}}{2} \cdot a_{3i} + \frac{\sqrt{2}}{2} \cdot b_{3i} + \frac{\sqrt{2}}{2} \cdot b_{3i}$$

$$\rightarrow \Re = \frac{\sqrt{2}}{2} \cdot a_{3i} - \frac{\sqrt{2}}{2} \cdot b_{3i}, \ \Im = \frac{\sqrt{2}}{2} \cdot a_{3i} + \frac{\sqrt{2}}{2} \cdot b_{3i}$$

$$(-1+j0) \cdot (a_{4i} + jb_{4i}) = -a_{4i} - jb_{4i}$$

$$\rightarrow \Re = -a_{4i}, \ \Im = -b_{4i}$$

$$(\frac{\sqrt{2}}{2} - j\frac{\sqrt{2}}{2}) \cdot (a_{5i} + jb_{5i}) = \frac{\sqrt{2}}{2} \cdot a_{5i} - j\frac{\sqrt{2}}{2} \cdot a_{5i} + j\frac{\sqrt{2}}{2} \cdot b_{5i} + \frac{\sqrt{2}}{2} \cdot b_{5i}$$

$$\rightarrow \Re = \frac{\sqrt{2}}{2} \cdot a_{5i} + \frac{\sqrt{2}}{2} \cdot b_{5i}, \ \Im = -\frac{\sqrt{2}}{2} \cdot a_{5i} + \frac{\sqrt{2}}{2} \cdot b_{5i}$$

$$(0-j1) \cdot (a_{6i} + jb_{6i}) = b_{6i} - ja_{6i}$$

$$\rightarrow \Re = b_{6i}, \ \Im = -a_{6i}$$

$$(-\frac{\sqrt{2}}{2} - j\frac{\sqrt{2}}{2}) \cdot (a_{7i} + jb_{7i}) = -\frac{\sqrt{2}}{2} \cdot a_{7i} - j\frac{\sqrt{2}}{2} \cdot a_{7i} - j\frac{\sqrt{2}}{2} \cdot b_{7i}$$

$$\rightarrow \Re = -\frac{\sqrt{2}}{2} \cdot a_{7i} + \frac{\sqrt{2}}{2} \cdot b_{7i}, \ \Im = -\frac{\sqrt{2}}{2} \cdot a_{7i} - \frac{\sqrt{2}}{2} \cdot b_{7i}$$

$$\rightarrow \Re = -\frac{\sqrt{2}}{2} \cdot a_{7i} + \frac{\sqrt{2}}{2} \cdot b_{7i}, \ \Im = -\frac{\sqrt{2}}{2} \cdot a_{7i} - \frac{\sqrt{2}}{2} \cdot b_{7i}$$

$$\rightarrow \Re = -\frac{\sqrt{2}}{2} \cdot a_{7i} + \frac{\sqrt{2}}{2} \cdot a_{7i} - \frac{\sqrt{2}}{2} \cdot b_{7i}$$

$$\rightarrow \Re = -\frac{\sqrt{2}}{2} \cdot a_{7i} + \frac{\sqrt{2}}{2} \cdot a_{7i} - \frac{\sqrt{2}}{2} \cdot b_{7i}$$

$$\rightarrow \Re = -\frac{\sqrt{2}}{2} \cdot a_{7i} + \frac{\sqrt{2}}{2} \cdot a_{7i} - \frac{\sqrt{2}}{2} \cdot a_{7i} - \frac{\sqrt{2}}{2} \cdot b_{7i}$$

$$\rightarrow \Re = -\frac{\sqrt{2}}{2} \cdot a_{7i} + \frac{\sqrt{2}}{2} \cdot a_{7i} - \frac{\sqrt{2}}{2} \cdot a_{7i} -$$

$$(1+j0) \cdot (a_{0i}+jb_{0i}) + (-1+j0) \cdot (a_{1i}+jb_{1i}) + (1+j0) \cdot (a_{2i}+jb_{2i}) + (-1+j0) \cdot (a_{3i}+jb_{3i}) + (1+j0) \cdot (a_{4i}+jb_{4i}) + (-1+j0) \cdot (a_{5i}+jb_{5i}) + (1+j0) \cdot (a_{6i}+jb_{6i}) + (-1+j0) \cdot (a_{7i}+jb_{7i})$$

$$= a_{0i}+jb_{0i}-a_{1i}-jb_{1i}+a_{2i}+jb_{2i}-a_{3i}-jb_{3i}+a_{4i}+jb_{4i}-a_{5i}-jb_{5i}+a_{6i}+jb_{6i}-a_{7i}-+jb_{7i}$$

$$\Rightarrow \Re_{4i} = a_{0i}-a_{1i}+a_{2i}-a_{3i}+a_{4i}-a_{5i}+a_{6i}-a_{7i}$$

$$\Rightarrow \Im_{4i} = b_{0i}-b_{1i}+b_{2i}-b_{3i}+b_{4i}-b_{5i}+b_{6i}-b_{7i}$$

 $(-\frac{\sqrt{2}}{2}+j\frac{\sqrt{2}}{2})\cdot(a_{7i}+jb_{7i})=-\frac{\sqrt{2}}{2}\cdot a_{7i}+j\frac{\sqrt{2}}{2}\cdot a_{7i}-j\frac{\sqrt{2}}{2}\cdot b_{7i}-\frac{\sqrt{2}}{2}\cdot b_{7i}$ 

$$\Rightarrow \Re = -\frac{\sqrt{2}}{2} \cdot a_{7i} - \frac{\sqrt{2}}{2} \cdot b_{7i}, \quad \Im = \frac{\sqrt{2}}{2} \cdot a_{7i} - \frac{\sqrt{2}}{2} \cdot b_{7i}$$

$$\Rightarrow \Re_{5i} = a_{0i} - \frac{\sqrt{2}}{2} \cdot a_{1i} + \frac{\sqrt{2}}{2} \cdot b_{1i} - b_{2i} + \frac{\sqrt{2}}{2} \cdot a_{3i} + \frac{\sqrt{2}}{2} \cdot b_{3i} - a_{4i} + \frac{\sqrt{2}}{2} \cdot a_{5i} - \frac{\sqrt{2}}{2} \cdot b_{5i} + b_{6i} - \frac{\sqrt{2}}{2} \cdot a_{7i} - \frac{\sqrt{2}}{2} \cdot b_{7i}$$

$$\Rightarrow \Im_{5i} = b_{0i} - \frac{\sqrt{2}}{2} \cdot a_{1i} - \frac{\sqrt{2}}{2} \cdot b_{1i} + a_{2i} - \frac{\sqrt{2}}{2} \cdot a_{3i} + \frac{\sqrt{2}}{2} \cdot b_{3i} - b_{4i} + \frac{\sqrt{2}}{2} \cdot a_{5i} + \frac{\sqrt{2}}{2} \cdot b_{5i} - a_{6i} + \frac{\sqrt{2}}{2} \cdot a_{7i} - \frac{\sqrt{2}}{2} \cdot b_{7i}$$

$$\frac{(1+j0)\cdot(a_{0i}+jb_{0i})+(0-j1)\cdot(a_{1i}+jb_{1i})+(-1+j0)\cdot(a_{2i}+jb_{2i})+(0+j1)\cdot(a_{3i}+jb_{3i})+(1+j0)\cdot(a_{4i}+jb_{4i})+(0-j1)\cdot(a_{5i}+jb_{5i})+(-1+j0)\cdot(a_{6i}+jb_{6i})+(0+j1)\cdot(a_{7i}+jb_{7i})}{(1+j0)\cdot(a_{4i}+jb_{4i})+(0-j1)\cdot(a_{5i}+jb_{5i})+(-1+j0)\cdot(a_{6i}+jb_{6i})+(0+j1)\cdot(a_{7i}+jb_{7i})}$$

$$(1+j0) \cdot (a_{0i}+jb_{0i}) = a_{0i}+jb_{0i}$$

$$\to \Re = a_{0i}, \quad \Im = b_{0i}$$

$$(0-j1) \cdot (a_{1i}+jb_{1i}) = b_{1i}-ja_{1i}$$

$$\to \Re = b_{1i}, \quad \Im = -a_{1i}$$

$$(-1+j0) \cdot (a_{2i}+jb_{2i}) = -a_{2i}-jb_{2i}$$

$$\to \Re = -a_{2i}, \quad \Im = -b_{2i}$$

$$(0+j1) \cdot (a_{3i}+jb_{3i}) = -b_{3i}+ja_{3i}$$

$$\to \Re = -b_{3i}, \quad \Im = a_{3i}$$

$$(1+j0) \cdot (a_{4i}+jb_{4i}) = a_{4i}+jb_{4i}$$

$$\to \Re = a_{4i}, \quad \Im = b_{4i}$$

$$(0-j1) \cdot (a_{5i}+jb_{5i}) = b_{5i}-ja_{5i}$$

$$\to \Re = b_{5i}, \quad \Im = -a_{5i}$$

$$(-1+j0) \cdot (a_{6i}+jb_{6i}) = -a_{6i}-jb_{6i}$$

$$\to \Re = -a_{6i}, \quad \Im = -b_{6i}$$

$$(0+j1) \cdot (a_{7i}+jb_{7i}) = -b_{7i}+a_{7i}$$

$$\rightarrow \quad \Re = -b_{7i}, \quad \Im = a_{7i}$$

$$\Rightarrow \Re_{6i} = a_{0i} + b_{1i} - a_{2i} - b_{3i} + a_{4i} + b_{5i} - a_{6i} - b_{7i}$$

$$\Rightarrow \Im_{6i} = b_{0i} - a_{1i} - b_{2i} + a_{3i} + b_{4i} - a_{5i} - b_{6i} + a_{7i}$$

$$\frac{(1+j0)\cdot(a_{0i}+jb_{0i})+(\frac{\sqrt{2}}{2}-j\frac{\sqrt{2}}{2})\cdot(a_{1i}+jb_{1i})+(0-j1)\cdot(a_{2i}+jb_{2i})+(-\frac{\sqrt{2}}{2}-j\frac{\sqrt{2}}{2})\cdot(a_{3i}+jb_{3i})+(-1+j0)\cdot(a_{4i}+jb_{4i})+(-\frac{\sqrt{2}}{2}+j\frac{\sqrt{2}}{2})\cdot(a_{5i}+jb_{5i})+(0+j1)\cdot(a_{6i}+jb_{6i})+(\frac{\sqrt{2}}{2}+j\frac{\sqrt{2}}{2})\cdot(a_{7i}+jb_{7i})}{(-1+j0)\cdot(a_{4i}+jb_{4i})}$$

$$(1+j0) \cdot (a_{0i}+jb_{0i}) = \frac{a_{0i}+jb_{0i}}{a_{0i}}$$

$$\rightarrow$$
  $\Re = a_{0i}, \Im = b_{0i}$ 

$$\underline{\left(\frac{\sqrt{2}}{2} - j\frac{\sqrt{2}}{2}\right) \cdot \left(a_{1i} + jb_{1i}\right)} = \underline{\frac{\sqrt{2}}{2}} \cdot a_{1i} - j\underline{\frac{\sqrt{2}}{2}} \cdot a_{1i} + j\underline{\frac{\sqrt{2}}{2}} \cdot b_{1i} + b_{1i}$$

$$\rightarrow$$
  $\Re = \frac{\sqrt{2}}{2} \cdot a_{1i} + \frac{\sqrt{2}}{2} \cdot b_{1i}, \quad \Im = -\frac{\sqrt{2}}{2} \cdot a_{1i} + \frac{\sqrt{2}}{2} \cdot b_{1i}$ 

$$(0-j1)\cdot(a_{2i}+jb_{2i})=\frac{b_{2i}-ja_{2i}}{b_{2i}}$$

$$\rightarrow$$
  $\Re = b_{2i}, \Im = -a_{2i}$ 

$$\left(-\frac{\sqrt{2}}{2} - j\frac{\sqrt{2}}{2}\right) \cdot \left(a_{3i} + jb_{3i}\right) = -\frac{\sqrt{2}}{2} \cdot a_{3i} - j\frac{\sqrt{2}}{2} \cdot a_{3i} - j\frac{\sqrt{2}}{2} \cdot b_{3i} + \frac{\sqrt{2}}{2} \cdot b_{3i}$$

$$\rightarrow \Re = -\frac{\sqrt{2}}{2} \cdot a_{3i} + \frac{\sqrt{2}}{2} \cdot b_{3i}, \quad \Im = -\frac{\sqrt{2}}{2} \cdot a_{3i} - \frac{\sqrt{2}}{2} \cdot b_{3i}$$

$$(-1+j0)\cdot(a_{4i}+jb_{4i}) = -a_{4i}-jb_{4i}$$

$$\rightarrow$$
  $\Re = -a_{4i}, \Im = -b_{4i}$ 

$$\left(-\frac{\sqrt{2}}{2}+j\frac{\sqrt{2}}{2}\right)\cdot\left(a_{5i}+jb_{5i}\right)=-\frac{\sqrt{2}}{2}\cdot a_{5i}+j\frac{\sqrt{2}}{2}\cdot a_{5i}-j\frac{\sqrt{2}}{2}\cdot b_{5i}-\frac{\sqrt{2}}{2}\cdot b_{5i}$$

$$\rightarrow \Re = -\frac{\sqrt{2}}{2} \cdot a_{5i} - \frac{\sqrt{2}}{2} \cdot b_{5i}, \quad \Im = \frac{\sqrt{2}}{2} \cdot a_{5i} - \frac{\sqrt{2}}{2} \cdot b_{5i}$$

$$(0+j1)\cdot(a_{6i}+jb_{6i}) = -b_{6i}+ja_{6i}$$

$$\rightarrow$$
  $\Re = -b_{6i}, \Im = a_{6i}$ 

$$\underline{\left(\frac{\sqrt{2}}{2} + j\frac{\sqrt{2}}{2}\right) \cdot \left(a_{7i} + jb_{7i}\right)} = \frac{\sqrt{2}}{2} \cdot a_{7i} + j\frac{\sqrt{2}}{2} \cdot a_{7i} + j\frac{\sqrt{2}}{2} \cdot b_{7i} - \frac{\sqrt{2}}{2} \cdot b_{7i}$$

$$\rightarrow$$
  $\Re = \frac{\sqrt{2}}{2} \cdot a_{7i} - \frac{\sqrt{2}}{2} \cdot b_{7i}, \quad \Im = \frac{\sqrt{2}}{2} \cdot a_{7i} + \frac{\sqrt{2}}{2} \cdot b_{7i}$ 

$$\Rightarrow \Re_{7i} = a_{0i} + \frac{\sqrt{2}}{2} \cdot a_{1i} + \frac{\sqrt{2}}{2} \cdot b_{1i} + b_{2i} - \frac{\sqrt{2}}{2} \cdot a_{3i} + \frac{\sqrt{2}}{2} \cdot b_{3i} - a_{4i} - \frac{\sqrt{2}}{2} \cdot a_{5i} - \frac{\sqrt{2}}{2} \cdot b_{5i} - b_{6i} + \frac{\sqrt{2}}{2} \cdot a_{7i} - \frac{\sqrt{2}}{2} \cdot b_{7i}$$

$$\Rightarrow \Im_{7i} = b_{0i} - \frac{\sqrt{2}}{2} \cdot a_{1i} + \frac{\sqrt{2}}{2} \cdot b_{1i} - a_{2i} - \frac{\sqrt{2}}{2} \cdot a_{3i} - \frac{\sqrt{2}}{2} \cdot b_{3i} - b_{4i} + \frac{\sqrt{2}}{2} \cdot a_{5i} - \frac{\sqrt{2}}{2} \cdot b_{5i} + a_{6i} + \frac{\sqrt{2}}{2} \cdot a_{7i} + \frac{\sqrt{2}}{2} \cdot b_{7i}$$

## Umsortieren ergibt:

$$\Re_{0i} = \underbrace{a_{0i} + a_{1i}}_{\text{sum0\_stagel\_1v4\_re}} + \underbrace{a_{2i} + a_{3i}}_{\text{sum0\_stagel\_2v4\_re}} + \underbrace{a_{4i} + a_{5i}}_{\text{sum0\_stagel\_3v4\_re}} + \underbrace{a_{6i} + a_{7i}}_{\text{sum0\_stagel\_4v4\_re}}$$

$$\Im_{0i} = \underbrace{b_{0i} + b_{1i}}_{\text{sum0\_stage1\_1v4\_im}} + \underbrace{b_{2i} + b_{3i}}_{\text{sum0\_stage1\_2v4\_im}} + \underbrace{b_{4i} + b_{5i}}_{\text{sum0\_stage1\_3v4\_im}} + \underbrace{b_{6i} + b_{7i}}_{\text{sum0\_stage1\_4v4\_im}}$$

$$\Re_{1i} = \underbrace{a_{0i} - \frac{\sqrt{2}}{2} \cdot b_{1i}}_{\text{sum1\_stage1\_1v6\_re}} + \underbrace{\frac{\sqrt{2}}{2} \cdot a_{1i} - b_{2i}}_{\text{sum1\_stage1\_2v6\_re}} + \underbrace{\frac{\sqrt{2}}{2} \cdot b_{5i} - \frac{\sqrt{2}}{2} \cdot a_{3i}}_{\text{sum1\_stage1\_3v6\_re}}$$

$$+ \underbrace{b_{6i} - \frac{\sqrt{2}}{2} \cdot b_{3i}}_{\text{sum1\_stage1\_4v6\_re}} + \underbrace{\frac{\sqrt{2}}{2} \cdot a_{7i} - a_{4i}}_{\text{sum1\_stage1\_5v6\_re}} + \underbrace{\frac{\sqrt{2}}{2} \cdot b_{7i} - \frac{\sqrt{2}}{2} \cdot a_{5i}}_{\text{sum1\_stage1\_6v6\_re}}$$

$$\Im_{1i} = \underbrace{b_{0i} - \frac{\sqrt{2}}{2} \cdot b_{3i}}_{\text{sum1\_stage1\_1v6\_im}} + \underbrace{\frac{\sqrt{2}}{2} \cdot a_{1i} - b_{4i}}_{\text{sum1\_stage1\_2v6\_im}} + \underbrace{\frac{\sqrt{2}}{2} \cdot b_{1i} - \frac{\sqrt{2}}{2} \cdot a_{5i}}_{\text{sum1\_stage1\_3v6\_im}}$$

$$+ \underbrace{a_{2i} - \frac{\sqrt{2}}{2} \cdot b_{5i}}_{\text{sum1 stage1 4v6 im}} + \underbrace{\frac{\sqrt{2}}{2} \cdot a_{3i} - a_{6i}}_{\text{sum1 stage1 5v6 im}} + \underbrace{\frac{\sqrt{2}}{2} \cdot b_{7i} - \frac{\sqrt{2}}{2} \cdot a_{7i}}_{\text{sum1 stage1 5v6 im}}$$

$$\Re_{2i} = \underbrace{a_{0i} - b_{1i}}_{\text{sum2\_stage1\_1v4\_re}} + \underbrace{b_{3i} - a_{2i}}_{\text{sum2\_stage1\_2v4\_re}} + \underbrace{a_{4i} - b_{5i}}_{\text{sum2\_stage1\_3v4\_re}} + \underbrace{b_{7i} - a_{6i}}_{\text{sum2\_stage1\_4v4\_re}}$$

$$\Im_{2i} = \underbrace{b_{0i} - b_{2i}}_{\text{sum2\_stage1\_1v4\_im}} + \underbrace{a_{1i} - a_{3i}}_{\text{sum2\_stage1\_2v4\_im}} + \underbrace{b_{4i} - b_{6i}}_{\text{sum2\_stage1\_3v4\_im}} + \underbrace{a_{5i} - a_{7i}}_{\text{sum2\_stage1\_4v4\_im}}$$

$$\Re_{3i} = \underbrace{a_{0i} - \frac{\sqrt{2}}{2} \cdot a_{1i}}_{\text{sum3\_stage1\_1v6\_re}} + \underbrace{\frac{\sqrt{2}}{2} \cdot a_{3i} - \frac{\sqrt{2}}{2} \cdot b_{1i}}_{\text{sum3\_stage1\_2v6\_re}} + \underbrace{\frac{\sqrt{2}}{2} \cdot a_{5i} - b_{2i}}_{\text{sum3\_stage1\_3v6\_re}} + \underbrace{\frac{\sqrt{2}}{2} \cdot b_{5i} - \frac{\sqrt{2}}{2} \cdot b_{3i}}_{\text{sum3\_stage1\_5v6\_re}} + \underbrace{\frac{\sqrt{2}}{2} \cdot b_{7i} - \frac{\sqrt{2}}{2} \cdot a_{7i}}_{\text{sum3\_stage1\_6v6\_re}} + \underbrace{\frac{\sqrt{2}}{2} \cdot a_{7i}}_{\text{sum3\_stage1\_6v6\_r$$

$$\Im_{3i} = \underbrace{b_{0i} - \frac{\sqrt{2}}{2} \cdot b_{1i}}_{\text{sum3\_stage1\_1v6\_im}} + \underbrace{\frac{\sqrt{2}}{2} \cdot a_{1i} - b_{4i}}_{\text{sum3\_stage1\_2v6\_im}} + \underbrace{a_{2i} - \frac{\sqrt{2}}{2} \cdot a_{5i}}_{\text{sum3\_stage1\_3v6\_im}}$$
 
$$+ \underbrace{\frac{\sqrt{2}}{2} \cdot a_{3i} - a_{6i}}_{\text{sum3\_stage1\_2v6\_im}} + \underbrace{\frac{\sqrt{2}}{2} \cdot b_{3i} - \frac{\sqrt{2}}{2} \cdot a_{7i}}_{\text{sum3\_stage1\_3v6\_im}} + \underbrace{\frac{\sqrt{2}}{2} \cdot b_{5i} - \frac{\sqrt{2}}{2} \cdot b_{7i}}_{\text{sum3\_stage1\_3v6\_im}}$$

$$\Re_{4i} = \underbrace{a_{0i} - a_{1i}}_{\text{sum4\_stage1\_1v4\_re}} + \underbrace{a_{2i} - a_{3i}}_{\text{sum4\_stage1\_2v4\_re}} + \underbrace{a_{4i} - a_{5i}}_{\text{sum4\_stage1\_3v4\_re}} + \underbrace{a_{6i} - a_{7i}}_{\text{sum4\_stage1\_4v4\_re}}$$

$$\Im_{4i} = \underbrace{b_{0i} - b_{1i}}_{\text{sum4\_stage1\_1v4\_im}} + \underbrace{b_{2i} - b_{3i}}_{\text{sum4\_stage1\_2v4\_im}} + \underbrace{b_{4i} - b_{5i}}_{\text{sum4\_stage1\_3v4\_im}} + \underbrace{b_{6i} - b_{7i}}_{\text{sum4\_stage1\_4v4\_im}}$$

$$\Re_{5i} = \underbrace{a_{0i} - \frac{\sqrt{2}}{2} \cdot a_{1i}}_{\text{sum5\_stage1\_1v6\_re}} + \underbrace{\frac{\sqrt{2}}{2} \cdot b_{1i} - b_{2i}}_{\text{sum5\_stage1\_2v6\_re}} + \underbrace{\frac{\sqrt{2}}{2} \cdot a_{3i} - a_{4i}}_{\text{sum5\_stage1\_3v6\_re}} + \underbrace{\frac{\sqrt{2}}{2} \cdot b_{3i} - \frac{\sqrt{2}}{2} \cdot b_{5i}}_{\text{sum5\_stage1\_4v6\_re}} + \underbrace{\frac{\sqrt{2}}{2} \cdot a_{5i} - \frac{\sqrt{2}}{2} \cdot a_{7i}}_{\text{sum5\_stage1\_4v6\_re}} + \underbrace{\frac{\sqrt{2}}{2} \cdot a_{5i} - \frac{\sqrt{2}}{2} \cdot a_{7i}}_{\text{sum5\_stage1\_6v6\_re}} + \underbrace{\frac{\sqrt{2}}{2} \cdot a_{7i} - \frac{\sqrt{2}}{2} \cdot a_{7i}}_{\text{sum5\_stage1\_6v6\_re}} + \underbrace{\frac{\sqrt{2}}{2} \cdot a_{7i}}_{\text{sum5\_stage1\_6v6\_re}} + \underbrace{\frac{\sqrt{2}}{2} \cdot a_{7i} - \frac{\sqrt{2}}{2} \cdot a_{7i}}_{\text{sum5\_stage1\_6v6\_re}} + \underbrace{\frac{\sqrt{2}}{2} \cdot a_{7i}}_{\text{sum5\_stage1\_6v6\_re}} + \underbrace{\frac{\sqrt{2}}{2} \cdot a_{7i}}_{\text{sum5\_stage1\_6v6\_re}} + \underbrace{\frac{\sqrt{2}}{2} \cdot a_{7i}}_{\text{sum5\_stage1\_6v6\_re}} + \underbrace{\frac{\sqrt{2}}{2} \cdot a_{7i}}_{\text{sum5\_s$$

$$\Im_{5i} = \underbrace{b_{0i} - \frac{\sqrt{2}}{2} \cdot a_{1i}}_{\text{sum5\_stage1\_1v6\_im}} + \underbrace{a_{2i} - \frac{\sqrt{2}}{2} \cdot b_{1i}}_{\text{sum5\_stage1\_2v6\_im}} + \underbrace{\frac{\sqrt{2}}{2} \cdot b_{3i} - \frac{\sqrt{2}}{2} \cdot a_{3i}}_{\text{sum5\_stage1\_3v6\_im}} \\ + \underbrace{\frac{\sqrt{2}}{2} \cdot a_{5i} - b_{4i}}_{\text{sum5\_stage1\_4v6\_im}} + \underbrace{\frac{\sqrt{2}}{2} \cdot b_{5i} - a_{6i}}_{\text{sum5\_stage1\_5v6\_im}} + \underbrace{\frac{\sqrt{2}}{2} \cdot a_{7i} - \frac{\sqrt{2}}{2} \cdot b_{7i}}_{\text{sum5\_stage1\_6v6\_im}}$$

$$\Re_{6i} = \underbrace{a_{0i} - a_{2i}}_{\text{sum6\_stage1\_1v4\_re}} + \underbrace{b_{1i} - b_{3i}}_{\text{sum6\_stage1\_2v4\_re}} + \underbrace{a_{4i} - a_{6i}}_{\text{sum6\_stage1\_3v4\_re}} + \underbrace{b_{5i} - b_{7i}}_{\text{sum6\_stage1\_4v4\_re}}$$

$$\Im_{6i} = \underbrace{b_{0i} - a_{1i}}_{\text{sum6\_stage1\_1v4\_im}} + \underbrace{a_{3i} - b_{2i}}_{\text{sum6\_stage1\_2v4\_im}} + \underbrace{b_{4i} - a_{5i}}_{\text{sum6\_stage1\_3v4\_im}} + \underbrace{a_{7i} - b_{6i}}_{\text{sum6\_stage1\_4v4\_im}}$$

$$\Re_{7i} = \underbrace{a_{0i} - \frac{\sqrt{2}}{2} \cdot a_{3i}}_{\text{sum7\_stage1\_1v6\_re}} + \underbrace{\frac{\sqrt{2}}{2} \cdot a_{1i} - a_{4i}}_{\text{sum7\_stage1\_2v6\_re}} + \underbrace{\frac{\sqrt{2}}{2} \cdot b_{1i} - \frac{\sqrt{2}}{2} \cdot a_{5i}}_{\text{sum7\_stage1\_3v6\_re}} \\ + \underbrace{b_{2i} - \frac{\sqrt{2}}{2} \cdot b_{5i}}_{\text{sum7\_stage1\_4v6\_re}} + \underbrace{\frac{\sqrt{2}}{2} \cdot b_{3i} - b_{6i}}_{\text{sum7\_stage1\_5v6\_re}} + \underbrace{\frac{\sqrt{2}}{2} \cdot a_{7i} - \frac{\sqrt{2}}{2} \cdot b_{7i}}_{\text{sum7\_stage1\_6v6\_re}} \\ \Im_{7i} = \underbrace{b_{0i} - \frac{\sqrt{2}}{2} \cdot a_{1i}}_{\text{sum7\_stage1\_1v6\_im}} + \underbrace{\frac{\sqrt{2}}{2} \cdot b_{1i} - a_{2i}}_{\text{sum7\_stage1\_2v6\_im}} + \underbrace{\frac{\sqrt{2}}{2} \cdot a_{5i} - \frac{\sqrt{2}}{2} \cdot a_{3i}}_{\text{sum7\_stage1\_3v6\_im}} \\ + \underbrace{a_{6i} - \frac{\sqrt{2}}{2} \cdot b_{3i}}_{\text{sum7\_stage1\_4v6\_im}} + \underbrace{\frac{\sqrt{2}}{2} \cdot a_{7i} - b_{4i}}_{\text{sum7\_stage1\_5v6\_im}} + \underbrace{\frac{\sqrt{2}}{2} \cdot b_{7i} - \frac{\sqrt{2}}{2} \cdot b_{5i}}_{\text{sum7\_stage1\_6v6\_im}}$$

# 8.6 Programmcode

```
library IEEE;
use IEEE.STD_LOGIC_1164.ALL;

package constants is
constant mat_size : integer;
constant bit_width_extern : integer;
constant bit_width_adder : integer;
constant bit_width_multiplier : integer;
end constants;

package body constants is
constant mat_size : integer := 8;
constant bit_width_extern : integer := 13;
constant bit_width_adder : integer := bit_width_extern+1;
constant bit_width_multiplier : integer := bit_width_adder*2;

end constants;
```

Listing 8.10: Deklaration der Konstanten

```
    Package, welches ein 2D-Array bereitstellt.
    Das 2D-Array besteht aus 1D-Arrays, dies bringr gegenueber der direkten Erzeugung (m,n) statt (m) (n) den Vorteil, dass
    dass zeilen- sowie spaltenweise zugewiesen werden kann. Sonst waere nur die komplette Matrix oder einzelne Elemente moeglich.
    library IEEE;
```

```
6 use IEEE.STD_LOGIC_1164.ALL;
  use ieee.numeric_std.all;
8 library work;
  use work.all;
10 use constants. all;
  package datatypes is
      type t_ld_array is array(integer range 0 to mat_size-1) of signed(
14
      bit_width_extern-1 downto 0);
      type t_2d_array is array(integer range 0 to mat_size-1) of t_1d_array;
16
      type t_1d_array6_13bit is array(integer range 0 to 5) of signed(bit_width_adder
      -1 downto 0);
18
      subtype t_twiddle_coeff_long is signed(16 downto 0);
20
      constant twiddle_coeff_long : t_twiddle_coeff_long := "00101101010000010";
      subtype \ t\_twiddle\_coeff \ is \ signed(bit\_width\_adder-1 \ downto \ 0);
22
       -constant twiddle_coeff: t_twiddle_coeff:= twiddle_coeff_long(16 downto 16-(
      bit_width_adder-1));
24
26
      — Zustandsautomat 1D-DFT
28
      subtype t_dft8_states is std_logic_vector(2 downto 0);
      constant idle
                                 : t_dft8_states := "000";
30
                                 : t_dft8_states := "001";
      constant twiddle_calc
      constant additions_stage1 : t_dft8_states := "010";
32
      constant additions_stage2 : t_dft8_states := "011";
      constant const_mult
                                 : t_dft8_states := "100";
34
      constant additions_stage3 : t_dft8_states := "101";
      constant set_ready_bit
                               : t_dft8_states := "110";
36
  end datatypes;
```

Listing 8.11: Deklaration eigener Datentypen

```
library IEEE;
  use ieee.std_logic_1164.all;
   --use ieee.std_logic_arith.all;
  use ieee.numeric_std.all;
  library SID; — for reading text file
  use STD.TEXTIO.ALL;
  use ieee.std_logic_textio.all;
 library work;
  use work.all;
 use datatypes.all;
  use constants.all;
14
16
  entity read_input_matrix is
    port (
18
          clk
                       : in bit;
          loaded
                      : out bit;
```

```
input_real : out t_2d_array;
20
          input_imag : out t_2d_array
        );
22
  end entity read_input_matrix;
24
  architecture bhv of read_input_matrix is
  begin
    reading: process
28
      variable
                  element_l_real : std_logic_vector(bit_width_extern-l downto 0) := (
30
      others =>
                ('0');
      variable
                  element_l_imag : std_logic_vector(bit_width_extern-1 downto 0) := (
      others =>
                '0');
      variable
                  element_2_real : std_logic_vector(bit_width_extern-1 downto 0) := (
32
      others =>
                '0');
                  element_2_imag : std_logic_vector(bit_width_extern-1 downto 0) := (
      variable
      others =>
               ('0');
                  element_3_real : std_logic_vector(bit_width_extern-1 downto 0) := (
      variable
                '0');
      others =>
                  element_3_imag : std_logic_vector(bit_width_extern-1 downto 0) := (
      variable
      others =>
                '0');
                                  : std_logic_vector(bit_width_extern-1 downto 0) := (
                  element 4 real
      variable
36
      others =>
                '0');
                  element 4 imag
                                  : std logic vector(bit width extern-1 downto 0) := (
      variable
      others => '0');
                  element_5_real : std_logic_vector(bit_width_extern-1 downto 0) := (
      variable
      others => '0');
                  element_5_imag : std_logic_vector(bit_width_extern-1 downto 0) := (
      variable
      others => '0');
                  element_6_real : std_logic_vector(bit_width_extern-1 downto 0) := (
40
      variable
      others => '0');
                  element 6 imag : std logic vector(bit width extern-1 downto 0) := (
      variable
      others => '0');
                  element_7_real : std_logic_vector(bit_width_extern-1 downto 0) := (
      variable
42
      others => '0');
                  element_7_imag : std_logic_vector(bit_width_extern-1 downto 0) := (
      variable
      others => '0');
                  element_8_real : std_logic_vector(bit_width_extern-1 downto 0) := (
      variable
      others => '0');
                  element_8_imag : std_logic_vector(bit_width_extern-1 downto 0) := (
      variable
      others => '0');
46
      variable
                  r space
                             : character;
48
                                 : file open status;
      variable
                fstatus
                                                           status r,w
      variable inline
                             : line;
                                        — readout line
50
                                  — filehandle for reading ascii text
      variable textfilename: string(1 to 29);
54
      begin
56
58
        if bit width extern = 12 then
           textfilename := "InputMatrix komplex 12Bit.txt";
60
```

```
textfilename := "InputMatrix_komplex_16Bit.txt";
62
         end if;
64
         file_open(fstatus,infile, textfilename, read_mode);
66
             if fstatus = NAME_ERROR then
               file\_open(fstatus, infile, "HDL/InputMatrix\_komplex.txt", read\_mode);
                report "Ausgabe-Datei befindet sich im Unterverzeichnis 'HDL'.";
            end if:
70
         for i in 0 to mat_size-1 loop
72
           wait until clk = '1' and clk'event;
74
              readline(infile, inline);
              read(inline, element_1_real);
76
              read(inline, r_space);
              read(inline, element_l_imag);
              read(inline, r_space);
              read(inline, element_2_real);
80
              read(inline, r_space);
              read(inline, element_2_imag);
82
              read(inline, r_space);
              read(inline, element 3 real);
84
              read(inline, r_space);
              read(inline, element 3 imag);
86
              read(inline, r_space);
              read(inline, element_4_real);
88
              read(inline, r_space);
              read(inline, element_4_imag);
90
              read(inline, r_space);
92
              read(inline, element_5_real);
              read(inline, r_space);
              read(inline, element_5_imag);
94
              read(inline, r_space);
              read(inline, element_6_real);
96
              read(inline, r_space);
              read(inline, element_6_imag);
98
              read(inline, r_space);
              read(inline, element_7_real);
              read(inline, r_space);
              read(inline, element_7_imag);
102
              read(inline, r_space);
              read(inline, element_8_real);
              read(inline, r_space);
              read(inline, element_8_imag);
106
              input_real(i)(0) <= signed(element_1_real);</pre>
108
              input_imag(i)(0) <= signed(element_1_imag);</pre>
              input_real(i)(1) <= signed(element_2_real);</pre>
              input_imag(i)(1) <= signed(element_2_imag);
              input_real(i)(2) <= signed(element_3_real);</pre>
112
              input_imag(i)(2) <= signed(element_3_imag);
              input_real(i)(3) <= signed(element_4_real);</pre>
114
              input_imag(i)(3) <= signed(element_4_imag);</pre>
              input_real(i)(4) <= signed(element_5_real);</pre>
116
              input_imag(i)(4) <= signed(element_5_imag);</pre>
              input real(i)(5) <= signed(element 6 real);
118
              input_imag(i)(5) <= signed(element_6_imag);</pre>
```

```
input_real(i)(6) <= signed(element_7_real);</pre>
120
               input_imag(i)(6) <= signed(element_7_imag);</pre>
               input_real(i)(7) <= signed(element_8_real);</pre>
              input_imag(i)(7) <= signed(element_8_imag);</pre>
124
               if i = mat_size-1 then
                 loaded <= '1' after 10 ns;
               end if;
          end loop;
128
          file_close(infile);
          wait;
130
132
     end process;
   end bhv;
134
```

Listing 8.12: Eingangs-Matrix aus Textdatei einlesen

```
library ieee;
  use ieee.std_logic_1164.all;
  use ieee.std_logic_arith.all;
  library work;
  use work. all;
  use datatypes. all;
  entity read_input_matrix_tb is
  end entity read_input_matrix_tb;
  architecture arch of read_input_matrix_tb is
12
    signal clk
                        : bit := '0';
                        : bit := '0';
    signal loaded
14
    signal input_real : t_2d_array;
    signal input_imag : t_2d_array;
16
    component read_input_matrix is
18
      port (
20
             clk
                         : in bit;
                         : out bit;
            loaded
            input_real : out t_2d_array;
22
            input_imag : out t_2d_array
          );
24
    end component;
26
    begin
      dut : read_input_matrix
28
        port map(
                   clk
                              => clk,
30
                   loaded
                              => loaded,
                   input_real => input_real,
32
                   input_imag => input_imag
34
                 );
      clk <= not clk after 20 ns;
36
  end arch;
```

Listing 8.13: Testbench für das Einlesen aus einer Textdatei

```
library IEEE;
  use ieee.std_logic_1164.all;
   -use ieee.std_logic_arith.all;
  use ieee.numeric_std.all;
  library SID; — for writing text file
  use STD.TEXTIO.ALL;
  use ieee.std_logic_textio.all;
10 library work;
  use work.all;
  use datatypes. all;
  use constants. all;
16
  entity write_results is
    port (
18
                             bit;
         result_ready : in
         result_real
                      : in
                             t 2d array;
20
         result imag
                      : in
                             t 2d array;
         write_done
                       : out bit
22
  end entity write_results;
  architecture bhy of write_results is
  begin
28
    writing_to_file : process(result_ready)
30
      variable fstatus : file_open_status; -- status r,w
      variable outline : line; — writeout line
32
                outfile: text; - filehandle
34
      --variable output1 : bit_vector(3 downto 0) := "0101";
      --variable output2 : bit_vector(3 downto 0) := "0110";
36
      variable element_1_real : std_logic_vector(bit_width_extern-1 downto 0);
38
      variable element_1_imag : std_logic_vector(bit_width_extern-1 downto 0);
      variable element_2_real : std_logic_vector(bit_width_extern-1 downto 0);
40
      variable element_2_imag : std_logic_vector(bit_width_extern-1 downto 0);
      variable element_3_real : std_logic_vector(bit_width_extern-1 downto 0);
42
      variable element_3_imag : std_logic_vector(bit_width_extern-1 downto 0);
      variable element_4_real : std_logic_vector(bit_width_extern-1 downto 0);
44
      variable element_4_imag : std_logic_vector(bit_width_extern-1 downto 0);
      variable element_5_real : std_logic_vector(bit_width_extern-1 downto 0);
46
      variable element_5_imag : std_logic_vector(bit_width_extern-1 downto 0);
      variable element_6_real : std_logic_vector(bit_width_extern-1 downto 0);
48
      variable element_6_imag : std_logic_vector(bit_width_extern-1 downto 0);
      variable element_7_real : std_logic_vector(bit_width_extern-1 downto 0);
50
      variable element_7_imag : std_logic_vector(bit_width_extern-1 downto 0);
      variable element_8_real : std_logic_vector(bit_width_extern-1 downto 0);
52
      variable element_8_imag : std_logic_vector(bit_width_extern-1 downto 0);
      variable space : character := '
54
56
      begin
        file_open(fstatus, outfile, "/home/tlattmann/cadence/mat_mult/HDL/Results.txt"
58
```

```
write_mode);
         -if result_ready = '1' then
60
       for i in 0 to mat_size-1 loop
62
         element_l_real := std_logic_vector(result_real(i)(0));
         element_l_imag := std_logic_vector(result_imag(i)(0));
         element_2_real := std_logic_vector(result_real(i)(1));
         element_2_imag := std_logic_vector(result_imag(i)(1));
66
         element_3_real := std_logic_vector(result_real(i)(2));
         element_3_imag := std_logic_vector(result_imag(i)(2));
68
         element_4_real := std_logic_vector(result_real(i)(3));
         element_4_imag := std_logic_vector(result_imag(i)(3));
70
         element_5_real := std_logic_vector(result_real(i)(4));
         element_5_imag := std_logic_vector(result_imag(i)(4));
72
         element_6_real := std_logic_vector(result_real(i)(5));
         element_6_imag := std_logic_vector(result_imag(i)(5));
         element_7_real := std_logic_vector(result_real(i)(6));
         element_7_imag := std_logic_vector(result_imag(i)(6));
76
         element_8_real := std_logic_vector(result_real(i)(7));
         element_8_imag := std_logic_vector(result_imag(i)(7));
78
         write(outline, element_1_real);
80
         write (outline, space);
         write (outline, element 1 imag);
82
         write (outline, space);
         write(outline, element_2_real);
84
         write(outline, space);
         write(outline, element_2_imag);
86
         write(outline, space);
         write(outline, element_3_real);
88
         write(outline, space);
         write(outline, element_3_imag);
90
         write(outline, space);
         write(outline, element_4_real);
92
         write(outline, space);
         write(outline, element_4_imag);
94
         write (outline, space);
         write(outline, element_5_real);
         write(outline, space);
         write(outline, element_5_imag);
98
         write(outline, space);
         write (outline, element 6 real);
100
         write (outline, space);
         write (outline, element 6 imag);
102
         write (outline, space);
         write(outline, element_7_real);
104
         write (outline, space);
         write(outline, element_7_imag);
         write(outline, space);
         write(outline, element_8_real);
108
         write (outline, space);
         write(outline, element_8_imag);
110
         writeline (outfile, outline);
112
       end loop;
114
       write_done <= '1';</pre>
```

```
file_close(outfile);
—end if;

end process;
end bhv;
```

Listing 8.14: Ergebnis-Matrix in Textdatei schreiben

```
library IEEE;
  use ieee.std_logic_1164.all;
  use ieee.std_logic_arith.all;
  library STD; — for writing text file
  use STD.TEXTIO.ALL;
  use ieee.std_logic_textio.all;
  library work;
  use work.all;
  use datatypes.all;
  use constants.all;
14
  entity write_test_tb is
  end entity write_test_tb;
  architecture bhv of write_test_tb is
20
    signal clk
                         : bit;
    signal loaded
                         : bit;
22
    signal result_ready : bit;
    signal write_done
                        : bit;
24
    signal loop_running : bit;
26
    signal loop_number : signed(2 downto 0);
    signal input_real
                        : t_2d_array;
    signal input_imag : t_2d_array;
28
    signal output
                         : std_logic_vector(bit_width_extern-1 downto 0);
30
    component read_input_matrix
      port(
32
             clk
                        : in bit;
                        : out bit;
             loaded
34
            input_real : out t_2d_array;
            input\_imag : out t\_2d\_array
36
          );
    end component;
38
    component write_results
      port(
           result_ready : in bit;
42
            result_real : in t_2d_array;
           result_imag : in t_2d_array;
44
           write_done
                         : out bit;
           loop_number : out signed(2 downto 0);
46
           loop_running : out bit;
                         : out std_logic_vector(bit_width_extern-1 downto 0)
48
           output
           );
    end component;
```

```
begin
52
     mat : read_input_matrix
54
       port map(
                  clk
                               => clk,
56
                  loaded
                               => loaded,
                  input_real => input_real,
58
                  input_imag => input_imag
                 );
60
     write : write_results
62
       port map(
                  result_ready => result_ready,
result_real => input_real,
result_imag => input_imag,
64
66
                  write_done
                                 => write_done,
                  loop_number => loop_number,
                  loop_running => loop_running,
                                  => output
                  output
70
                 );
72
     result_ready <= loaded after 20 ns;
                     <= not clk after 10 ns;
74
  end bhv;
```

Listing 8.15: Testbensch für das schreiben in eine Textdatei

```
library IEEE;
  use IEEE.STD_LOGIC_1164.ALL;
  use ieee.numeric_std.all;
  library work;
  use work. all;
  use datatypes.all;
  use constants.all;
  library STD; — for reading text file
  use STD.TEXTIO.ALL;
  use ieee.std_logic_textio.all;
14
  entity dft8optimiert is
  port (
       clk
                      : in
                            bit;
16
       nReset
                      : in
                            bit;
       loaded
                      : in
                            bit;
                      : in
       input_real
                            t_2d_array;
                      : in
       input_imag
                            t_2d_array;
20
                     : out t_2d_array;
       result_real
       result_imag
                     : out t_2d_array;
22
       result_ready : out bit;
       idft
                      : in bit;
24
                     : out t_dft8_states;
26
       element_out : out unsigned(5 downto 0);
       dft_1d_2d_out : out bit
  end dft8optimiert;
```

```
30
32 architecture arch of dft8optimiert is
    signal dft_state , next_dft_state : t_dft8_states;
  begin
38
    FSM_TAKT: process(clk)
    begin
40
      if clk='1' and clk'event then
         dft_state <= dft_state;</pre>
42
         state_out <= dft_state;
         if nReset='0' then
44
           dft_state <= idle;
           state_out <= idle;
         elsif loaded = '0' then
           dft_state <= idle;</pre>
           state_out <= idle;
         elsif loaded='1' and dft_state = idle then
50
           dft_state <= twiddle_calc;</pre>
           state_out <= twiddle_calc;
52
           dft state <= next dft state;
54
           state_out <= next_dft_state;
        end if;
56
      end if;
    end process;
58
60
    FSM_KOMB: process(dft_state)
      --constant twiddle_coeff : signed(bit_width_adder-1 downto 0) :=
62
      "0001011010100";
      variable twiddle_coeff : signed(16 downto 0) := "000101101010000001";
64
      variable mult_re, mult_im : signed(bit_width_multiplier-1 downto 0);
      variable W_row, I_col : integer;
      variable dft_1d_real, dft_1d_imag : t_2d_array;
68
      variable matrix_real, matrix_imag : t_2d_array;
      variable temp_re, temp_im : t_ld_array6_13bit;
70
      variable temp14bit_re, temp14bit_im : signed(bit_width_adder downto 0);
                            : bit:
      variable dft 1d 2d
72
                             : unsigned(5 downto 0) := "0000000";
      variable element
74
      variable row_col_idx : integer := 0;
76
      variable LineBuffer: LINE;
78
80
    begin
        - Flip-Flops
82
           - werden das 1. Mal sich selbst zu gewiesen, bevor sie einen Wert haben!
      result ready <= '0';
84
                    := element;
      element
      dft_1d_2d
                    := dft_1d_2d;
86
```

```
temp_re
                   := temp_re;
      temp_im
                   := temp_im;
88
                   := mult_re;
      mult_re
                   := mult_im;
90
      mult_im
       dft_1d_real
                  := dft_ld_real;
       dft_1d_imag := dft_1d_imag;
92
       matrix_real
                  := matrix_real;
       matrix_imag := matrix_imag;
       dft_1d_2d_out \le dft_1d_2d;
96
       — Die Matrix hat 64 Elemente -> 2^6=64 -> 6-Bit Vektor passt genau. Ueberlauf =
98
       1. Element vom n chsten Durchlauf.
        - Der Elemente-Vektor kann darueber hinaus in vordere Haelfte = Zeile und
      hintere Haelfte = Spalte augeteilt werden.
100
       — So laesst sich auch ein Matrix-Element mit zwei Indizes ansprechen:
        - Bei der IDFT sind die Zeilen 1 und 7, 2 und 6, 3 und 5 vertauscht. 1 und 4
      bleiben wie sie sind.
      104
      Matrix als Zeilen-, bei der Zwischen- und
                                                      — Ausgangsmatrix als
      Spaltenindex verwendet.
106
       if idft = '1' then
         if row_col_idx = 0 then
108
          W row := 0;
         else
110
          W_row := 8-row_col_idx; — Twiddlefaktor-Matrix
112
        end if;
        W_row := row_col_idx; -- Twiddlefaktor-Matrix
114
      end if;
116
       I col := to integer(element(2 downto 0)); -- Input-Matrix
118
       if element = "000000" then
120
         if dft_1d_2d = '0' then
          matrix_real := input_real;
122
          matrix_imag := input_imag;
124
          matrix real := dft 1d real;
          matrix_imag := dft_ld_imag;
126
        end if;
      end if:
128
       case dft_state is
        when idle =>
132
          next_dft_state <= twiddle_calc;</pre>
134
        when twiddle_calc => -- dft_state_out = 1
          - Mit resize werden die 12 Bit Eingangswerte vorzeichengerecht auf 13 Bit
136
      erweitert, um um die richtige Groesse zu haben.
            - Bei der Addition muessen die Summanden die gleiche Bit-Breite wie der
      Ergebnis-Vektor haben.
```

```
case W_row is
138
                       - Die Faktoren (Koeffizienten) der Twiddlefaktor-Matrix W lassen sich
            ueber \exp(i*2*pi*[0:7]'*[0:7]/8) berechnen.
                          - 1. Zeile aus W -> nur Additionen
140
                       when 0 \Rightarrow
                                — Die 1. Zeile aus W besteht nur aus den Faktoren (1+j0). Daraus
142
            resultiert, dass die rellen
                                 - und die imaginaeren Werte der Eingangs-Matrix unabhaengig von
            einander aufsummiert werden.
                              -- Real
144
                              temp_re(0) := resize(matrix_real(0)(I_col), bit_width_adder) + resize(
            matrix_real(1)(I_col), bit_width_adder);
                              temp_re(1) := resize(matrix_real(2)(I_col), bit_width_adder) + resize(
146
            matrix_real(3)(I_col), bit_width_adder);
                              temp_re(2) := resize(matrix_real(4)(I_col), bit_width_adder) + resize(
            matrix_real(5)(I_col), bit_width_adder);
                              temp_re(3) := resize(matrix_real(6)(I_col), bit_width_adder) + resize(
148
            matrix_real(7)(I_col), bit_width_adder);
                                 - Imag
                              temp_im(0) := resize(matrix_imag(0)(I_col), bit_width_adder) + resize(
150
           matrix_imag(1)(I_col), bit_width_adder);
                              temp_im(1) := resize(matrix_imag(2)(I_col), bit_width_adder) + resize(
           matrix_imag(3)(I_col), bit_width_adder);
                              temp_im(2) := resize(matrix_imag(4)(I_col), bit_width_adder) + resize(
152
           matrix imag(5)(I col), bit width adder);
                              temp_im(3) := resize(matrix_imag(6)(I_col), bit_width_adder) + resize(
            matrix_imag(7)(I_col), bit_width_adder);
                       - 2. Zeile aus W besteht aus den Faktoren
156
                       -- 0: ( 1.00000 + 0.00000i), 1: ( 0.70711 + 0.70711i), 2: (0.00000 +
            1.00000i), 3: (-0.70711 + 0.70711i),
                         -4: (-1.00000 + 0.00000i), 5: (-0.70711 - 0.70711i), 6: (0.00000 -
158
            1.00000i), 7: ( 0.70711 - 0.70711i)
                       — Wegen der Faktoren (+/-0.70711 +/-0.70711i) haben die geraden Zeilen (
160
            beginnend bei 1) 12 statt 8 Subtraktionen
                       - Zunaechst werden die Werte aufsummiert, die mit dem Faktor 1 "
            multipliziert" werden muessen.
                       — Dann werden die Werte aufsummiert, die mit 0,70711 multipliziert werden
162
             muessen. Um sowohl den Quelltext und
                       - insbesondere auch den Platzbedarf auf dem Chip klein zuhalten, wird die
              Multiplikation auf die Summe aller und
                       - nicht auf die einzelnen Werte angewandt.
164
                       — Da immer genau die Haelfte der Faktoren positiv und die andere negativ
            ist, werden die Eingangswerte so sortiert,

    dass keine Negationen noetig sind.

166
                       when 1 =>
                                Real
                              temp_re(0) := resize(matrix_real(0)(I_col), bit_width_adder) - resize(
            matrix_real(4)(I_col), bit_width_adder);
                              temp_re(1) := resize(matrix_imag(2)(I_col), bit_width_adder) - resize(
170
            matrix_imag(6)(I_col), bit_width_adder);
                                 - MultPart
                              temp\_re(2) \ := \ resize(matrix\_real(1)(I\_col), \ bit\_width\_adder) \ - \ resize(matrix\_real(1)(I\_col), \ bit\_width\_adde
172
            matrix_real(3)(I_col), bit_width_adder);
                              temp_re(3) := resize(matrix_imag(1)(I_col), bit_width_adder) - resize(
            matrix_imag(7)(I_col), bit_width_adder);
```

```
temp_re(4) := resize(matrix_imag(3)(I_col), bit_width_adder) - resize(
174
            matrix_real(5)(I_col), bit_width_adder);
                               temp_re(5) := resize(matrix_real(7)(I_col), bit_width_adder) - resize(
            matrix_imag(5)(I_col), bit_width_adder);
176
                               temp_im(0) := resize(matrix_imag(0)(I_col), bit_width_adder) - resize(
            matrix_real(2)(I_col), bit_width_adder);
                               temp_im(1) := resize(matrix_real(6)(I_col), bit_width_adder) - resize(
178
            matrix_imag(4)(I_col), bit_width_adder);
                                  - MultPart
                               temp_im(2) := resize(matrix_imag(1)(I_col), bit_width_adder) - resize(
180
            matrix_real(1)(I_col), bit_width_adder);
                               temp_im(3) := resize(matrix_real(5)(I_col), bit_width_adder) - resize(
            matrix_real(3)(I_col), bit_width_adder);
                               temp_im(4) := resize(matrix_real(7)(I_col), bit_width_adder) - resize(
182
            matrix_imag(3)(I_col), bit_width_adder);
                               temp_im(5) := resize(matrix_imag(7)(I_col), bit_width_adder) - resize(
            matrix_imag(5)(I_col), bit_width_adder);
                         3. Zeile aus W
                        - 0: (1.00000 + 0.00000i), 1: (0.00000 + 1.00000i), 2: (-1.00000 + 1.00000i)
186
            0.00000i), 3: (-0.00000 - 1.00000i),
                           -4: (1.00000 - 0.00000i), 5: (0.00000 + 1.00000i), 6: (-1.00000 + 1.00000i)
            0.00000i), 7: (-0.00000 - 1.00000i)
                       when 2 =>
188
                               temp_re(0) := resize(matrix_real(0)(I_col), bit_width_adder) - resize(
190
            matrix_real(2)(I_col), bit_width_adder);
                               temp_re(1) := resize(matrix_imag(1)(I_col), bit_width_adder) - resize(
            matrix_imag(3)(I_col), bit_width_adder);
                               temp_re(2) := resize(matrix_real(4)(I_col), bit_width_adder) - resize(
192
            matrix_real(6)(I_col), bit_width_adder);
                               temp_re(3) := resize(matrix_imag(5)(I_col), bit_width_adder) - resize(
            matrix_imag(7)(I_col), bit_width_adder);
                                —Imag
194
                               temp im(0) := resize(matrix imag(0)(I col), bit width adder) - resize(
            matrix_real(1)(I_col), bit_width_adder);
                               temp_im(1) := resize(matrix_real(3)(I_col), bit_width_adder) - resize(
            matrix_imag(2)(I_col), bit_width_adder);
                               temp_im(2) := resize(matrix_imag(4)(I_col), bit_width_adder) - resize(
            matrix_real(5)(I_col), bit_width_adder);
                               temp_im(3) := resize(matrix_real(7)(I_col), bit_width_adder) - resize(
198
            matrix_imag(6)(I_col), bit_width_adder);
                       - 4. Zeile aus W
200
                          - 0: ( 1.00000 + 0.00000i), 1: (-0.70711 + 0.70711i), 2: (-0.00000 -
            1.00000i), 3: ( 0.70711 + 0.70711i)
                           -4: (-1.00000 + 0.00000i), 5: (0.70711 - 0.70711i), 6: (0.00000 +
202
            1.00000i), 7: (-0.70711 - 0.70711i)
                       when 3 =>
                                  Real
204
                               temp_re(0) := resize(matrix_real(0)(I_col), bit_width_adder) - resize(
            matrix_imag(2)(I_col), bit_width_adder);
                               temp\_re(1) := resize(matrix\_imag(6)(I\_col), bit\_width\_adder) - resize(matrix\_imag(6)
206
            matrix_real(4)(I_col), bit_width_adder);
                                 -MultPart
                               temp_re(2) := resize(matrix_imag(1)(I_col), bit_width_adder) - resize(
208
            matrix_real(1)(I_col), bit_width_adder);
```

```
temp_re(3) := resize(matrix_real(3)(I_col), bit_width_adder) - resize(
      matrix_imag(5)(I_col), bit_width_adder);
                 temp_re(4) := resize(matrix_imag(3)(I_col), bit_width_adder) - resize(
210
      matrix_imag(7)(I_col), bit_width_adder);
                 temp_re(5) := resize(matrix_real(5)(I_col), bit_width_adder) - resize(
       matrix_real(7)(I_col), bit_width_adder);
212
                  Imag
                 temp_im(0) := resize(matrix_imag(0)(I_col), bit_width_adder) - resize(
214
      matrix_imag(4)(I_col), bit_width_adder);
                 temp_im(1) := resize(matrix_real(2)(I_col), bit_width_adder) - resize(
       matrix_real(6)(I_col), bit_width_adder);
                  -MultPart
216
                 temp_im(2) := resize(matrix_imag(3)(I_col), bit_width_adder) - resize(
       matrix_real(1)(I_col), bit_width_adder);
218
                 temp_im(3) := resize(matrix_real(5)(I_col), bit_width_adder) - resize(
       matrix_imag(1)(I_col), bit_width_adder);
                 temp_im(4) := resize(matrix_imag(5)(I_col), bit_width_adder) - resize(
       matrix_real(3)(I_col), bit_width_adder);
                 temp_im(5) := resize(matrix_real(7)(I_col), bit_width_adder) - resize(
220
      matrix_imag(7)(I_col), bit_width_adder);
             - 5. Zeile
222
              - 0: (1.00000 + 0.00000i), 1: (-1.00000 + 0.00000i), 2: (1.00000 - 0.00000i)
       0.00000i), 3: (-1.00000 + 0.00000i),
              -4:(1.00000-0.00000i), 5:(-1.00000+0.00000i), 6:(1.00000-0.00000i)
224
       0.00000i), 7: (-1.00000 + 0.00000i)
             when 4 =>
                  - Real
                 temp_re(0) := resize(matrix_real(0)(I_col), bit_width_adder) - resize(
       matrix_real(1)(I_col), bit_width_adder);
                 temp_re(1) := resize(matrix_real(2)(I_col), bit_width_adder) - resize(
228
       matrix_real(3)(I_col), bit_width_adder);
                 temp_re(2) := resize(matrix_real(4)(I_col), bit_width_adder) - resize(
       matrix_real(5)(I_col), bit_width_adder);
                 temp_re(3) := resize(matrix_real(6)(I_col), bit_width_adder) - resize(
230
       matrix_real(7)(I_col), bit_width_adder);
                 temp_im(0) := resize(matrix_imag(0)(I_col), bit_width_adder) - resize(
       matrix_imag(1)(I_col), bit_width_adder);
                 temp_im(1) := resize(matrix_imag(2)(I_col), bit_width_adder) - resize(
       matrix_imag(3)(I_col), bit_width_adder);
                 temp_im(2) := resize(matrix_imag(4)(I_col), bit_width_adder) - resize(
234
      matrix imag(5)(I col), bit width adder);
                 temp_im(3) := resize(matrix_imag(6)(I_col), bit_width_adder) - resize(
      matrix imag(7)(I col), bit width adder);
236
             - 6. Zeile
              - 0: ( 1.00000 + 0.00000i), 1: (-0.70711 - 0.70711i), 2: ( 0.00000 +
238
       1.00000i), 3: ( 0.70711 - 0.70711i),
              - 4: (-1.00000 + 0.00000i) 5: ( 0.70711 + 0.70711i), 6: (-0.00000 -
       1.00000i), 7: (-0.70711 + 0.70711i)
             when 5 =>
240
                  Real
                 temp_re(0) := resize(matrix_real(0)(I_col), bit_width_adder) - resize(
242
       matrix_real(4)(I_col), bit_width_adder);
                 temp_re(1) := resize(matrix_imag(2)(I_col), bit_width_adder) - resize(
       matrix_imag(6)(I_col), bit_width_adder);
```

```
---MultPart
244
                                             temp_re(2) := resize(matrix_real(3)(I_col), bit_width_adder) - resize(
                  matrix_real(1)(I_col), bit_width_adder);
                                             temp_re(3) := resize(matrix_real(5)(I_col), bit_width_adder) - resize(
246
                  matrix_imag(1)(I_col), bit_width_adder);
                                             temp_re(4) := resize(matrix_imag(5)(I_col), bit_width_adder) - resize(
                  matrix_imag(3)(I_col), bit_width_adder);
                                             temp_re(5) := resize(matrix_imag(7)(I_col), bit_width_adder) - resize(
                  matrix_real(7)(I_col), bit_width_adder);
                                                - Imag
                                             temp_im(0) := resize(matrix_imag(0)(I_col), bit_width_adder) - resize(
250
                  matrix_real(2)(I_col), bit_width_adder);
                                             temp\_im(1) := resize(matrix\_real(6)(I\_col), bit\_width\_adder) - resize(matrix\_real(6)
                  matrix_imag(4)(I_col), bit_width_adder);
                                                 -MultPart
252
                                             temp_im(2) := resize(matrix_real(1)(I_col), bit_width_adder) - resize(
                  matrix_imag(1)(I_col), bit_width_adder);
254
                                             temp_im(3) := resize(matrix_real(3)(I_col), bit_width_adder) - resize(
                  matrix_real(5)(I_col), bit_width_adder);
                                             temp_im(4) := resize(matrix_imag(3)(I_col), bit_width_adder) - resize(
                  matrix_real(7)(I_col), bit_width_adder);
                                             temp\_im(5) \ := \ resize(matrix\_imag(5)(I\_col), \ bit\_width\_adder) \ - \ resize(matrix\_imag(5)(I\_col), \ bit\_width\_adde
256
                  matrix_imag(7)(I_col), bit_width_adder);
                                  - 7. Zeile
258
                                  - 0: (1.00000 + 0.00000i), 1: (-0.00000 - 1.00000i), 2: (-1.00000 + 0.0000i)
                  0.00000i), 3: ( 0.00000 + 1.00000i),
                                      -4: (1.00000 - 0.00000i), 5: (-0.00000 - 1.00000i), 6: (-1.00000 + 0.00000i)
260
                  0.00000i), 7: (-0.00000 + 1.00000i)
                                  when 6 =>
                                               Real
262
                                             temp_re(0) := resize(matrix_real(0)(I_col), bit_width_adder) - resize(
                  matrix_imag(1)(I_col), bit_width_adder);
                                             temp_re(1) := resize(matrix_imag(3)(I_col), bit_width_adder) - resize(
264
                  matrix_real(2)(I_col), bit_width_adder);
                                             temp re(2) := resize(matrix real(4)(I col), bit width adder) - resize(
                  matrix_imag(5)(I_col), bit_width_adder);
                                             temp_re(3) := resize(matrix_imag(7)(I_col), bit_width_adder) - resize(
                  matrix_real(6)(I_col), bit_width_adder);
                                             temp_im(0) := resize(matrix_imag(0)(I_col), bit_width_adder) - resize(
268
                  matrix_imag(2)(I_col), bit_width_adder);
                                             temp_im(1) := resize(matrix_real(1)(I_col), bit_width_adder) - resize(
                  matrix real(3)(I col), bit width adder);
                                             temp_im(2) := resize(matrix_imag(4)(I_col), bit_width_adder) - resize(
270
                  matrix imag(6)(I col), bit width adder);
                                             temp_im(3) := resize(matrix_real(5)(I_col), bit_width_adder) - resize(
                  matrix_real(7)(I_col), bit_width_adder);
                                  - 8. Zeile
                                      -0: ( 1.00000 + 0.00000i), 1: ( 0.70711 - 0.70711i), 2: (-0.00000 - 0.00000i)
274
                  1.00000i), 3: (-0.70711 - 0.70711i),
                                     -4: (-1.00000 + 0.00000i), 5: (-0.70711 + 0.70711i), 6: (-0.00000 + 0.00000i)
                  1.00000i), 7: ( 0.70711 + 0.70711i)
                                  when 7 =>
276
                                                  - Real
                                             temp re(0) := resize(matrix real(0)(I col), bit width adder) - resize(
278
                  matrix_imag(2)(I_col), bit_width_adder);
```

```
temp_re(1) := resize(matrix_imag(6)(I_col), bit_width_adder) - resize(
       matrix_real(4)(I_col), bit_width_adder);
                 ---MultPart
280
                 temp_re(2) := resize(matrix_real(1)(I_col), bit_width_adder) - resize(
       matrix_imag(1)(I_col), bit_width_adder);
                 temp_re(3) := resize(matrix_imag(5)(I_col), bit_width_adder) - resize(
282
       matrix_real(3)(I_col), bit_width_adder);
                 temp_re(4) := resize(matrix_real(7)(I_col), bit_width_adder) - resize(
       matrix_imag(3)(I_col), bit_width_adder);
                 temp_re(5) := resize(matrix_imag(7)(I_col), bit_width_adder) - resize(
2.84
       matrix_real(5)(I_col), bit_width_adder);
                  Imag
                 temp_im(0) := resize(matrix_imag(0)(I_col), bit_width_adder) - resize(
286
       matrix_imag(4)(I_col), bit_width_adder);
                 temp_im(1) := resize(matrix_real(2)(I_col), bit_width_adder) - resize(
       matrix_real(6)(I_col), bit_width_adder);
288
                   -MultPart
                 temp_im(2) := resize(matrix_real(1)(I_col), bit_width_adder) - resize(
       matrix_imag(3)(I_col), bit_width_adder);
                 temp_im(3) := resize(matrix_imag(1)(I_col), bit_width_adder) - resize(
290
       matrix_real(5)(I_col), bit_width_adder);
                 temp_im(4) := resize(matrix_real(3)(I_col), bit_width_adder) - resize(
       matrix_imag(5)(I_col), bit_width_adder);
                 temp_im(5) := resize(matrix_imag(7)(I_col), bit_width_adder) - resize(
292
       matrix_real(7)(I_col), bit_width_adder);
             when others => element := element; — "dummy arbeit", es sind bereits alle
294
        Faelle abgedeckt!
           end case;
296
           next_dft_state <= additions_stagel;</pre>
298
         when additions_stage1 => -- dft_state_out = 2
300
            - Es wird vor jeder Addition ein Bitshift auf die Summanden angewandt, um
302
       den Wertebereich der Speichervariable beim zurueckschreiben nicht zu
       ueberschreiten (1. Mal)
           Zeilen 1, 3, 5, 7 (ungerade) aufsummieren (bzw. 0(000XXX), 2(010XXX),
       4(100XXX), 6(110XXX) beginnend bei 0)
           if element(3) = '0' then
306
308
             temp_re(0) := resize(temp_re(0)(bit_width_adder-1 downto 1),
310
       bit_width_adder) + resize(temp_re(1)(bit_width_adder-1 downto 1),
       bit width adder);
             temp_re(1) := resize(temp_re(2)(bit_width_adder-1 downto 1),
       bit_width_adder) + resize(temp_re(3)(bit_width_adder-1 downto 1),
       bit_width_adder);
               Imag
312
             temp_im(0) := resize(temp_im(0)(bit_width_adder-1 downto 1),
       bit_width_adder) + resize(temp_im(1)(bit_width_adder-1 downto 1),
       bit width_adder);
             temp im(1) := resize(temp im(2)(bit width adder-1 downto 1),
314
       bit_width_adder) + resize(temp_im(3)(bit_width_adder-1 downto 1),
```

```
bit_width_adder);
           else
              – gerade Zeilen aus W
316
             -- Real
             ---ConstPart
318
             temp_re(0) := resize(temp_re(0)(bit_width_adder-1 downto 1),
       bit_width_adder) + resize(temp_re(1)(bit_width_adder-1 downto 1),
       bit_width_adder);
              -MultPart
320
             temp_re(2) := resize(temp_re(2)(bit_width_adder-1 downto 1),
       bit_width_adder) + resize(temp_re(3)(bit_width_adder-1 downto 1),
       bit_width_adder);
             temp_re(4) := resize(temp_re(4)(bit_width_adder-1 downto 1),
322
       bit_width_adder) + resize(temp_re(5)(bit_width_adder-1 downto 1),
       bit_width_adder);
              – Imag
             ---ConstPart
             temp_im(0) := resize(temp_im(0)(bit_width_adder-1 downto 1),
       bit_width_adder) + resize(temp_im(1)(bit_width_adder-1 downto 1),
       bit width adder);
              -MultPart
326
             temp_im(2) := resize(temp_im(2)(bit_width_adder-1 downto 1),
       bit_width_adder) + resize(temp_im(3)(bit_width_adder-1 downto 1),
       bit_width_adder);
             temp im(4) := resize(temp im(4)(bit width adder-1 downto 1),
328
       bit_width_adder) + resize(temp_im(5)(bit_width_adder-1 downto 1),
       bit_width_adder);
           end if:
330
           next_dft_state <= additions_stage2;</pre>
332
         when additions stage2 => — dft state out = 3
334
           — Es wird vor jeder Addition ein Bitshift auf die Summanden angewandt, um
      den Wertebereich der Speichervariable nicht zu ueberschreiten (2. Mal)
           — Zusaetzlich wird wird beim Zuweisen der ungeraden Zeilen an die 1D-DFT-
336
       Matrix zwei wweitere Male geshiftet.
           — 1 Mal, um den Wertebereich der 1D- bzw. 2D-DFT-Matrix klein genug zu
       halten, ein weiteres Mal, um gleich oft wie bei den geraden Zeilen zu shiften
           — Zeilen 1, 3, 5, 7 (wie oben)
           if element(3) = '0' then
340
342
               temp_re(0) := resize(temp_re(0)(bit_width_adder-1 downto 1),
       bit_width_adder) + resize(temp_re(1)(bit_width_adder-1 downto 1),
       bit_width_adder);
                Imag
344
               temp_im(0) := resize(temp_im(0)(bit_width_adder-1 downto 1),
       bit_width_adder) + resize(temp_im(1)(bit_width_adder-1 downto 1),
       bit_width_adder);
346
                - Hier werden die Bits um 2 Stellen nach rechts geschoben, damit die
       Werte mit den Zeilen 2, 4, 6, 8 vergleichbar sind. Dort wird insgesamt gleich
                - oft geshiftet, aber auch lx mehr aufaddiert.
348
               if dft_1d_2d = '0' then
                   dft 1d real(I col)(row col idx) := resize(temp re(0)(bit width adder
350
      -1 downto 2), bit_width_extern);
```

```
dft_ld_imag(I_col)(row_col_idx) := resize(temp_im(0)(bit_width_adder
       -1 downto 2), bit_width_extern);
               else
352
                    result_real(I_col)(row_col_idx) <= resize(temp_re(0)(bit_width_adder
       -1 downto 2), bit_width_extern);
                    result_imag(I_col)(row_col_idx) <= resize(temp_im(0)(bit_width_adder
354
       -1 downto 2), bit_width_extern);
               end if:
356
               element := element+1;
               element_out <= element;</pre>
358

    naechster Zustand

360
               next_dft_state <= twiddle_calc;</pre>
362
           else
                 - Real
               temp_re(2) := resize(temp_re(2)(bit_width_adder-1 downto 1),
       bit_width_adder) + resize(temp_re(4)(bit_width_adder-1 downto 1),
       bit_width_adder);
366
               temp im(2) := resize(temp im(2)(bit width adder-1 downto 1),
368
       bit_width_adder) + resize(temp_im(4)(bit_width_adder-1 downto 1),
       bit width adder);

    naechster Zustand

370
               next dft state <= const mult;</pre>
           end if:
374
         when const_mult => -- dft_state_out = 4
376
           — Der Zielvektor der Multiplikation ist 26 Bit breit, die beiden
       Multiplikanten sind mit je 13 Bit wie gefordert halb so breit.
378
            - Zeilen 2, 4, 6, 8 (vergleichbar mit oben)
           mult_re := temp_re(2) * twiddle_coeff(16 downto 16-(bit_width_adder-1));
           mult_im := temp_im(2) * twiddle_coeff(16 downto 16-(bit_width_adder-1));
           next_dft_state <= additions_stage3;</pre>
384
         when additions_stage3 => -- dft_state_out = 5
386
             – Die vordersten 12 Bit des Multiplikationsergebnisses werden verwendet und
388
        um 1 Bit nach rechts geshiftet, damit der Wert halbiert wird und der Zielvektor
        spaeter keinen Ueberlauf hat.
            - Um wieder die vollen 13 Bit zu erhalten, wird die resize-Funktion
       verwendet.
           -- Real
390
           temp14bit_re := resize(mult_re(bit_width_multiplier-4 downto
392
       bit_width_multiplier-4-bit_width_extern), bit_width_adder+1) + resize(temp_re(0)
       (bit_width_adder-1 downto 1), bit_width_adder+1);
           temp_re(0) := temp14bit_re(bit_width_adder downto 1);
394
           — Imag
```

```
temp14bit_im := resize(mult_im(bit_width_multiplier-4 downto
396
       bit_width_multiplier-4-bit_width_extern), bit_width_adder+1) + resize(temp_im(0)
       (bit_width_adder-1 downto 1), bit_width_adder+1);
           temp_im(0) := temp14bit_im(bit_width_adder downto 1);
398
            if dft_1d_2d = '0' then
              dft_1d_real(I_col)(row_col_idx) := temp_re(0)(bit_width_adder-1 downto 1);
              dft_ld_imag(I_col)(row_col_idx) := temp_im(0)(bit_width_adder-1 downto 1);
            else
402
              result_real(I_col)(row_col_idx) <= temp_re(0)(bit_width_adder-1 downto 1);</pre>
              result_imag(I_col)(row_col_idx) <= temp_im(0)(bit_width_adder-1 downto 1);</pre>
404
           end if;
406
            if element = 63 then
              if dft_1d_2d = '1' then
408
                next_dft_state <= set_ready_bit;</pre>
                -report "Bitbreite der Eingangswerte ist " &integer'image(
       bit_width_extern);
                  -write(LineBuffer, std_logic_vector(twiddle_coeff(16 downto 16-(
412
       bit_width_adder-1))));
                 -writeline(output, LineBuffer);
              else
414
                next_dft_state <= twiddle_calc;</pre>
              end if;
416
              dft_1d_2d := not dft_1d_2d;
              dft_1d_2d_out \le dft_1d_2d;
418
           end if;
420
           element := element+1;
422
           element_out <= element;</pre>
424
         when set_ready_bit =>
426
           result ready <= '1';
           next_dft_state <= twiddle_calc;</pre>
428
         when others => next_dft_state <= twiddle_calc;</pre>
       end case;
432
     end process;
434
   end arch:
```

Listing 8.16: Berechnung der 2D-DFT

```
library ieee;
use ieee.std_logic_1164.all;
use ieee.numeric_std.all;
library work;
use work.all;
use constants.all;
use datatypes.all;

entity dft8optimiert_top is
— port(
— result_real : out t_2d_array;
```

```
12
              result_imag : out t_2d_array
             );
  end entity dft8optimiert_top;
14
16 architecture arch of dft8optimiert_top is
     signal nReset
                           : bit;
     signal clk
                           : bit;
     signal input_real
                           : t_2d_array;
20
     signal input_imag
                           : t_2d_array;
    signal result_real
                           : t_2d_array;
22
    signal result_imag
                           : t_2d_array;
    signal loaded
                           : bit;
24
     signal result_ready
                           : bit;
26
     signal write_done
                           : bit;
                           : bit := '0';
     signal idft
28
     signal state_out
                           : t_dft8_states;
    signal element_out
                           : unsigned(5 downto 0);
30
    signal dft_1d_2d_out : bit;
32
    component dft8optimiert
34
       port(
             clk
                            : in
                                   bit;
36
             nReset
                            : in
                                   bit;
             loaded
                            : in
                                   bit;
38
             input_real
                            : in
                                  t_2d_array;
40
             input_imag
                            : in t_2d_array;
             result_real
                            : out t_2d_array;
                            : out t_2d_array;
             result_imag
42
             result_ready
                            : out bit;
             idft
                             : in bit;
44
                            : out t_dft8_states;
             state_out
             element out
                           : out unsigned(5 downto 0);
46
             dft 1d 2d out : out bit
48
    end component;
50
    component read_input_matrix
52
       port (
             clk
                         : in bit;
54
                         : out bit:
             loaded
             input_real : out t_2d_array;
56
             input imag: out t 2d array
           );
58
    end component;
60
    component write_results
62
       port(
             result_ready : in bit;
64
             result_real : in t_2d_array;
result_imag : in t_2d_array;
66
             write done
                           : out bit
           );
68
    end component;
```

```
70
     begin
72
       dft: dft8optimiert
         port map(
                                  => nReset,
                    nReset
                                  => clk,
                    clk
                    loaded
                                  => loaded,
                    input_real
                                  => input_real,
78
                    input_imag
                                  => input_imag,
                    result_real
                                  => result_real,
80
                    result_imag
                                  => result_imag,
                    result_ready => result_ready,
82
                    idft
                                  \Rightarrow idft,
                    state_out
                                  => state_out,
84
                    element_out => element_out,
                    dft_1d_2d_out => dft_1d_2d_out
                  );
88
        mat : read_input_matrix
          port map(
90
                    clk
                                => clk,
                                => loaded,
                    loaded
92
                    input_real => input_real,
                    input_imag => input_imag
94
96
       write: write_results
98
         port map(
                   result_ready => result_ready,
                   result_real => result_real,
100
                   result_imag => result_imag,
                   write done
                                => write done
102
104
              <= not clk after 20 ns;
       nReset <= '1' after 40 ns;
106
  end arch;
```

Listing 8.17: Top-Level-Entität der 2D-DFT

# 8.7 Testumgebung

```
#!/bin/bash
matlab_script="binMat2decMat.m"

./simulate.sh && matlab -nojvm -nodisplay -nosplash -r $matlab_script
stty echo
```

Listing 8.18: Aufruf der Testumgebung, Vergleich von VHDL- und Matlab-Ergebnissen

tlab

```
#!/bin/bash
  # global settings
5 errormax=15
  worklib=worklib
  #testbench=top_level_tb
  testbench=dft8optimiert_top
  architecure=arch
  simulation time="1500ns"
11
13 # VHDL-files
  constant_declarations="constants.vhdl"
  datatype_declarations="datatypes.vhdl"
  main_entity="dft8optimiert.vhdl"
  top_level_entity="dft8_optimiert_top.vhdl"
19
  #top_level_testbench=
21
  embedded_entity_1="read_input_matrix.vhdl"
  embedded_entity_2="write_results.vhdl"
  constant_declarations=$directory$constant_declarations
  datatype_declarations=$directory$datatype_declarations
  function_declerations=$directory$function_declerations
29 main_entity=$directory$main_entity
  top_level_entity=$directory$top_level_entity
31 #top_level_testbench=$directory$top_level_testbench
  embedded_entity_1=$directory$embedded_entity_1
  embedded_entity_2=$directory$embedded_entity_2
37 # libs und logfiles
  cdslib="cds.lib"
  elab_logfile="ncelab.log"
  ncvhdl_logfile="nchvdl.log"
  ncsim_logfile="ncsim.log"
43
  cdslib=${base_dir}${work_dir}${cdslib}
  elab_logfile=${dirctory}${elab_logfile}
  ncvhdl_logfile=${ directory }${ ncvhdl_logfile }
  ncsim_logfile=${directory}${ncsim_logfile}
49
  ##
51
  ncvhdl \
53 –work $worklib \
  -cdslib $cdslib \
55 -logfile $ncvhdl_logfile \
  −errormax $errormax \
57 -update \
  -v93 \
```

```
−linedebug \
  $constant declarations \
  $datatype_declarations \
  $embedded_entity_1 \
  $embedded_entity_2 \
  $main_entity \
  $top_level_entity \
  #$top_level_testbench
  #-status \
  ncelab \
  –work $worklib \
  -cdslib $cdslib \
  -logfile $elab_logfile \
  −errormax $errormax \
  -access +wc \
  ${worklib}.${testbench}
  #-status \
  ncsim \
  -cdslib $cdslib \
  -logfile $ncsim_logfile \
  −errormax $errormax \
  ${worklib}.${testbench}:${architecure} \
  -input testRUN.tcl
  #-status \
87
  #ncvhdl -work worklib -cdslib /home/tlattmann/cadence/mat_mult/cds.lib -logfile /
     home/tlattmann/cadence/mat_mult/nchvdl.log -errormax 15 -update -v93 -linedebug
      /home/tlattmann/cadence/mat_mult/HDL/constants.vhdl /home/tlattmann/cadence/
      mat_mult/HDL/datatypes.vhdl /home/tlattmann/cadence/mat_mult/HDL/functions.vhdl
      /home/tlattmann/cadence/mat mult/HDL/read input matrix.vhdl /home/tlattmann/
      cadence/mat mult/HDL/write results.vhdl /home/tlattmann/cadence/mat mult/HDL/
      dft8optimiert.vhdl /home/tlattmann/cadence/mat_mult/HDL/dft8_optimiert_top.vhdl
     -status
  #ncelab -work worklib -cdslib /home/tlattmann/cadence/mat_mult/cds.lib -logfile /
     home/tlattmann/cadence/mat_mult/ncelab.log -errormax 15 -access +wc worklib.
      dft8optimiert_top -status
  #ncsim -cdslib /home/tlattmann/cadence/mat mult/cds.lib -logfile /home/tlattmann/
      cadence/mat_mult/ncsim.log -errormax 15 worklib.dft8_optimiert_top:arch -input
      testRUN.tcl -status
  #database -open waves -into waves.shm -default
  #probe -create -shm :clk :input_imag :input_real :loaded :mult_im_out :mult_re_out :
      multState_out :nReset :result_imag :result_ready :result_real :
      suml_stage1_3v6_re_out :suml_stage2_2v3_re_out :suml_stage2_3v3_re_out :
      suml_stage3_lvl_re_out :sum3_stagel_im_out :sum3_stagel_re_out :
      sum3_stage2_im_out :sum3_stage2_re_out :sum3_stage3_im_out :sum3_stage3_re_out :
      sum3_stage4_im_out :sum3_stage4_re_out :write_done
```

Listing 8.19: Simulations des VHDL-Quelltextes

## Listing 8.20: Dauer der Simulation

```
filename_2 = 'InputMatrix_komplex.txt';
filename_1 = 'Results.txt';
  delimiterIn = ' ';
  bit_width_extern = 13
  Input_bin = importdata(filename_2, delimiterIn);
  Input_bin_real = Input_bin(:,1:2:end);
  Input_bin_imag = Input_bin(:,2:2:end);
  Results_vhdl_bin = importdata(filename_1, delimiterIn);
  Results_vhdl_bin_real = Results_vhdl_bin(:,1:2:end);
  Results_vhdl_bin_imag = Results_vhdl_bin(:,2:2:end);
15
  Input_dec_imag = nan(8);
  Results_vhdl_dec_real = nan(8);
  Results_vhdl_dec_imag = nan(8);
  Result_octave_real_1d = nan(8);
  Result_octave_imag_1d = nan(8);
  a=fi(0,1,bit_width_extern,bit_width_extern-2);
25
  N = 8:
  for m = 1:N
27
    for n = 1:N
      a.bin=mat2str(Results_vhdl_bin_real(m,n),bit_width_extern);
29
      Results_vhdl_dec_real(m,n) = a.double;
31
      a.bin=mat2str(Results_vhdl_bin_imag(m,n),bit_width_extern);
      Results_vhdl_dec_imag(m,n) = a.double;
33
      a.bin=mat2str(Input_bin_real(m,n),bit_width_extern);
      Input_dec_real(m,n) = a.double;
35
      a.bin=mat2str(Input_bin_imag(m,n), bit_width_extern);
      Input_dec_imag(m,n) = a.double;
37
    end
  end
39
41
  Input_dec=Input_dec_real+li*Input_dec_imag;
43
45 |\text{TW}=\exp(-i*2*pi*[0:7]'*[0:7]/8);
47
  %Result octave 1d=TW*Input dec;
  %Result_octave_real_1d=real(Result_octave_1d.')/16
  %Result_octave_imag_ld=imag(Result_octave_ld)
  Result_octave=TW*Input_dec*TW.';
55 Result_octave=Result_octave./256;
```

```
Results_vhdl_dec_real
Result_octave_real=real(Result_octave)

Result_octave_imag=imag(Result_octave);
Results_vhdl_dec_imag;

diff_real=Result_octave_real-Results_vhdl_dec_real
diff_imag=Result_octave_imag-Results_vhdl_dec_imag;

quit
```

Listing 8.21: Berechnung der Differenzen der DFT in Matlab und VHDL