[출석인정용 과제]

1. Tri-state-buffer 의 작동원리 : Enable(En) , CLK, Write(WR) 이 모두 1이 되었을 때, 정상적으로 출력이 된다.

텍스트, 화이트보드이(가) 표시된 사진

자동 생성된 설명

사용용도 : chip-level-view 에서 여러 개의 칩들이 버스를 공유하고 있는데, 한 칩이 출력을 내보낼 때 다른 칩도 출력을 내보내면 출력이 엉망이 되게 된다. 따라서, Enable(EN) 신호로 한 칩이 출력을 내보내고 있을 때, 다른 칩의 출력을 통제하는 용도로 사용된다

[학점취득용 과제]

2. Modulo 16 Ripple counter를 설계, Timing Diagram 그리기

