TSPi Defects Injected Summary - Form SUMDI

For Actual

Name	นางสา	เววรัตน์ กะ	ะเสริม				Date	è	6 W.	ย. 2564								
Team	4						Instr	uctor	อ.อภิ	สิทธิ์ แสง	ใส							
Part/Level	Funct	ion					Cycl	e	2									
Phase	,		ection		Ç			view		pection						u		
stategy and Planning	Requirements	System Test Plan	Requirements Inspection	High-level Design	Integration Test Plan	HLD Inspection	Detailed Design	Detailed Design Review	Test Development	Detailed Design Inspection	Code	Code Review	Compile	Code Inspection	Unit Test	Build and Integration	System Test	
เพิ่มบริการ											7							
เพิ่ม						-		-	-		7	-		-				
ค่าบริการ																		
 ดูรายการ						-	-	-	-		-	-		-		·		
บริการ																		
แก้ไขข้อมูล		_		·		-	-	-										
บริการ																		
ลบบริการ		_																

Phase	Strategy and Planning	Requirements	System Test Plan	Requirements Inspection	High-level Design	Integration Test Plan	HLD Inspection	Detailed Design	Detailed Design Review	Test Development	Detailed Design Inspection		Code Review	Compile	Code Inspection	Unit Test	Build and Integration	System Test	
Parts	Stra	Req	Syst	Req	High	Inte	무	Deta	Deta	Test	Deta	Code	ρου	Con	PO O	Unit	Buil	Syst	
ดูข้อมูล																			
บริการ																			
เพิ่มตู้คอน												3			-				
เทนเนอร์																			
้ แก้ไขข้อมูล												3							
ตู้คอนเทน																			
เนอร์																			
 ดูรายการตู้												6							
คอนเทน																			
เนอร์																			
ดูข้อมูลตู้																			
คอนเทน																			
เนอร์																			
ดูรายชื่อ																		-	
ลูกค้า																			

Phase				Ē							ion								
	ng			ectio		۲			/iew		pect						Ę		
	Strategy and Planning		5	Requirements Inspection	r S	ntegration Test Plan		_	Detailed Design Review	ent	Detailed Design Inspection				C		Build and Integration		
	d Pl	nts	System Test Plan	nts I	High-level Design	Les.	HLD Inspection	Detailed Design	esign	Fest Development	esign		Ž.		Code Inspection		nteg	#	
	y an	Requirements	ě	eme	vel	tion	spec	Ď Q	ğ Q	evelo	Ď Q		Code Review	Φį	nspe	st	nd I	System Test	
	ateg	quire	item	quire	h-le	egra	<u>:</u>	taile	taile	st De	taile	de	de F	Compile	de =	Unit Test	ild a	stem	
Parts	Str	<u>R</u>		- Re	_ <u>∺</u>	<u></u>		De	_ Oe	_ <u></u>	De	Code	<u> </u>	ပိ	8	<u>5</u>	Bu	<u>S</u>	
ดูข้อมูล												3							
ลูกค้า																			
เพิ่มลูกค้า												2							
แก้ไขข้อมูล												3							
ลูกค้า																			
ลบลูกค้า																			
ดูรายชื่อ												1							
เอเย่นต์																			
ดูข้อมูล	_																		
เอเย่นต์																			
เพิ่มเอเย่นต์										-		2		· · ·					
แก้ไขข้อมูล	-					 -					· ·	_							
เอเย่นต์																			
ลบเอเย่นต์	<u> </u>									-		_	_						
-										-		_							

Phase																		
Parts	Strategy and Planning	Requirements	System Test Plan	Requirements Inspection	High-level Design	Integration Test Plan	HLD Inspection	Detailed Design	Detailed Design Review	Test Development	Detailed Design Inspection	Code	Code Review	Compile	Code Inspection	Unit Test	Build and Integration	System Test
ดูรายชื่อ																		
พนักงานขับ																		
รถ 																		
ดูข้อมูล												4						
พนักงานขับ																		
รถ																		
เพิ่มพนักงาน																		
ขับรถ																		
แก้ไขข้อมูล												4						
พนักงานขับ																		
รถ																		
ลบพนักงาน																		
ขับรถ																		
ดูรายการรถ												6						

Phase	,										<u> </u>							
Parts	Strategy and Planning	Requirements	System Test Plan	Requirements Inspection	High-level Design	Integration Test Plan	HLD Inspection	Detailed Design	Detailed Design Review	Test Development	Detailed Design Inspection	Code	Code Review	Compile	Code Inspection	Unit Test	Build and Integration	System Test
เพิ่มรถ					_ 							1						
ดูข้อมูลรถ												4						
แก้ไขรถ												4						
ลบรถ																		
เพิ่มประเภท												1						
รถ																		
ดูรายการ																		
ขนาดตู้																		
เพิ่มขนาดตู้												6						
ลบขนาดตู้																		
ดูรายการ																		
ประเภทตู้																		
เพิ่มประเภท												1						
ตี้																		

ลบประเภทตู้	
ดูรายการ	
สถานะตู้	
เพิ่มสถานะตู้	<u> </u>
ลบสถานะตู้	
Total	74

TSPi Defects Removed Summary Instructions - Form SUMDR

Purpose	- This form summarizes the data for defects removed from the parts
	of an assembly.
General	- Note, the number of rows in this form is variable, depending on the
	number of parts in the assembly.
When Using the TSPi	- If you are using the TSPi tool, these data are automatically obtained
Tool	from the part defect logs and SUMP forms and rolled up to the next
	level SUMP form.
When not Using the	If you are not using the TSPi tool, use a copy of this form to summarize
TSPi Tool	the defect data for the parts of each assembly.
	- Obtain defect data from the part defect logs or SUMP forms.
	- Enter the totals from the SUMDR form in the SUMP form for the high-
	level assembly.
Header	- Enter your name, date, team name, and instructor's name.
	- Name the part or assembly and its level.
	- Enter the cycle number.
Plan/Assembly/	- Enter the cycle number. Check whether this form is for plan or actual data.
Plan/Assembly/ Actual	
_	Check whether this form is for plan or actual data.
_	Check whether this form is for plan or actual data. - Plan: In system-level planning, use SUMDR to summarize the
_	Check whether this form is for plan or actual data. - Plan: In system-level planning, use SUMDR to summarize the estimated defects to be removed from each assembly's parts.
_	Check whether this form is for plan or actual data. - Plan: In system-level planning, use SUMDR to summarize the estimated defects to be removed from each assembly's parts. - Actual: Use a separate SUMDR form to summarize the actual defect
Actual	Check whether this form is for plan or actual data. - Plan: In system-level planning, use SUMDR to summarize the estimated defects to be removed from each assembly's parts. - Actual: Use a separate SUMDR form to summarize the actual defect data for the parts of each assembly.
Actual	Check whether this form is for plan or actual data. - Plan: In system-level planning, use SUMDR to summarize the estimated defects to be removed from each assembly's parts. - Actual: Use a separate SUMDR form to summarize the actual defect data for the parts of each assembly. - The phases of the development process are listed across the top of
Actual	Check whether this form is for plan or actual data. - Plan: In system-level planning, use SUMDR to summarize the estimated defects to be removed from each assembly's parts. - Actual: Use a separate SUMDR form to summarize the actual defect data for the parts of each assembly. - The phases of the development process are listed across the top of the form.
Actual	 Check whether this form is for plan or actual data. Plan: In system-level planning, use SUMDR to summarize the estimated defects to be removed from each assembly's parts. Actual: Use a separate SUMDR form to summarize the actual defect data for the parts of each assembly. The phases of the development process are listed across the top of the form. List the name or number of each module, component, product, or
Actual Phase Parts	 Check whether this form is for plan or actual data. Plan: In system-level planning, use SUMDR to summarize the estimated defects to be removed from each assembly's parts. Actual: Use a separate SUMDR form to summarize the actual defect data for the parts of each assembly. The phases of the development process are listed across the top of the form. List the name or number of each module, component, product, or subsystem in the left column.
Actual Phase Parts	 Check whether this form is for plan or actual data. Plan: In system-level planning, use SUMDR to summarize the estimated defects to be removed from each assembly's parts. Actual: Use a separate SUMDR form to summarize the actual defect data for the parts of each assembly. The phases of the development process are listed across the top of the form. List the name or number of each module, component, product, or subsystem in the left column. Under each phase heading, enter, for each part, the number of