

## TSPi Defects Removed Summary - Form SUMDR

## For Plan

Name	นางสาววรรตน์ กะเสริม	Date	7 พ.ย. 2564
Team	4	Instructor	อ.อภิสิทธิ์ แสงใส
Part/Level	Function	Cycle	2

## Phase

Parts	Strategy and Planning	Requirements	System Test Plan	Requirements Inspection	High-level Design	Integration Test Plan	HLD Inspection	Detailed Design	Detailed Design Review	Test Development	Detailed Design Inspection	Code	Code Review	Compile	Code Inspection	Unit Test	Build and Integration	System Test
เพิ่มบริการ														2				
ดูรายการบริการ														3				
แก้ไขข้อมูลบริการ														3				
ลบบริการ														3				

Phase																		
Parts	Strategy and Planning	Requirements	System Test Plan	Requirements Inspection	High-level Design	Integration Test Plan	HLD Inspection	Detailed Design	Detailed Design Review	Test Development	Detailed Design Inspection	Code	Code Review	Compile	Code Inspection	Unit Test	Build and Integration	System Test
ดูข้อมูล																		
บริการ																		
เพิ่มผู้คอน														3				
เทนเนอร์																		
แก้ไขข้อมูล														2				
ผู้คอนเทน																		
เนอร์																		
ดูรายการผู้																		
คอนเทน																		
เนอร์																		
ดูข้อมูลผู้														2				
คอนเทน																		
เนอร์																		
ดูรายชื่อ														2				
ลูกค้า																		

Phase																		
Parts	Strategy and Planning	Requirements	System Test Plan	Requirements Inspection	High-level Design	Integration Test Plan	HLD Inspection	Detailed Design	Detailed Design Review	Test Development	Detailed Design Inspection	Code	Code Review	Compile	Code Inspection	Unit Test	Build and Integration	System Test
ดูข้อมูล														2				
ลูกค้า																		
เพิ่มลูกค้า														5				
แก้ไขข้อมูล														3				
ลูกค้า																		
ลบลูกค้า														2				
ดูรายชื่อ																		
เอเยนต์																		
ดูข้อมูล																		
เอเยนต์																		
เพิ่มเอเยนต์																		
แก้ไขข้อมูล																		
เอเยนต์																		
ลบเอเยนต์																		

Phase																		
Parts	Strategy and Planning	Requirements	System Test Plan	Requirements Inspection	High-level Design	Integration Test Plan	HLD Inspection	Detailed Design	Detailed Design Review	Test Development	Detailed Design Inspection	Code	Code Review	Compile	Code Inspection	Unit Test	Build and Integration	System Test
ดูรายชื่อพนักงานขับรถ														2				
ดูข้อมูลพนักงานขับรถ														3				
เพิ่มพนักงานขับรถ														6				
แก้ไขข้อมูลพนักงานขับรถ														6				
ลบพนักงานขับรถ														2				
ดูรายการรถ														2				

Phase																		
Parts	Strategy and Planning	Requirements	System Test Plan	Requirements Inspection	High-level Design	Integration Test Plan	HLD Inspection	Detailed Design	Detailed Design Review	Test Development	Detailed Design Inspection	Code	Code Review	Compile	Code Inspection	Unit Test	Build and Integration	System Test
เพิ่มรณ														6				
ดูข้อมูลรณ														3				
แก้ไขรณ														1				
ลบรณ														2				
ดูรายการ																		
ประเภทรณ																		
ลบประเภท																		
รณ																		
ดูรายการ																		
ขนาดตู้																		

Phase																		
Parts	Strategy and Planning	Requirements	System Test Plan	Requirements Inspection	High-level Design	Integration Test Plan	HLD Inspection	Detailed Design	Detailed Design Review	Test Development	Detailed Design Inspection	Code	Code Review	Compile	Code Inspection	Unit Test	Build and Integration	System Test
לבחנאדט														1				
דוראגאר														1				
פרעגהט																		
לבפרעגהט														2				
דוראגאר														1				
סטאנעט																		
לבסטאנעט														3				
Total														73				

## TSPi Defects Removed Summary Instructions - Form SUMDR

<b>Purpose</b>	<ul style="list-style-type: none"> <li>- This form summarizes the data for defects removed from the parts of an assembly.</li> </ul>
<b>General</b>	<ul style="list-style-type: none"> <li>- Note, the number of rows in this form is variable, depending on the number of parts in the assembly.</li> </ul>
<b>When Using the TSPi Tool</b>	<ul style="list-style-type: none"> <li>- If you are using the TSPi tool, these data are automatically obtained from the part defect logs and SUMP forms and rolled up to the next level SUMP form.</li> </ul>
<b>When not Using the TSPi Tool</b>	<p>If you are not using the TSPi tool, use a copy of this form to summarize the defect data for the parts of each assembly.</p> <ul style="list-style-type: none"> <li>- Obtain defect data from the part defect logs or SUMP forms.</li> <li>- Enter the totals from the SUMDR form in the SUMP form for the high-level assembly.</li> </ul>
<b>Header</b>	<ul style="list-style-type: none"> <li>- Enter your name, date, team name, and instructor's name.</li> <li>- Name the part or assembly and its level.</li> <li>- Enter the cycle number.</li> </ul>
<b>Plan/Assembly/Actual</b>	<p>Check whether this form is for plan or actual data.</p> <ul style="list-style-type: none"> <li>- Plan: In system-level planning, use SUMDR to summarize the estimated defects to be removed from each assembly's parts.</li> <li>- Actual: Use a separate SUMDR form to summarize the actual defect data for the parts of each assembly.</li> </ul>
<b>Phase</b>	<ul style="list-style-type: none"> <li>- The phases of the development process are listed across the top of the form.</li> </ul>
<b>Parts</b>	<ul style="list-style-type: none"> <li>- List the name or number of each module, component, product, or subsystem in the left column.</li> </ul>
<b>Columns</b>	<ul style="list-style-type: none"> <li>- Under each phase heading, enter, for each part, the number of defects removed in that phase.</li> </ul>
<b>Total</b>	<ul style="list-style-type: none"> <li>- At the bottom of the form, enter the totals of the defects removed in all the parts in that phase.</li> </ul>