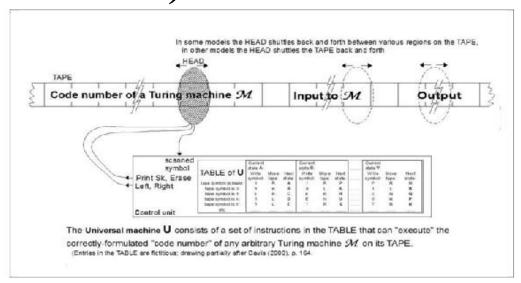
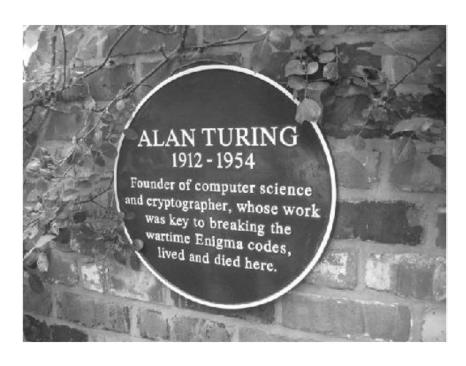


- Alan Turing (1912-1954)
- + 1936 Máy Turing (Universal Turing machine).



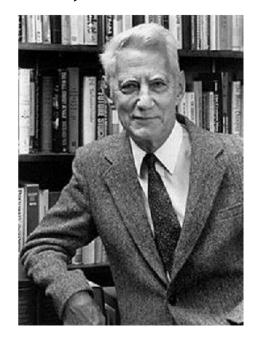


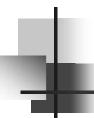




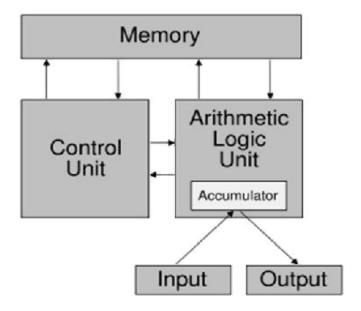


- Claude Shannon (1916 –2001)
- + 1948 Lý thuyết thông tin
- + Đại số BOOLEAN
- + Bit ...





- John von Neumann (1903-1957)
- +1945 First Draft of a Report on the EDVAC

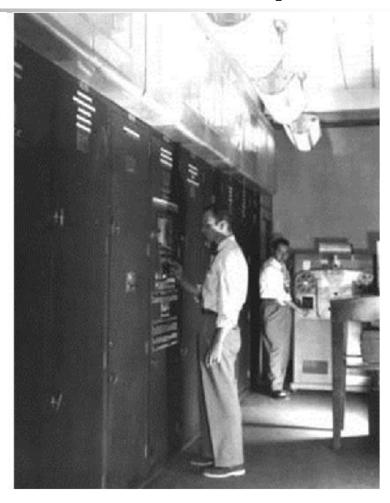


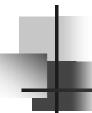


ı

Kiến thức cơ bản về máy tính

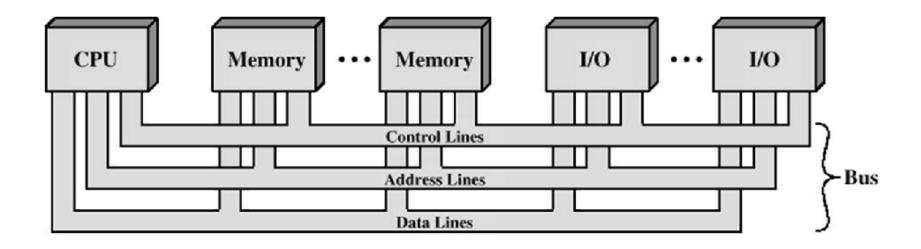
+1947 EDVAC
 by Mauchly and Eckert
 (Electronic
 Discrete
 Variable
 Automatic
 Computer)



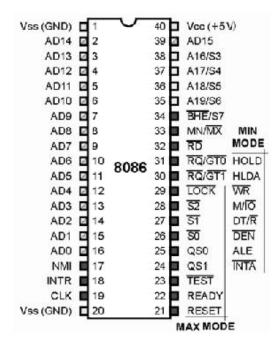


- Thành phần cơ bản của máy tính:
 - + CPU
 - + Memory (RAM/ ROM)
 - + I/O devices
- Address bus (tuyến địa chỉ)
- Control bus (tuyến điều khiển)
- Data bus (tuyến dữ liệu)





	x86 PROCESSORS (from Intel)						
	СРИ	Clock Speeds (approximate range)	Bus Size (bits)	Max RAM	Floppy Disk	Hard Disk Range	Operating Systems
64-Bit CPUs	Core 2 Duo Pentium 4 Xeon Pentium D Core Duo Pentium 4 Xeon	1.8 - 2.6GHz 3 - 3.8GHz 2.2 - 3.6GHz 2.8 - 3.4GHz 1.6 - 2.2GHz 1.4 - 2.8GHz 400MHz - 3.2GHz	64	64GB	3.5" 1.44MB	30GB- 300GB	Win Vista Win XP Win 2000 Win NT Win 95/98 Win 3.x Linux
32-Bit CPUs	Celeron Pentium III Pentium II	266MHz - 2.4GHz 450MHz - 1.2GHz 233 - 450MHz 150 - 233MHz 60 - 200MHz	04	4GB 64GB	3.5" 1.44MB	500MB- 60GB	SCO Unix Solaris
	486DX 486SX 386DX 386SX 386SL	25 - 100MHz 20 - 40MHz 16 - 40MHz 16 - 33MHz 20 - 25MHz	32	4GB	5.25" 1.2MB	200 - 500MB 60 - 200MB	Misc DOS Multiuser
16-Bit CPUs	286	6 - 12MHz	16	16MB	5.25" 1.2MB	20 - 80 MB	DOS DR DOS Win 3.x OS/2 1.x
	8086 8088	5 - 10MHz 5MHz	8	1MB	5.25" 360KB	10- 20MB	DOS DR DOS



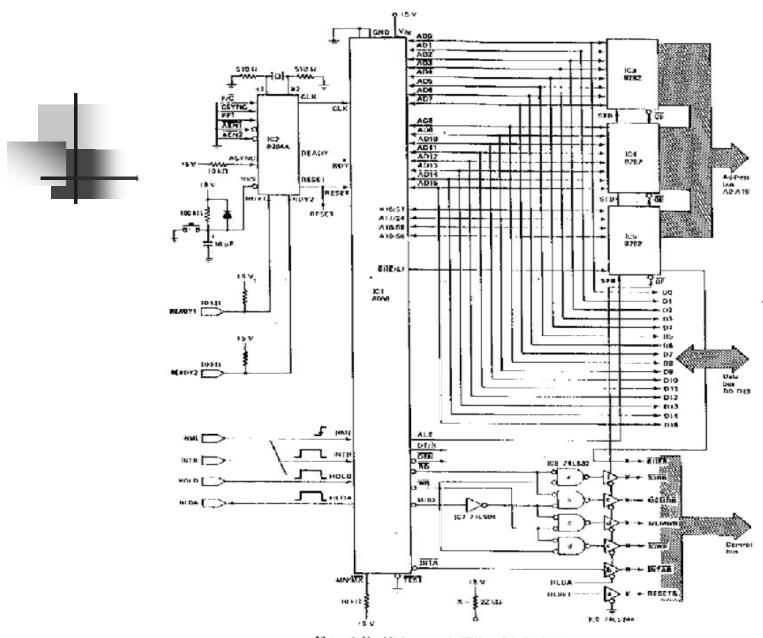
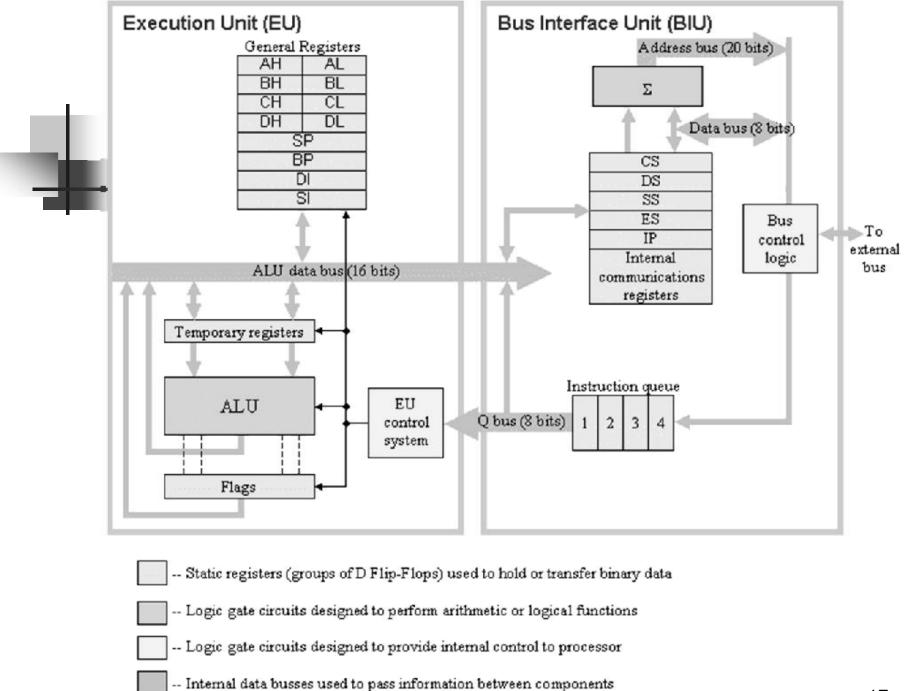
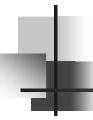


Figure 6.21 Minimum mode CPO module for the 8086 mic reprocessor



- Bên trong CPU 8086:
 - + Bus Interface Unit BIU.
 - + Excution Unit EU.
 - + Arithmetic Logic Unit ALU.
 - + Registers:
 - General Registers.
 - Segment Registers.





- Thanh ghi (Register):
 - vùng nhớ dung lượng nhỏ trong CPU.
 - tốc độ truy xuất cao.
 - lưu dữ liệu là toán hạng của ALU.
 - lưu kết quả của phép toán mà ALU vừa xử lý.



General Registers:

AX - Accumulator register (AH, AL).

BX - Base register (BH, BL).

CX - Counter register (CH, CL).

DX - Data register (DH, DL).

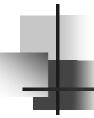
SP - Stack Pointer

BP - Base pointer,

SI - Source index,

DI - Destination index.

■ IP: Instruction Pointer.



Segment Registers:

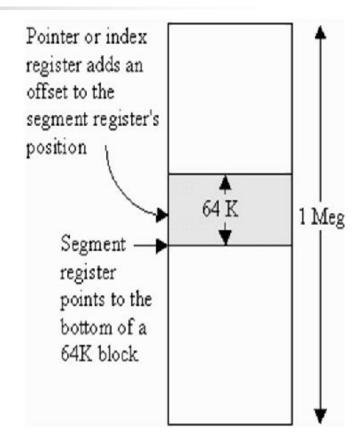
CS - Code Segment.

DS - Data Segment.

SS - Stack Segment.

ES - Extra Segment.

- CPU xử lý 16 bit, địa chỉ 20 bit?
 - chia bộ nhớ thành những đoạn (Segment) 64K.
- CS:IP địa chỉ của lệnh kế tiếp.
 - => đóng vai trò như 1 đầu đọc trong máy Turing.
- SS:SP địa chỉ đỉnh stack.
- DS:DI.
- DS:SI.

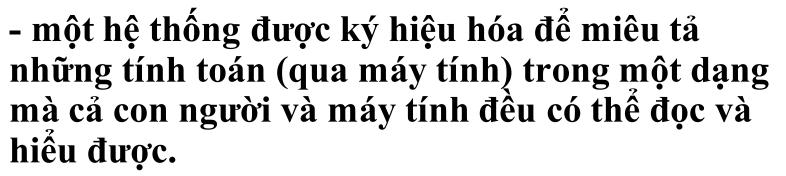




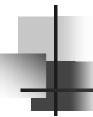
- Con trỏ (pointer): địa chỉ một ô nhớ trong bộ nhớ.
- Địa chỉ vật lý: địa chỉ tuyệt đối.
- Địa chỉ logic gồm Segment:Offset.
 Offset là địa chỉ tương đối tính từ đầu Segment.
- Địa chỉ vật lý = Segment*16 + Offset.



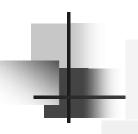
- **Noam Chomsky (1928)**
 - nhà ngôn ngữ học.
- Ngôn ngữ lập trình:



- cú pháp (syntax).
- ngữ nghĩa (semantic).



- Phân loại ngôn ngữ:
 - + Ngôn ngữ máy.
 - + Ngôn ngữ cấp thấp (Assembly).
 - + Ngôn ngữ cấp cao (Pascal, C, Basic).



5GLs

artificial intelligence

4GLs

ORACLE, SEQUEL, INGRES, ...

HIGH-LEVEL LANGUAGES

Fortran, COBOL, C, C++, LISP, Pascal, Java, ...

ASSEMBLY LANGUAGES

MACHINE CODE