

SDK 例程使用说明 - DMA MultiBlock Transfer

一、功能描述

DMA Multi-Block Transfer with Linked List for Source and Linked List for Destination 传输数据。

二、使用环境

I. 硬件环境：

1. 开发板：WTMDK2101-X3（两电或三电）

II. 软件环境：

1. IDE工具：SEGGER Embedded Studio for RISC-V V5.60
2. 输出信息查看工具：串口助手

三、系统配置

I. 系统时钟：

- OSC24Mhz (the 24mosc is calibrated by the xtal 32k)

II. 中断：

- 当 DMA Channel0 块传输结束后产生中断

III. UART：

- GPIO_04 -> UART0_TX
- GPIO_05 -> UART0_RX
- 波特率：9600
- 停止位：1 bit
- 数据位：8 bits
- 校验位：无

IV. DMA：

- DMA_CHANNEL0
- MEM_TO_MEM_FLOW_CTOL_DMA
- DMA_ADDRESS_INCREASE
- DMA_WIDTH 8 Bit
- 链表控制的 DMA 源地址与目的地址传输

四、步骤和现象

1. 参考硬件接线图1连接各个跳线（包含参考供电，JLink等连接）

将J32排针的BOOT0与GND，IOVDD与1.8V，AVDD与3.3V相连接；DVDD通过跳线接到1.1V（两电压芯片可不接），将J33的PERIV与1.8V相连接；将J30的P04与TXD相连接，P05与RXD相连接；

2. 开发板供电——通过Micro-USB线将WTMDK2101-X3板和PC相连接。并拨动拨码开关至ON；

3. 编译后下载程序并运行；

4. 串口正常会输出 test succeed.

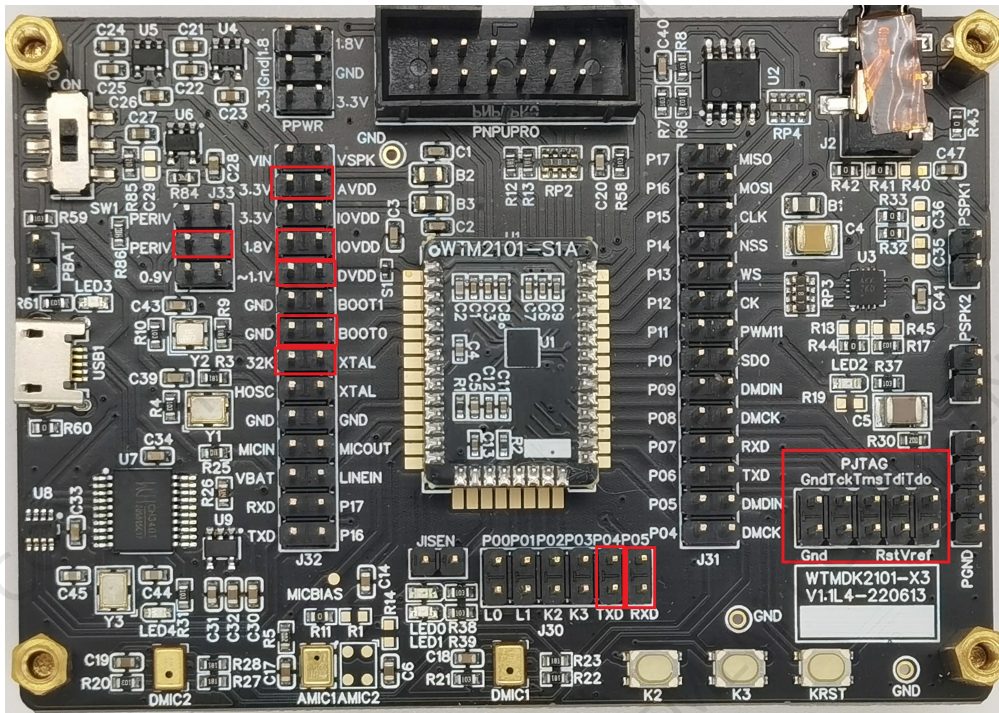


图1. 硬件连接参考图

五、注意事项

1. WTM2101 DMA 只能操作系统总线空间地址。