结构部分:

1. 台体面板 上面只有一个 网口状态指示灯，只能看到一个网口的运行状态。建议下一版加上2个。

DSP软件部分：

1. EMAC部分
2. 运行过程中出现 EMAC CORE FIFO overflow 问题，一般是什么原因造成的？是描述子数量不够还是帧数据buffer数量不够吗？

（背景：接收合并单元的SV报文，当输出4000f/s时候，正常工作，当输出12.8kf/s时候，出现FIFO overflow）。

1. 出现OVF后，网口不能正常工作，即使清楚了中断状态位也不行，需要重新断电启动。

（609手册并没有提到如何处理这个问题，目前的想法是在OVF中断里面启动watch dog,软件重启）

1. PTP module 的输出PPS：
2. 在外部PPS触发下，在GPIO中断处理中：设置fixed PPS输出，重置系统时间，粗调系统时间，输出了fixed PPS, 为什么是下降沿与外部PPS对齐？
3. 在外部PPS触发下，使用 ETH\_PTPAUXI pin ，在Auxiliary Timestamp Snapshot中断处理中调整系统时间的加数器，使系统时间与外部PPS对时，第一次发生中断时配置Flexible PPS train Output ，但输出的PPS并没有跟系统时间同步？或者，每次调整系统时间的加数器后，配置在下一秒输出Flexible PPS single Output，结果发现时每2秒输出一个Pulse。