Pin List

Pin Num	Pin Type	Assigned Signal	Bank	I/O Standard
1	I/O/GTS3	TAPS<12>	2	LVCMOS33
2	I/O/GTS0	TAPS<11>	2	LVCMOS33
3	I/O/GTS1	OUTPUT	2	LVCMOS33
4	VAUX	VCCAUX		
5	I/O	INPUT	1	LVCMOS33
6	I/O/GCK0	CLK	1	LVCMOS33
7	I/O/GCK1	TAPS<0>	1	LVCMOS33
8	I/O/GCK2	TAPS<1>	1	LVCMOS33
9	I/O	TAPS<2>	1	LVCMOS33
10	I/O	TAPS<3>	1	LVCMOS33
11	GND	GND		
12	VCCIO	VCCIO-3.3	1	
13	I/O	TAPS<4>	1	LVCMOS33
14	TDI	TDI		
15	TMS	TMS		
16	TCK	TCK		
17	I/O	TAPS<5>	1	LVCMOS33
18	I/O	TAPS<6>	1	LVCMOS33
19	I/O	TAPS<7>	1	LVCMOS33
20	VCC	VCC		
21	GND	GND		
22	I	TAPS<10>	2	LVCMOS18
23	I/O	KPR	2	
24	I/O	KPR	2	
25	TDO	TDO		
26	GND	GND		
27	VCCIO	VCCIO-3.3	2	
28	I/O	TAPS<9>	2	LVCMOS33
29	I/O	TAPS<8>	2	LVCMOS33
30	I/O	TAPS<15>	2	LVCMOS33
31	I/O/GSR	TAPS<14>	2	LVCMOS33
32	I/O/GTS2	TAPS<13>	2	LVCMOS33

back to top   legend   print page