



UNIVERSIDADE ESTADUAL DE FEIRA DE SANTANA

Autorizada pelo Decreto Federal Nº 77.496 de 27/04/76

Reconhecida pela Portaria Ministerial Nº 874/86 de 19/12/86

DEPARTAMENTO DE TECNOLOGIA

CURSO DE ENGENHARIA DE COMPUTAÇÃO

Componente Curricular: TEC 498 MI - Projeto de Circuitos Digitais

Período: 2022/2

Problema 2: Gestão digital de vagas para estacionamento

Descrição do Problema

A sua equipe foi contratada para desenvolver um protótipo de sistema de gestão para estacionamentos. O sistema deve indicar quais e quantas dessas vagas estão ocupadas, mediante o controle de fluxo de entrada e saída de veículos ao longo do tempo.

Seu projeto deve conter um protótipo capaz de atender aos requisitos estabelecidos, bem como um relatório técnico descritivo da referida solução. Devido ao caráter de importância deste projeto, destaca-se que todas as informações devem ser devidamente fundamentadas com base na literatura de circuitos digitais.

Requisitos

As principais diretrizes que devem ser atendidas são:

1. O protótipo deve conter uma interface de entrada para simular a ocupação e desocupação das 8 vagas do estacionamento;
2. O protótipo deve conter uma interface para exibição da quantidade de vagas livres e das ocupadas, com distinção clara de qual valor representa cada tipo de vaga;
3. O protótipo deve conter uma interface de exibição do mapa de vagas do estacionamento de acordo com a figura 1.

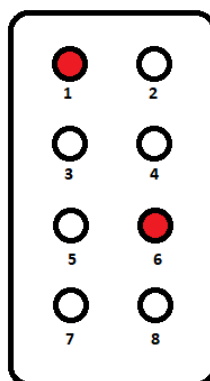


Figura 1: Exemplo de mapa de estacionamento com as vagas 1 e 6 ocupadas.

Especificação do Produto

No prazo indicado no cronograma que segue este documento, a sua equipe deverá apresentar os seguintes elementos:

1. Especificação detalhada do circuito proposto;
2. Implementação da estrutura proposta utilizando a ferramenta Quartus II, utilizando verilog, bem como síntese do sistema no Kit de desenvolvimento LEDS-CPLD;
3. Estruturas de testes, simulações e demais elementos utilizados para validação do funcionamento do circuito;
4. Relatório técnico, seguindo as orientações a seguir;

Orientações

1. Geral

Cada grupo tutorial será dividido nas respectivas turmas. As sessões tutoriais serão usadas para análises e explanações sobre as abordagens teóricas, discussões pertinentes e tomadas de decisão. Assim, instrui-se, que o tutor realize o acompanhamento e avaliação do desempenho individual em cada sessão tutorial segundo os critérios a seguir: assiduidade/pontualidade; cumprimento de metas (contribuição efetiva); participação, e domínio dos conteúdos.

Note que grande parte do trabalho, dentro do componente curricular, será conduzido prioritariamente fora das sessões tutoriais. Por isso, cada grupo deve organizar-se quanto à forma e periodicidade das reuniões de planejamento e execução das atividades. Os membros do grupo são responsáveis pelas informações que serão levadas para as sessões tutoriais, e por isso devem estar atentos à busca em fontes confiáveis. Os grupos tutoriais deverão utilizar os canais de comunicação (chat, fórum, grupos de discussão) que serão disponibilizados nos Ambientes Virtuais de Aprendizagem (AVA) - Google Classroom ou Moodle UEFS.

2. Do Relatório

O relatório deverá seguir o modelo disponível na página da disciplina. Este documento, contudo, será avaliado de acordo com os itens que o compõem:

- 1) Introdução devidamente contextualizada, contendo ainda uma apresentação do problema qual deseja-se resolver;
- 2) Metodologias e técnicas aplicadas para o projeto e desenvolvimento da solução do problema, fundamentadas usando a teoria de circuitos digitais utilizando fontes confiáveis e diversificadas;
- 3) Descrição em alto nível do circuito proposto, apresentando todos os periféricos de entrada e saída, e módulos funcionais do seu sistema e como eles estão conectados. Isso inclui componentes como botões, chaves ou LEDs.
- 4) Descrição sobre qual o papel de cada módulo do circuito.
- 5) Discussão dos resultados de síntese, no que se refere ao uso de elementos lógicos (LEs) do CPLD;
- 6) Descrição e análise dos testes e simulações realizadas em nível de projeto;

É importante observar que não serão admitidas cópias de materiais existentes.

4. Apresentação

A apresentação do projeto será conduzida em sessão tutorial específica no laboratório, conforme o calendário. Cada grupo tutorial deve se preparar adequadamente para conduzir uma apresentação do

projeto, considerando os recursos disponíveis em bancada. Durante a apresentação, serão realizadas perguntas referentes ao processo de desenvolvimento do projeto para todos os membros do grupo. Dessa forma, é importante que todos tenham conhecimento sobre os tópicos cobertos, mesmo que ocorra uma divisão das atividades.

5. Sessões “Atividades Práticas”

No sentido do acompanhamento das atividades de desenvolvimento e implementação da solução, haverá sessões tutoriais denominadas de “Atividades Práticas”. Durante estes encontros, os alunos devem desenvolver suas atividades de desenvolvimento que serão devidamente orientadas pelo tutor. Cabe ao aluno estar atento ao cronograma e preparar-se adequadamente para esta sessão.

Calendário

| Semana | Data | Atividade do Grupo Tutorial |
|--------|-------|-------------------------------------|
| 06 | 21/09 | Apresentação do Problema 2 |
| | 23/09 | Sessão Desenvolvimento – Problema 1 |
| 07 | 28/09 | Sessão Tutorial #2 |
| | 30/09 | Entrega/Avaliação do Problema 1 |
| 08 | 05/10 | Sessão Tutorial #3 |
| | 07/10 | Atividade Prática - Laboratório 4 |
| 09 | 12/10 | Feriado - Padroeira do Brasil |
| | 14/10 | Atividade Prática - Laboratório 5 |
| 10 | 19/10 | Sessão Tutorial #4 |
| | 21/10 | Sessão Desenvolvimento – Problema 2 |
| 11 | 26/10 | Apresentação do Problema 3 |
| | 28/10 | Feriado - Servidor Público |
| 12 | 02/11 | Feriado - Finados |
| | 04/11 | Entrega/Avaliação do Problema 2 |

Avaliação

Tendo em vista o acompanhamento do envolvimento do grupo nas discussões e na apresentação final, o tutor poderá fazer perguntas sobre o funcionamento de qualquer componente, a qualquer estudante, tanto nas sessões tutoriais quanto na apresentação do projeto. O estudante que não comparecer, ou se atrasar, no dia da sessão de apresentação, terá automaticamente nota 0,0 (zero) no problema, excetuando-se as condições que permitem 2ª chamada de avaliações, conforme regulamento do curso. A nota final atribuída pelo tutor será composta pelas seguintes medidas:

- **Desempenho Individual:** Nota de participação individual nas sessões tutoriais, de acordo com o interesse e entendimento demonstrado pelo aluno, assim como sua assiduidade, pontualidade, contribuição nas discussões, cumprimento das metas atribuídas e desempenho do

estudante na apresentação do problema no laboratório. **Peso: 30%**

- **Atividades Práticas:** Nota correspondente ao cumprimento dos roteiros experimentais que serão apresentados nas Sessões de Atividades Práticas. **Peso: 10%**
- **Relatório Técnico:** Nota atribuída ao relatório técnico, considerando qualidade da redação (ortografia e gramática), organização dos tópicos, definição do problema, descrição da solução, explicação dos experimentos, análise dos resultados, detalhando os itens não atendidos, se for o caso. **Peso: 25%**
- **Projeto:** Nota atribuída à apresentação, simulação, demonstração e testes do projeto desenvolvido no ambiente Quartus II, bem como qualidade do código fonte (organização e comentários). **Peso: 35%**

Referências Básicas

1. TOCCI, R. J. Sistemas Digitais: Princípios e Aplicações, Ed. LTC, 7ª. Edição, 2000.
2. WAKERLY, J. F. Digital design: principles and practices. 3rd ed. Prentice Hall, 2001.
3. MANDADO, E. Sistemas Electrónicos Digitales, 9ºed, Marcombo, S.A. 2007.
4. GAJSKI, D. D. Principles of Digital Design, Prentice Hall, 1997.
5. PADILLA, A. J. G. Sistemas digitais. Lisboa: McGraw - Hill, 1993.
6. RABAEY, J. M.; CHANDRAKASAN, A. P.; NIKOLIC, B. Digital integrated circuits: a design perspective. 2nd ed. Pearson Education, 2003.

Links Importantes

1. Colegiado do Curso: <http://www.ecomp.uefs.br>
2. Site do curso: <http://sites.ecomp.uefs.br/tec498/>
3. Site do Laboratório de Eletrônica Digital e Sistemas (LEDS): <https://sites.google.com/uefs.br/ltec3-leds>