# 出现问题常用方式

1. 动态dmesg
2. USB协议分析仪
3. 通过查看USBSTS,POARTSC等寄存器
4. 内核定位
5. 不同内核比如5.4的内核会出现xhci command 错误事件

# 问题总结

## 主板会有内置的BMC连接到USB控制器，需要关闭主板上的SW的一些按钮

有的BMC控制在主板背部

## 当BMC ip为静态的时候，如何变为动态（实验室的IP）

ipmitool lan set 1 ipsrc dhcp

ipmitool lan set dhcp on

## 不同内核比如5.4的内核会出现xhci command 错误事件

## [CSD-5779](https://ontrack.hygon.cn/browse/CSD-5779)

USB0 Port1没有disable的情况下，Port 0和Port 1都有设备显示；

    – 不disable本身就没有问题。

USB0 Port1 disable后，Port0的设备可见，Port1的设备消失；

– Port1 disable后，Port0的设备可见是正常的，因为port1上并没接2.0设备，而是接了一个3.0的设备（准确的说这个设备是接在port5上的，或者说usb3.0的port1上，3.0和2.0共用一个实体接口，实际上USB2.0的port1是空着的，注意区分）。禁用限制里，写明了只针对USB2.0。

## [CSD-5729](https://ontrack.hygon.cn/browse/CSD-5729)：USB3.2 Gen2 10G测试问题

描述：海光4号主板USB3.2 Gen2 10G测试, 误码率较高,测试fail,线路中有增加redriver, 调试之后, 还是fail, 请教一下CPU端, 是否可以进行USB驱动能力配置,以改进测试结果.

客户测试usb tx都pass，但是rx fail，想要知道，针对rx有什么可以调节的嘛？

1）rx\_term\_ctrl

address如下：

  DJ0 USB0 Port0 : 0x1a508268[31:29]

  DJ0 USB0 Port1 : 0x1a508668[31:29]

  DJ0 USB0 Port2 : 0x1a508a68[31:29]

  DJ0 USB0 Port3 : 0x1a508e68[31:29]

  DJ0 USB1 Port0 : 0x1ab08268[31:29]

  DJ0 USB1 Port1 : 0x1ab08668[31:29]

  DJ0 USB1 Port2 : 0x1ab08A68[31:29]

  DJ0 USB1 Port3 : 0x1ab08E68[31:29]

2）rx\_vref\_ctrl

address如下：

  DJ0 USB0 Port0 : 0x1a50826c[30:26]

  DJ0 USB0 Port1 : 0x1a50866c[30:26]

  DJ0 USB0 Port2 : 0x1a508a6c[30:26]

  DJ0 USB0 Port3 : 0x1a508e6c[30:26]

  DJ0 USB1 Port0 : 0x1ab0826c[30:26]

  DJ0 USB1 Port1 : 0x1ab0866c[30:26]

  DJ0 USB1 Port2 : 0x1ab08A6c[30:26]

  DJ0 USB1 Port3 : 0x1ab08E6c[30:26]

# 工作笔记

## 2025.5.21

System level

