



贾牧简历

姓名	贾牧	生日	1983.10
电话	18601020116	邮箱	wodadehencou@gmail.com
毕业院校	北京理工大学	学历	大学本科
专业	电子科学与技术	毕业时间	2005.07
求职意向	设计开发团队管理；项目管理；高级研发；		

2005/07 -- 至今	兴唐通信科技有限公司 集成电路实验室设计部经理
<p>组建并领导了集成电路实验室，承担公司的集成电路设计开发任务。具备多款信息安全类芯片的设计开发、制造、产品化经验。</p> <p>1 组建集成电路实验室，管理设计部工作。</p> <p>1.1 搭建实验室集成电路设计开发环境；</p> <p>1.2 设计实验室项目开发流程；</p> <p>1.3 管理芯片开发项目的开发进度；</p> <p>1.4 带领设计部，承担设计、验证、实现、测试等芯片设计开发工作；</p> <p>1.5 具体任务的分解与发布，任务完成的验收；</p> <p>2 在一线参与设计开发工作。</p> <p>2.1 RTL 代码设计与芯片设计集成；</p> <p>2.2 单元模块验证和系统级验证工作；</p> <p>2.3 FPGA 原型验证设计移植与调试；</p> <p>2.4 芯片综合与 PT 时序、功耗分析；</p> <p>3 以技术专家身份参与论证与评审工作。</p> <p>3.1 公司、核高基、军队、党政芯片需求论证工作；</p> <p>3.2 芯片方案设计与评审；</p> <p>3.3 确定实验室发展方向与技术预研课题；</p> <p>3.4 可重用设计、验证、流程积累与归档控制；</p>	

专业能力 芯片设计开发团队管理 芯片设计开发项目管理 开发环境搭建 需求分析 总体方案设计 代码设计与验证 芯片综合、时序分析、功耗分析 芯片测试，SOC 测试程序开发	个人评价 优点： 学习能力极强 对关键技术有钻研精神 对芯片开发流程、芯片需求有深刻的理解 全流程均有所涉猎 缺点： 高端工艺下开发经验不足 对产业界友商的业务与开发流程了解不足
---	--

主要芯片开发类项目经验

项目名称	05	项目时间	2014/12 -- 至今
项目简介	SMIC130EF。复杂 soc 芯片，多核架构，片上网络。		
个人责任描述	方案设计，关键单元-多核可配置帧处理器设计与实现，芯片设计集成，时序分析，功耗分析。		

项目名称	06	项目时间	2013/12 -- 2014/11
项目简介	SMIC130EF。安全密码 soc 芯片，单核多层总线架构。		
个人责任描述	方案设计，关键单元-非对称 ecc 算法单元设计与实现，芯片设计集成，综合，时序分析，功耗分析，芯片测试。		

项目名称	04	项目时间	2012/06 -- 至今
项目简介	HH130EF。低功耗终端密码处理 soc 芯片，单核简单总线。		
个人责任描述	方案设计，关键单元-专用通信接口单元设计与实现，芯片设计集成，DFT 设计，综合，时序分析，功耗分析，芯片测试，产品化。		

项目名称	03	项目时间	2007/01 -- 2012/01
项目简介	SMIC180EF。简单 soc 芯片。		
个人责任描述	方案设计，80%系统单元实现，芯片设计集成，芯片验证，DFT 设计，综合，时序分析，功耗分析。		

项目名称	02	项目时间	2006/01 -- 2008/01
项目简介	SMIC180EF。简单 SOC 芯片。		
个人责任描述	关键单元-可重构算法处理器设计与实现。		